

LKS4220SS 产品规格书

瓴科微电子

版本: 0.3
日期: 2024.02.23

1. 版本说明

日期	版本	说明
2024.01.10	0.1	首次发布
2024.02.01	0.2	内容刷新及格式调整
2024.02.23	0.3	删除替代信息

瓴科微电子

目录

1. 版本说明	2
2. 产品概述	4
2.1. 优势和特点	4
2.2. 应用场景	4
2.3. 产品概述	4
3. 典型应用电路	5
4. 管脚描述	6
4.1. 管脚分布图	6
4.2. 管脚定义说明	6
5. 表 4.1 管脚说明尺寸图	7

瓴科微电子

2. 产品概述

2.1. 优势和特点

- 单双电源供电
- 16 个单通道
- 最大额定电压: 44V
- 低导通电阻: $\leq 125\Omega$
- 模拟信号范围: VSS ~ VDD
- 转换时间短: $t_{ON} < 160ns$, $t_{OFF} < 150ns$
- 封装形式: TSSOP28(9.70mm×6.40mm×1.20mm), 塑封

2.2. 应用场景

- 音频和视频路由
- 自动测试设备
- 数据采集系统
- 电池供电系统
- 采样保持系统
- 通信系统
- 通信、航空航天

2.3. 产品概述

LKS4220SS 系列 CMOS 模拟开关, 内置 16 个单通道。可根据 4 个二进制地址和 1 个使能输入将 16 路输入之一切换到公共输出端。采用增强型 LC2MOS 工艺设计, 将信号处理能力提高到 VSS ~ VDD, 并且可以在较宽的电源电压范围内工作, 同时还具有低功耗、高开关速度和低导通电阻特性。

功能框图如下

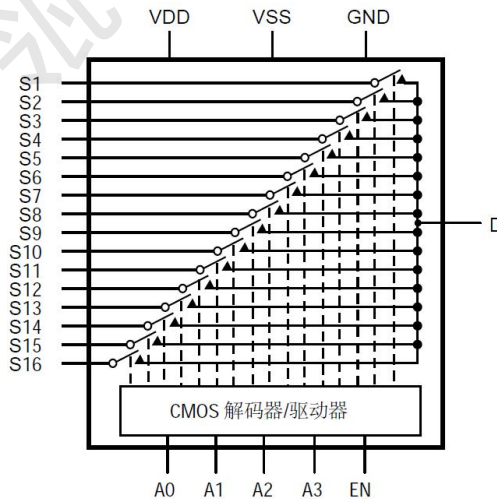


图 2.1 功能框图

3. 典型应用电路

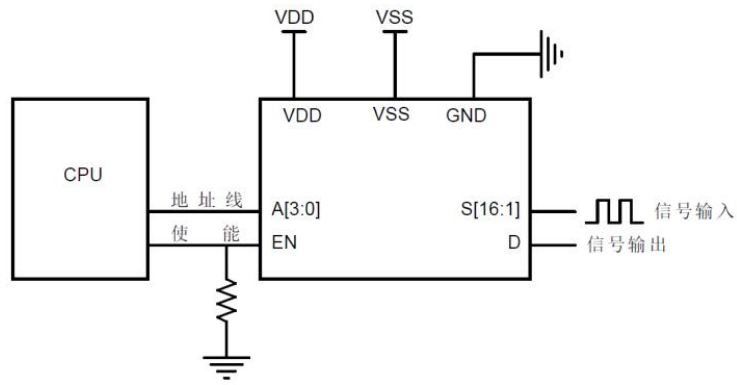


图 3.1 典型应用电路

瓴科微电子

4. 管脚描述

4.1. 管脚分布图

LKS4220SS 芯片的管脚分布如图 4.1 所示。

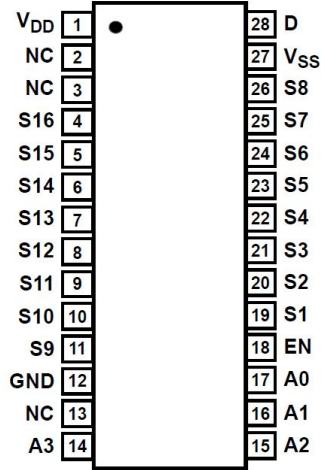


图 4.1 管脚分布图（顶视图）

4.2. 管脚定义说明

模组共 8 个管脚，管脚定义详见表 4.1。

1. 表 4.1 管脚说明

2. 序号	3. 功能说明	4. 序号	5. 功能说明
V _{DD}	正电源端	A0~A3	地址线 0~3
V _{SS}	负电源端	D	公共端
GND	接地端	S1~S16	通道 1~16
EN	使能端，高电平有效	NC	不连接

5.表 4.1 管脚说明尺寸图

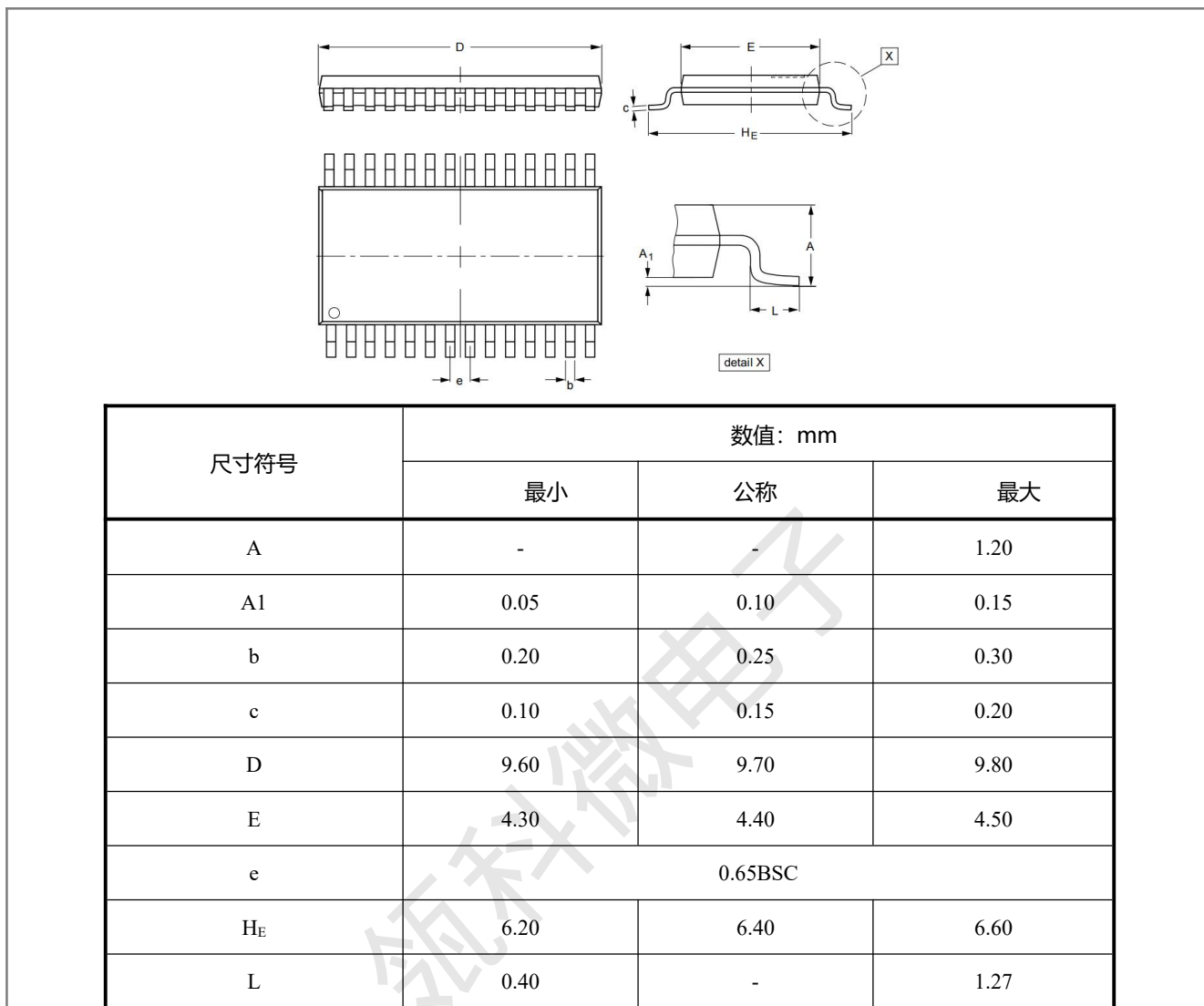


图 5.1 封装尺寸图