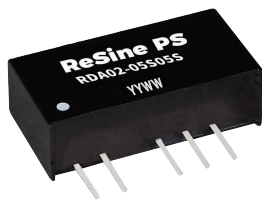


典型性能



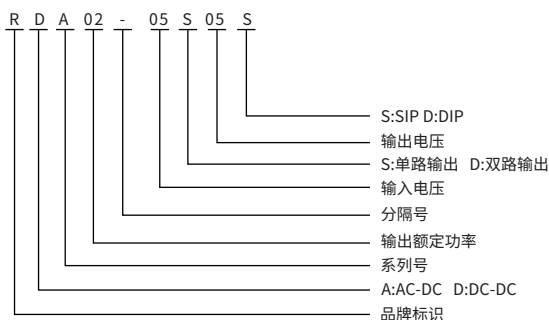
- 2W,定电压输入，隔离非稳压输出
- 工作温度范围:-40°C~+105°C
- 效率高达86%
- 隔离电压3000VDC
- 高功率密度
- 无需外加元件
- 国际标准引脚方式

应用领域

RDA02系列产品专门针对线路上分布式电源系统中需要产生一组(两组)与输入电源隔离的电源的应用场合而设计的。该产品适用于:

- 1.输入电源的电压比较稳定 (电压变化范围 $\pm 10\%V_{in}$) ;
 - 2.输入输出之间要求隔离 (隔离电压 $\leq 3000VDC$) ;
 - 3.对输出电压稳定度要求不高;
- 如: 纯数字电路, 一般低频模拟电路, 继电器驱动电路, 数据交换电路等。

命名方式



产品列表

型号	输入电压 (VDC)	输出		效率 (%Min./Typ.) @满载	最大容性负载 (μF)	封装方式
	标称值 (范围值)	输出电压 (VDC)	输出电流(mA) (Max./Min.)			
RDA02-05S03S	5 (4.5-5.5)	3.3	400/40	75/79	220	SIP/DIP
RDA02-05S05S		5	400/40	80/84	220	SIP/DIP
RDA02-05S09S		9	222/22	75/79	220	SIP/DIP
RDA02-05S12S		12	167/17	80/84	220	SIP/DIP
RDA02-05S15S		15	133/13	80/84	220	SIP/DIP
RDA02-05S24S		24	83/8.3	80/84	220	SIP/DIP
RDA02-05D03S		± 3.3	$\pm 303/\pm 30$	67/71	100	SIP/DIP
RDA02-05D05S		± 5	$\pm 200/\pm 20$	76/80	100	SIP/DIP
RDA02-05D09S		± 9	$\pm 111/\pm 11$	80/84	100	SIP/DIP
RDA02-05D12S		± 12	$\pm 83/\pm 8$	80/84	100	SIP/DIP
RDA02-05D15S		± 15	$\pm 67/\pm 7$	78/82	100	SIP/DIP
RDA02-05D24S		± 24	$\pm 42\pm 4$	80/84	100	SIP/DIP
RDA02-12S03S	12 (10.8-13.2)	3.3	400/40	75/79	220	SIP/DIP
RDA02-12S05S		5	400/40	78/82	220	SIP/DIP
RDA02-12S09S		9	222/22	77/81	220	SIP/DIP
RDA02-12S12S		12	167/17	80/84	220	SIP/DIP
RDA02-12S15S		15	133/13	81/85	220	SIP/DIP
RDA02-12S24S		24	83/8.3	82/86	220	SIP/DIP

RDA02-12D03S		±3.3	±303/±30	67/71	100	SIP/DIP	
RDA02-12D05S		±5	±200/±20	76/80	100	SIP/DIP	
RDA02-12D09S		±9	±111/±11	80/84	100	SIP/DIP	
RDA02-12D12S		±12	±83/±8	80/84	100	SIP/DIP	
RDA02-12D15S		±15	±67/±7	80/84	100	SIP/DIP	
RDA02-12D24S		±24	±42±4	80/84	100	SIP/DIP	
RDA02-15S03S	15 (13.5-16.5)	3.3	400/40	75/79	220	SIP/DIP	
RDA02-15S05S		5	400/40	76/80	220	SIP/DIP	
RDA02-15S09S		9	222/22	75/79	220	SIP/DIP	
RDA02-15S12S		12	167/17	80/84	220	SIP/DIP	
RDA02-15S15S		15	133/13	80/84	220	SIP/DIP	
RDA02-15S24S		24	83/8.3	78/82	220	SIP/DIP	
RDA02-15D03S		±3.3	±303/±30	67/71	100	SIP/DIP	
RDA02-15D05S		±5	±200/±20	76/80	100	SIP/DIP	
RDA02-15D09S		±9	±111/±11	80/84	100	SIP/DIP	
RDA02-15D12S		±12	±83/±8	80/84	100	SIP/DIP	
RDA02-15D15S		±15	±67/±7	78/82	100	SIP/DIP	
RDA02-15D24S		±24	±42±4	80/84	100	SIP/DIP	
RDA02-24S03S		24 (21.6-26.4)	3.3	400/40	75/79	220	SIP/DIP
RDA02-24S05S			5	400/40	76/80	220	SIP/DIP
RDA02-24S09S	9		222/22	82/86	220	SIP/DIP	
RDA02-24S12S	12		167/17	80/84	220	SIP/DIP	
RDA02-24S15S	15		133/13	80/84	220	SIP/DIP	
RDA02-24S24S	24		83/8.3	82/86	220	SIP/DIP	
RDA02-24D03S	±3.3		±303/±30	76/80	100	SIP/DIP	
RDA02-24D05S	±5		±200/±20	76/80	100	SIP/DIP	
RDA02-24D09S	±9		±111/±11	82/86	100	SIP/DIP	
RDA02-24D12S	±12		±83/±8	80/84	100	SIP/DIP	
RDA02-24D15S	±15		±67/±7	80/84	100	SIP/DIP	
RDA02-24D24S	±24		±42±4	80/84	100	SIP/DIP	

注：以上编码尾缀为“D”表示该型号的DIP封装，例如：RDA02-05S03D

输入特性					
项目	工作条件	Min.	Typ.	Max.	单位
输入电流 (满载/空载)	5VDC输入	--	506/25	--/60	mA
	12VDC输入	--	208/20	--/50	
	15VDC输入	--	167/15	--/35	
	24VDC输入	--	104/10	--/30	
反射纹波电流		--	15	--	mA
冲击电压(1sec.max.)	5VDC输入	-0.7	--	9	VDC
	12VDC输入	-0.7	--	18	
	15VDC输入	-0.7	--	21	
	24VDC输入	-0.7	--	30	
输入滤波器类型	电容滤波				
热插拔	不支持				

输出特性						
项目	工作条件		Min.	Typ.	Max.	单位
输出电压精度	见误差包络曲线图					
线性调节率	输入电压变化±1%		--	--	±1.2	% %
负载调节率	10%到100%负载	5VDC输入	--	12	--	%
		12VDC输入	--	8	--	
		15VDC输入	--	7	--	
		24VDC输入	--	6	--	
纹波&噪声*	20MHz带宽		--	75	200	mVp-p
温度漂移系数	满载		--	--	±0.03	%/°C
短路保护**	/		--	--	1	s
	其他		可持续, 自恢复			

通用特性						
项目	工作条件		Min.	Typ.	Max.	单位
绝缘电压	输入-输出, 测试时间1分钟, 漏电流小于1mA		1500	--	--	VDC
绝缘电阻	输入-输出, 绝缘电压500VDC		1000	--	--	MΩ
隔离电容	输入-输出, 100KHz/0.1V		--	20	--	pF
工作温度	温度≥85°C降额使用, (见图2)		-40	--	105	°C
存储温度			-55	--	125	
工作时外壳温升	Ta=25°C, 输入标称, 输出满载		--	25	--	
引脚耐焊接温度	焊点距离外壳1.5mm, 10秒		--	--	300	
存储湿度	无凝结		--	--	95	%RH
开关频率	满载, 标称输入电压		--	100	--	KHz
平均无故障时间 (MTBF)	MIL-HDBK-217F@25°C		3500	--	--	Khours

通用特性		
外壳材料	黑色阻燃耐热塑料 (UL94V-0)	
封装尺寸	RDA02-SIP系列	19.6*7.05*10.16mm
	RDA02-DIP系列	20.32*10.16*8.20mm
重量	RDA02-SIP系列	2.4g(Typ.)
	RDA02-DIP系列	2.8g(Typ.)
冷却方式	自然空冷	

EMC特性		
EMI	传导骚扰	CISPR32/EN55032 CLASSB (推荐电路见图4)
	辐射骚扰	CISPR32/EN55032 CLASSB (推荐电路见图4)
EMS	静电放电	IEC/EN61000-4-2 Contact±8KV perf.CriteriaB

特性曲线

温度降额曲线图

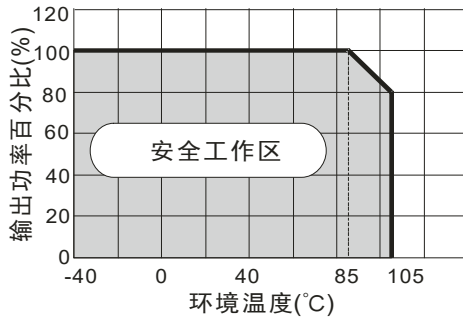


图 1

其他输出
误差包络曲线图

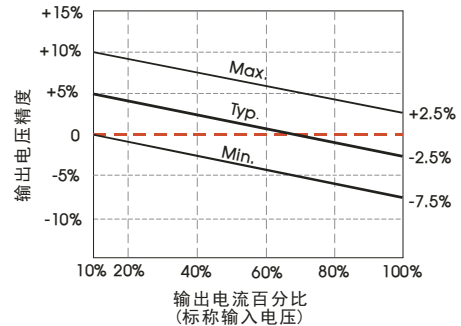
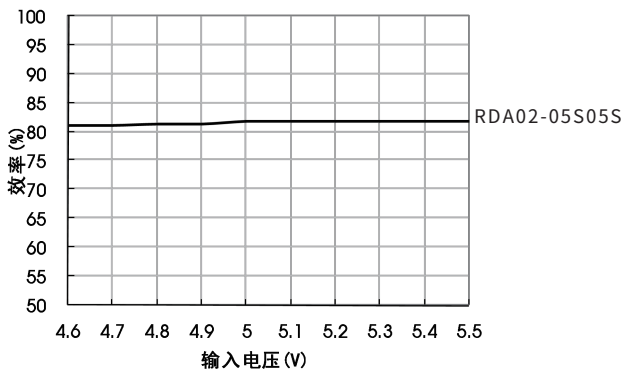
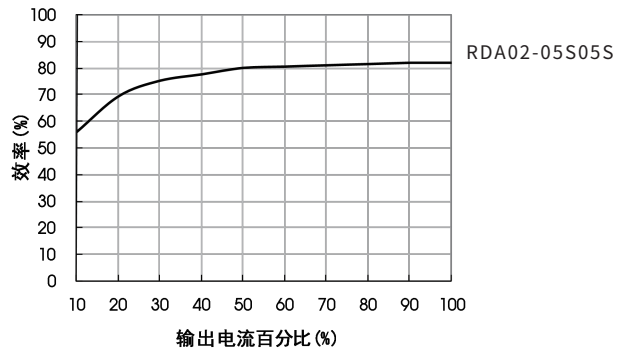


图 2

效率Vs输入电压 (满载)



效率Vs输出负载 (Vin=5V)



设计参考

1. 典型应用

若要求进一步减小输入输出纹波, 可在输入输出端连接一个电容滤波网络, 应用电路如图3所示。

但应注意选用合适的滤波电容。若电容太大, 很可能会造成启动问题。对于每一路输出, 在确保安全可靠工作的条件下, 推荐容性负载值详见表1。

正负双路



单路

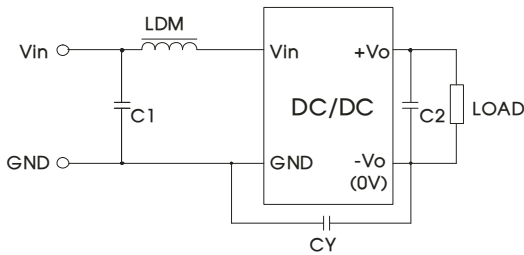


图 3

推荐容性负载值表 (表 1)

Vin (VDC)	Cin (μF)	单路输出电压 (VDC)	Cout (μF)	双路输出电压 (VDC)	Cout (μF)
3.3/5	4.7	3.3/5	10	±3.3/±5	4.7
12	2.2	9/12	2.2	±9/±12	1
15	2.2	15/24	1	±15/±24	0.47
24	1	--	--	--	--

2. EMC典型推荐电路



输入电压 (VDC)		3.3/5/12	15/24
EMI	C1	4.7μF /50V	
	CY	--	1nF/2KV
	C2	参考图 3 中 Cout 参数	
	LDM	6.8μH	

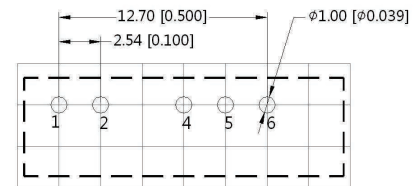
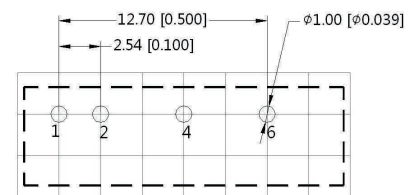
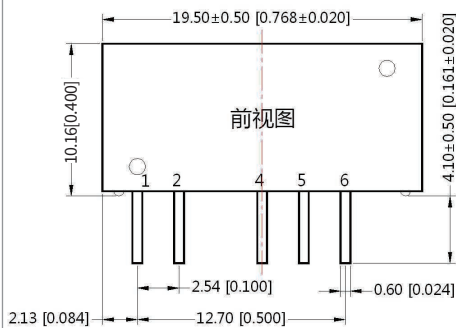
注: 1.对于15V/24V输入系列需要添加CY, CY取值推荐为1nF/2KV;
2.若图中元器件无附其参数说明, 则此型号外围中不需要这个元器件。

3. 输出负载要求

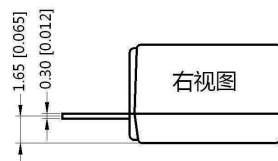
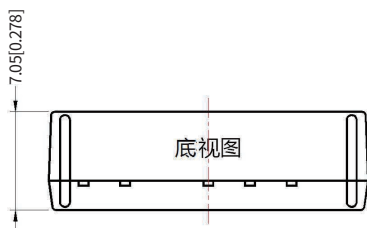
为了确保该模块能够高效可靠的工作, 使用时, 其输出最小负载不能小于额定负载的10%。若您所需功率确实较小, 请在输出端并联一个电阻 (电阻消耗功率与实际使用功率之和大于等于10%的额定功率)

RDA02-SIP系列 外观尺寸

第三角投影



注: 栅格距离为2.54*2.54mm

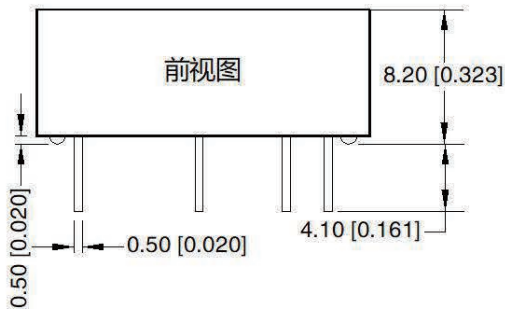


注:
尺寸单位: mm[inch]
端子截面公差: ±0.10[±0.004]
未标注公差: ±0.25[±0.010]

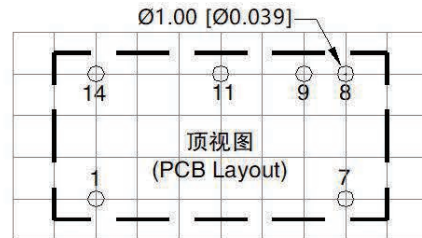
引脚	引脚方式	
	RDA02-XXSXXS	RDA02-XXDXXS
1	Vin	Vin
2	GND	GND
4	0V	-Vo
5	No Pin	0V
6	+Vo	+Vo

RDA02-DIP系列 外观尺寸

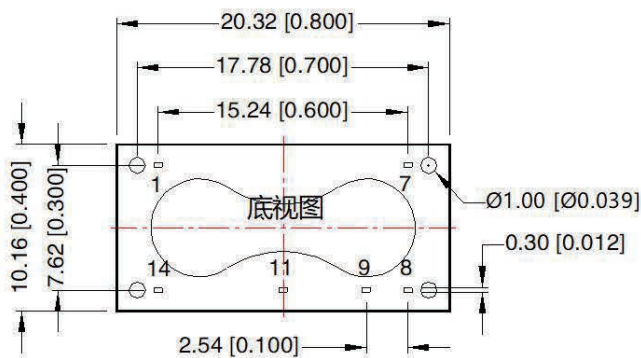
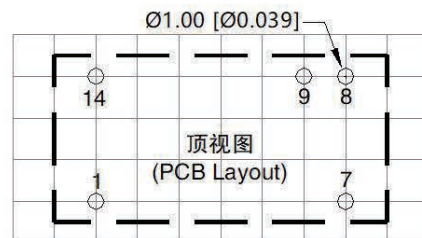
第三角投影 



双路



单路



注：栅格距离为2.54*2.54mm

引脚方式		
引脚	单路	双路
1	GND	GND
7	NC	NC
8	0V	0V
9	+Vo	+Vo
11	No Pin	-Vo
14	Vin	Vin

注：
 尺寸单位：mm[inch]
 端子截面公差：±0.10[±0.004]
 未标注公差：±0.25[±0.010]

NC：不能与任何外部电路连接