

# LKI9223SS 产品规格书

瓴科微电子

版本: 0.3  
日期: 2024.02.24

## 1. 版本说明

日期	版本	说明
2024.01.10	0.1	首次发布
2024.01.26	0.2	内容更新及格式刷新
2024.02.24	0.3	删除替代信息

瓴科微电子

## 目录

1. 版本说明 .....	2
2. 产品概述 .....	4
2.1. 优势和特点 .....	4
2.2. 应用场景 .....	4
2.3. 产品概述 .....	4
3. 典型应用电路 .....	5
4. 管脚描述 .....	6
4.1. 管脚分布图 .....	6
4.2. 管脚定义说明 .....	6
5. 尺寸图 .....	7

瓴科微电子

## 2. 产品概述

### 2.1. 优势和特点

- 工作电压: 3.3V
- 最大数据传输速率: 800Mbps(400MHz)
- 脉冲偏斜: < 250ps
- 传输时延: < 3ns
- 低功耗: 40mW@3.3V (静态)
- 兼容 TIA/EIA-644LVDS 标准
- 封装形式: TSSOP16(5.00mm×6.40mm×1.10mm), 塑封

### 2.2. 应用场景

- 上/下路复用器
- 背板与互连应用
- 蜂窝电话基站
- 时钟/数据分配
- 数字复印机
- 数字交叉连接
- DSLAM
- 激光打印机
- 网络路由器和交换机

### 2.3. 产品概述

LKI9223SS 是一款四路 LVDS 线驱动器, 适用于高数据速率、低功耗和低噪声的应用场合。它可将接收到的四路 LVTTTL/LVCMOS 输入信号转换为 LVDS 输出信号。其通过两个使能输入端可将器件的四路输出配置为高阻态, 从而使功耗降低至 40mW(典型值)。

LKI9223SS 保证在 100Ω 的可控阻抗介质上以高达 800Mbps(400MHz)的速度传输介质, 传输介质可通过印制电路板走线、背板或电缆。

### 3. 典型应用电路

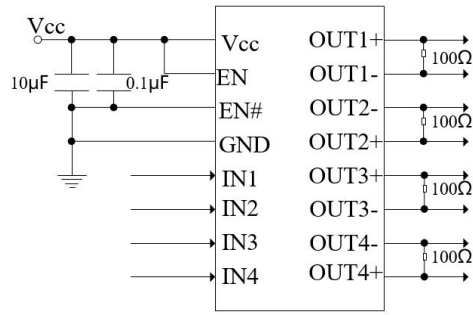


图 3.1 典型应用电路

瓴科微电子

## 4. 管脚描述

### 4.1. 管脚分布图

LKI9223SS 芯片的管脚分布如图 4.1 所示。

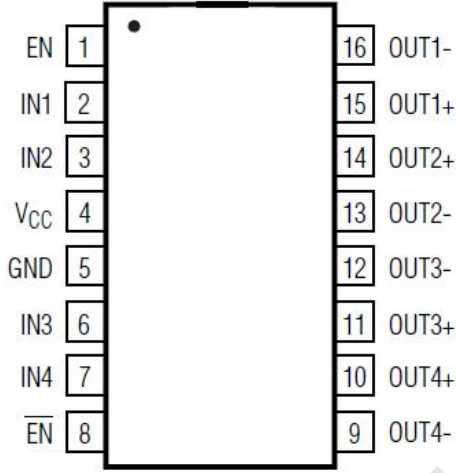


图 4.1 管脚分布图（顶视图）

### 4.2. 管脚定义说明

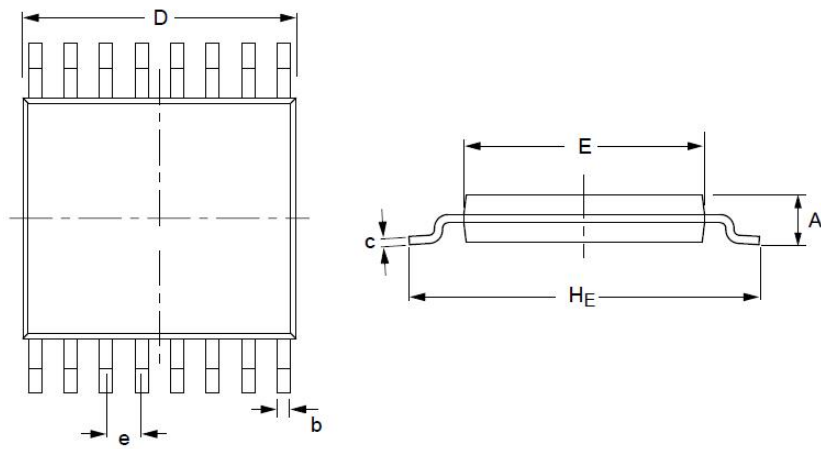
模组共 16 个管脚，管脚定义详见表 4.1。

4.1 管脚说明

序号	管脚名称	功能说明	序号	管脚名称	功能说明
1	EN	使能输入端，高电平有效	9	OUT4-	反相输出端4，LVDS信号
2	IN1	驱动器输入端1，LVTTTL/LVCMOS信号	10	OUT4+	同相输出端4，LVDS信号
3	IN2	驱动器输入端2，LVTTTL/LVCMOS信号	11	OUT3+	同相输出端3，LVDS信号
4	VCC	电源端	12	OUT3-	反相输出端3，LVDS信号
5	GND	接地端	13	OUT2-	反相输出端2，LVDS信号
6	IN3	驱动器输入端3，LVTTTL/LVCMOS信号	14	OUT2+	同相输出端2，LVDS信号
7	IN4	驱动器输入端4，LVTTTL/LVCMOS信号	15	OUT1+	同相输出端1，LVDS信号
8	EN#	使能输入端，低电平有效	16	OUT1-	反相输出端1，LVDS信号

### 5.尺寸图

TSSOP16(5.00mm×6.40mm×1.10mm)



尺寸符号	数值: mm		
	最小	公称	最大
A	-	-	1.10
b	0.20	0.25	0.30
c	0.10	0.15	0.20
D	4.80	5.00	5.20
E	4.20	4.40	4.60
e	0.65BSC		
HE	6.10	6.40	6.70

图 5.1 封装尺寸图