

LKI9222SS 产品规格书

瓴科微电子

版本: 0.3
日期: 2024.02.24

1. 版本说明

日期	版本	说明
2024.01.10	0.1	首次发布
2024.01.26	0.2	内容更新及格式刷新
2024.02.24	0.3	删除替代信息

瓴科微电子

目录

1. 版本说明	2
2. 产品概述	4
2.1. 优势和特点	4
2.2. 应用场景	4
2.3. 产品概述	4
3. 典型应用电路	5
4. 管脚描述	6
4.1. 管脚分布图	6
4.2. 管脚定义说明	6
5. 尺寸图	7

瓴科微电子

2. 产品概述

2.1. 优势和特点

- 工作电压: 3.3V
- 最大数据传输速率: 500Mbps(250MHz)
- 宽共模输入电压: 0.05V ~ 2.35V
- 脉冲偏斜: < 300ps
- 低功耗: 40mW@3.3V (静态)
- 兼容 TIA/EIA-644LVDS 标准
- 封装形式: TSSOP16(5.00mm×6.40mm×1.10mm), 塑封

2.2. 应用场景

- 上/下路复用器
- 背板与互连应用
- 蜂窝电话基站
- 时钟/数据分配
- 数字复印机
- 数字交叉连接
- DSLAM
- 激光打印机
- 网络路由器和交换机

2.3. 产品概述

LKI9222SS 是一款四路 LVDS 线接收器, 适用于高数据速率、低功耗和低噪声的应用场合。可将接收到的四路 LVDS 差分输入信号转换为对应的 LVCMOS 输出电平。其内部集成了并联终端电阻(标称值 107Ω), 从而省掉 4 个外接电阻, 减少了分支连线长度。

LKI9222SS 支持 0.05V ~ 2.35V 宽共模输入电压范围, 其通过两个使能输入端可将器件的四路输出配置为高阻态。

3. 典型应用电路

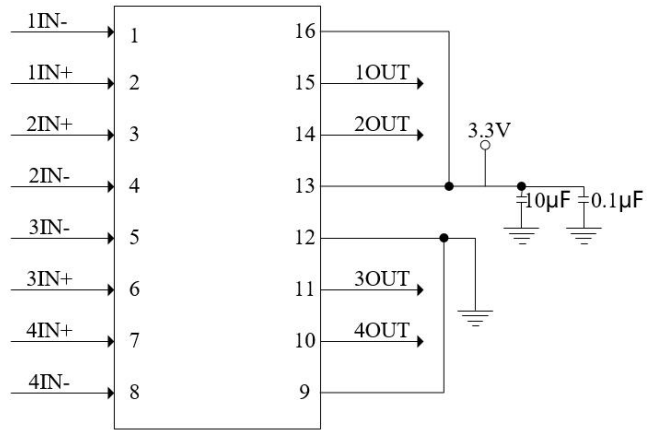


图 3.1 典型应用电路

瓴科微电子

4. 管脚描述

4.1. 管脚分布图

LKI9222SS 芯片的管脚分布如图 4.1 所示。

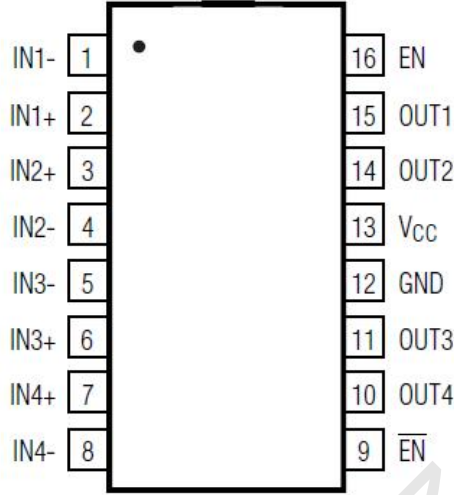


图 4.1 管脚分布图（顶视图）

4.2. 管脚定义说明

模组共 16 个管脚，管脚定义详见表 4.1。

表 4.1 管脚说明

序号	管脚名称	功能说明	序号	管脚名称	功能说明
1	IN1-	反相输入端1, LVDS信号	9	EN#	使能输入端, 低电平有效
2	IN1+	同相输入端1, LVDS信号	10	OUT4	接收器输出端4, LVTTTL/LVCMOS信号
3	IN2+	同相输入端2, LVDS信号	11	OUT3	接收器输出端3, LVTTTL/LVCMOS信号
4	IN2-	反相输入端2, LVDS信号	12	GND	接地端
5	IN3-	反相输入端3, LVDS信号	13	VCC	电源端
6	IN3+	同相输入端3, LVDS信号	14	OUT2	接收器输出端2, LVTTTL/LVCMOS信号
7	IN4+	同相输入端4, LVDS信号	15	OUT1	接收器输出端1, LVTTTL/LVCMOS信号
8	IN4-	反相输入端4, LVDS信号	16	EN	使能输入端, 高电平有效

5.尺寸图

TSSOP16(5.00mm×6.40mm×1.10mm)

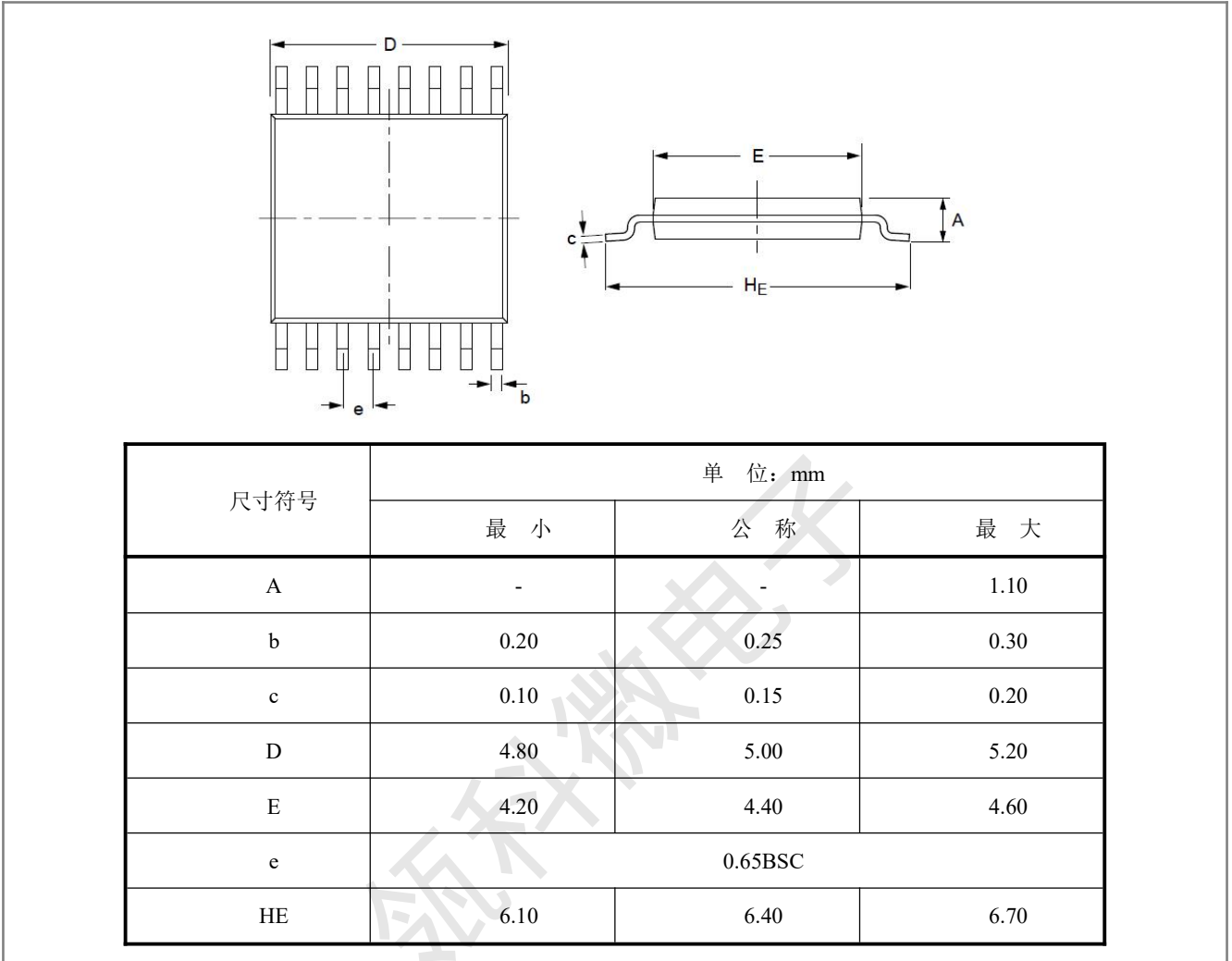


图 5.1 封装尺寸图