

LKI9221S 产品规格书

瓴科微电子

版本: 0.3
日期: 2024.02.24

1. 版本说明

日期	版本	说明
2024.01.10	0.1	首次发布
2024.01.26	0.2	内容刷新及格式调整
2024.02.24	0.3	删除替代信息

瓴科微电子

目录

1. 版本说明	2
2. 产品概述	4
2.1. 优势和特点	4
2.2. 应用场景	4
2.3. 产品概述	4
3. 典型应用电路	5
4. 管脚描述	6
4.1. 管脚分布图	6
4.2. 管脚定义说明	6
5. 尺寸图	7

瓴科微电子

2. 产品概述

2.1. 优势和特点

- 工作电压: 3.3V
- 最大数据传输速率: 400Mbps(200MHz)
- 脉冲偏斜: < 400ps
- 传输时延: <2.7ns
- 低功耗: 40mW@3.3V (静态)
- 兼容 TIA/EIA-644LVDS 标准
- 需要使用外部终端电阻
- 封装形式: SOP16(9.90mm×6.00mm×1.75mm), 塑封

2.2. 应用场景

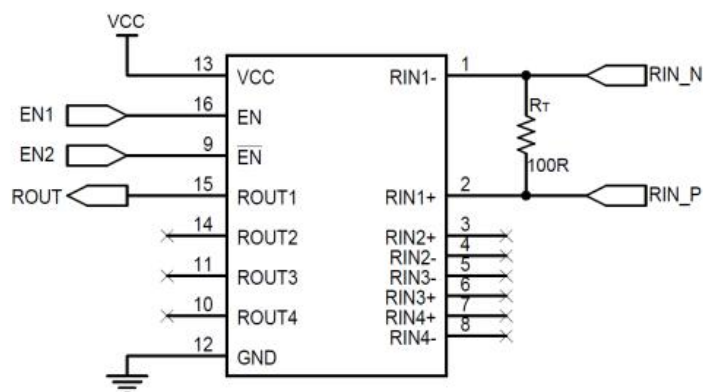
- 多功能打印机
- LVDS-LVCMOS 转换

2.3. 产品概述

LKI9221S 是一款四路 LVDS 线接收器, 适用于高数据速率、低功耗和低噪声的应用场合。可将接收到的四路 LVDS 差分输入信号转换为对应的 LVCMOS 输出电平。此外, 器件输出端具有三态控制功能, 可以禁用输出级, 关断输出电流, 从而使功耗降低至 40mW。

LKI9221S 输入为高阻抗状态, 用于点对点连接时, 需要添加 100Ω端接电阻。

3. 典型应用电路



注：RT 必须在 90Ω~130Ω内。

图 3.1 典型应用电路

瓴科微电子

4. 管脚描述

4.1. 管脚分布图

LKI9221S 芯片的管脚分布如图 4.1 所示。

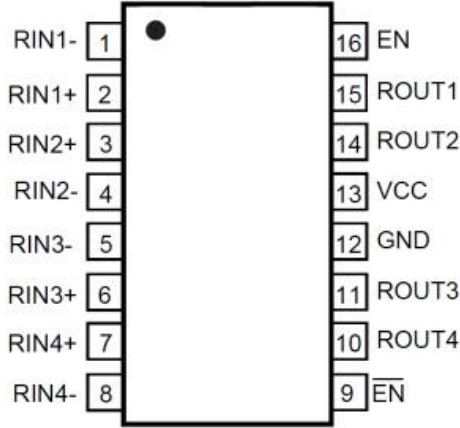


图 4.1 管脚分布图（顶视图）

4.2. 管脚定义说明

模组共 8 个管脚，管脚定义详见表 4.1。

表 4.1 管脚说明

序号	管脚名称	功能说明	序号	管脚名称	功能说明
1	RIN1-	反相输入端1, LVDS信号	9	EN#	使能输入端, 低电平有效
2	RIN1+	同相输入端1, LVDS信号	10	ROUT4	接收器输出端4
3	RIN2+	同相输入端2, LVDS信号	11	ROUT3	接收器输出端3
4	RIN2-	反相输入端2, LVDS信号	12	GND	接收器接地端
5	RIN3-	反相输入端3, LVDS信号	13	VCC	电源端
6	RIN3+	同相输入端3, LVDS信号	14	ROUT2	接收器输出端2
7	RIN4+	同相输入端4, LVDS信号	15	ROUT1	接收器输出端1
8	RIN4-	反相输入端4, LVDS信号	16	EN	使能输入端, 高电平有效

5.尺寸图

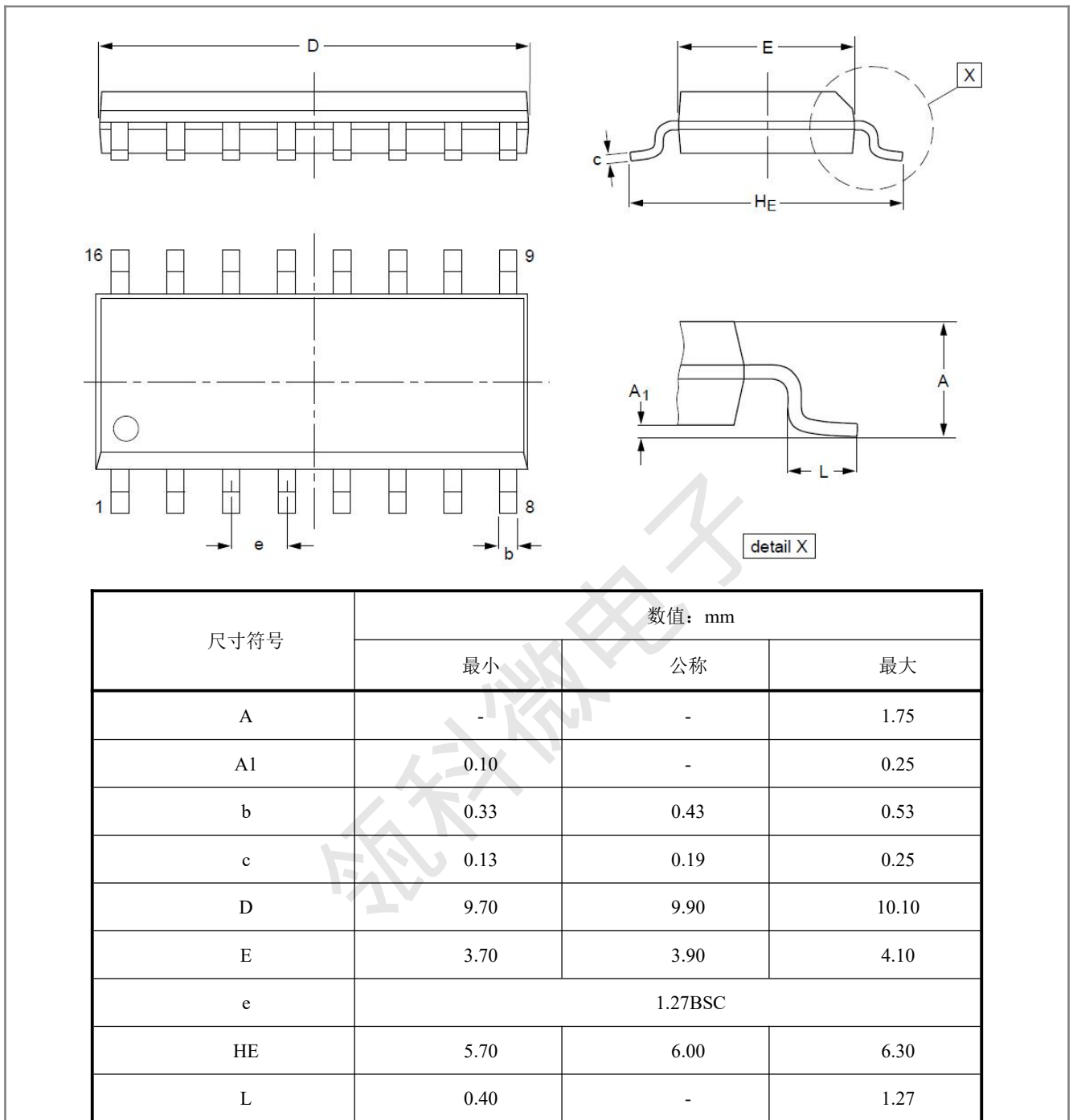


图 5.1 封装尺寸图