

LKI9220S 产品规格书

瓴科微电子

版本: 0.3
日期: 2024.02.24

1. 版本说明

日期	版本	说明
2024.01.10	0.1	首次发布
2024.01.26	0.2	优化内容及格式
2024.02.24	0.3	删除替代信息

瓴科微电子

目录

1. 版本说明	2
2. 产品概述	4
2.1. 优势和特点	4
2.2. 应用场景	4
2.3. 产品概述	4
3. 典型应用电路	5
4. 管脚描述	6
4.1. 管脚分布图	6
4.2. 管脚定义说明	6
5. 尺寸图	7

瓴科微电子

2. 产品概述

2.1. 优势和特点

- 工作电压: 3.3V
- 最大数据传输速率: 400Mbps(200MHz)
- 脉冲偏斜: < 400ps
- 传输延时: < 1.7ns
- 低功耗: 13mW@3.3 V(静态)
- 兼容 TIA/EIA-644LVDS 标准
- 封装形式: SOP16(9.90mm×6.00mm×1.75mm), 塑封

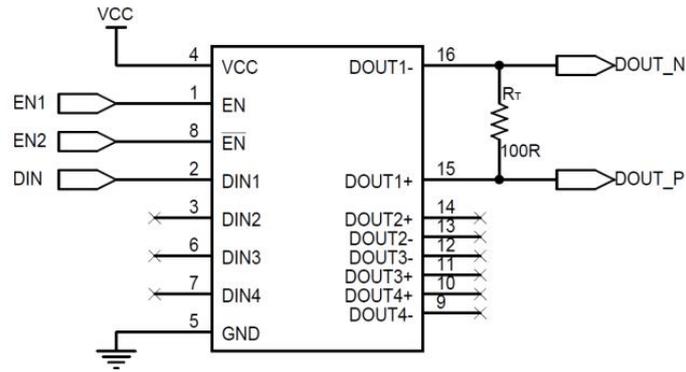
2.2. 应用场景

- 多功能打印机
- LVDS-LVCMOS 转换

2.3. 产品概述

LK19220S 是一款四路 LVDS 线驱动器, 适用于超低功耗和高数据速率的应用场合。采用低压差分信号(LVDS)技术, 支持最大 400 Mbps(200 MHz)的数据传输速率。将接收到的 LVTTTL/LVCMOS 输入电平转换为 LVDS 输出信号。此外, 器件输出端具有三态控制功能, 可以禁用输出级, 关断输出电流, 从而使功耗降低至 13mW。

3. 典型应用电路



注：RT 必须在 90Ω ~ 130Ω 内。

图 3.1 典型应用电路

瓴科微电子

4. 管脚描述

4.1. 管脚分布图

LKI9220S 芯片的管脚分布如图 4.1 所示。

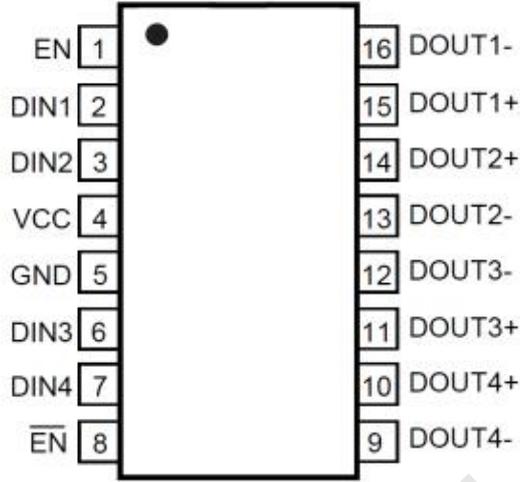


图 4.1 管脚分布图（顶视图）

4.2. 管脚定义说明

模组共 16 个管脚，管脚定义详见表 4.1。

表 4.1 管脚说明

序号	管脚名称	功能说明	序号	管脚名称	功能说明
1	EN	使能输入端，高电平有效	9	DOUT4-	反相输出端4，LVDS信号
2	DIN1	输入端1，TTL/CMOS信号	10	DOUT4+	同相输出端4，LVDS信号
3	DIN2	输入端2，TTL/CMOS信号	11	DOUT3+	同相输出端3，LVDS信号
4	VCC	电源端	12	DOUT3-	反相输出端3，LVDS信号
5	GND	接地端	13	DOUT2-	反相输出端2，LVDS信号
6	DIN3	输入端3，TTL/CMOS信号	14	DOUT2+	同相输出端2，LVDS信号
7	DIN4	输入端4，TTL/CMOS信号	15	DOUT1+	同相输出端1，LVDS信号
8	EN#	使能输入端，低电平有效	16	DOUT1-	反相输出端1，LVDS信号

5.尺寸图

SOP16(9.90mm×6.00mm×1.75mm)

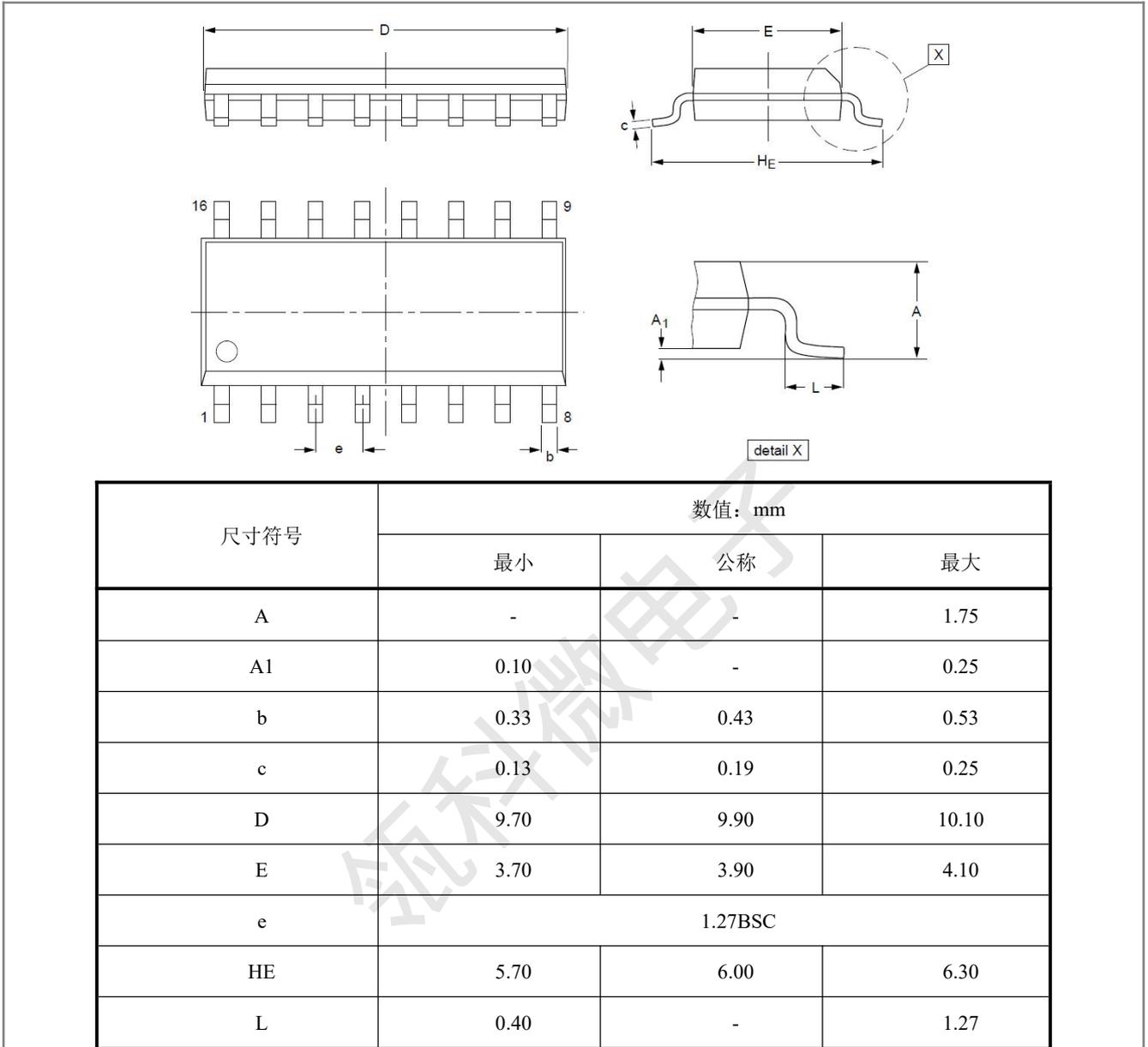


图 5.1 封装尺寸图