

# LKP5222S 产品规格书

瓴科微电子

版本: 0.3  
日期: 2024.02.24

## 1. 版本说明

日期	版本	说明
2024.01.23	0.1	首次发布
2024.01.29	0.2	内容刷新及格式调整
2024.02.24	0.3	删除替代信息

瓴科微电子

## 目 录

1. 版本说明 .....	2
2. 产品概述 .....	4
2.1. 优势和特点 .....	4
2.2. 应用场景 .....	4
2.3. 产品概述 .....	4
3. 典型应用电路 .....	5
4. 管脚描述 .....	6
4.1. 管脚分布图 .....	6
4.2. 管脚定义说明 .....	6
5. 尺寸图 .....	7

瓴科微电子

## 2. 产品概述

### 2.1. 优势和特点

- 输入电压范围: 4.5V ~ 30V
- 电压参考输出: 2.500V、5.000V、7.500V、10.000V
- 电压输出精度:  $\leq \pm 0.1\%$
- 低静态功耗:  $< 0.8\text{mA}$
- 最大输出电流 (IMAX) : 5mA
- 温度系数: 30ppm/°C (最大值)
- 一键输出关断
- 封装形式: SOP8(4.90mm×6.00mm×1.55mm), 塑封

### 2.2. 应用场景

- 半导体测试设备
- 医疗和保健
- 工业过程控制设备
- 实验室和现场仪表
- 分流和负基准电压源

### 2.3. 产品概述

LKP5222S 是一款可编程电压基准。内部包含启动电路、二阶曲率补偿的带隙基准源、恒流源、误差放大器、过流保护等部分。利用一个外部  $0.01\mu\text{F} \sim 0.1\mu\text{F}$  的电容, 可极大的改善电路的特性。

### 3. 典型应用电路

作为 ADC 或者 DAC 的参考，可以通过程控选择输出电压，还可以通过 STROBE 一键使能和关断基准源。

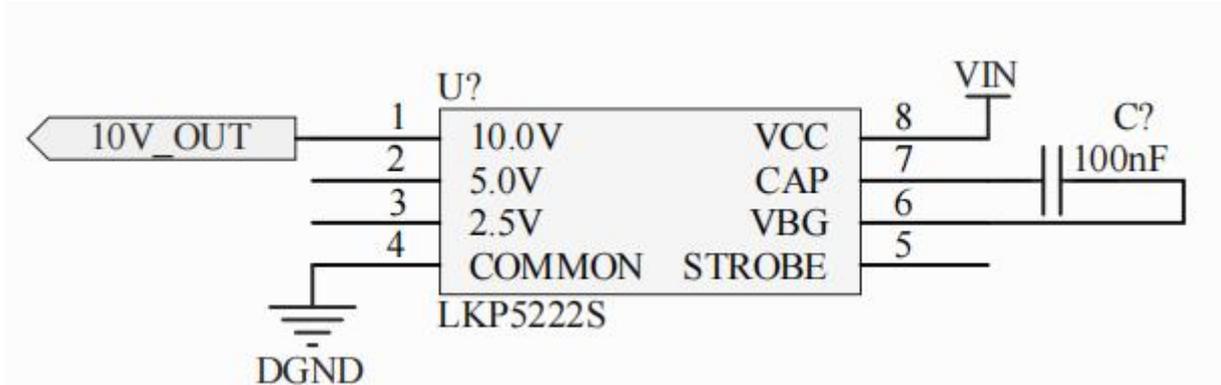


图 3.1 输出 10V 参考

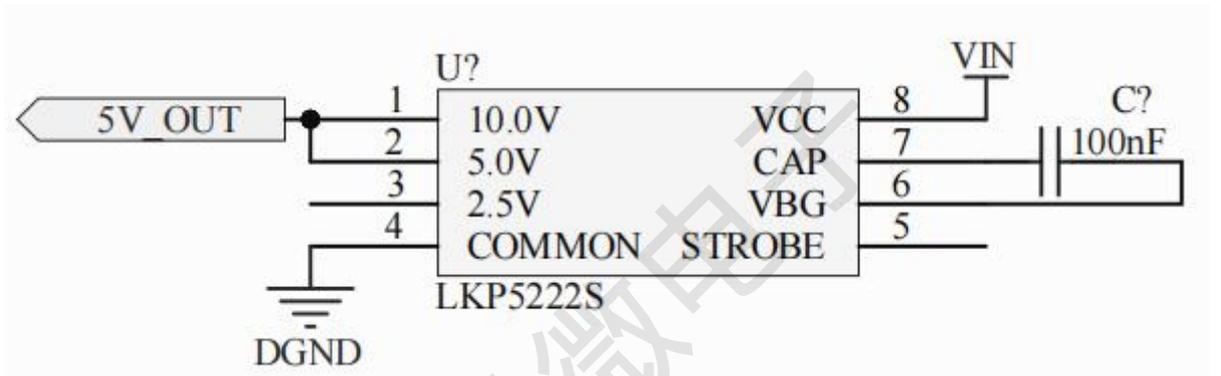


图 3.2 输出 5V 参考

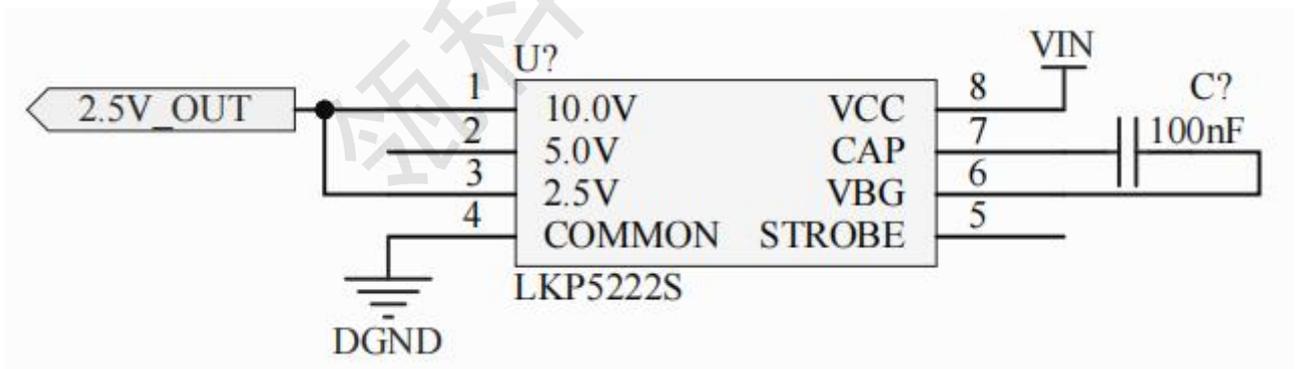


图 3.3 输出 2.5V 参考

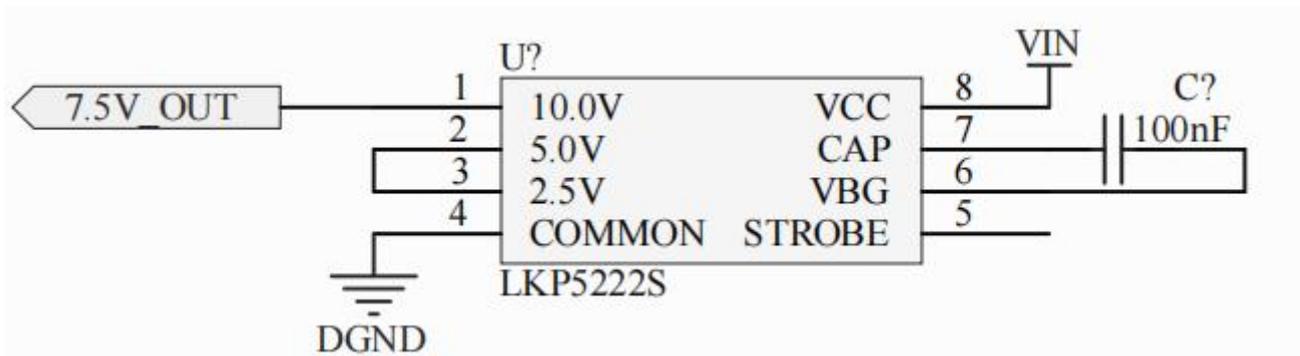


图 3.4 输出 7.5V 参考

## 4. 管脚描述

### 4.1. 管脚分布图

LKP5222S 芯片的管脚分布如图 4.1 所示。

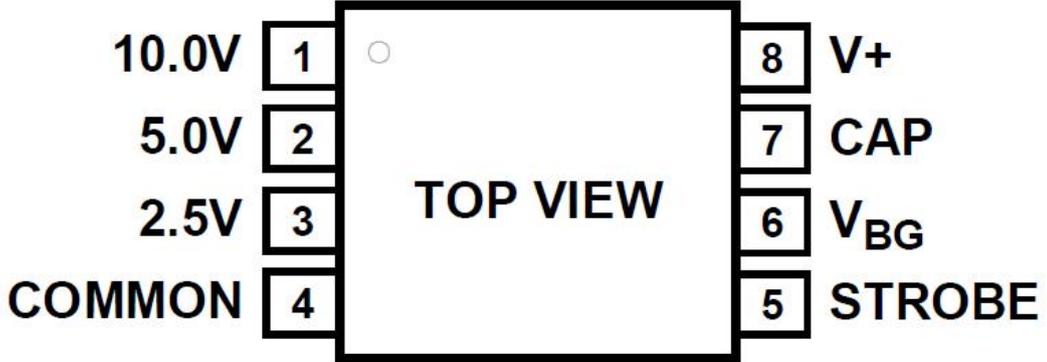


图 4.1 管脚分布图 (顶视图)

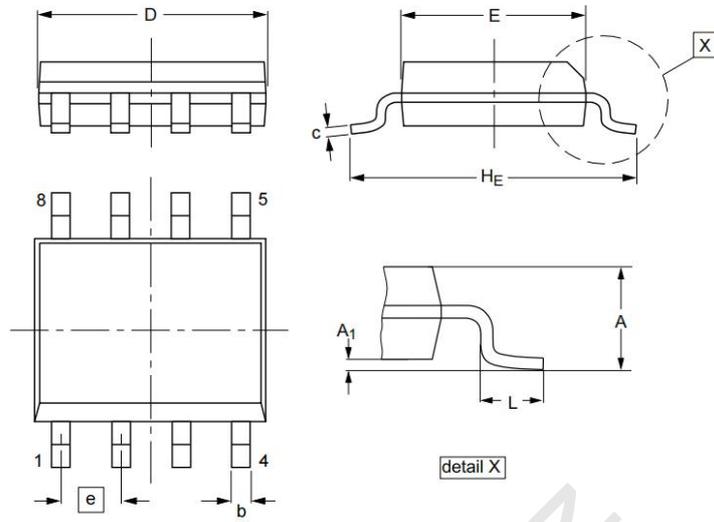
### 4.2. 管脚定义说明

模组共 8 个管脚，管脚定义详见表 2。

表 2 管脚说明

序号	管脚名称	功能说明
1	10V	10.0V 输出端
2	5V	5V 选择端
3	2.5V	2.5V 选择端
4	COMMON	公共端 (低电平)
5	STROBE	控制端
6	V <sub>BG</sub>	能隙基准输出端
7	CAP	噪声消除端
8	V+	输入端

5.尺寸图



尺寸符号	单位: mm		
	最小	公称	最大
A	-	1.55	1.75
A1	0.10	-	0.26
b	0.35	0.42	0.49
c	0.18	0.22	0.26
D	4.70	4.90	5.10
E	3.70	3.90	4.10
e	1.27BSC		
HE	5.70	6.00	6.30
L	0.40	-	0.80

图 5.1 封装尺寸图