



概述

FM2201P 是一款为干电池提供高效率、低成本、小体积解决方案的三合一控制芯片，集成了锂电线性充电、高效率 DC/DC 放电和锂电保护功能。具有涓流、恒流、恒压和复充的充电循环过程，恒流充电电流大小可通过外围设置电阻设定。放电输出电压为 1.5V 恒压输出，不会随着电池电压下降而下降。最大输出电流大于 2A，静态电流仅为 13 μ A。在正常工作范围下，可以保证高效率持续输出，最高可达 91% 以上。当电池电压放电至欠压保护电压时，FM2201P 会进入零关机功耗的保护状态，即静态电流为 0 的锂电保护模式，欠压后再次充电即可激活使用。同时，FM2201P 集成了过电流保护、过电压保护、过温保护、电池过放保护、欠压锁定等功能。

FM2201P 采用微小型的 8 引脚的 DFN3*3 封装，只需极少的外围元器件，具有系统低成本，小体积和使用简单等优点。非常适合那些对 PCB 空间要求较高，可嵌入各种手持式应用。

特点

- 集成了锂电线性充电、高效率 DC/DC 放电和锂电保护功能
- 支持干电池的低压大电流放电特性，大于 2A 的最大输出电流
- 恒定 1.5V 放电电压输出
- 高达 91% 的转换效率
- 内部集成低导通阻抗开关/整流 MOSFET: $R_{ds(on)} < 120m\Omega$
- 固定工作频率电流模式 PWM: $f=1.2MHz$
- 静态工作电流: 13 μ A
- 过放保护电压: 2.8V
- 过流保护 OCP 和过热保护 OTP
- 4.5V~5.5V 充电器电压范围
- 高达 800mA 的可调充电电流
- PROG 悬空，默认输出 450mA 充电电流
- 零欠压关机功耗，电池进入欠压保护后，静态电流降低为 0
- 高于 1% 的电压精度
- LED 充电状态指示
- 电池低电压时以涓流充电
- 电池接近充满后进入恒压充电
- 充电具有温度环路控制
- 软启动限制浪涌电流
- 输出短路保护
- 极少的外围元器件
- 封装规格 DFN3 \times 3-8L

应用

- 单节锂电池供电的消费类电子设备

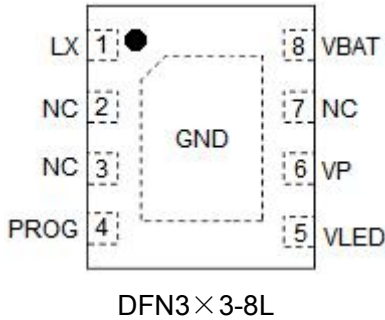
订购信息

型号	封装形式	管脚数目	充电电压	DC/DC 输出电压
FM2201P	DFN3 \times 3-8L	8	4.2V	1.5V



引脚示意图及说明

序号	名称	引脚说明
1	LX	开关引脚
2/3/7	NC	悬空, 内部无打线连接
4	PROG	充电电流设置
5	VLED	充电状态指示端开漏充电状态指示端
6	VP	充电器/负载连接端
8	VBAT	电池连接端
GND	PGND	功率接地端 (芯片底盘散热片)



典型应用电路图

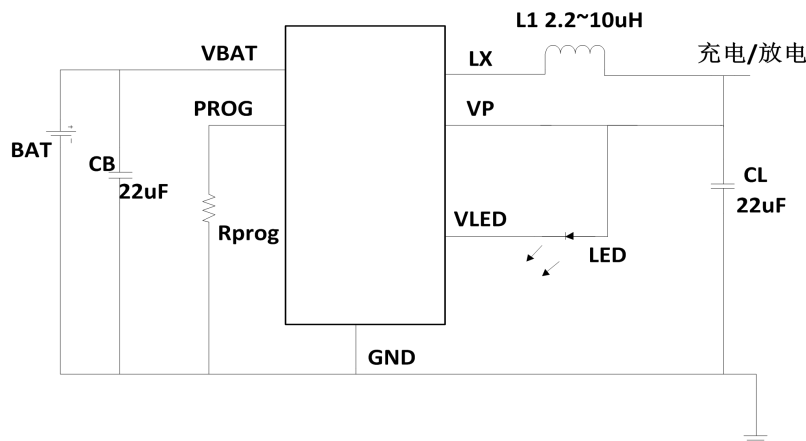


图-1 典型应用电路图

极限参数

参数	额定值	单位
PROG 输入电压	VP \pm 0.3	V
LX 输入电压	VBAT \pm 0.3	V
VBAT、VP、VLED 输入电压	-0.3~ +6.0	V
储存环境温度	-50~+150	°C
工作结温范围	-40~150	°C
HBM	4000	V
MM	200	V

注: 最大极限参数是指超出该工作范围 IC 可能会损坏。推荐工作范围是指在该范围内 IC 工作正常, 但不完全保证满足个别性能指示。电气参数定义了器件在工作范围内并且在保证特定性能指示的测试条件下的直流和交流电气参数规范。对于未给定的上下限参数, 该规范不予保证其精度, 但其典型值合理反映了器件性能。



电气参数(除非特别注明, 典型值的测试条件为: VP = 5.0V, VBAT=3.6V, TA = 25°C。)

参数	符号	测试条件	最小值	典型值	最大值	单位
VP 输出电压	V _{out}			1.5		V
VBAT 端输入电压	VBAT		2.8		5.5	V
最大输出电流	I _{O_MAX}		2.0			A
效率	η				91	%
无负载时工作电流	IQ	I _{VP} =0mA		13		μA
电流限制	I _{LIM}		2.5			A
开关频率	f _s			1.2		MHz
P-MOS 管导通电阻	R _{-PON}	VBAT=3.6V, I _{LX} =200mA		0.12		Ω
N-MOS 管导通电阻	R _{-NON}	VBAT=3.6V, I _{LX} =200mA		0.12		Ω
LX 端漏电流	I _{LKG}	V _{OUT} =V _{LX} =2.0V			1.0	μA
		VBAT=2.0V, V _{LX} =0	-1.0			
软启动时间	T _{SS}			120		us
过放保护电压	V _{OD}	VBAT 由高到低	2.72	2.8	2.88	V
过放保护延迟时间	T _{OD}	VBAT=3.6V 2.0V	80	100	120	ms
过放保护工作电流	I _{SLEEP}	VBAT=2.0V		30		nA
输出短路电压阈值	V _{SHORT}			0.2		V
VP 端供电电源	V _{VP}		4.5		5.5	V
充电器过压保护阈值	V _{VP-OVH}			5.8		V
充电器过压恢复阈值	V _{VP-OVL}			5.5		V
VP 输入电压充电阈值	V _{UVH}			3.8		V
	V _{UVL}			3.6		V
VP 端工作电流	I _{VP}	充电, R _{PROG} =10K		300		μA
		充电结束, V _{BAT} >V _{REG}		300		μA
VBAT 端恒流充电电流	I _{CHG}	VBAT=3.6V, R _{PROG} =1K		800		mA
		VBAT=3.6V, R _{PROG} 悬空		450		
VBAT 端电池电流	I _{BAT}	充电结束, V _{BAT} >V _{REG}			-1	μA
		关断模式(未连接 R _{PROG}) V _{BAT} =1.5V~4.2V				-1
充满电压	V _{REG}	R _{PROG} =10K, I _{BAT} =40mA	4.158	4.2	4.242	V
	V _{PREH}			3.0		V

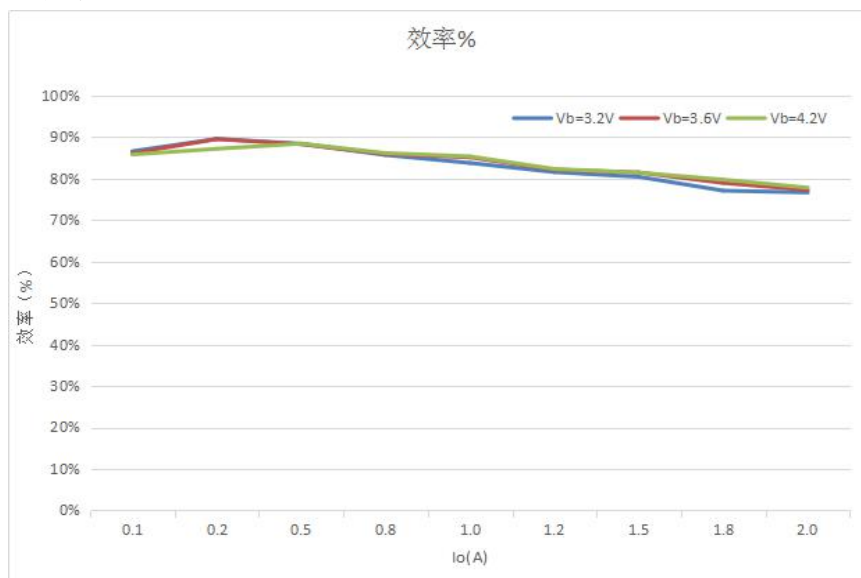


涓流充电电压阈值	V _{PREL}		2.8		V
涓流充电电流	I _{PRE-CHG}		10%*I _{CHG}		
输出电流设定电压	V _{PROG}		1		V
输出电流设定系数	K _{SET}		800		
VLED 端限流电阻	R _{VLED}		0		Ω
充电结束延时时间	T _{TERM}		2		ms
PROG 端上拉电流	I _{PROG}		1		μA
调整管 PMOS 导通电阻	R _{ON}	I _{VBAT} =100mA, V _{VP} =4.2V	1		Ω
V _{VP-VBAT} 欠压电压阈值	V _{ASDH}	VCC 低→高	100		mV
	V _{ASDL}	VCC 高→低	30		mV
充电结束信号电流阈值	I _{TERM}		10%*I _{CHG}		
过热保护阈值	T _{OTP}		150		°C
过热保护恢复迟滞	T _{OTP-HYS}		40		°C

典型工作特性

(除非特别注明, V_{BAT}=3.6V, L₁=2.2μH, C_B=22μF, C_L=22μF, C_B 和 C_L 为陶瓷电容, PROG=1K, T_A=25°C。负载响应测试时, t_{RISE}=t_{FALL}=5μs。)

不同 V_{BAT} 电压下的效率





功能描述

➤ 工作模式

FM2201P 根据 VP 端的电压 V_{VP} 来判断其工作模式。当 V_{VP} 小于充电阈值 V_{UVH} 或只接有无源负载时, FM2201P 工作于开关电源模式 (DC/DC 模式), 其功能是将 VBAT 端的单节锂电池电压转变为单节干电池的 1.5V 输出电压, 并从 VP 端输出。当 V_{VP} 大于欠压锁定阈值 V_{UVH} 时, FM2201P 工作于充电管理模式 (Charge 模式), 其功能是以 VP 端电压作为工作电源, 对 VBAT 端的单节锂电池进行线性充电。

DC/DC 工作模式 FM2201P 是通过内部 P-MOS 主开关管和 N-MOS 同步整流管来回切换导通/截止和外部电感 (L1)、输出电容 (CL) 来共同实现降压的目的。

在正常状态下, FM2201P 的工作模式为 PWM 模式, 在此模式中工作频率保持恒定。输出负载较轻时或空载时, 芯片进入跳周期工作模式, 从而得到极低的待机功耗, 空载时工作电流将减小到 13uA。

➤ 同步整流管

FM2201P 内部提供了一个 N-MOS 同步整流管, 这样, 可以使外部无需额外的肖特基整流二极管, 同时 N-MOS 管的导通压降要低于通常的肖特基整流二极管, 从而提高电路的效率。

➤ 短路保护

当 VP 端短路至地时, FM2201P 将进入降频工作模式, 通过降低电路的工作频率, 来减少 VP 端的电流, 同时有效的降低电路的发热。短路故障去除后, 电路会立刻进入正常的 DC/DC 工作模式。

➤ 过电流保护(OCP)

FM2201P 工作于 DC/DC 模式时, 其内部过电流保护电路一直监视通过 P-MOS 管的电流。当此电流大于电流限制值 (ILIM) 时, P-MOS 管将被关闭, 防止电感电流进一步增加; 在下一个脉冲, 如果 P-MOS 管电流已经小于电流限制值 (ILIM), 芯片将从过电流保护状态恢复到正常工作。但是, 一旦再次发生过电流情况, P-MOS 管会即时被关闭, 并重新进入过电流保护状态。

➤ 过热保护 (OTP)

充电时, FM2201P 检测到温度过高内部温度环路将会起作用, 芯片会自动降低充电电流, 避免芯片温度继续升高。放电时, 当 FM2201P 电路内部温度超过过热保护阈值 (T_{OTP}) 时, 电路将关闭 P-MOS 和 N-MOS 管, 禁止输出电压; 当芯片工作温度降至过热保护恢复阈值 ($T_{OTP}-T_{OTP-HYS}$) 时, 电路将回到正常工作状态, 下一个周期 P-MOS 将自动开启。

➤ 充电管理工作模式

当 VP 端电压 (V_{VP}) 高于 V_{UVH} 阈值, 且 VP 电压大于电池电压 ($V_{VP} > V_{VBAT}$) 时, FM2201P 即开始一个充电周期。如果 VBAT 端电压小于涓流充电门限 V_{PREL} , 电池将进入涓流充电状态, 在该状态下, 电池的充电电流为所设定充电电流 (I_{CHG}) 的 10%。当 VBAT 端电压大于 3V 时, 充电器将进入恒定电流充电模式, 给电池提供所设定充电电流。当 BAT 端电压接近充电电压值 (4.2V) 时, FM2201P 进入恒定电压充电模式, 充电电流开始下降。当充电电流下降至所设定充电电流的 1/10 时, 电路在 VLED 端给出充电结束信号, 表示电池已经充满, 定时 2mS 后关闭充电。此时完成一个充电周期。1)、设定充电电流 PROG 端和 GND 端之间连接一个精度为 1% 电阻来可以调整充电电流。电池充电电流是 PROG 端输出电流的 800 倍。RPROG 电阻和充电电流可以由下式来决定:

$$R_{PROG} = \frac{800V}{I_{CHG}}, I_{CHG} = \frac{800V}{R_{PROG}}$$



➤ 充电结束

当 VBAT 端电压达到充电电压值 (V_{REG}) 后, 充电电流下降至所设定充电电流的 1/10 时, 充电周期结束。充电过程是通过内置比较器检测 PROG 端电压来实现的。当 PROG 端电压低于 100mV 的时间超过 TTERM (典型值为 2ms) 时, FM2201P 电路将在 VLED 端给出充电结束信号, 电池已经充满。

➤ 充电状态指示 (VLED)

FM2201P 内置一个开漏结构的 NMOS 管和 330 欧电阻, 不需要外挂电阻接到输出到 VLED 端, 外部通过一个指示灯 (LED) 连接到高电平。电路根据不同的充电状态, 控制 VLED 端的输出, 通过外接的 LED 指示对应的充电状态, 如下表所示。

各充电状态下的 LED 指示情况

充电状态	VBAT 端 悬空	VBAT 端短路	涓流/恒流充/恒压充电	充电完成
LED 指示	常亮	闪烁 (1Hz, 占空比 50%) 相当于从零伏充电指示	闪烁 (1Hz, 占空比 50%)	常亮

注意, 当 FM2201P 工作于 DC/DC 模式时, VLED 端始终呈高阻态。

➤ 欠压锁定 (UVLO)

FM2201P 内置 UVLO 电路一直检测 VP 端输入电压, 在 V_{VP} 升高到 V_{UVH} 阈值之前电路一直工作于 DC/DC 模式。一旦电路进入 Charge 工作模式, 则当 VP 端电压低于 V_{UVL} 时, 电路才会退出 Charge 模式。在 Charge 模式中, 为了避免内部 MOSFET 中出现反向电流, 即使 VP 大于 V_{UVH} , 但如果 V_{VP} 小于 $VBAT+30mV$, 则内部 UVLO 电路将使电路一直处于关断模式, 直至 V_{VP} 大于 $VBAT+100mV$ 时, 充电器才开始给电池充电。

应用信息

➤ VP 端电容 CL 的选择

为了保证电路的正常工作, 以及在 DC/DC 工作模式下, 获得较小纹波的输出电压, 合适选用 VP 端电容 CL 就显得非常重要。一般情况下, 推荐选用 ESR 值小的多层陶瓷电容, 电容材质仍然使用温度特性较好的 X5R 或 X7R, 推荐 22uF/10V 的电容作为 CL。

在 PCB 布线时, 应该使 CL 电容与电路的 VP 引脚和 GND 引脚形成的环路尽量短, 同时布线尽量宽。

➤ VBAT 端电容 CB 的选择

为了保证电路工作的稳定性, 在 VBAT 端必须连接一个电容。一般情况下, 推荐使用 ESR 值小的多层陶瓷电容, 电容材质选用 X5R 或 X7R, 推荐的电容容量为 22uF。在 PCB 板布线的时候, 要求 CB 电容与电路的 VBAT 引脚和 GND 引脚形成的环路尽量短。

➤ 电感 L1 的选择

在 DC/DC 工作模式下, 通过电感可以给负载提供持续的电流。电感电流也有纹波, 其纹波电流与电感值的大小有关, 电感值越大, 纹波电流的峰峰值越小。但是, 随着电感值的增大, 其电感尺寸和导通电阻也会增大。同时, 要确保电感在输出电流达到电流限制值 (I_{LIM}) 时不会饱和。

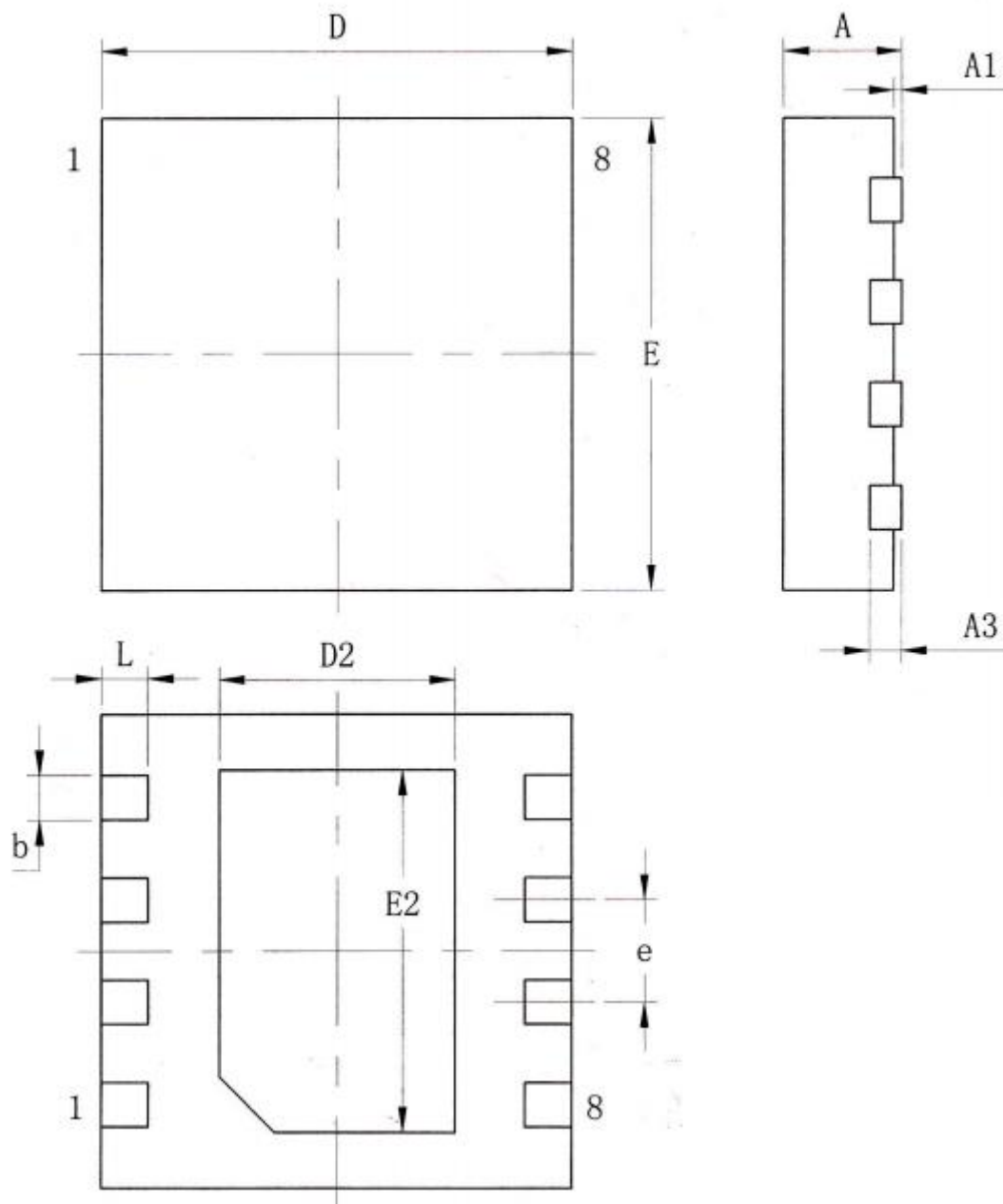
为了获得更好的效率, 最好选择导通电阻小的电感。虽然电感的磁芯对效率的影响比导通电阻小, 但是也要选择适当的磁芯。建议选择 2.2 $\mu H/3A$ 的电感。

在 PCB 布线时, 应该使 L1 电感与电路的 LX 引脚和 VP 引脚形成的环路尽量短, 同时布线尽量宽。



封装信息

DFN3×3-8L



标注	尺寸	最小(mm)	标准(mm)	最大(mm)	标注	尺寸	最小(mm)	标准(mm)	最大(mm)
A		0.70	0.75	0.80	E		2.90	3.00	3.10
A1		-	-	0.05	D2		1.40	1.50	1.60
A3		0.203 REF			E2		2.20	2.30	2.40
b		0.23	0.28	0.33	e		0.65 TYP		
D		2.90	3.00	3.10	L		0.25	0.30	0.35