

TIP127

■ 主要用途

该器件为达林顿三极管内含阻尼二极管,用于高增益电路。

极限值 (T_a=25℃)

T _{stg} —	一贮存温度65~150℃
T _j	一结温150℃
P _C —-	-集电极耗散功率(T _c =25℃)65W
P _C	集电极耗散功率(T _A =25℃) ·······2WV
сво—	一集电极一基极电压······
сео—	一集电极一发射极电压······
ЕВО—	一发射极一基极电压······
I _C —–	-集电极电流·····
I _{CP} —	-集电极电流(脉冲)
I _B	-基极电流

■ 外形图及引脚排列



■ 电参数 (T_a=25℃)

参数符号	符号说明	最小值	典型值	最大值	单 位	测试条件
ВУсво	集电极一基极击穿电压	-100			V	Ic=1mA, IE=0
BVceo	集电极一发射极击穿电压	-100			V	Ic=5mA, IB=0
I CEO	集电极一发射极截止电流			-0.5	mA	VcE=50V, I B=0
I сво	集电极一基极截止电流			-0.2	mA	VcB=100V, I E=0
I EBO	发射极一基极截止电流			-2.0	mA	VEB=5V, I C=0
HFE	直流电流增益	1000				VcE=3V, Ic=0.5A
VCE(sat1)	集电极一发射极饱和电压			-2.0	V	Ic=3A, IB=12mA
VCE(sat2)				-4.0	V	Ic=5A, IB=20mA
VBE(on)	基极一发射极导通电压			-2.5	V	VcE=3V, Ic=3A
Cob	共基极输出电容			-200	pF	VcB=10V, IE=0, f=0.1MHz



PNP SILICON TRANSISTOR

TIP127

■ 特性曲线

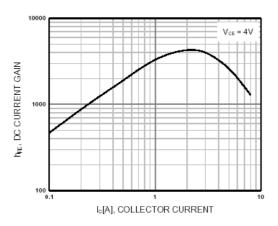


Figure 1. DC current Gain

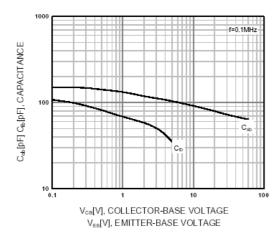


Figure 3. Output and Input Capacitance vs. Reverse Voltage

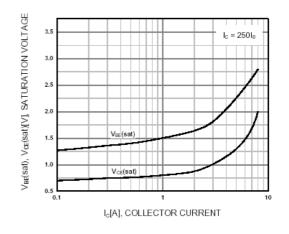


Figure 2. Base-Emitter Saturation Voltage Collector-Emitter Saturation Voltage

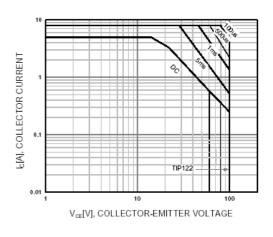


Figure 4. Safe Operating Area

