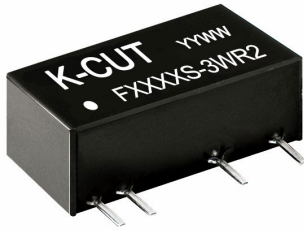


3W, 定电压输入, 隔离非稳压单路输出



产品特点

- 工作温度范围: -40°C to $+85^{\circ}\text{C}$
- 小型 SIP 封装
- 隔离电压 3000VDC
- 高功率密度
- 无需外加元件
- 国际标准引脚方式

F_S-3WR2 系列产品是专门针对板上电源系统中需要产生一组与输入电源隔离的电压的应用场合而设计的。该产品适用于:

1. 输入电源的电压比较稳定 (电压变化范围 $\pm 10\%V_{in}$);
2. 输入输出之间要求隔离 (隔离电压 $\leq 3000\text{VDC}$);
3. 对输出电压稳定度和输出纹波噪声要求不高;

选型表

产品型号	输入电压(VDC)	输出		满载效率(%) Min./Typ.	最大容性负载 (μF)
	标称值 (范围值)	输出电压 (VDC)	输出电流 (mA) Max./Min.		
F0505S-3WR2	5 (4.5-5.5)	5	600/60	80/84	220
F0509S-3WR2		9	333/33	80/84	
F1205S-3WR2	12 (10.8-13.2)	5	600/60	77/81	
F1212S-3WR2		12	250/25	84/88	
F1515S-3WR2	15 (13.5-16.5)	15	200/20	81/85	

输入特性

项目	工作条件	Min.	Typ.	Max.	单位
输入电流 (满载/空载)	5VDC 输入	--	714/40	-/80	mA
	12VDC 输入	--	308/20	-/40	
	15VDC 输入	--	230/20	-/40	
反射纹波电流*		--	15	--	
冲击电压(1sec. max.)	5VDC 输入	-0.7	--	9	VDC
	12VDC 输入	-0.7	--	18	
	15VDC 输入	-0.7	--	21	
输入滤波器类型		电容滤波			
热插拔		不支持			

注: *反射纹波电流测试方法详见《DC-DC (定压) 模块电源应用指南》。

输出特性

项目	工作条件	Min.	Typ.	Max.	单位	
输出电压精度		见误差包络曲线图 (图 1)				
线性调节率	输入电压变化 $\pm 1\%$	--	--	± 1.2	--	
负载调节率	10% -100% 负载	--	8	--	%	
纹波噪声*	20MHz 带宽	5/9VDC 输出	--	150	300	mVp-p
		12VDC 输出	--	150	250	
		15VDC 输出	--	150	300	
温度漂移系数	满载	--	--	± 0.03	%/ $^{\circ}\text{C}$	
短路保护**		--	--	1	s	

注: *纹波和噪声的测试方法采用平行线测试法, 具体操作方法参见《DC-DC (定压) 模块电源应用指南》。

**短路时间超过 1 秒时务必切断输入电源。

通用特性

项目	工作条件	Min.	Typ.	Max.	单位
隔离电压	输入-输出, 测试时间 1 分钟, 漏电流小于 1mA	3000	--	--	VDC
绝缘电阻	输入-输出, 绝缘电压 500VDC	1000	--	--	MΩ
隔离电容	输入-输出, 100KHz/0.1V	--	20	--	pF
工作温度	温度 ≥ 71°C 降额使用 (见图 2)	-40	--	85	°C
存储温度		-55	--	125	
工作时外壳温升	Ta=25°C, 标称输入, 输出满载	--	25	--	
引脚耐焊接温度	焊点距离外壳 1.5mm, 10 秒	--	--	300	
存储湿度	无凝结	--	--	95	%RH
开关频率	满载, 标称输入电压	--	100	--	KHz
平均无故障时间 (MTBF)	MIL-HDBK-217F@25°C	3500	--	--	K hours

物理特性

外壳材料	黑色阻燃耐热塑料 (UL94 V-0)
封装尺寸	19.65 x 7.05 x 10.16mm
重量	2.4g(Typ.)
冷却方式	自然空冷

EMC 特性

Emissions	传导骚扰	CISPR32/EN55032 CLASS B (推荐电路见图 4)
	辐射骚扰	CISPR32/EN55032 CLASS B (推荐电路见图 4)
EMS	静电放电	IEC/EN61000-4-2 Contact ±6KV perf. Criteria B

产品特性曲线

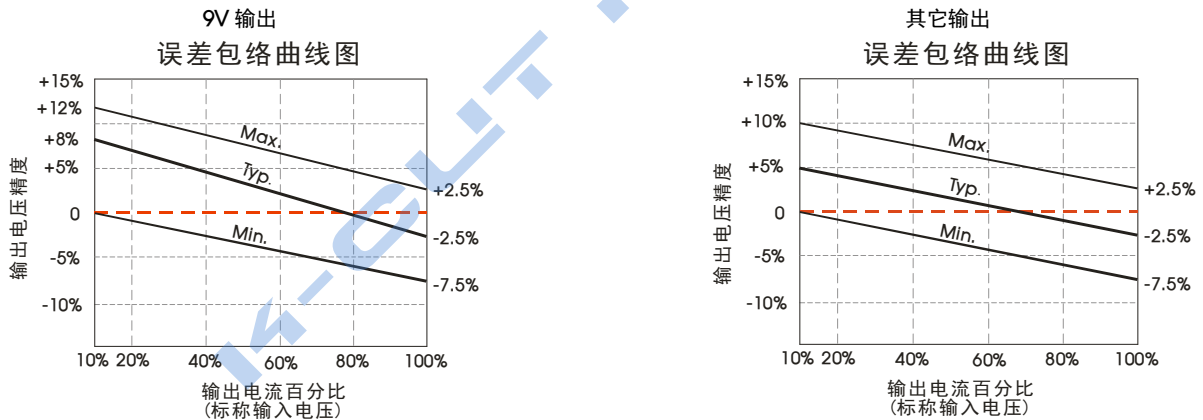


图 1

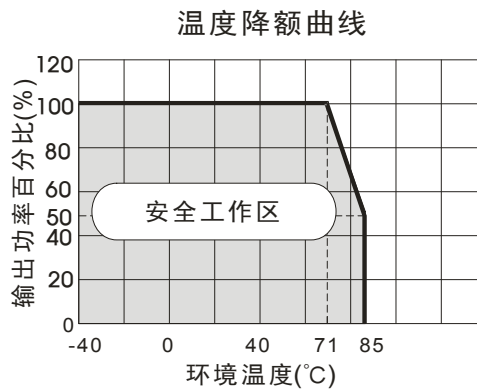
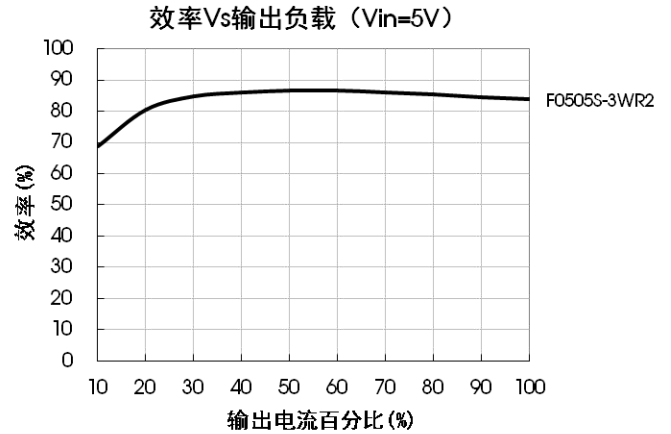
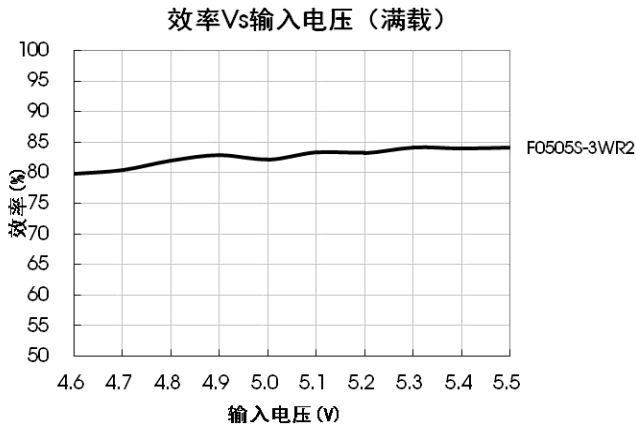


图 2



设计参考

1. 典型应用

若要求进一步减少输入输出纹波, 可在输入输出端连接一个电容滤波网络, 应用电路如图 3 所示。

但应注意选用合适的滤波电容。若电容太大, 很可能会造成启动问题。对于每一路输出, 在确保安全可靠工作的条件下, 推荐容性负载值详见表 1。



图 3

推荐容性负载值表 (表 1)

Vin(VDC)	Cin(μ F)	Vo (VDC)	Cout(μ F)
5	4.7	5	10
12/15	2.2	9	4.7
--	--	12/15	2.2

2. EMC 典型推荐电路

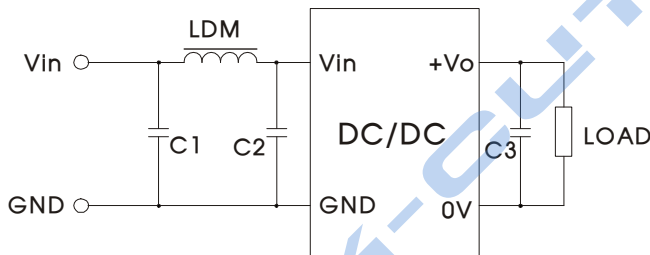


图 4

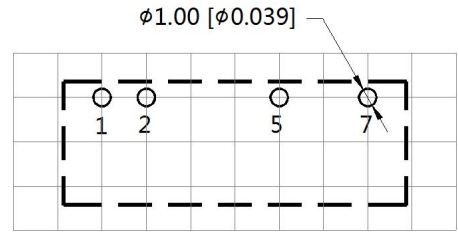
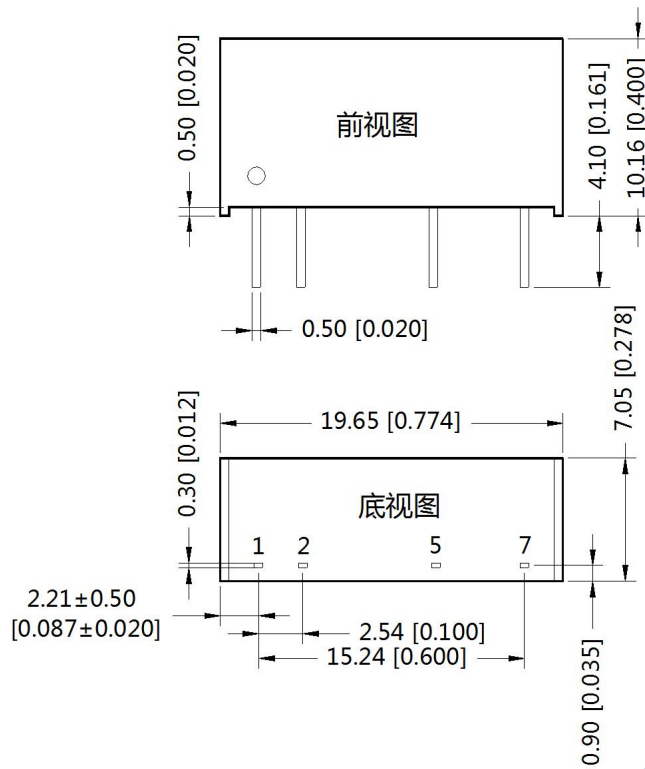
输入电压 (VDC)		5/12	15
EMI	C1/ C2	4.7 μ F /50V	
	C3	参考图 3 中 Cout 参数	
	LDM	6.8 μ H	12 μ H

3. 输出负载要求

为了确保该模块能够高效可靠地工作, 使用时, 其输出最小负载不能小于额定负载的 10%。若您所需功率确实较小, 请在输出端并联一个电阻(电阻消耗功率与实际使用功率之和大于等于 10%的额定功率)。

外观尺寸、建议印刷版图

第三角投影 



注：栅格距离为2.54*2.54mm

引脚方式	
引脚	功能
1	Vin
2	GND
5	0V
7	+Vo

注：
尺寸单位：mm[inch]
端子截面公差：±0.10[±0.004]
未标注公差：±0.25[±0.010]