

HT6X1X

用户手册

Tel: 021-51035886

Fax: 021-50277833

Email: sales@hitrendtech.com

Web: <http://www.hitrendtech.com>

版本更新说明

版本号	修改时间	修改内容
V1.0	2014-2-21	初版
V1.1	2014-4-16	1, Timer 描述修改 2, 增加 JTAG 口一章
V1.2	2014-4-24	1. CTRLBYFLASH 的 LRC_EN 使能位的定义修改, 与 HT6015B 取反 LRC_EN=0: Sleep/Hold 下 LRC 打开 LRC_EN=1: Sleep/Hold 下 LRC 关闭 2. 增加缩略语说明 3. 在 0x4000F008 的 bit1 控制位, 该位用于指示芯片是否处于 JTAG 调试状态, bit1=1 表示芯片处于调试状态 bit1=0 表示芯片处于正常运行状态 4. 增加 HT6017 LCD 段数说明 5. 增加红外占空比 50% 的说明 6. CLKCTRL0.10 (OSCSLP) 该位定义修改了, 目前寄存器默认值为 1 (对应低功耗模式, 这个是推荐设置; 0 对应大电流模式) 7. GPIO 引脚说明列表修改对 timer 复用口说明: 第一功能: PWM, 第二功能: Capture 8. Timer 整个章节修改了, 做了更加详细的说明 9. 功耗参数, 增加一条 3.6V 低频功耗, 删除了电池检测模块, ADC 检测模块以及 VCC 检测模块的功耗参数 10. LCD 寄存器列表中 LCDCR 更名为 LCDCON 11. FLASHLOCK, INFOLOCK 列表中权限修改为可读写, 注释: “该寄存器读取无意义” 修改为 “如果用户写入的密码正确, 则读出为 1, 如果用户写入密码错误则读出为 0”; 12. LCDCON 的 VRSEL[3:0] 把遗漏的 0100 那一档补上 13. 增加 H6015 与 H6115 在 TBSCON 寄存器配置差异说明 14. TBS 模块几个公式相对于 B 版芯片有改动
V1.3	2014-7-21	1. 各模块功耗参数说明里增加一条典型应用 2. 内部低频 RC 时钟修改为不可关闭 3. 3DES 章节删除以及相关 3DES 随机数的内容 4. 1.2 节框图修改 5. 定时器章节修改
V1.4	2104-9-1	1. 对 BOR 的阈值做了修改, LVDIN 的检测阈值为 1.21V 2. 修改 2.4 章节, GPIO 的控制寄存器是没有写保护的 3. 修改 3.1 章节, 3.2 章节, 对 HRC 的时钟描述上, 经用户配置可以达到为 14M 4. PMUCON 的 bit2 修改名称为 LVDIN_EN LVDIF 修改为 LVDINIF, LVD_FLG 修改为 LVDIN_FLG, 还有其他的

		位置，凡是用到 LVD 单独说明的地方，都修改为 LVDIN。 5. WAKEIF 的 bit26 NMI 唤醒去除 6. 第 9 章，Reset 模块，里面的图和说明作了修改 7. 增加 HT6019 相关内容 8. 增加 HT6215 相关内容 9. 增加 LQPF48 封装图
V1.5	2014-10-27	1. 增加” HRCADJ 用户装载调整值补码” 2. 修改 LCD 框图 3. 去掉 HT6115 相关内容 4. 去掉 DFiH DFiL 寄存器中 AUTOC 相关内容
V1.6	2014-11-25	1. 增加一章 Cortex-m0 内核简要说明 2. 去掉 CTRLByFlash, 内部低频 RC 不可关闭 3. 对客户开放外部引脚滤波器配置寄存器 4. 工作温度范围: -40°C~85°C 5. 唤醒复位不能复位所有的中断标志寄存器 6. 增加“按照年、月、日、时、分、秒、周的顺序操作”的说明 7. GPIO 引脚结构说明图更改 8. 增加 MCON01, MCON23, MCON45 的默认值
V1.7	2015-07-23	1. 勘误

V1.8	2015-08-18	1. WDT 章节修改 2. 增加 IO 的驱动能力数据
V1.9	2016-03-23	1. LRC default code 调整, 提升 LRC 良率

目 录

1	HT6015/6017/6019/6215 概述	10
1.1	简介	10
1.2	框图	10
1.3	引脚排列	12
1.4	引脚定义	15
1.5	缩略语	19
2	存储器模块	20
2.1	概述	20
2.2	存储器映射图	21
2.3	FLASH 操作	22
2.3.1	Flash 的读保护	22
2.3.2	Code Flash 的操作说明	22
2.4	FLASH 控制功能	23
2.5	写保护寄存器说明	24
2.6	特殊功能寄存器列表	25
2.7	特殊功能寄存器说明	25
3	时钟单元	27
3.1	时钟分类	27
3.2	时钟框图	27
3.3	时钟停振检测框图	29
3.4	时钟说明	29
3.4.1	内部低频 RC 时钟 (Flrc)	29
3.4.2	内部高频 RC 时钟 (Fhrc)	29
3.4.3	外部低频晶振时钟 (Fosc)	29
3.4.4	内部低频时钟 (Flf)	30
3.4.5	内部 PLL 时钟 (Fpll)	30
3.4.6	时钟安全机制	30
3.4.7	时钟异常状态处理	31
3.5	特殊功能寄存器列表	31
3.6	特殊功能寄存器说明	32
4	电源单元	40
4.1	概述	40
4.2	框图	40
4.3	电源单元详细功能说明	41
4.3.1	电源切换	41
4.3.2	电源实时监测	41
4.3.3	内建 1.5V 电源	41
4.3.4	BOR 检测功能(BOR_DET)	41

4.3.5	系统电源检测功能(VCC_DET)	44
4.3.6	低电压检测功能(LVDIN_DET).....	45
4.3.7	VCC_DET, BOR_DET 分时检测时序.....	45
4.4	特殊功能寄存器列表	46
4.5	特殊功能寄存器说明	46
5	调试支持.....	51
5.1	概况	51
5.2	JTAG 引脚分布	51
5.3	JTAG 口使用说明	51
6	工作模式.....	53
6.1	芯片电源域分配	53
6.2	工作模式	53
6.3	睡眠模式 (SLEEP)	54
6.3.1	SLEEP 模式下各模块开关.....	54
6.3.2	SLEEP 模式下的唤醒.....	54
6.3.3	从 SLEEP 模式唤醒后的唤醒方式确认.....	55
6.3.4	进入 Sleep 模式.....	55
6.4	待机模式 (HOLD)	55
6.4.1	进入 Hold 模式	56
6.5	模式转换图	56
6.6	特殊功能寄存器列表	57
6.7	特殊功能寄存器说明	57
7	GPIO 模块	60
7.1	概述	60
7.2	芯片引脚结构说明	61
7.3	I/O 端口基地址列表	61
7.4	特殊功能寄存器说明	62
8	中断模块.....	67
8.1	中断向量说明	67
8.2	特殊功能寄存器列表	68
8.3	特殊功能寄存器说明	68
9	RESET 模块.....	72
9.1	复位优先级	72
9.2	复位说明	72
9.2.1	上电复位.....	73
9.2.2	低电压检测复位.....	73
9.2.3	外部引脚复位.....	74
9.2.4	掉电复位.....	74
9.2.5	看门狗复位.....	75

9.2.6	软复位.....	75
9.2.7	调试复位.....	76
9.2.8	唤醒复位.....	76
9.3	特殊功能寄存器列表.....	77
9.4	特殊功能寄存器说明.....	77
10	UART/7816 通讯模块.....	80
10.1	功能说明.....	80
10.2	波特率计算.....	81
10.3	串口通讯模式说明.....	81
10.3.1	方式1.....	81
10.3.2	方式2.....	82
10.3.3	方式3.....	82
10.3.4	方式4.....	83
10.4	7816 接收和发送.....	84
10.4.1	7816 数据发送.....	84
10.4.2	7816 数据接收.....	84
10.4.3	7816 通讯示意图.....	84
10.5	特殊功能寄存器列表.....	87
10.6	特殊功能寄存器说明.....	87
11	LCD 模块.....	94
11.1	概述.....	94
11.2	LCD 与 GPIO 口复用表.....	94
11.3	LCD 框图.....	94
11.4	输出波形.....	95
11.5	LCD 显示操作.....	97
11.6	特殊功能寄存器列表.....	97
11.7	特殊功能寄存器说明.....	98
12	WDT 模块.....	101
12.1	概述.....	101
	或者.....	错误!未定义书签。
12.2	工作模式.....	101
12.3	特殊功能寄存器列表.....	101
12.4	特殊功能寄存器说明.....	102
13	定时器模块.....	104
13.1	定时器单元概述.....	104
13.2	周期性定时功能.....	104
13.3	PWM 功能.....	105
13.4	捕获功能.....	107
13.4.1	输入捕获模式.....	107
13.5	中断功能.....	107

13.5.1	定时周期中断.....	107
13.5.2	捕获中断.....	107
13.5.3	比较中断.....	107
13.6	特殊功能寄存器列表.....	108
13.7	特殊功能寄存器说明.....	108
14	SPI 模块.....	113
14.1	概述.....	113
14.2	详细功能说明.....	113
14.2.1	SPI 主要特征.....	113
14.2.2	SPI 模块框图.....	114
14.2.3	SPI 接口传输格式.....	114
14.2.4	主机模式传输格式.....	114
14.2.5	从机模式传输格式.....	116
14.2.6	中断功能.....	117
14.3	特殊功能寄存器列表.....	118
14.4	特殊功能寄存器说明.....	118
15	I2C 模块.....	121
15.1	概述.....	121
15.2	框图.....	121
15.3	功能描述.....	122
15.3.1	操作模式.....	122
15.3.2	串行时钟生成.....	122
15.3.3	中断生成.....	122
15.4	特殊功能寄存器列表.....	122
15.5	特殊功能寄存器说明.....	123
16	RTC 模块.....	131
16.1	概述.....	131
16.2	功能描述.....	131
16.3	时钟校正.....	131
16.4	时间和万年历.....	131
16.5	中断功能.....	132
16.6	RTC 指示寄存器读写流程.....	132
16.6.1	读取 RTC 指示寄存器流程.....	132
16.6.2	写入 RTC 指示寄存器流程.....	133
16.7	校时记录.....	134
16.8	特殊功能寄存器列表.....	134
16.9	特殊功能寄存器说明.....	135
17	TBS 模块.....	146
17.1	概述.....	146
17.2	功能描述.....	146

17.3	特殊功能寄存器列表	146
17.4	特殊功能寄存器说明	147
18	SYSTEM TICK 定时器模块	153
18.1	SYSTEM TICK 定时器概述	153
18.2	SYSTEM TICK 定时器特性	153
18.3	SYSTEM TICK 定时器框图	153
18.4	特殊功能寄存器列表	153
18.5	特殊功能寄存器说明	153
19.	CORTEX-M0 内核简要说明	154
19.1.	概述	154
19.2.	系统定时器 SysTick	154
19.3.	中断优先级说明	154
19.4.	CMSIS 函数说明	154
20	电气规格	155
20.1	DC 参数	155
20.2	极限参数	157
20.3	功耗参数	157
20.4	外部 ADC 参数	158
20.5	VBAT 测试参数	158
20.6	VCC 测试参数	158
21	封装	160

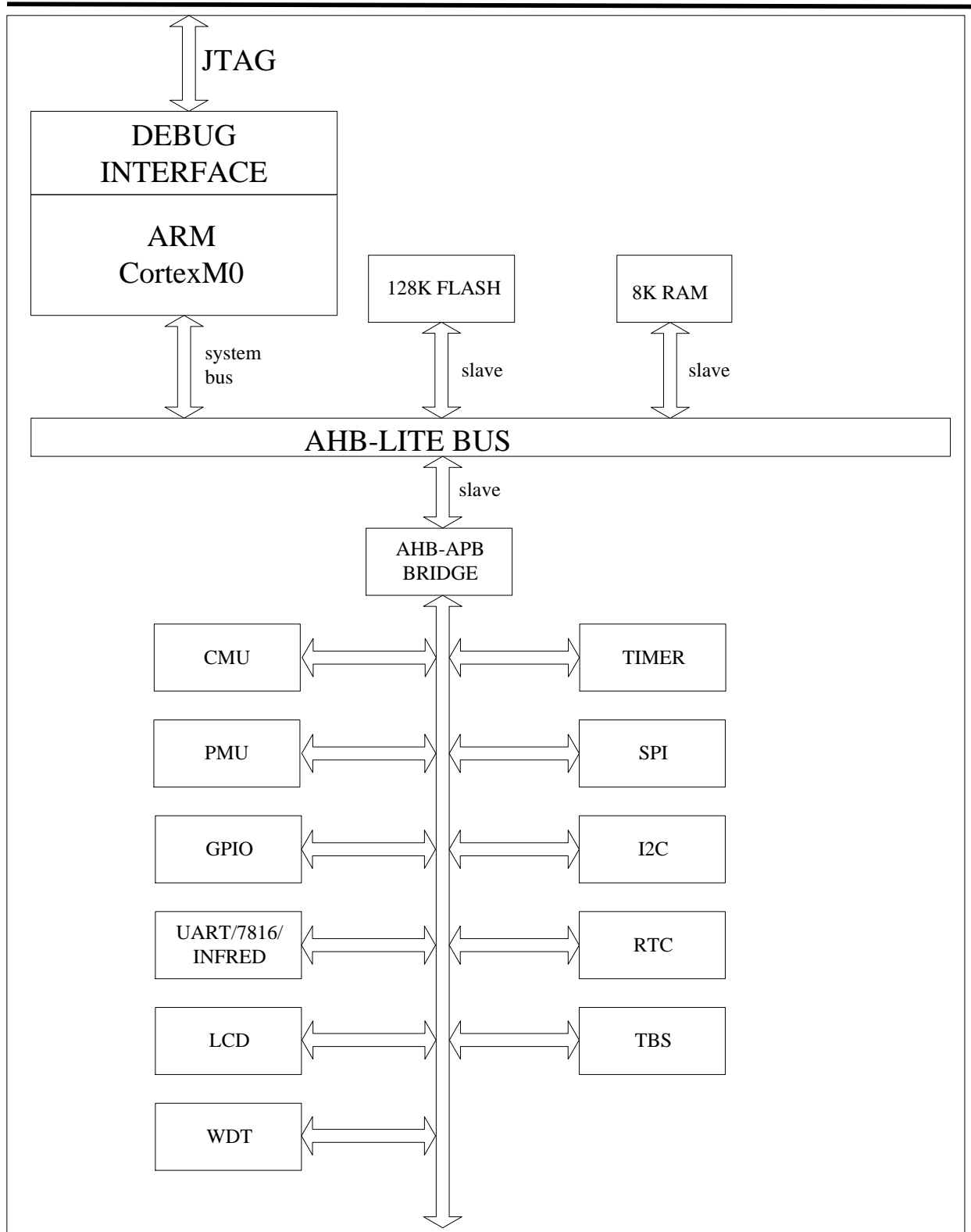
1 HT6015/6017/6019/6215 概述

1.1 简介

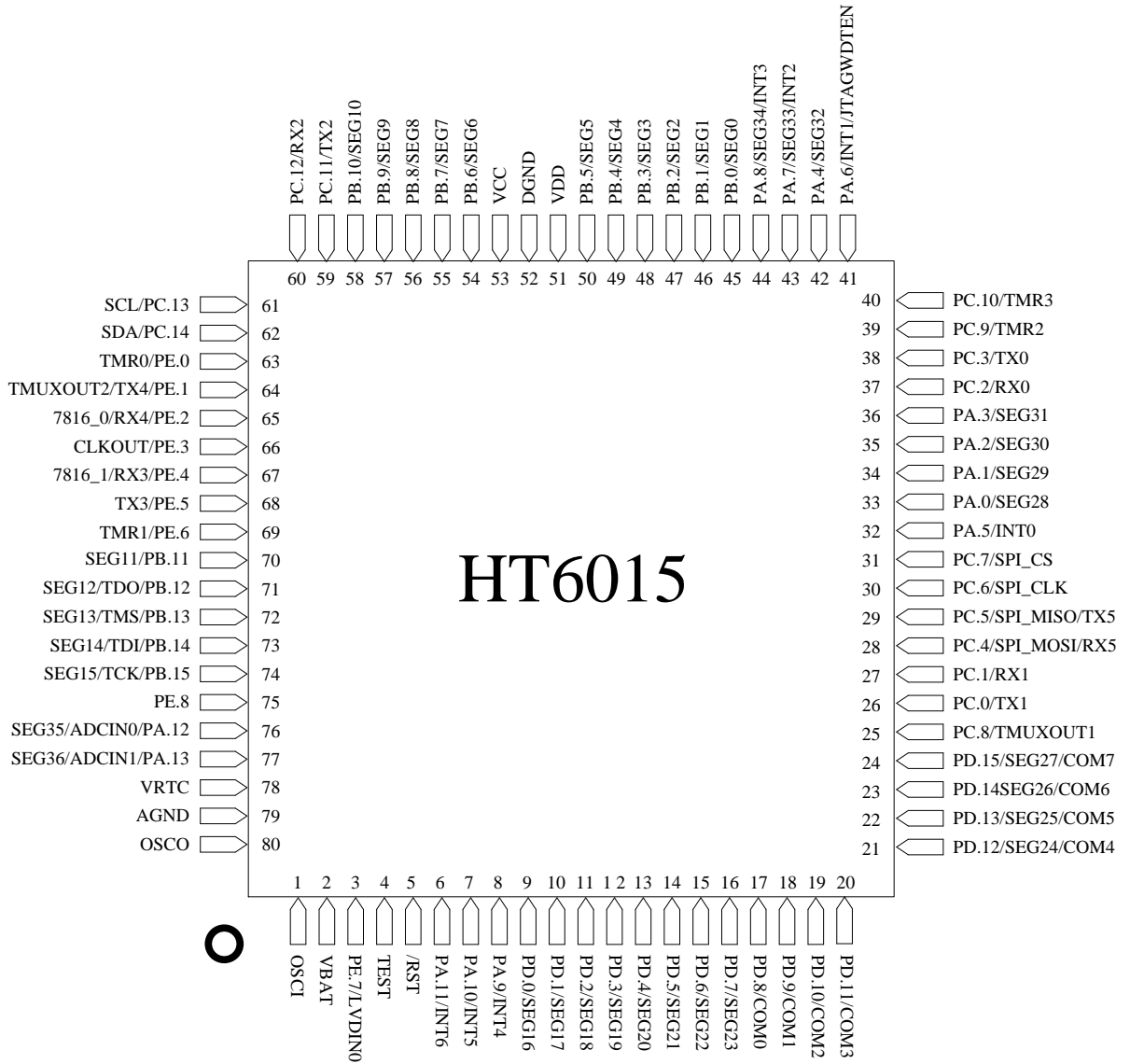
HT6X1X 系列是多功能、高性能、低功耗单相智能电表专用 128K 的 MCU 芯片，内部集成了 Cortex-M0 处理器、时钟管理、电源管理、硬件自动温度补偿 RTC、PLL、高频 RC、低频 RC、LCD 驱动等单元，以及 NVIC 和 DEBUG 调试功能。其中，支持每秒补偿机制的 RTC 单元，芯片以 32.768KHz 晶振时钟源作为 RTC 时钟源，通过芯片内部集成的时钟自动数字补偿单元，协助用户在无需其软件参与的情况下，实现 RTC 的自动补偿。

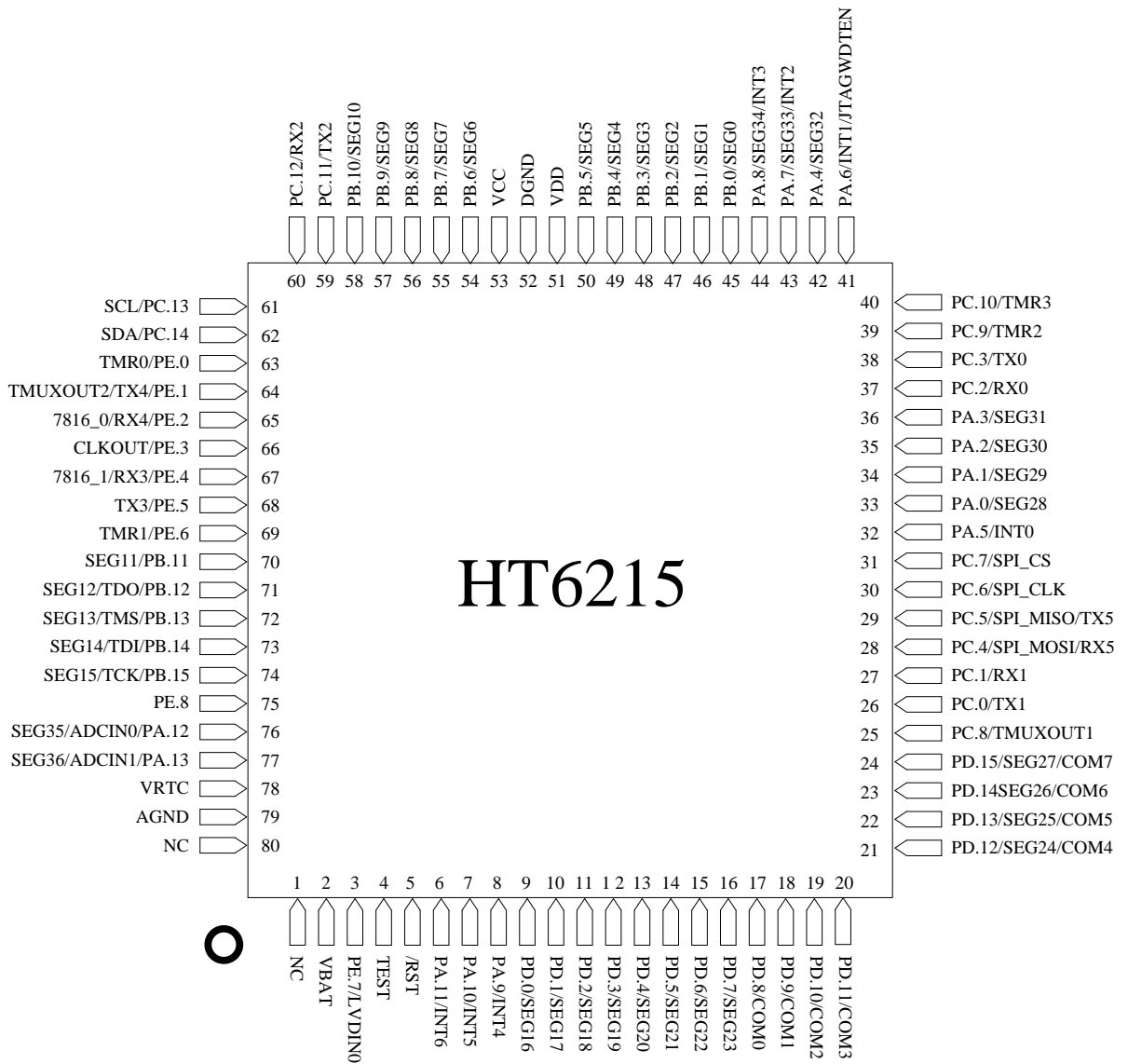
- 工作电压范围：2.2V~5.5V
- 工作温度范围：-40℃~85℃
- 采用 ARM Cortex-M0 CPU Core、128K Flash+8K SRAM
- 高速度：CPU 最高工作频率达到 22M，程序执行 0 等待
- 低功耗：Hold 模式下最低功耗 3.3uA
Sleep 模式下最低功耗 2.7uA
- RTC：支持每秒补偿机制
- RTC 补偿：RTC 内置曲线数字补偿，全温度范围 RTC 补偿无需用户软件参与
- LCD：支持 4COM，6COM，8COM 的 LCD 显示，SEG 接口最多支持 37 段（80 PIN）
- 供电方式：独立的 RTC 供电引脚，在芯片内除 RTC 模块之外的所有模块不供电的情况下，RTC 模块仍然可以保持独立工作
- 高精度温度传感器：-40 度 ~ +85 度 温度范围内，温度传感器一致性优于正负 0.5 度
- 2 路硬件 7816 功能
- 正常模式下，WDT 模块不可关闭，保证系统可靠运行。在 sleep/hold 模式下，可软件关闭 WDT 模块
- 采用绿色封装：LQFP80：HT6215、HT6015；LQFP64：HT6017；LQFP48：HT6019

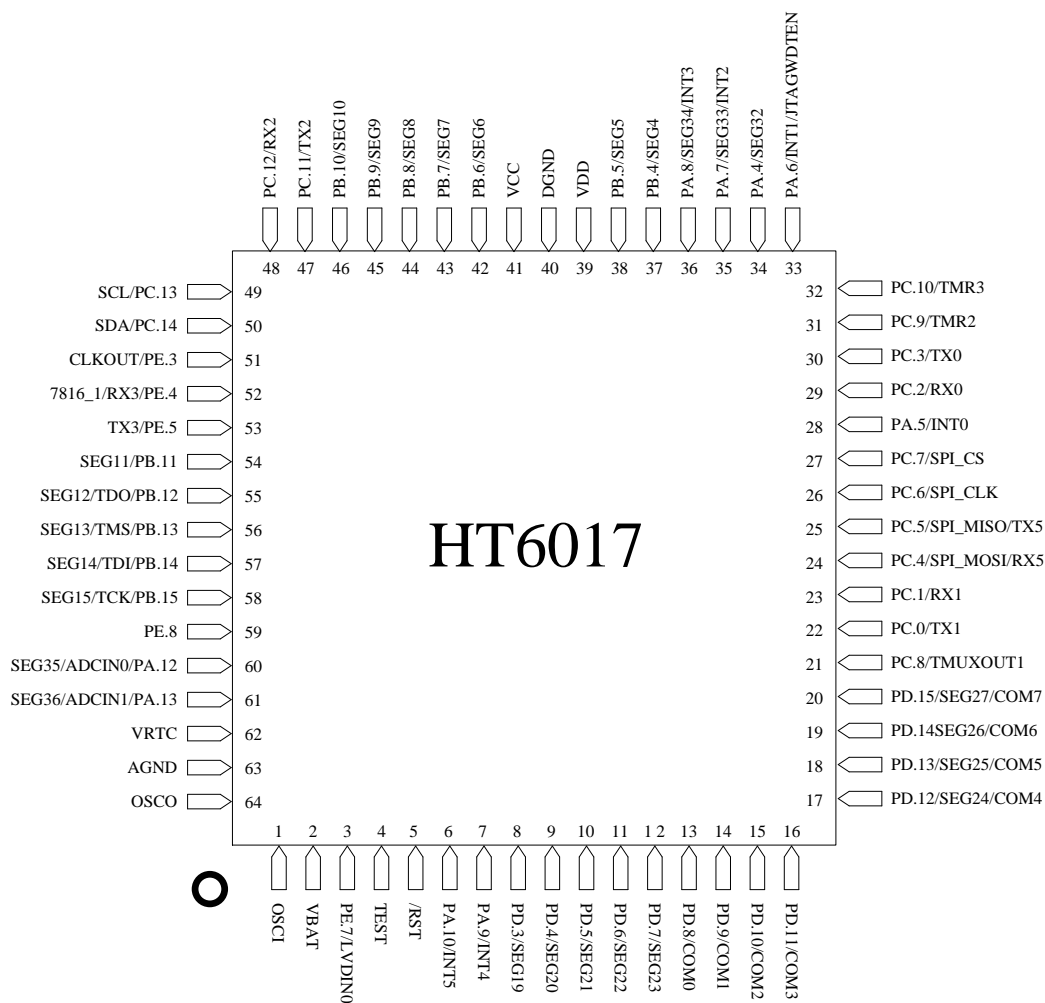
1.2 框图

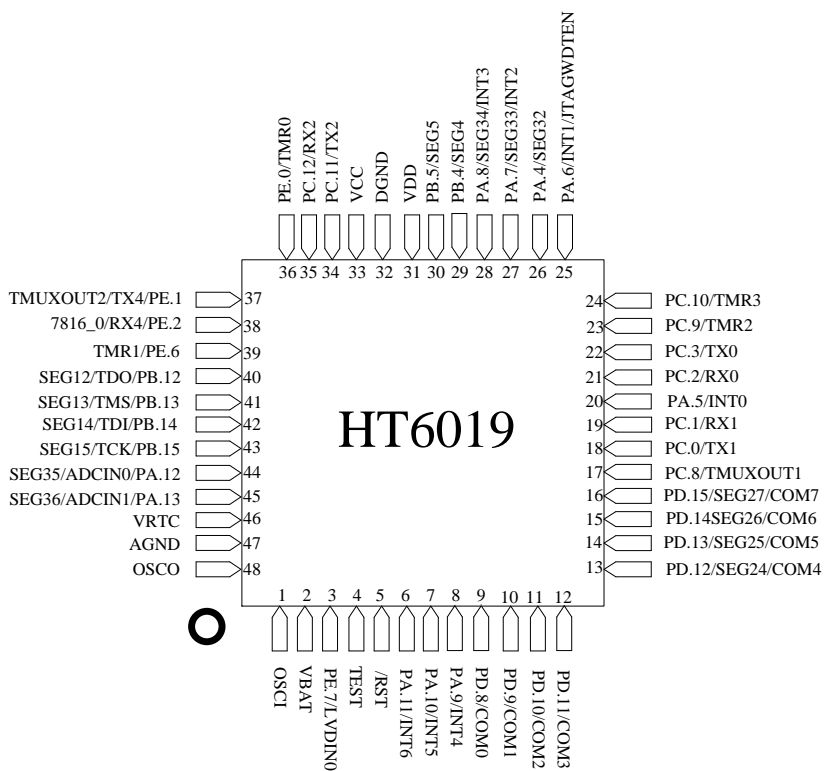


1.3 引脚排列









1.4 引脚定义

80 PIN	64 PIN	48 PIN	标识	引脚类型	第一复用 功能	第二复用 功能	引脚说明
1	1	1	OSCI/NC ^{注5}	IN			晶振时钟引脚
2	2	2	VBAT	IN			电池电压采样
3	3	3	PE. 7	IN/OUT	LVDIN		外部电压检测
4	4	4	TEST	IN			测试引脚（低电平有效，内部上拉），滤波 2us
5	5	5	/RST	IN			复位信号（低电平有效，内部上拉），模拟滤波 2us
6		6	PA. 11	IN/OUT	INT6		模拟滤波 2us
7	6	7	PA. 10	IN/OUT	INT5		模拟滤波 2us
8	7	8	PA. 9	IN/OUT	INT4		模拟滤波 2us
9			PD. 0	IN/OUT	SEG16		
10			PD. 1	IN/OUT	SEG17		
11			PD. 2	IN/OUT	SEG18		
12	8		PD. 3	IN/OUT	SEG19		
13	9		PD. 4	IN/OUT	SEG20		输出驱动 5mA
14	10		PD. 5	IN/OUT	SEG21		输出驱动 5mA
15	11		PD. 6	IN/OUT	SEG22		输出驱动 5mA
16	12		PD. 7	IN/OUT	SEG23		输出驱动 5mA
17	13	9	PD. 8	IN/OUT	COM0		
18	14	10	PD. 9	IN/OUT	COM1		
19	15	11	PD. 10	IN/OUT	COM2		
20	16	12	PD. 11	IN/OUT	COM3		
21	17	13	PD. 12	IN/OUT	COM4	SEG24	
22	18	14	PD. 13	IN/OUT	COM5	SEG25	
23	19	15	PD. 14	IN/OUT	COM6	SEG26	
24	20	16	PD. 15	IN/OUT	COM7	SEG27	
25	21	17	PC. 8	IN/OUT	TOUT1		输出驱动 5mA
26	22	18	PC. 0	IN/OUT	TX1		Isink: 20-30mA Isouce: 10mA
27	23	19	PC. 1	IN/OUT	RX1		模拟滤波 2us
28	24		PC. 4	IN/OUT	SPI_MOS I	RX5	滤波 2us, 输出驱动 5mA
29	25		PC. 5	IN/OUT	SPI_MIS 0	TX5	输出驱动 5mA
30	26		PC. 6	IN/OUT	SPI_CLK		输出驱动 5mA

31	27		PC. 7	IN/OUT	SPI_CS		输出驱动 5mA
32	28	20	PA. 5	IN/OUT	INT0		模拟滤波 2us
33			PA. 0	IN/OUT	SEG28		
34			PA. 1	IN/OUT	SEG29		
35			PA. 2	IN/OUT	SEG30		
36			PA. 3	IN/OUT	SEG31		
37	29	21	PC. 2	IN/OUT	RX0		模拟滤波 2us
38	30	22	PC. 3	IN/OUT	TX0		
39	31	23	PC. 9	IN/OUT	TMR2		输出驱动 5mA
40	32	24	PC. 10	IN/OUT	TMR3		输出驱动 5mA
41	33	25	PA. 6	IN/OUT	INT1		TEST=0 时, 该引脚功能为 JTAGWDTEN 模拟滤波 2us Isink: 20-30mA Isource: 10mA
42	34	26	PA. 4	IN/OUT	SEG32		
43	35	27	PA. 7	IN/OUT	INT2	SEG33	模拟滤波 2us Isink: 20-30mA Isource: 10mA
44	36	28	PA. 8	IN/OUT	INT3	SEG34	模拟滤波 2us Isink: 20-30mA Isource: 10mA
45			PB. 0	IN/OUT	SEG0		
46			PB. 1	IN/OUT	SEG1		
47			PB. 2	IN/OUT	SEG2		
48			PB. 3	IN/OUT	SEG3		
49	37	29	PB. 4	IN/OUT	SEG4		
50	38	30	PB. 5	IN/OUT	SEG5		
51	39	31	VDD	POWER			内部 1.5V 输出, 需外接 0.1uF 滤波电容
52	40	32	DGND	GND			芯片数字地
53	41	33	VCC	POWER			电源输入, 需外接 10uF 和 0.1uF 滤波电容
54	42		PB. 6	IN/OUT	SEG6		
55	43		PB. 7	IN/OUT	SEG7		
56	44		PB. 8	IN/OUT	SEG8		
57	45		PB. 9	IN/OUT	SEG9		
58	46		PB. 10	IN/OUT	SEG10		

59	47	34	PC. 11	IN/OUT	TX2		输出驱动 5mA
60	48	35	PC. 12	IN/OUT	RX2		模拟滤波 2us
61	49		PC. 13	IN/OUT	SCL		
62	50		PC. 14	IN/OUT	SDA		
63		36	PE. 0	IN/OUT	TMR0		
64		37	PE. 1	IN/OUT	TX4	TOUT2	输出驱动 5mA
65		38	PE. 2	IN/OUT	RX4	7816_0	模拟滤波 2us
66	51		PE. 3	IN/OUT	CLKOUT		7816 CLK
67	52		PE. 4	IN/OUT	RX3	7816_1	模拟滤波2us
68	53		PE. 5	IN/OUT	TX3		
69		39	PE. 6	IN/OUT	TMR1		
70	54		PB. 11	IN/OUT	SEG11		
71	55	40	PB. 12	IN/OUT	SEG12		JTAG 通讯: TDO
72	56	41	PB. 13	IN/OUT	SEG13		JTAG 通讯: TMS
73	57	42	PB. 14	IN/OUT	SEG14		JTAG 通讯: TDI
74	58	43	PB. 15	IN/OUT	SEG15		JTAG 通讯: TCK
75	59		PE. 8	IN/OUT			
76	60	44	PA. 12	IN/OUT	SEG35	ADCIN0	
77	61	45	PA. 13	IN/OUT	SEG36	ADCIN1	
78	62	46	VRTC	POWER			时钟电源输入
79	63	47	AGND	GND			芯片模拟地
80	64	48	OSCO/NC ^{注5}	OUT			晶振时钟引脚

注: 1. IN=输入; OUT=输出; POWER=电源; GND=地。

2. 数字输出引脚都可配开漏功能(Open Drain)。

3. 数字输入引脚(除 RST/TEST/JTAGWDTEN, 这三个引脚内部恒定上拉 88K)都可配上拉功能。

4. PA. 6 引脚为一个特殊引脚, 当 TEST=0 时, 该引脚为输入 JTAG_WDTEN 功能。

5. HT6015/HT6017/HT6019 pin1 和 pin80 分别为 OSCI 和 OSCO, 两 pin 脚外部接晶振起振电路; HT6215 pin1 和 pin80 为 NC, 两 pin 脚外部 floating。

6. 注明的 IO 口都是 3mA 驱动

1.5 缩略语

缩略语	英文原文	中文含义
WDT	Watch Dog Timer	看门狗
GPIO	General Purpose IO	通用 I/O
TBS	Temperature Battery Sensor	温度&电池传感器
LVD	Low Voltage Detect	低电压检测
POR	Power On Reset	上电复位
BOR	Brown Out Reset	掉电复位
WKR	Wakeup Reset	唤醒复位
PMU	Power Management Unit	系统电源管理单元
CMU	Clock Management Unit	系统时钟管理单元
RTC	Real Time Clock	实时时钟

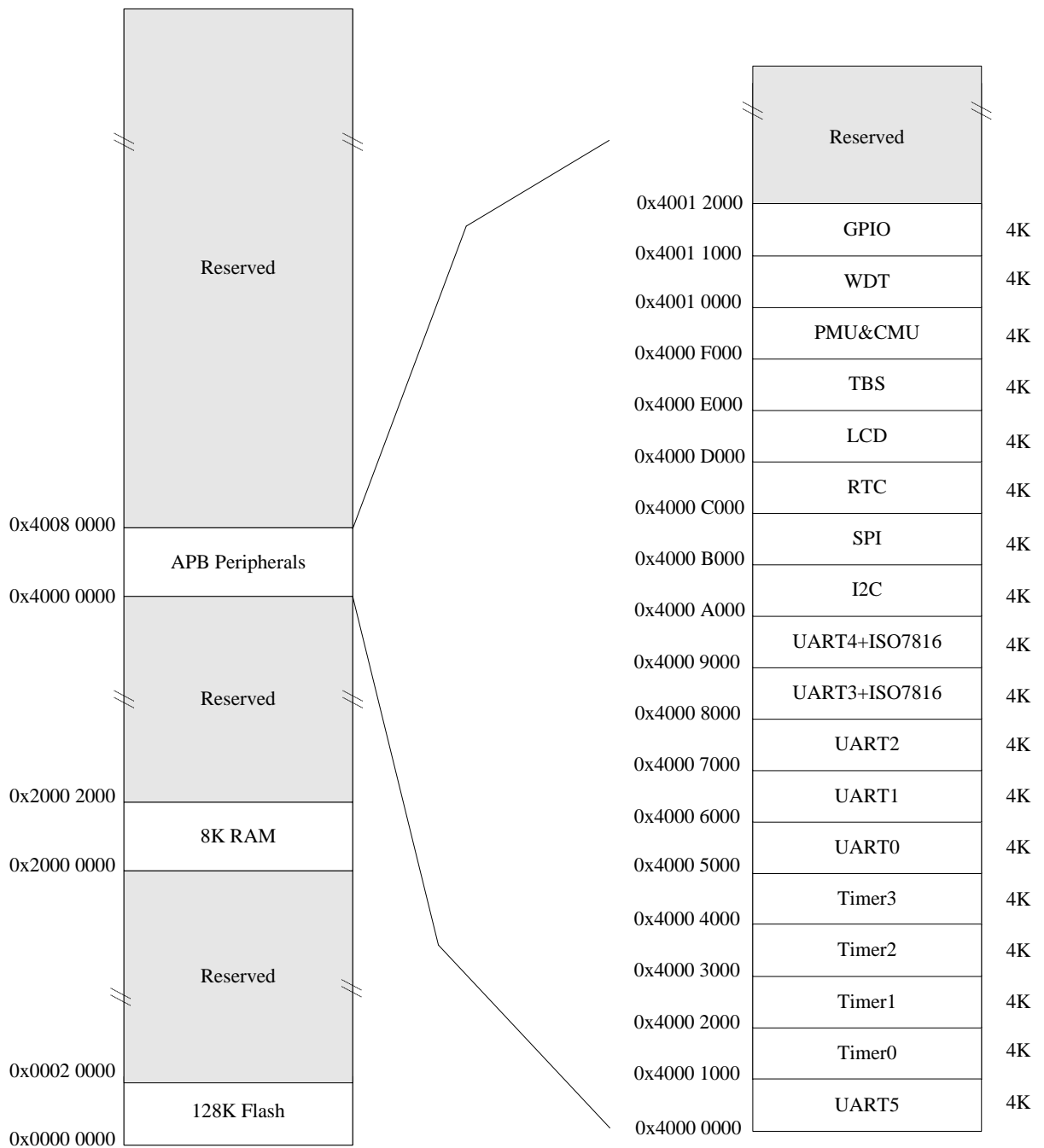
2 存储器模块

2.1 概述

HT6015/6017/6019/6215 内置可编程高可靠 128K Flash 和 8K RAM。其中 Flash 具有读保护功能，可进行读、写、页擦除和全擦除操作，Flash 的特性如下：

- Flash 字节读取时间：40ns
- Flash 字节写时间：20us (max)
- Flash 页擦除时间：2ms (max)
- Flash 全擦除时间：10ms (max)
- Code Flash 页面大小：1K bytes/page
- 擦写次数：100,000 次
- 数据保持时间：20年 (min)
- 操作温度：-40 度到+105 度

2.2 存储器映射图



2.3 Flash 操作

2.3.1 Flash 的读保护

Flash 空间具有读保护功能，可以防止用户代码被读取。

将 Flash 的 00000FC1H 地址写入非 0FFH 的值后，开启读保护功能，128K Flash 空间的数据无法读出。（在线仿真时需要实时读取 Flash 内容，读保护下不能实现在线仿真）。

2.3.2 Code Flash 的操作说明

128K Code Flash 可以执行写/页擦除/全擦除操作，说明如下（伪代码举例，后同）。

1. 推荐首先使用宏定义的方式来实现对 Memory 中的地址写入操作，HT6015/6017/6019/6215 支持字节操作，半字操作，字操作。

宏定义方式：

```
#define M8(adr) (*(uint8_t *) (adr))
```

```
#define M16(adr) (*(uint16_t *) (adr))
```

```
#define M32(adr) (*(uint32_t *) (adr))
```

以上宏定义实现对 Flash 地址 addr 的取址

2. 对 128K Code Flash 的字节写操作流程：

```
WPREG = 0xA55A;
```

```
FLASHLOCK = 0x7A68; //unlock flash memory
```

```
FLASHCON = 0x01; //program
```

```
M32(prog_address) = prog_data; //prog_data 为需要编写的数据（32bit），
```

```
//prog_address 为需要写入的 flash 地址
```

```
//M16(prog_address) = prog_data; //prog_data 为需要编写的数据（16bit），
```

```
//prog_address 为需要写入的 flash 地址
```

```
//M8(prog_address) = prog_data; //prog_data 为需要编写的数据（8bit），
```

```
//prog_address 为需要写入的 flash 地址
```

```
//当进行字(32bit)写入时，prog_address 以 4 为单位递增
```

```
//当进行半字(16bit)写入时，prog_address 以 2 为单位递增
```

```
//当进行字节 (8bit)写入时，prog_address 以 1 为单位递增
```

```
while (FLASHCON.BUSY) //等待 flash 写操作完成，最长 20us
```

```
;
```

3. 对 128K Code Flash 的页擦除操作流程：

```
WPREG = 0xA55A;
```

```
FLASHLOCK = 0x7A68; //unlock flash memory
```

```

FLASHCON = 0x02;           //page erase
M32(prog_address) = prog_data; //prog_data 可以为任意的数据 (32bit),
                               //prog_address 为需要擦除的 Flash 页内的任意一个地址

while (FLASHCON.BUSY)      //等待 flash 页擦除操作完成, 最长 2ms
;

4. 对 128K Code Flash 的全擦除操作流程:
WPREG = 0xA55A;
FLASHLOCK = 0x7A68;        //unlock flash memory

FLASHCON = 0x03;           // mass erase
M32(prog_address) = prog_data; //prog_data 可以为任意的数据 (32bit),
                               // prog_address 为 128K Flash 的任意地址

while (FLASHCON.BUSY)      //等待 flash 全擦除操作完成, 最长 10ms
;                               //全擦除会导致用户执行的代码全部被擦除掉
    
```

2.4 Flash 控制功能

H6X1X微控制器中Flash 存储器的0FC0H~0FC3H 区域为选项字节区域。当打开电源或从复位状态重启设备时, 设备自动参考选项字节, 并设置指定的功能。使用该产品时, 必须使用选项字节设置以下几项功能。

- RTC补偿系数自动装载功能
- POR/LBOR复位RTC功能
- Flash加密功能

Flash 控制功能说明			基地址: 偏移地址:					
Flash 地址	Bit7	6	5	4	3	2	1	Bit0
FC1H	FLASH[7:0]							
Reset:	1	1	1	1	1	1	1	1
Flash 地址	Bit7	6	5	4	3	2	1	Bit0
FC0H	X	X	X	X	RTCRST	AUTOREL OAD	X	X
Reset:	1	1	1	1	0	0	1	0

位	功能描述
FLASH[7:0]	如果 Flash[7:0]=0xFF, 则 Flash 不加密 其他: Flash 加密, 该寄存器位只能读, 不能写
RTCST	=1, LBOR, POR 可以复位 RTC 计时寄存器 =0, LBOR, POR 不能复位 RTC 计时寄存器 可以写
AUTORELOAD	=1, 自动装载功能使能 =0, 自动装载功能屏蔽

注: 其他位不可以修改, 保持默认值。

2.5 写保护寄存器说明

被写保护的寄存器分布在 CMU 模块、PMU 模块和 RTC 模块, 列表如下, 寄存器详细说明见各个具体章节:

CMU 模块寄存器基地址: 0x4000F000			
偏移地址	名称	复位值	功能描述
0x00	WPREG	0x0000	写保护控制寄存器
0x04	SYSCLKCFG	0x0002	系统时钟配置寄存器 (写保护)
0x08	OSCADJ	0x0001	OSC 时钟电流偏置调整寄存器 (写保护)
0x0C	LRCADJ	0x0009	低频 RC 调整寄存器 (写保护)
0x10	HRCADJ	0x003D	高频 RC 调整寄存器 (写保护)
0x14	HRCDIV	0x0001	高频 RC 分频寄存器 (写保护)
0x1C	SYSCLKDIV	0x0001	系统时钟分频寄存器 (写保护)
0x24	CLKOUTSEL	0x0002	CLKOUT 时钟选择寄存器 (写保护)
0x28	CLKOUTDIV	0x0000	CLKOUT 时钟分频寄存器 (写保护)
0x2C	CLKCTRL0	0x04E0	内部模块使能寄存器 0 (写保护)
0x30	CLKCTRL1	0x0000	内部模块使能寄存器 1 (写保护)
0x34	FLASHCON	0x0000	Flash 访问控制寄存器 (写保护)

PMU 模块寄存器基地址: 0x4000F400			
偏移地址	名称	复位值	功能描述
0x00	PMUCON	0x0017	PMU 配置寄存器 (写保护)

RTC 模块寄存器基地址: 0x4000C000			
偏移地址	名称	复位值	功能描述
0x18	SECR	0x0000	秒寄存器 (写保护)
0x1C	MINR	0x0000	分寄存器 (写保护)
0x20	HOURR	0x0000	时寄存器 (写保护)
0x24	DAYR	0x0001	日寄存器 (写保护)

0x28	MONTHR	0x0001	月寄存器（写保护）
0x2C	YEARR	0x0000	年寄存器（写保护）
0x30	WEEKR	0x0001	周寄存器（写保护）

2.6 特殊功能寄存器列表

CMU模块寄存器基地址：0x4000F000				
偏移地址	名称	读写方式	复位值	功能描述
0x00	WPREG	R/W	0x0000	写保护控制寄存器
0x34	FLASHCON	R/W	0x00	Flash 控制寄存器（写保护）
0x38	FLASHLOCK	R/W	0x0000	Flash 锁定寄存器

2.7 特殊功能寄存器说明

WPREG (写保护寄存器)		基地址： 0x4000F000 偏移地址： 00H						
	Bit15	14	13	12	11	10	9	Bit8
Read:	WPREG[15:8]							
Write:	WPREG[15:8]							
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	WPREG[7:0]							
Write:	WPREG[7:0]							
Reset:	0	0	0	0	0	0	0	0

位	功能描述
WPREG[15:0]	1. WPREG 写入 0xA55A，则关闭写保护功能，用户可以写操作被保护的寄存器。 2. WPREG 写非 0xA55A，则开启写保护功能，用户禁止写操作被保护的寄存器。 3. 读该寄存器： 0x0001：表示写保护关闭，用户可以写操作被保护的寄存器 0x0000：表示写保护开启，用户禁止写操作被保护的寄存器

FLASHCON (写保护) (Flash 控制寄存器)		基地址： 0x4000F000 偏移地址： 34H						
	Bit7	6	5	4	3	2	1	Bit0
Read:	X	X	X	X	X	BUSY	FOP[1:0]	
Write:	X	X	X	X	X	X	FOP[1:0]	
Reset:	0	0	0	0	0	0	0	0

位	功能描述															
BUSY	FLASH 忙标志位 0: 表示 Flash 空闲, 可以进行操作。 1: 表示 Flash 正在进行写/擦除操作。 只读状态寄存器位, 写入无效。															
FOP[1:0]	FLASH 操作模式选择 <table border="1" style="width: 100%; border-collapse: collapse;"> <thead> <tr> <th>FOP1</th> <th>FOP0</th> <th>FLASH 操作</th> </tr> </thead> <tbody> <tr> <td>0</td> <td>0</td> <td>处于 Flash 只读模式</td> </tr> <tr> <td>0</td> <td>1</td> <td>对 STR/STRH 所指 FLASH 区执行 Flash 写操作</td> </tr> <tr> <td>1</td> <td>0</td> <td>对 STR/STRH 所指 FLASH 区执行 Flash 页擦除操作</td> </tr> <tr> <td>1</td> <td>1</td> <td>对 STR/STRH 所指 FLASH 区执行 Flash 全擦除操作</td> </tr> </tbody> </table>	FOP1	FOP0	FLASH 操作	0	0	处于 Flash 只读模式	0	1	对 STR/STRH 所指 FLASH 区执行 Flash 写操作	1	0	对 STR/STRH 所指 FLASH 区执行 Flash 页擦除操作	1	1	对 STR/STRH 所指 FLASH 区执行 Flash 全擦除操作
FOP1	FOP0	FLASH 操作														
0	0	处于 Flash 只读模式														
0	1	对 STR/STRH 所指 FLASH 区执行 Flash 写操作														
1	0	对 STR/STRH 所指 FLASH 区执行 Flash 页擦除操作														
1	1	对 STR/STRH 所指 FLASH 区执行 Flash 全擦除操作														

FLASHLOCK (Flash 锁定寄存器)			基地址: 0x4000F000 偏移地址: 38H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	KEY[15:8]							
Write:	KEY[15:8]							
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	KEY[7:0]							
Write:	KEY[7:0]							
Reset:	0	0	0	0	0	0	0	0

位	功能描述
KEY[15:0]	Flash 锁定控制位 对该寄存器写入 0x7A68 后, FLASH 被解锁, 用户可以写操作 FLASH。 写入非 0x7A68 数据后, FLASH 被锁定, 用户禁止写操作 FLASH。 默认为锁定状态, Flash 不可执行写/页擦除/全擦除 操作 用户写入的是 0x7A68, 读出值为 1; 写入的是非 0x7A68, 读出值为 0

3 时钟单元

3.1 时钟分类

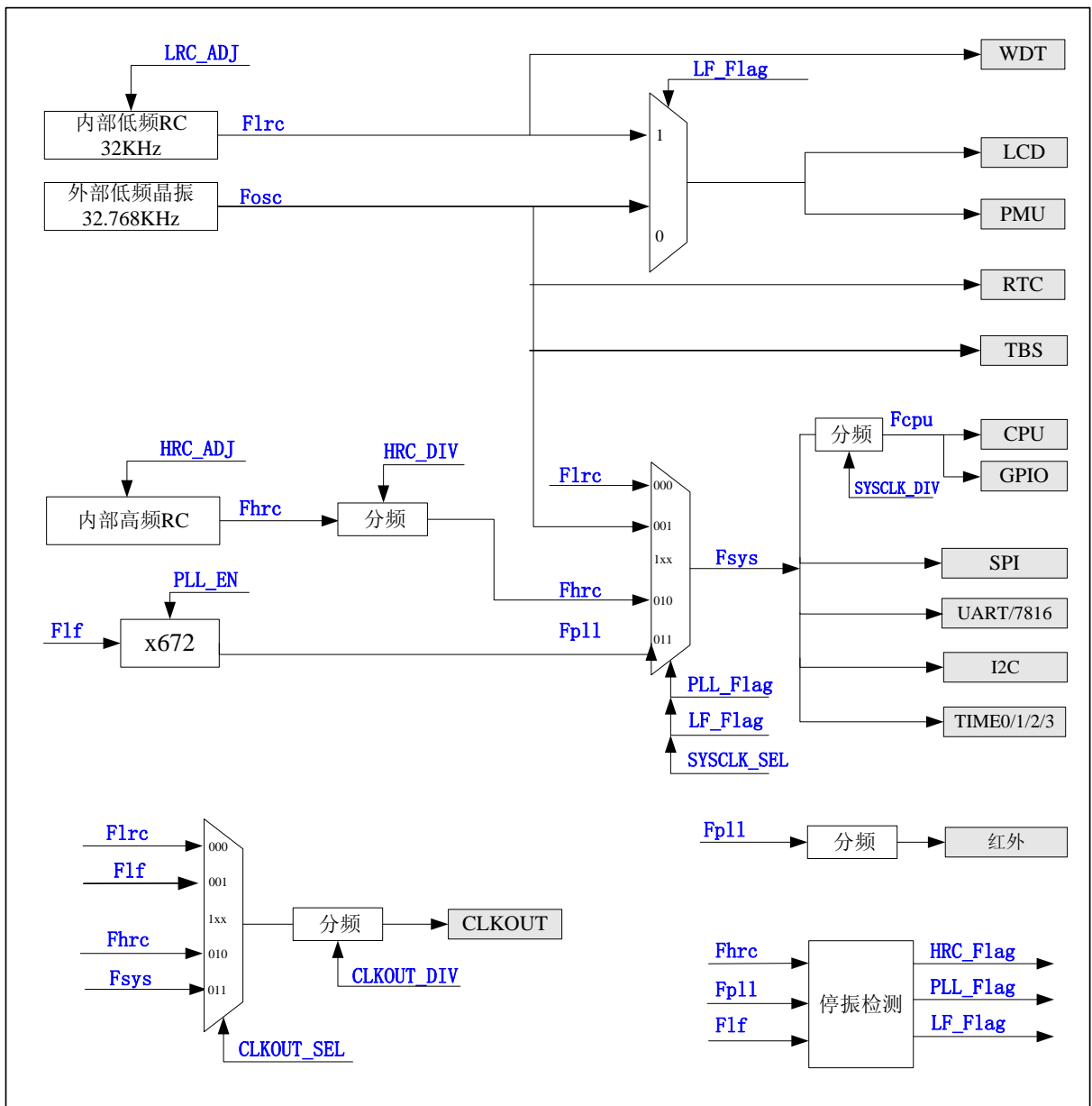
测试温度范围：-40°C~85°C

名称	频率	精度	功耗		
			MIN	TYP	MAX
内部低频 RC 时钟 (Flrc)	MIN: 13KHz MAX: 50KHz	TBD		1uA	
内部高频 RC 时钟 (Fhrc)	14MHz	TBD		95uA	
外部低频 OSC 晶振 (Fosc)	32.768KHz			500nA	
内部 PLL (Fp11)	22.020096MHz			250uA	

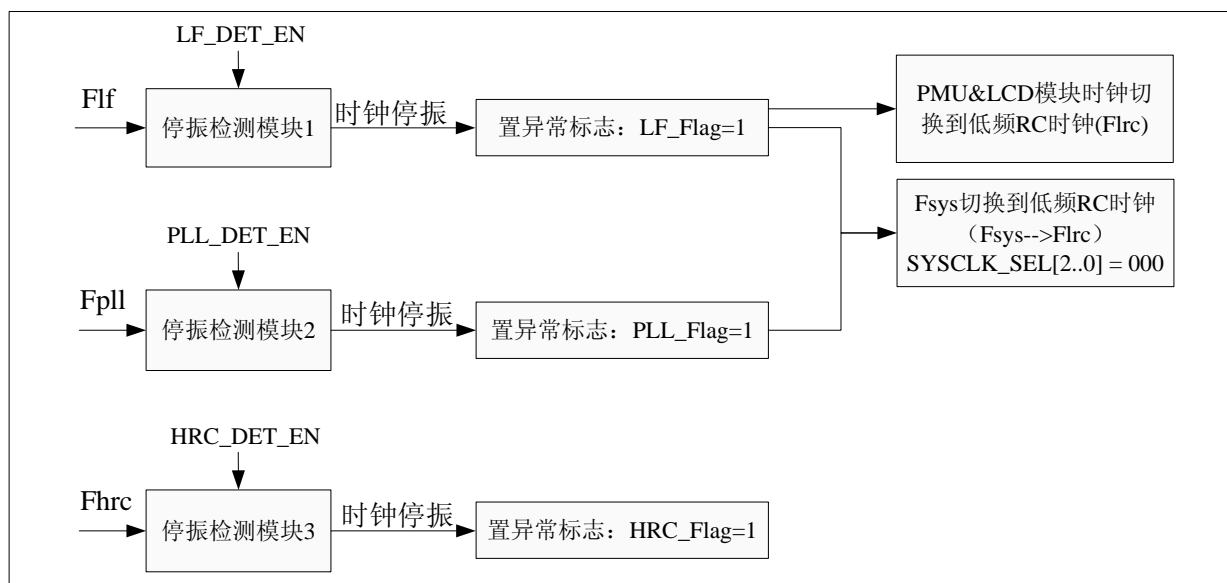
3.2 时钟框图

时钟符号说明：

- F1rc: 内部低频 RC 时钟(32KHz)，也作为看门狗时钟源。
- F1hrc: 内部高频RC时钟(14MHz)。
- F1osc: 外部低频OSC晶振时钟(32.768KHz)。
- F1lf: 内部选择的低频时钟(32.768KHz)。
- F1p11: 内部PLL产生的高频时钟(22.020096MHz)，来源为F1lf。



3.3 时钟停振检测框图



3.4 时钟说明

3.4.1 内部低频 RC 时钟 (Flrc)

内部低频 RC 时钟振荡频率为 32KHz，提供给看门狗使用，可以选择该低频 RC 时钟作为系统时钟 (SYSCLK_SEL[2:0]=000)。

内部低频 RC 时钟 (Flrc) 永远不能关闭。

3.4.2 内部高频 RC 时钟 (Fhrc)

内部高频 RC 时钟频率为 14MHz，可以选择该高频 RC 时钟的分频输出时钟（分频设置位为 HRC_DIV[1:0]）作为系统时钟 (SYSCLK_SEL[2:0]=010)。

内部高频 RC 时钟在经过芯片测试厂初调后，值写入到寄存器 HRCADJ 中，可以保证高频 RC 时钟全温度范围内 (-40 度---+85 度) 精度误差小于 3%。

系统复位后，系统时钟默认选择内部高频 RC 时钟 (SYSCLK_SEL[2:0]=010)。

选择内部高频 RC 作为系统时钟时，不能关闭内部高频 RC 时钟，对 HRC_EN 写 “0” 操作无效。

3.4.3 外部低频晶振时钟 (Fosc)

HT6015/6017/HT6019 芯片外接低功耗晶体振荡器，时钟频率 Fosc=32768Hz，以 Fosc 作为系统的

内部低频时钟 F1f，芯片内部集成了其震荡所需的电阻和电容。

3.4.4 内部低频时钟 (F1f)

内部低频时钟 F1f 也作为内部 PLL 的时钟源。

3.4.5 内部 PLL 时钟 (Fp11)

内部 PLL 用于对内部低频时钟 F1f (32768Hz) 倍频 (倍频值=672)，以对系统提供最高达 22.020096MHz 的高频时钟 Fp11。

3.4.6 时钟安全机制

芯片内部集成有 3 个独立的时钟停振检测模块，分别对内部低频时钟 F1f，PLL 输出时钟 Fp11，和内部高频时钟 Fhrc 作检测。低频时钟停振检测功能默认开启，3 个停振检测模块均可以由用户软件关闭，控制位分别为 LF_DET_EN，PLL_DET_EN，HRC_DET_EN。

时钟停振检测模块的时钟源为内部低频 RC 时钟 F1rc。

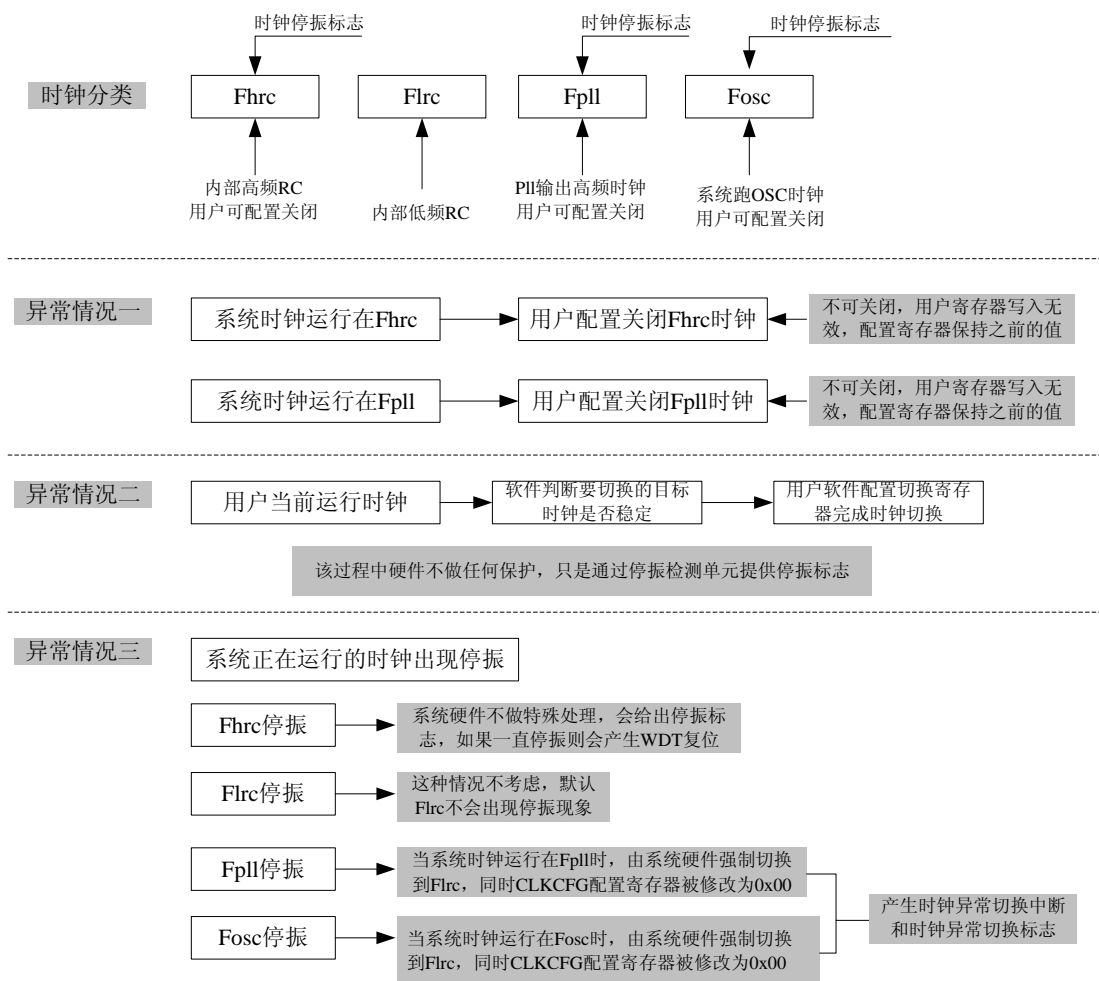
当对应的的时钟停振检测模块功能开启时，内部低频时钟 F1f 发生停振，PLL 时钟 Fp11 发生停振，或内部高频 RC 时钟 Fhrc 发生停振，都会产生相应的时钟故障标志 (LF_FLAG, PLL_FLAG, HRC_FLAG)。

当停振检测模块检测到 F1f 停振，系统给出时钟停振标志 LF_FLAG，如系统时钟 Fsys 选择 F1f 或 Fp11 (F1f 为 Fp11 的时钟源) 时，系统会由硬件强制将系统时钟 Fsys 切换到内部低频 RC 时钟 F1rc，且产生中断 (NMI 中断)，同时将寄存器 SYSCLK_SEL[2:0] 的值置为 000。

当停振检测模块检测到 Fp11 停振，系统给出时钟停振标志 PLL_FLAG，如系统时钟 Fsys 选择 Fp11 时，系统会由硬件强制将系统时钟 Fsys 切换到内部低频 RC 时钟 F1rc，且产生中断 (NMI 中断)，同时将寄存器 SYSCLK_SEL[2:0] 的值置为 000。

当停振检测模块检测到 Fhrc 停振，系统给出标志位 HRC_FLAG，如系统时钟 Fsys 选择 Fhrc 时，系统不会由硬件强制切换系统时钟，此时系统将停止运行，等待看门狗复位。

3.4.7 时钟异常状态处理



1. 系统运行于低频时钟 Flf 时, 如 PLL 停振, 芯片硬件不做任何处理, 仅给出停振标志位 PLL_FLAG。
2. 系统运行于低频时钟 Flf 时, 如 Flf 的时钟源停振, 系统时钟由硬件强制切换到 Flrc, 同时产生 NMI 中断。
3. 系统运行于 PLL 时钟 Fpll 时, 如 Flf 停振或 Fpll 停振, 系统时钟由硬件强制切换到 Flrc, 同时产生 NMI 中断。

3.5 特殊功能寄存器列表

CMU模块寄存器基地址: 0x4000F000				
偏移地址	名称	读写方式	复位值	功能描述
0x00	WPREG	R/W	0x0000	写保护控制寄存器

0x04	SYCLKCFG	R/W	0x0002	系统时钟配置寄存器（写保护）
0x08	JTAGSTA	R	0x0001	芯片状态指示寄存器
0x0C	LRCADJ	R/W	0x0009	LRC 时钟调整寄存器（写保护）
0x10	HRCADJ	R/W	0x003D	HRC 时钟调整寄存器（写保护）
0x14	HRCDIV	R/W	0x0001	HRC 时钟分频寄存器（写保护）
0x18	CLKSTA	R	0x0000	时钟状态寄存器（只读）
0x1C	SYCLKDIV	R/W	0x0001	系统时钟分频寄存器（写保护）
0x24	CLKOUTSEL	R/W	0x0002	CLKOUT 时钟选择寄存器（写保护）
0x28	CLKOUTDIV	R/W	0x0000	CLKOUT 时钟分频寄存器（写保护）
0x2C	CLKCTRL0	R/W	0x2CE0	内部模块使能寄存器 0（写保护）
0x30	CLKCTRL1	R/W	0x0000	内部模块使能寄存器 1（写保护）

3.6 特殊功能寄存器说明

WPREG (写保护寄存器)			基地址: 0x4000F000 偏移地址: 00H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	WPREG[15:8]							
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	WPREG[7:0]							
Write:								
Reset:	0	0	0	0	0	0	0	0

位	功能描述
WPREG[15:0]	4. WPREG 写入 0xA55A, 则关闭写保护功能, 用户可以写操作被保护的寄存器。 5. WPREG 写非 0xA55A, 则开启写保护功能, 用户禁止写操作被保护的寄存器。 6. 读该寄存器: 0x0001: 表示写保护关闭, 用户可以写操作被保护的寄存器 0x0000: 表示写保护开启, 用户禁止写操作被保护的寄存器

SYCLKCFG (写保护) (系统时钟配置寄存器)			基地址: 0x4000F000 偏移地址: 04H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	WCLKEN	X	X	X	X	SYCLK_SEL[2:0]		

Write:								
Reset:	0	0	0	0	0	0	1	0

位	功能描述																								
WCLKEN	时钟配置寄存器写保护位 如果用户要更改系统时钟选择，必须同时将 WCLKEN 位置 1，例如：‘b1xxxxxxx’，才可以对系统时钟选择位 SYSCLK_SEL[2:0] 进行写操作。																								
SYSCLK_SEL[2:0]	系统时钟选择控制位： <table border="1" style="margin: 10px auto;"> <thead> <tr> <th colspan="3">SYSCLK_SEL[2:0]</th> <th>系统时钟选择Fsys</th> </tr> </thead> <tbody> <tr> <td>0</td> <td>0</td> <td>0</td> <td>Flrc</td> </tr> <tr> <td>0</td> <td>0</td> <td>1</td> <td>F1f</td> </tr> <tr> <td>0</td> <td>1</td> <td>0</td> <td>Fhrc(Default)</td> </tr> <tr> <td>0</td> <td>1</td> <td>1</td> <td>Fp11</td> </tr> <tr> <td>1</td> <td>X</td> <td>X</td> <td>保留</td> </tr> </tbody> </table> <ol style="list-style-type: none"> 系统时钟可作为芯片内部硬件外设模块的时钟源，经分频后也可作为 CPU 和 GPIO 的时钟源。 复位后，系统时钟默认为内部高频 RC 时钟 Fhrc (SYSCLK_SEL[2:0]=010)。 当选择内部低频时钟 F1f 作为系统时钟时，检测到低频时钟 F1f 发生停振，此时系统会由硬件强制将 Fsys 切换到内部低速 RC 时钟 Flrc，同时系统时钟控制位 SYSCLK_SEL[2:0] 被置为 000 当选择 PLL 输出时钟 Fp11 作为系统时钟时，检测到低频时钟 F1f) 或者 PLL 发生停振，此时系统会由硬件强制将 Fsys 切换到内部低速 RC 时钟 Flrc，同时系统时钟控制位 SYSCLK_SEL[2:0] 被置为 000。 当选择 PLL 做系统时钟时，必须先打开 PLL 时钟 (CLKCTRL0 的 bit4) 	SYSCLK_SEL[2:0]			系统时钟选择Fsys	0	0	0	Flrc	0	0	1	F1f	0	1	0	Fhrc(Default)	0	1	1	Fp11	1	X	X	保留
SYSCLK_SEL[2:0]			系统时钟选择Fsys																						
0	0	0	Flrc																						
0	0	1	F1f																						
0	1	0	Fhrc(Default)																						
0	1	1	Fp11																						
1	X	X	保留																						

JTAGSTA (芯片状态指示寄存器)			基地址: 0x4000F000 偏移地址: 08H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	X	X	X	X	X	X	FLAG	X
Write:								
Reset:	0	0	0	0	0	0	0	1

位	功能描述
FLAG	该位用于指示芯片是否处于 JTAG 调试状态 0: 表示芯片处于正常运行状态。 1: 表示芯片处于调试状态。

注: bit0 的值默认为 1，用户无须更改该位。

LRCADJ (写保护) (LRC 时钟调整寄存器)			基地址: 0x4000F000 偏移地址: 0CH					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	X	X	X	X	LRC_ADJ[3:0]			
Write:								
Reset:	0	0	0	0	1	0	0	1

位	功能描述
LRC_ADJ[3:0]	LRC 输出频率调节控制位 用户不要修改该寄存器的默认值

HRCADJ (写保护) (HRC 时钟调整寄存器)			基地址: 0x4000F000 偏移地址: 10H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	X	X	HRC_ADJ[5:0]					
Write:								
Reset:	0	0	1	1	1	1	0	1

位	功能描述
HRC_ADJ[5:0]	HRC 输出频率调节控制位 用户不要修改该寄存器的默认值

HRCDIV (写保护) (HRC 时钟分频寄存器)			基地址: 0x4000F000 偏移地址: 14H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	X	X	X	X	X	X	HRC_DIV[1:0]	
Write:								

Reset:	0	0	0	0	0	0	0	1
--------	---	---	---	---	---	---	---	---

位	功能描述		
HRC_DIV[1:0]	HRC 时钟分频设置:		
	HRC_DIV[1:0]		RC分频后的时钟Fhrc'
	0	0	Fhrc
	0	1	Fhrc/2(Default)
	1	0	Fhrc/4
	1	1	Fhrc/8

CLKSTA (时钟状态寄存器)			基地址: 0x4000F000 偏移地址: 18H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	X	X	RESERVED	PLL_FLAG	HRC_FLAG	X	RESERVED	LF_FLAG
Write:				X	X			X
Reset	0	0	0	0	0	0	0	0

注: 此寄存器是只读状态寄存器

位	功能描述		
RESERVED	该指示位无意义, 保持默认值		
PLL_FLAG	PLL 时钟 Fp11 停振标志 0: 正常。 1: 停振。		
HRC_FLAG	内部高频 RC 时钟 Fhrc 停振标志 0: 正常。 1: 停振。		
LF_FLAG	内部低频时钟 F1f 停振标志 0: 正常 1: 停振		

SYSCLKDIV (写保护) (系统时钟分频寄存器)			基地址: 0x4000F000 偏移地址: 1CH					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0

	Bit7	6	5	4	3	2	1	Bit0
Read:	X	X	X	X	X	CPUCLK_DIV[2:0]		
Write:								
Reset:	0	0	0	0	0	0	0	1

位	功能描述			
CPUCLK_DIV[2:0]	CPU 时钟分频设置:			
	CPUCLK_DIV [2:0]			CPU时钟选择 (Fcpu)
	0	0	0	Fsys
	0	0	1	Fsys/2(Default)
	0	1	0	Fsys/4
	0	1	1	Fsys/8
	1	0	0	Fsys/16
	1	0	1	Fsys/32
	1	1	0	Fsys/64
	1	1	1	Fsys/128

CLKOUTSEL (写保护) (CLKOUT 时钟选择寄存器)			基地址: 0x4000F000 偏移地址: 24H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	X	X	X	X	X	CLKOUT_SEL[2:0]		
Write:								
Reset:	0	0	0	0	0	0	1	0

位	功能描述			
CLKOUT_SEL[2:0]	CLKOUT 时钟输出引脚配置			
	CLKOUT_SEL[2:0]			CLKOUT时钟选择
	0	0	0	Flrc
	0	0	1	Flf
	0	1	0	Fhrc(Default)
	0	1	1	Fsys
	1	X	X	保留
	1, 用户可将芯片内部时钟源从 CLKOUT 引脚引出, 以观测内部时钟。 2, 用户可用 CLKOUTDIV 寄存器将内部时钟分频后引出, 可作为外部设备的时钟源。			

CLKOUTDIV (写保护) (CLKOUT 时钟分频寄存器)			基地址: 0x4000F000 偏移地址: 28H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	X	X	X	X	CLKOUT_DIV[3:0]			
Write:								
Reset:	0	0	0	0	0	0	0	0

位	功能描述
CLKOUT_DIV[3:0]	$\text{CLKOUT 输出频率} = \frac{\text{CLKOUT 选择的时钟源}}{2 \times (\text{CLKOUT_DIV}[3..0] + 1)}$

CLKCTRL0 (写保护) (内部模块使能控制寄存器 0)			基地址: 0x4000F000 偏移地址: 2CH					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	1P5LBOR	CLKOUT_	WDT_EN	OSC_SLP	HRC_DET	PLL_DET
Write:			_EN	EN			_EN	_EN
Reset:	0	0	1	0	1	1	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	LF_DET_	RESERVE	HRC_EN	PLL_EN	I2C_EN	SPI_EN	LCD_EN	X
Write:	EN	D						
Reset:	1	1	1	0	0	0	0	0

位	功能描述
1P5LBOR_EN	LDO 内部 LBOR 使能位 (用户不要修改这个寄存器位) 0: 关闭 1: 打开 (default)
CLKOUT_EN	CLKOUT 使能信号 0: 关闭 (default) 1: 打开
WDT_EN	在 Sleep 和 Hold 模式下选择是否关闭 Watch dog 功能 0: 关闭 1: 打开 (default)
OSC_SLP	OSC 低功耗使能控制位 (用户不要修改该寄存器的默认值) 0: 大电流

	1: 小电流 (default)
HRC_DET_EN	HRC 时钟检测模块控制位 0: 关闭 HRC 时钟停振检测单元 (default) 1: 使能 HRC 时钟停振检测单元
PLL_DET_EN	PLL 时钟检测模块控制位 0: 关闭 PLL 时钟停振检测单元 (default) 1: 使能 PLL 时钟停振检测单元
LF_DET_EN	LF 时钟检测模块控制位 0: 关闭 LF 时钟停振检测单元 1: 使能 LF 时钟停振检测单元 (default)
RESERVED	用户不要修改这个寄存器位
HRC_EN	HF RC 时钟振荡器使能位 0: 关闭高频 RC 时钟模块; 1: 使能高频 RC 时钟模块; (default) 注意: 当用户选择 Fsys 为 Fhrc 时, 此时不能关闭 HRC_EN, 该寄存器位写入无效
PLL_EN	PLL 模块时钟使能位 0: 关闭 PLL 模块 (default) 1: 使能 PLL 模块 注意: 1. 当用户切换至 PLL 时钟作为系统时钟时, 必须先打开 PLL_EN。 2. 当用户选择 Fsys 为 Fpll 时, 此时不能关闭 PLL_EN, 该寄存器位写入无效
I2C_EN	I2C 模块时钟使能位 0: 关闭 I2C 模块 (default) 1: 使能 I2C 模块
SPI_EN	SPI 模块时钟使能位 0: 关闭 SPI 模块 (default) 1: 使能 SPI 模块
LCD_EN	LCD 模块时钟使能位 0: 关闭 LCD 模块 (default) 1: 使能 LCD 模块

CLKCTRL1 (写保护) (内部模块使能控制寄存器 1)			基地址: 0x4000F000					
			偏移地址: 30H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	UART5_E	UART4_7
Write:							N	816_EN
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	UART3_7	UART2_E	UART1_E	UART0_E	TMR3_EN	TMR2_EN	TMR1_EN	TMR0_EN

Write:	816_EN	N	N	N				
Reset:	0	0	0	0	0	0	0	0

位	功能描述
UART5_EN	UART5 时钟使能位 0: 关闭 1: 使能
UART4_7816_EN	UART4 时钟使能位 0: 关闭 1: 使能
UART3_7816_EN	UART3 时钟使能位 0: 关闭; 1: 使能
UART2_EN	UART2 时钟使能位 0: 关闭 1: 使能
UART1_EN	UART1 时钟使能位 0: 关闭 1: 使能
UART0_EN	UART0 时钟使能位 0: 关闭 1: 使能
TMR3_EN	Timer3 时钟使能位 0: 关闭 1: 使能
TMR2_EN	Timer2 时钟使能位 0: 关闭 1: 使能
TMR1_EN	Timer1 时钟使能位 0: 关闭 1: 使能
TMRO_EN	Timer0 时钟使能位 0: 关闭 1: 使能

4 电源单元

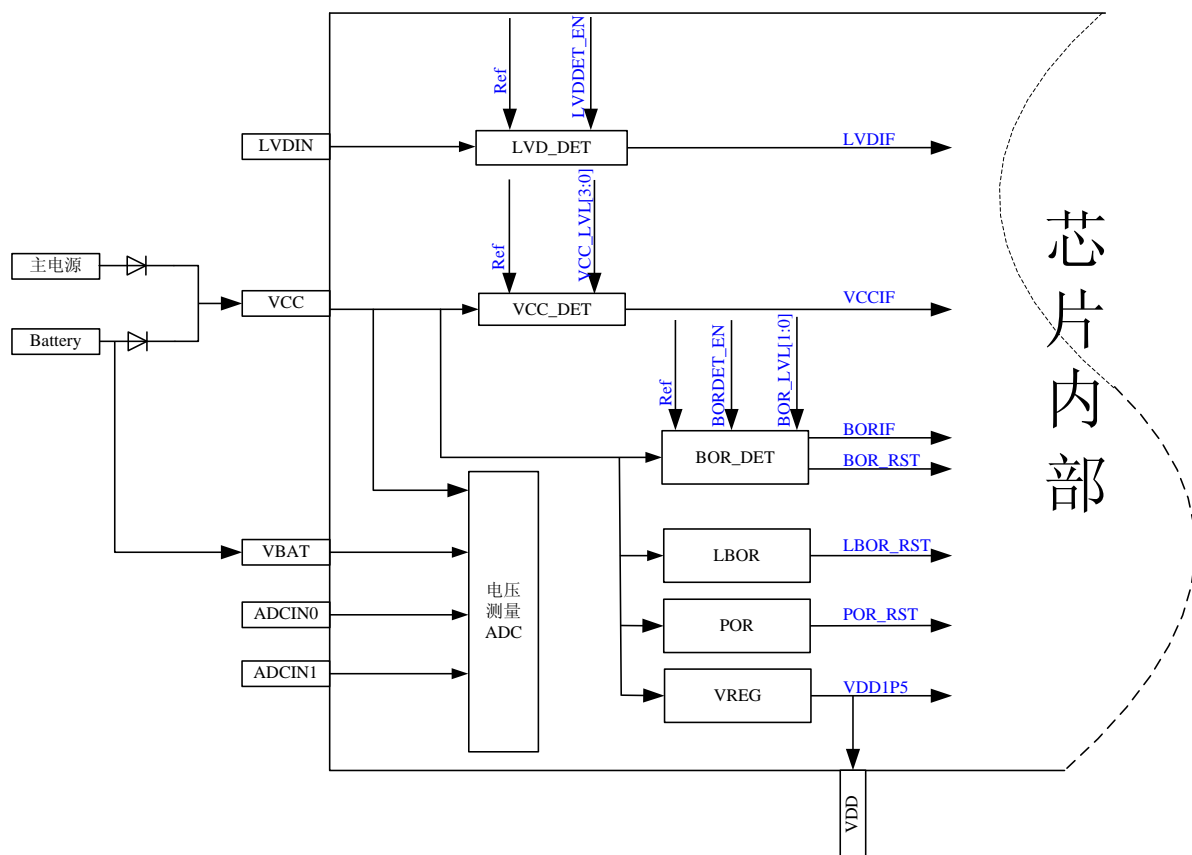
4.1 概述

PMU 为芯片的电源管理单元，功能如下：

- 监测系统电源 VCC 和低电压检测输入端 LVDIN，当供电电压低于或高于设定阈值时产生中断信号。
- 监测系统电源 VCC，可以根据设定阈值产生 BOR、LBOR、POR 复位信号。
- 测量电池电压 VBAT，用于估算电池电量，给出报警标志。
- 测量系统电源 VCC，可用于调整 LCD 驱动的对比度等。
- 测量芯片引脚 ADCIN0，ADCIN1 的电压。
- 为芯片内部数字模块提供 1.5V 电源

(VCC, VBAT, ADCIN0, ADCIN1 测得值寄存器在 TBS 单元)

4.2 框图



PMU 单元系统框图

4.3 电源单元详细功能说明

4.3.1 电源切换

芯片供电电源的切换由芯片外部电路来完成。一般将5V主电源和3.6V电池通过两个二极管并联后输入到芯片的VCC引脚，来实现电源的无缝切换。

4.3.2 电源实时监测

PMU单元共内置5个电源检测模块，分别实时监测工作电源状态，并将监测结果以三个中断信号和三个复位信号的形式反馈给用户。

- **LVDIN_DET模块：**

监测外部引脚LVDIN的电压，当电压低于或高于1.21V时，置位LVDINIF标志位；如果使能了LVDINIE中断，就会产生LVDIN中断。

- **VCC_DET模块：**

监测系统电源VCC的电压，当电压低于或高于设定阈值时，置位VCCIF标志位；如果使能VCC检测中断（VCCIE），就会产生VCC中断；检测阈值可通过寄存器VDETCFG的位VCC_LVL[3:0]来设置。

- **BOR_DET模块：**

监测系统电源VCC的电压，当电压低于或高于设定阈值时，置位BORIF标志位；如果设置BOR模块产生中断信号（BORRST=0），同时使能BOR检测中断（BORIE），就会产生BOR中断；如果设置BOR模块产生复位信号（BORRST=1），当电压低于设定阈值时，将会立即产生BOR复位。检测阈值可通过寄存器VDETCFG的位BOR_LVL[1:0]来设置。

- **LBOR_DET模块：**

- 监测系统电源VCC的电压，当电压低于阈值1.9V时，产生LBOR掉电复位。

- **POR_DET模块：**

监测系统电源VCC的电压，当电压上升到阈值0.3V时，产生POR上电复位。

4.3.3 内建 1.5V 电源

芯片内部通过子模块 VREG 将 VCC 电压调制成 1.5V 电压，供芯片内部的 1.5V 工作域使用，并通过引脚 VDD 输出。在输出引脚 VDD 上需要外接 0.1 μ F 电容，以协助芯片提供稳定的 1.5V 内部数字电源（详见“工作模式”章节下的“芯片电源域分配”）。

4.3.4 BOR 检测功能(BOR_DET)

如果用户设置 BOR 模块产生复位信号（BORRST=1），当 BOR 检测模块检测到系统电源 VCC 低于设定电压 V_{bor} 时，BOR 检测模块内部信号 BOROUT 输出低电平，内部复位信号 IRST 也将变为低电平，复位

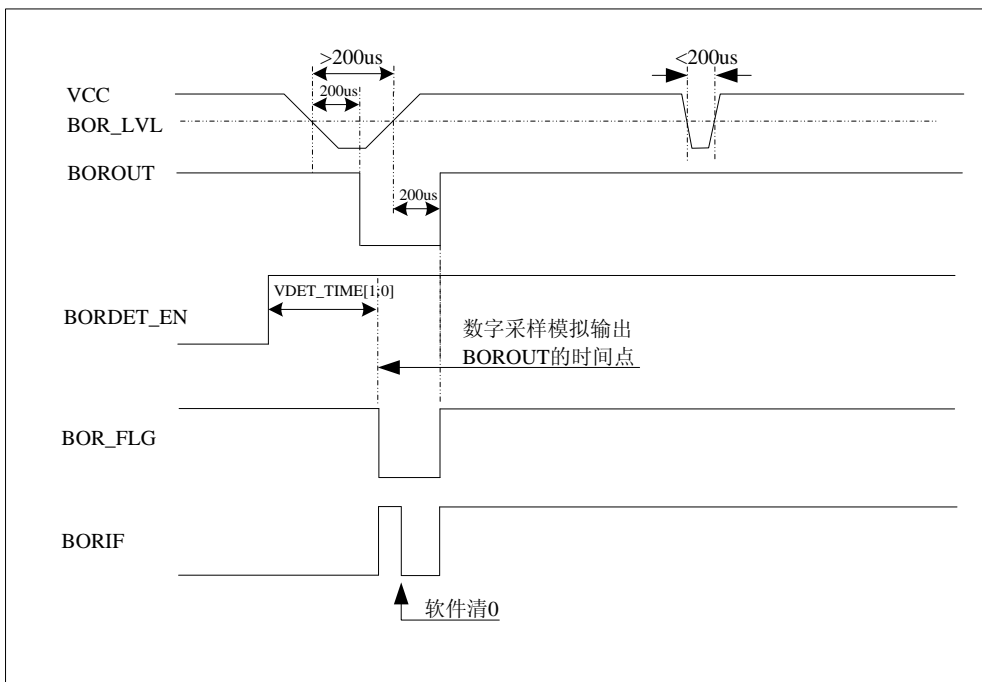
状态寄存器 RSTSTA 的 BOR 标志位被置为 1。当 BOR 检测模块检测到系统电源 VCC 电压高于设定电压 V_{bor} 时，BOR 检测模块内部信号 BOROUT 输出高电平，在该高电平持续的 1024 个 Flrc 周期后，内部复位信号 IRST 也变为高电平。

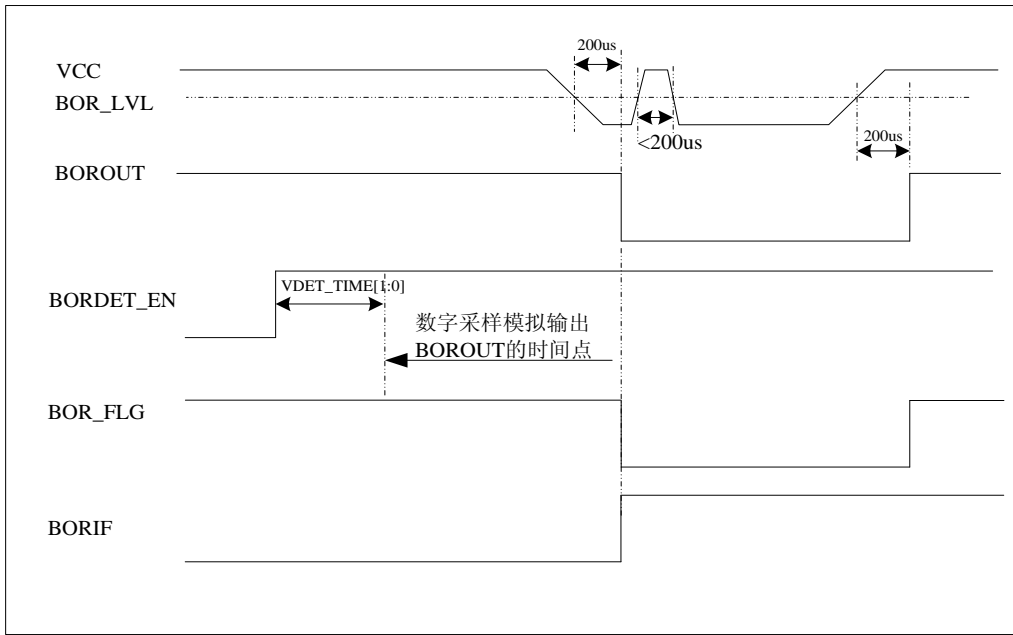
V_{bor} 具有迟滞特性，迟滞电压为 200mV，BOR 模块的检测阈值 V_{bor} 可通过 VDETCFG 中的 BOR_LVL[1:0] 设置。

掉电复位 BOR 产生时，下面的事件将会发生：

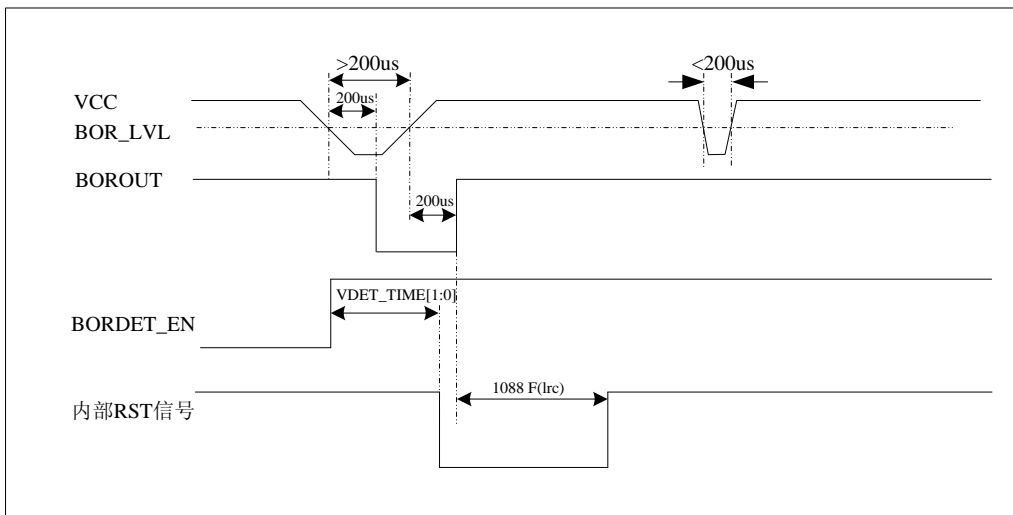
- 产生一个 BOR 脉冲
- 内部复位信号 IRST 有效
- 计数 1024 个 Flrc
- 复位状态寄存器 RSTSTA 的掉电复位标志位 BOR 被设置为 1。
- CPU 从 0000H 开始执行程序

LBOR_DET 与 BOR_DET 的检测过程基本相同。



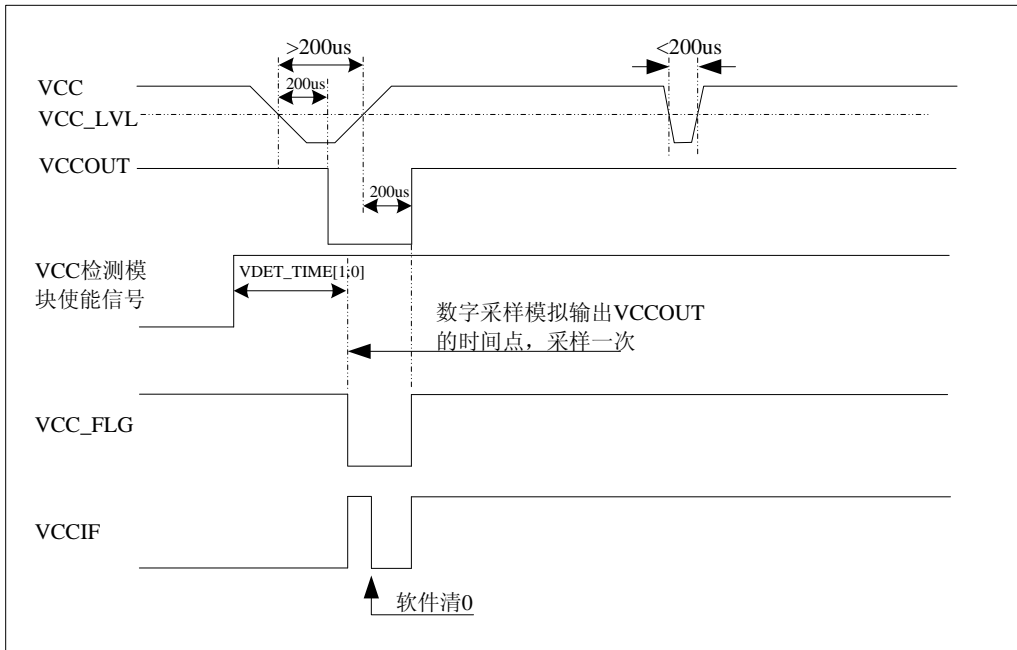


BOR 中断信号产生示意图

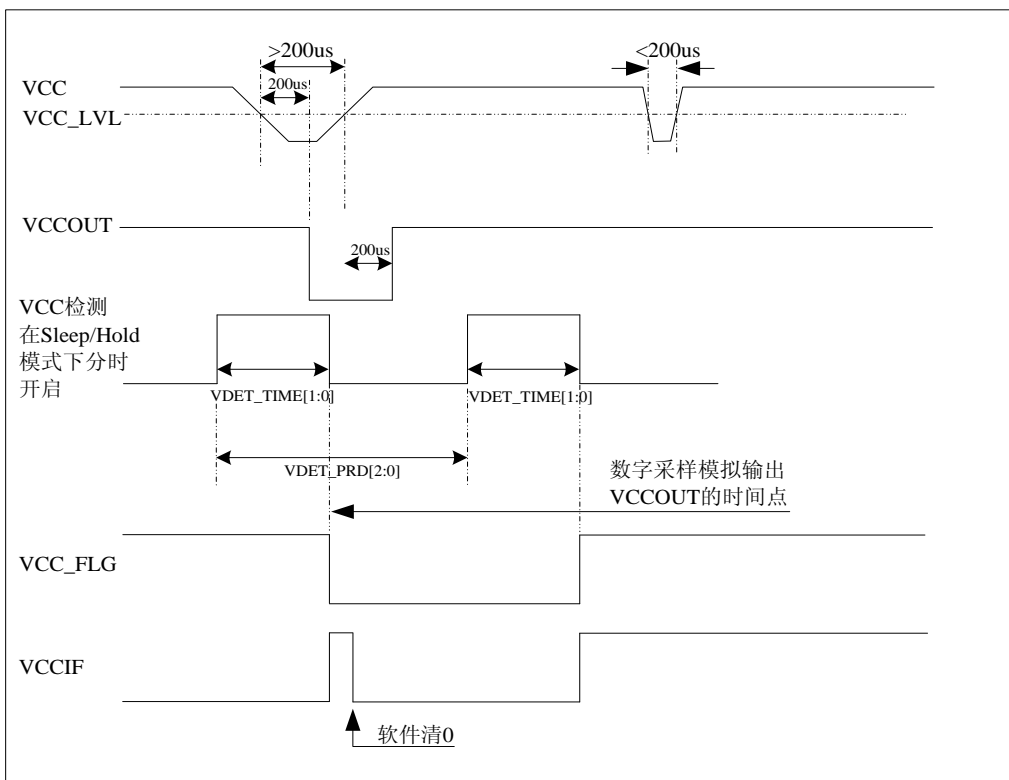


BOR 复位示意图

4.3.5 系统电源检测功能(VCC_DET)

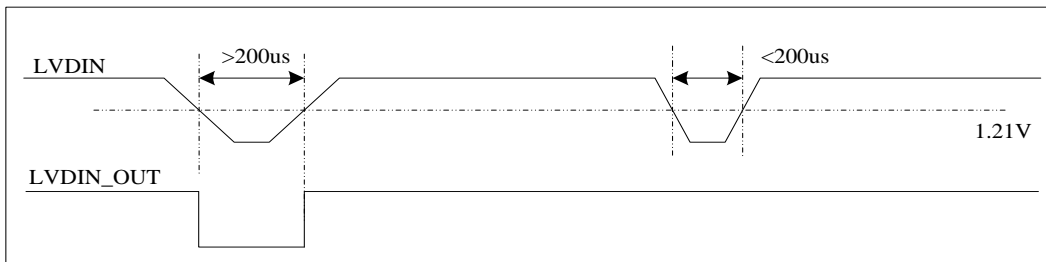


Normal模式Vcc检测



Sleep 模式下 Vcc 分时检测

4.3.6 低电压检测功能(LVDIN _DET)

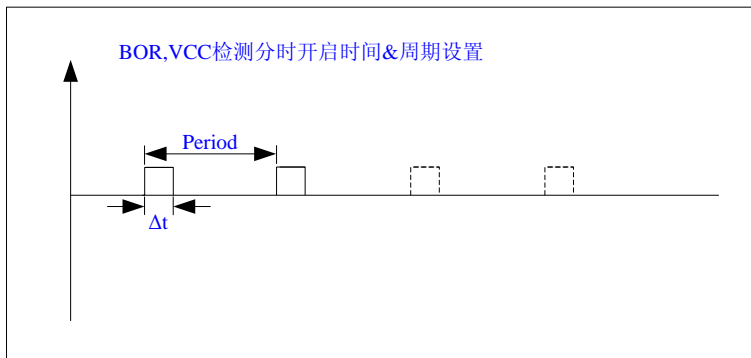


LVDIN 检测信号示意图

注意：LVDIN _DET功能不能配置为分时开启。

4.3.7 VCC_DET, BOR_DET 分时检测时序

系统在Hold或Sleep低功耗模式下时，为进一步降低系统功耗，VCC_DET & BOR_DET采用分时开启的方式工作：



其中Period为VCC_DET和BOR_DET检测模块分时开启的周期，可通过VDETPCFG寄存器的VDET_PRD[2:0]位设置。 Δt 是分时检测时每个周期内VCC_DET和BOR_DET工作的时间，可通过VDETPCFG寄存器的VDET_TIME[1:0]位设置。

建议用户在实际应用中：

上电时使用VCC_DET或BOR_DET模块检测系统电源VCC的电压，即检测电源的后级状态，以使系统能进入一个可靠的状态。

掉电时使用LVD_DET模块检测外部引脚LVDIN的电压，即检测电源的前级状态，以使系统能快速的检测到电源异常，并作相应的处理。

4.4 特殊功能寄存器列表

PMU 模块寄存器基地址: 0x4000F400				
偏移地址	名称	读写方式	复位值	功能描述
0x00	PMUCON	R/W	0x0017	PMU配置寄存器 (写保护)
0x04	VDETCFG	R/W	0x0069	电源检测阈值配置寄存器
0x08	VDETPCFG	R/W	0x0022	电源检测时间周期配置寄存器
0x0C	PMUIE	R/W	0x0000	PMU中断使能寄存器
0x10	PMUIF	R/W	0x0000	PMU中断标志寄存器
0x14	PMUSTA	R	0x0000	PMU状态指示寄存器

4.5 特殊功能寄存器说明

PMUCON (写保护) (PMU 配置寄存器)		基地址: 0x4000F400 偏移地址: 00H						
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:	X	X	X	X	X	X	X	X
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	X	X	RESERVE	Hold_LD	X	LVDIN_E	BORRST	BORDET_EN
Write:	X	X	D	0	X	N	BORRST	EN
Reset:	0	0	0	1	0	1	1	1

位	功能描述
RESERVED	该寄存器位用户不要修改
Hold_LDO	在 Hold 模式下选择打开/关闭 大功耗 LDO (默认打开) 0: 关闭大功耗 LDO 1: 打开大功耗 LDO (default) 当用户需要在 Hold 模式下达到最低功耗时, 可以将该大功耗 LDO 关闭, 届时芯片自动切换使用低驱动能力低功耗的 LDO
LVDIN_EN	LVDIN_DET 模块使能信号, 监测 LVDIN 输入引脚 0: 关闭 LVDIN_DET 模块 1: 开启 LVDIN_DET 模块 (default)
BORRST	BOR复位/中断选择位 0: VCC电压低/高于设定阈值时产生BOR中断 1: VCC电压低于VDETCFG[1:0]设定阈值时产生BOR复位 (default)
BORDET_EN	BOR_DET 模块使能信号 0: 关闭 BOR_DET 模块 1: 开启 BOR_DET 模块 (default)

VDETCFG (电源检测阈值配置寄存器)			基地址: 0x4000F400 偏移地址: 04H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	RESERVED		VCC_LVL[3:0]				BOR_LVL[1:0]	
Write:								
Reset:	0	1	1	0	1	0	0	1

位	功能描述																																																																																
RESERVED	该寄存器位用户不要修改																																																																																
VCC_LVL[3:0]	VCC_DET检测阈值控制位 <table border="1" style="margin-left: 20px;"> <thead> <tr> <th colspan="4">VCC_LVL[3:0]</th> <th>检测电压</th> </tr> </thead> <tbody> <tr><td>0</td><td>0</td><td>0</td><td>0</td><td>2.4V</td></tr> <tr><td>0</td><td>0</td><td>0</td><td>1</td><td>2.6V</td></tr> <tr><td>0</td><td>0</td><td>1</td><td>0</td><td>2.8V</td></tr> <tr><td>0</td><td>0</td><td>1</td><td>1</td><td>3.0V</td></tr> <tr><td>0</td><td>1</td><td>0</td><td>0</td><td>3.2V</td></tr> <tr><td>0</td><td>1</td><td>0</td><td>1</td><td>3.4V</td></tr> <tr><td>0</td><td>1</td><td>1</td><td>0</td><td>3.6V</td></tr> <tr><td>0</td><td>1</td><td>1</td><td>1</td><td>3.8V</td></tr> <tr><td>1</td><td>0</td><td>0</td><td>0</td><td>4.0V</td></tr> <tr><td>1</td><td>0</td><td>0</td><td>1</td><td>4.2V</td></tr> <tr><td>1</td><td>0</td><td>1</td><td>0</td><td>4.4V (default)</td></tr> <tr><td>1</td><td>0</td><td>1</td><td>1</td><td>4.6V</td></tr> <tr><td>1</td><td>1</td><td>0</td><td>0</td><td>4.8V</td></tr> <tr><td>1</td><td>1</td><td>0</td><td>1</td><td>5V</td></tr> <tr><td>1</td><td>1</td><td>1</td><td>X</td><td>5V</td></tr> </tbody> </table>	VCC_LVL[3:0]				检测电压	0	0	0	0	2.4V	0	0	0	1	2.6V	0	0	1	0	2.8V	0	0	1	1	3.0V	0	1	0	0	3.2V	0	1	0	1	3.4V	0	1	1	0	3.6V	0	1	1	1	3.8V	1	0	0	0	4.0V	1	0	0	1	4.2V	1	0	1	0	4.4V (default)	1	0	1	1	4.6V	1	1	0	0	4.8V	1	1	0	1	5V	1	1	1	X	5V
VCC_LVL[3:0]				检测电压																																																																													
0	0	0	0	2.4V																																																																													
0	0	0	1	2.6V																																																																													
0	0	1	0	2.8V																																																																													
0	0	1	1	3.0V																																																																													
0	1	0	0	3.2V																																																																													
0	1	0	1	3.4V																																																																													
0	1	1	0	3.6V																																																																													
0	1	1	1	3.8V																																																																													
1	0	0	0	4.0V																																																																													
1	0	0	1	4.2V																																																																													
1	0	1	0	4.4V (default)																																																																													
1	0	1	1	4.6V																																																																													
1	1	0	0	4.8V																																																																													
1	1	0	1	5V																																																																													
1	1	1	X	5V																																																																													
BOR_LVL[1:0]	BOR_DET检测阈值控制位 <table border="1" style="margin-left: 20px;"> <thead> <tr> <th colspan="2">BOR_LVL[1:0]</th> <th>检测电压</th> </tr> </thead> <tbody> <tr><td>0</td><td>0</td><td>2.4V</td></tr> <tr><td>0</td><td>1</td><td>2.2V (default)</td></tr> <tr><td>1</td><td>0</td><td>2.8V</td></tr> <tr><td>1</td><td>1</td><td>2.6V</td></tr> </tbody> </table>	BOR_LVL[1:0]		检测电压	0	0	2.4V	0	1	2.2V (default)	1	0	2.8V	1	1	2.6V																																																																	
BOR_LVL[1:0]		检测电压																																																																															
0	0	2.4V																																																																															
0	1	2.2V (default)																																																																															
1	0	2.8V																																																																															
1	1	2.6V																																																																															

VDETPCFG	基地址: 0x4000F400
----------	-----------------

(电源检测周期配置寄存器)			偏移地址: 08H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:	X	X	X	X	X	X	X	X
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read	X	X	RESERVE	VDET_TIME[1:0]		VDET_PRD[2:0]		
Write	X	X	D					
Reset:	0	0	1	0	0	0	1	0

位	功能描述																																				
RESERVED	该寄存器位用户不要修改, 无意义																																				
VDET_TIME [1:0]	Hold&Sleep 模式下 VCC_DET, BOR_DET, LVDIN_DET 分时检测的时间设定 <table border="1" data-bbox="450 786 920 1055"> <thead> <tr> <th colspan="2">VDET_Time[1:0]</th> <th>检测时间</th> </tr> </thead> <tbody> <tr> <td>0</td> <td>0</td> <td>300us(default)</td> </tr> <tr> <td>0</td> <td>1</td> <td>360us</td> </tr> <tr> <td>1</td> <td>0</td> <td>480us</td> </tr> <tr> <td>1</td> <td>1</td> <td>560us</td> </tr> </tbody> </table>	VDET_Time[1:0]		检测时间	0	0	300us(default)	0	1	360us	1	0	480us	1	1	560us																					
VDET_Time[1:0]		检测时间																																			
0	0	300us(default)																																			
0	1	360us																																			
1	0	480us																																			
1	1	560us																																			
VDET_PRD [2:0]	Hold&Sleep 模式下 VCC_DET, BOR_DET, LVDIN_DET 分时检测的周期设定 <table border="1" data-bbox="450 1133 999 1610"> <thead> <tr> <th colspan="3">VDET_PRD[2:0]</th> <th>检测周期</th> </tr> </thead> <tbody> <tr> <td>0</td> <td>0</td> <td>0</td> <td>16.5ms</td> </tr> <tr> <td>0</td> <td>0</td> <td>1</td> <td>33ms</td> </tr> <tr> <td>0</td> <td>1</td> <td>0</td> <td>67ms(default)</td> </tr> <tr> <td>0</td> <td>1</td> <td>1</td> <td>134ms</td> </tr> <tr> <td>1</td> <td>0</td> <td>0</td> <td>268ms</td> </tr> <tr> <td>1</td> <td>0</td> <td>1</td> <td>536ms</td> </tr> <tr> <td>1</td> <td>1</td> <td>0</td> <td>1072ms</td> </tr> <tr> <td>1</td> <td>1</td> <td>1</td> <td>2144ms</td> </tr> </tbody> </table>	VDET_PRD[2:0]			检测周期	0	0	0	16.5ms	0	0	1	33ms	0	1	0	67ms(default)	0	1	1	134ms	1	0	0	268ms	1	0	1	536ms	1	1	0	1072ms	1	1	1	2144ms
VDET_PRD[2:0]			检测周期																																		
0	0	0	16.5ms																																		
0	0	1	33ms																																		
0	1	0	67ms(default)																																		
0	1	1	134ms																																		
1	0	0	268ms																																		
1	0	1	536ms																																		
1	1	0	1072ms																																		
1	1	1	2144ms																																		

PMUIE (PMU 中断使能寄存器)			基地址: 0x4000F400 偏移地址: 0CH					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:	X	X	X	X	X	X	X	X
Reset:	0	0	0	0	0	0	0	0

	Bit7	6	5	4	3	2	1	Bit0
Read	X	X	X	RESERVE D	X	LVDINIE	BORIE	VCCIE
Write								
Reset:	0	0	0	0	0	0	0	0

注：需要同时使能 PMUIE 使能的中断才有效。

位	功能描述
RESERVED	该寄存器位用户不要修改
LVDINIE	LVDIN检测中断使能位 0: 关闭 1: 允许
BORIE	BOR检测中断使能位 0: 关闭 1: 允许
VCCIE	VCC检测中断使能位 0: 关闭 1: 允许

PMUIF (PMU 中断标志寄存器)		基地址: 0x4000F400 偏移地址: 10H						
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read	X	X	X	RESERVE D	X	LVDINIF	BORIF	VCCIF
Write								
Reset:	0	0	0	0	0	0	0	0

注：该寄存器不能被 Wake_UP 唤醒复位。

位	功能描述
RESERVED	该寄存器位用户不要修改，无意义
LVDINIF	LVDIN检测中断标志位 当外部引脚LVDIN电压下降到低于1.21V或上升到高于1.21V时，该位置1，软件写0清0。
BORIF	BOR检测中断标志位 当内部工作电压VCC下降到低于设定阈值或上升到高于设定阈值时，并且在BORRST=0的情况下，该位置1，软件写0清0。
VCCIF	VCC检测中断标志位 当系统电源VCC电压下降到低于设定阈值或上升到高于设定阈值时，该位置1，软件写0清0。

PMUSTA (PMU 状态寄存器寄存器)			基地址: 0x4000F400 偏移地址: 14H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read	X	X	X	RESERVE D	X	LVDIN_F LG	BOR_FLG	VCC_FLG
Write						X	X	X
Reset:	0	0	0	0	0	0	0	0

注：该寄存器为只读寄存器。

位	功能描述
RESERVED	该寄存器位用户不要修改，读取无意义
LVDIN_FLG	LVDIN 引脚电压状态 0: 表示 LVDIN 引脚电压小于 1.21V 阈值 1: 表示 LVDIN 引脚电压大于 1.21V 阈值
BOR_FLG	工作电压 VCC 电压状态 0: 表示 VCC 小于设定阈值 (BOR_LVL[3:0]) 1: 表示 VCC 大于设定阈值 (BOR_LVL[3:0])
VCC_FLG	系统电源 VCC 电压状态 0: 表示 VCC 小于设定阈值 (VCC_LVL[3:0]) 1: 表示 VCC 大于设定阈值 (VCC_LVL[3:0])

5 调试支持

5.1 概况

HT6X1X 采用的是 Cortex-M0 内核，该内核含有硬件调试模块。Cortex-M0 处理器支持以下调试特性：

程序的暂停、恢复以及单步执行；
 访问处理器内核寄存器和特殊寄存器；
 硬件断点（最多 4 个）；
 软件断点（BKPT 指令）；
 数据监视点（最多两个）；
 动态存储器访问；
 支持 JTAG 或串行线调试协议；

JTAG 为 4 针接口，该接口包含的信号如下表

JTAG 信号	描述
TCK	时钟信号
TMS	模式选择信号
TDI	数据输入
TDO	数据输出

5.2 JTAG 引脚分布

JTAG 口调试接口		引脚描述
类型	描述	
输入	JTAG 模式选择	PB. 13/ SEG13/ TMS
输入	JTAG 时钟	PB. 15/ SEG15/ TCK
输入	JTAG 数据输入	PB. 14/ SEG14/ TDI
输出	JTAG 数据输出	PB. 12/ SEG12/ TDO

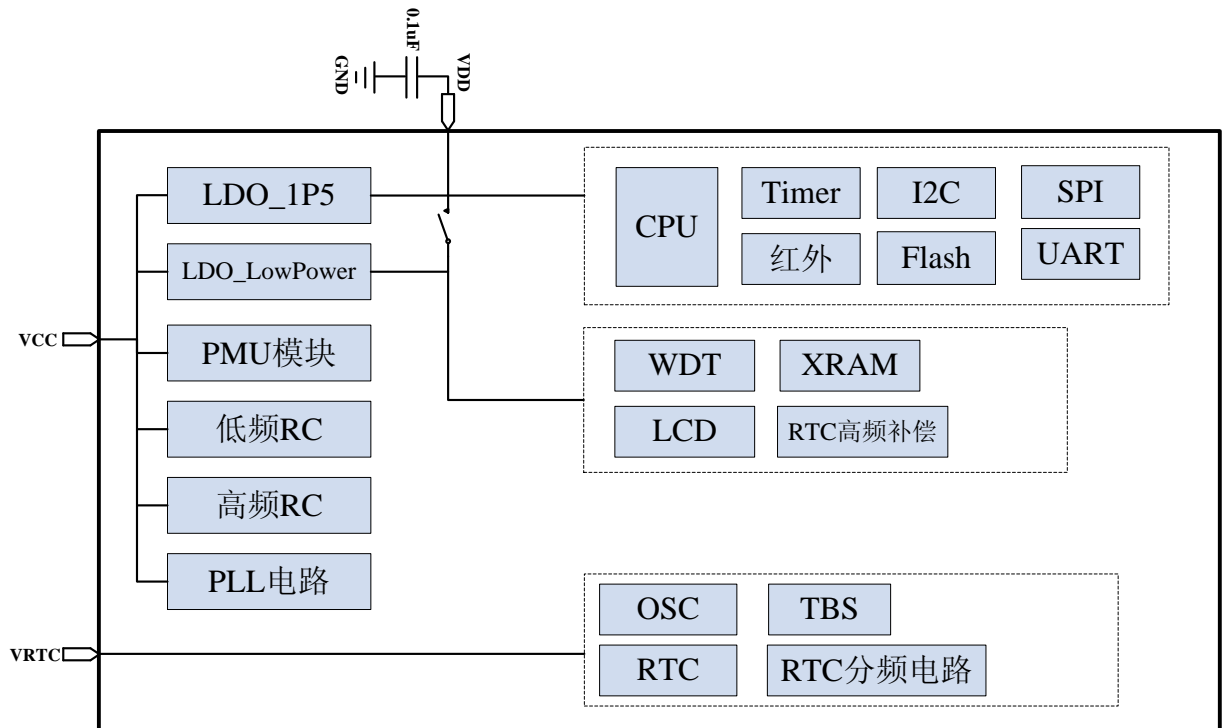
5.3 JTAG 口使用说明

工作模式	管脚功能				
	PA. 6/INT1/JT AGWDTEN	PB. 13/SEG13/ TMS	PB. 15/SEG15/ TCK	PB. 14/SEG14/ TDI	PB. 12/SEG12/ TDO
测试模式	X	X	X	X	X
调试模式	JTAGWDTEN	TMS	TCK	TDI	TDO
正常模式	PA. 6/INT1	PB. 13/SEG13	PB. 15/SEG15	PB. 14/SEG14	PB. 12/SEG12

注：X 表示不可用

6 工作模式

6.1 芯片电源域分配



6.2 工作模式

芯片共有五种模式：测试模式，调试模式，正常模式，Sleep 模式，Hold 模式

TEST	JTAGWDTEN	工作模式
0	1	测试模式
0	0	调试模式 HT6015 采用 PB12, PB13, PB14, PB15 固定为 JTAG 接口
1	X	正常模式 芯片内部所有模块电源正常供电，系统时钟和模块开关配置根据用户软件决定，CPU 正常工作。
		Sleep 模式 在正常模式下，CPU通过执行如下指令进入Sleep模式： SCB->SCR = 0x0004; __WFI();

		<p>Hold 模式</p> <p>在正常模式下，CPU通过执行如下指令进入Hold模式：</p> <pre>SCB->SCR = 0x0000; __WFI();</pre>
--	--	--

芯片在正常模式下可以通过软件配置进入两种低功耗模式，分别是 Sleep 模式和 Hold 模式。Sleep 模式和 Hold 模式最主要有以下两点区别：

- Sleep 模式可以获得更低的功耗
- Sleep 模式的唤醒等同复位，而 Hold 模式唤醒则是接着原来运行的代码继续运行

6.3 睡眠模式（Sleep）

6.3.1 SLEEP 模式下各模块开关

- 数字电源LD0_1P5关闭，其供电的模块相应关闭；
- VRTC供电模块不关闭，RTC相关的晶振电路，TBS模块，分频补偿电路一直开启；
- 进入Sleep后，如果用户配置开启BOR和VCC检测功能，则BOR_DET和VCC_DET模块会由硬件分时开启以降低功耗；
- WDT默认开启，在SLEEP模式下，WDT计数溢出时，系统会发生WDT复位，但可以配置WDT_EN =0 在SLEEP模式下关闭WDT（详见CLKCTRL0寄存器）；
- 进入SLEEP之前，如果配置LCD、TBS模块开启，在进入SLEEP模式后，即可实现LCD静态显示，温度和电池电压测量功能；
- 为降低SLEEP模式下的功耗，可以在进入SLEEP模式之前，配置GPIO的状态（详见GPIO章节），控制好芯片和外设的状态，防止通过GPIO往外部漏电；
- 如果用户期望在Sleep达到最低功耗：
 - (1) CLKCTRL0和CLKCTRL1寄存器全部清0
- 进入SLEEP 模式后，芯片内部会自动关闭LD0_1P5（大功耗）输出，LD0_LowPower（低功耗）保持输出1.5V。

6.3.2 SLEEP 模式下的唤醒

CPU从SLEEP状态下唤醒等同复位，因此不进入中断向量，不会执行中断服务程序，程序从复位地址0000H开始执行。

在SLEEP模式下，Reset复位信号是不可被屏蔽的，包括POR，BOR，LBOR，外部RESET PIN上产生的外部复位信号，以及内部的WDT复位信号。当系统进入SLEEP模式后，如果以上复位信号产生，能够使芯片出现复位动作，程序从复位地址0000H开始执行。

要实现在 SLEEP 模式下的唤醒功能，进入 SLEEP 模式前需进行以下功能配置，且必需先使能模块的总中断：

- (1) **外部 INT 中断和串口 RX 引脚唤醒：**相应的 PIN 要配置为 INT 和 RX 功能（详细见 GPIO 单元），并

使能外部中断和 UART 中断。当上升沿（或下降沿）中断使能相应 PIN 上出现上升沿（或下降沿）并保持低电平不少于 2 个 Fcpu 的时间，CPU 可从 SLEEP 模式下唤醒。注意，这里的 Fcpu 时钟为 CPU 时钟分频寄存器的输出时钟，如果用户在进入 Sleep 之前 CPU 时钟分频寄存器 SYSCLKDIV 的分频值过大（如 1/128），则会造成外部唤醒 PIN 上要给出很长时间（超过 2 个 Fcpu 时钟）的低电平信号，才能将芯片从 SLEEP 模式下唤醒。

（2）**RTC 中断唤醒：**配置 RTC 模块中断使能，配置对应 RTC 的子中断源（仅配置 RTCIE 相应位中断使能），当 RTC 使能的中断时间到时，或者 RTC 使能的闹钟定时或定时器定时时间到时，可以让 CPU 从 SLEEP 模式下唤醒。

（3）**PMU 中断和 TBS 中断唤醒：**配置 PMU，TBS 模块中断使能，使能 PMU，TBS 对应的子中断源（配置 PMUIE 和 TBSIE 相应位中断使能），可以让 CPU 从 SLEEP 模式下唤醒。

6.3.3 从 SLEEP 模式唤醒后的唤醒方式确认

从 SLEEP 模式唤醒后，可以查询复位标志寄存器（RSTSTA 寄存器的 WakeupRST 位），如果该位为 1，则说明确实发生了唤醒复位，然后再通过唤醒标志寄存器 WAKEIF 确定具体的唤醒源，其中：

- 1) WAKEIF 的 RTCWKIF 位为 1，表示 CPU 是由 RTC 中断信号引起了唤醒。具体的中断源由 RTC 的 8 种中断源确定，可以查询 RTCIF 对应的位来确认是哪种 RTC 中断引起的唤醒，详见 RTC 单元。
- 2) WAKEIF 的 PMUWKIF 位为 1，表示 CPU 是由 PMU 中断信号引起了唤醒。具体的中断源由 PMU 的 4 种中断源确定，可以查询 PMUIF 对应的位来确认是 BORIF、VCCIF、LVDINIF，详见 PMU 单元（电源单元）。

6.3.4 进入 Sleep 模式

Sleep 模式通过 CortexM0 的系统自带指令 WFI 进入，即使在调试状态下，也是可以进入 Sleep 模式的，进入 Sleep 后 VDD PIN 输出为零。进入 Sleep 指令如下：

```
SCR = 0x04;  
__WFI();
```

在调试状态下，执行上述指令，cpu 停止，但未进 sleep 模式。

6.4 待机模式（Hold）

Hold 模式与 Sleep 模式的区别就是在 Hold 模式下，LD0_1P5 是由用户控制开关的（控制位），数字的 LD0_LowPower 供电一直打开，但是由于其低输出驱动能力（20-30uA），导致在这个状态下，很多数字功能模块不能使能，用户可配置开启大功耗大输出驱动能力的 LD0_1P5 来适应其应用的需求。

为了降低 Hold 模式下的功耗，BOR_DET，VCC_DET 模块由芯片硬件分时开启。

如果系统在进入 Hold 模式之前配置了中断使能，在进入 Hold 模式后发生相应的中断事件，则会导致芯片从 Hold 模式下唤醒，并进入相应的中断处理程序。

WDT 默认开启，在 Hold 模式下，WDT 计数溢出时，系统会发生 WDT 复位，但可以配置 WDT_EN = 0 在 HOLD 模式下关闭 WDT（详见 CLKCTRL0 寄存器）；

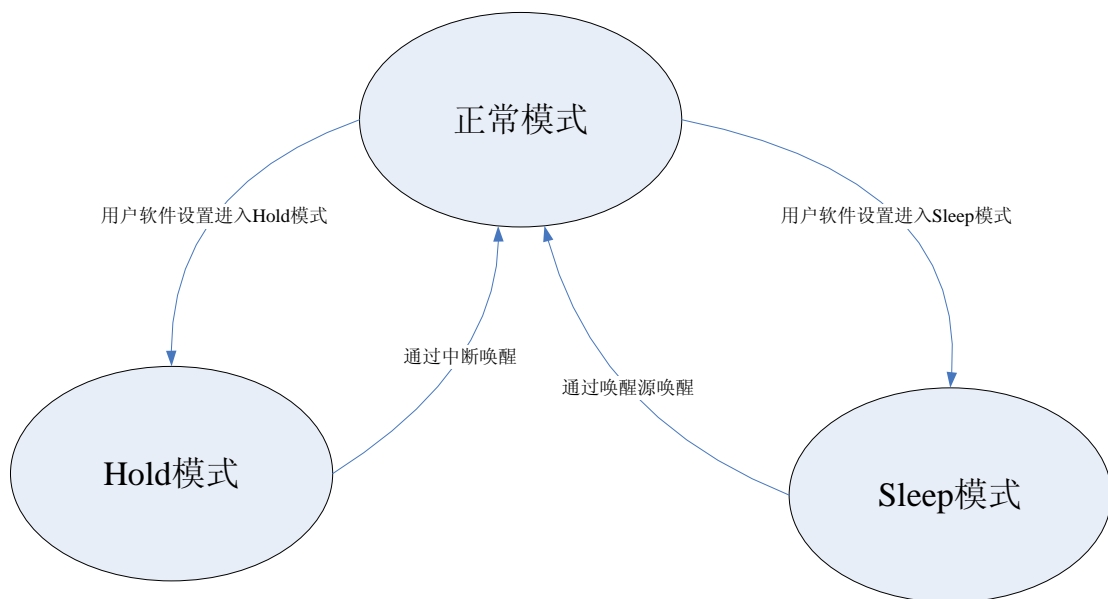
6.4.1 进入 Hold 模式

Hold模式通过CortexM0的系统自带指令WFI进入。

进入Hold指令如下：

```
SCR = 0x00;
__WFI();
```

6.5 模式转换图



6.6 特殊功能寄存器列表

基地址: 0xE000ED00				
偏移地址	名称	读写方式	复位值	功能描述
0x10	SCR	R/W	0x0000	系统控制寄存器

基地址: 0x4000F400				
偏移地址	名称	读写方式	复位值	功能描述
0x18	WAKEIF	R/W	0x0000	唤醒源标志寄存器

6.7 特殊功能寄存器说明

SCR (系统控制寄存器)		基地址: 0xE000ED10 偏移地址: 10H						
	Bit31	30	29	28...11	10	9	Bit8	
Read:	SCR[31:8]							
Write:	SCR[31:8]							
Reset:	0	0	0	0	0	0	0	
	Bit7	6	5	4	3	2	1	Bit0
Read:				RESERVE		SLEEPDE	RESERVE	
Write:				D		EP	D	
Reset:	0	0	0	0	0	0	0	0

位	功能描述
SLEEPDEEP	=1: 在执行 WFI 指令后, 芯片进入 Sleep 模式 =0: 在执行 WFI 指令后, 芯片进入 Hold 模式

WAKEIF (唤醒标志寄存器)		基地址: 0x4000F400 偏移地址: 18H						
	Bit31	30	29	28	27	26	25	Bit24
Read:	X	X	X	X	X	X	X	RESERVE
Write:	X	X	X	X	X	X	X	D
Reset:	0	0	0	0	0	0	0	0

	Bit23	22	21	20	19	18	17	Bit16
Read:	WDTWKIF	X	X	RTCWKIF	TBSWKIF	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	RX5WKIF	RX4WKIF	RX3WKIF	RX2WKIF	RX1WKIF	RX0WKIF	INT6WKIF
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	INT5WKIF	INT4WKIF	INT3WKIF	INT2WKIF	INT1WKIF	INT0WKIF	X	PMUWKIF
Write:								
Reset:	0	0	0	0	0	0	0	0

注：Sleep 唤醒和 Hold 唤醒共用此标志位

该寄存器为只读寄存器，它永远会保持上一次导致芯片唤醒的唤醒源头，当一个新的唤醒事件产生时候，由硬件产生新的唤醒源标志，同时将之前的唤醒标志清 0

位	功能描述
RESERVED	该寄存器位用户不要修改，无意义
WDTWKIF	WDT中断唤醒 WDT 中断唤醒发生时，设置标志位为 1
RTCWKIF	RTC唤醒标志 SLEEP/HOLD模式下RTC中断发生时将会产生RTC唤醒，此位置为1。（具体RTC那个唤醒源头需要查看RTCIF寄存器）
TBSWKIF	TBS唤醒标志 SLEEP/HOLD模式下TBS中断发生时将会产生TBS唤醒，此位置为1。（具体TBS那个唤醒源头需要查看TBSIF寄存器）
RX5WKIF	RX5唤醒标志 RX5唤醒发生时，设置标志位为1，硬件进入SLEEP/HOLD后再唤醒则清除之前的标志
RX4WKIF	RX4唤醒标志 RX4唤醒发生时，设置标志位为1，硬件进入SLEEP/HOLD后再唤醒则清除之前的标志
RX3WKIF	RX3唤醒标志 RX3唤醒发生时，设置标志位为1，硬件进入SLEEP/HOLD后再唤醒则清除之前的标志
RX2WKIF	RX2唤醒标志 RX2唤醒发生时，设置标志位为1，硬件进入SLEEP/HOLD后再唤醒则清除之前的标志
RX1WKIF	RX1唤醒标志 RX1唤醒发生时，设置标志位为1，硬件进入SLEEP/HOLD后再唤醒则清除之前的标志
RX0WKIF	RX0唤醒标志

	RX0唤醒发生时，设置标志位为1，硬件进入SLEEP/HOLD后再唤醒则清除之前的标志
INT6WKIF	INT6唤醒标志 INT6唤醒发生时，设置标志位为1，硬件进入SLEEP/HOLD后再唤醒则清除之前的标志
INT5WKIF	INT5唤醒标志 INT5唤醒发生时，设置标志位为1，硬件进入SLEEP/HOLD后再唤醒则清除之前的标志
INT4WKIF	INT4唤醒标志 INT4唤醒发生时，设置标志位为1，硬件进入SLEEP/HOLD后再唤醒则清除之前的标志
INT3WKIF	INT3唤醒标志 INT3唤醒发生时，设置标志位为1，硬件进入SLEEP/HOLD后再唤醒则清除之前的标志
INT2WKIF	INT2唤醒标志 INT2唤醒发生时，设置标志位为1，硬件进入SLEEP/HOLD后再唤醒则清除之前的标志
INT1WKIF	INT1唤醒标志 INT1唤醒发生时，设置标志位为1，硬件进入SLEEP/HOLD后再唤醒则清除之前的标志
INT0WKIF	INT0唤醒标志 INT0唤醒发生时，设置标志位为1，硬件进入SLEEP/HOLD后再唤醒则清除之前的标志
PMUWKIF	PMU唤醒标志 SLEEP/HOLD模式下PMU事件发生时将会产生PMU唤醒，此位置为1，硬件进入SLEEP/HOLD后再唤醒则清除之前的标志（具体哪个PMU唤醒源需要查看PMUIF寄存器。）

7 GPIO 模块

7.1 概述

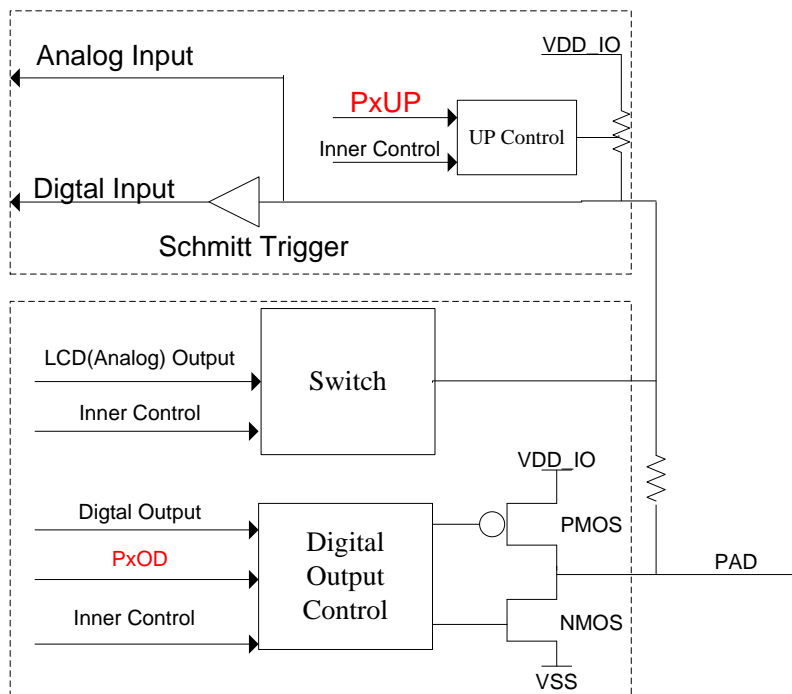
HT6015/6215提供PA[0..13], PB[0..15], PC[0..14], PD[0..15], PE[0..8]并行端口, 支持70个双向I/O引脚, 可以分别配置成输入或者输出模式。作为输入方式时, 内部上拉88K电阻可配置。

各个I/O都具有最小3mA的驱动能力, 部分具备大驱动能力的IO如引脚说明里所述。

HT6017提供的I/O包括: PA[4..10, 12, 13], PB[4..15], PC[0..14], PD[3..15], PE[3..5, 7, 8], 支持54个双向I/O引脚, 功能与HT6015/6215相同。

HT6019提供的I/O包括: PA[4..13], PB[4, 5, 12..15], PC[0..3, 9..12], PD[8..15], PE[0..2, 6, 7], 支持37个双向I/O引脚, 功能与HT6015/6215相同。

7.2 芯片引脚结构说明



1. PxUP/PxOD可以通过用户寄存器配置
2. PxUP有且只在端口配置为**数字输入**时配置才有效。
3. PxOD有且只在配置为**数字输出**时配置才有效。
4. Inner Control为内部控制逻辑信号，对用户不可见。

7.3 I/O 端口基地址列表

GPIO 模块寄存器基地址:

0x40011000 (PA 端口);

0x40011100 (PB 端口);

0x40011200 (PC 端口);

0x40011300 (PD 端口);

0x40011400 (PE 端口);

偏移地址	名称	读写方式	复位值	功能描述
0x00	IOCFG	R/W	0x0000	端口功能配置寄存器 1 (写保护)
0x04	AFCFG	R/W	0x0000	端口功能配置寄存器 2 (写保护)
0x08	PTDIR	R/W	0x0000	端口方向配置寄存器

0x0C	PTUP	R/W	0x0000	端口上拉配置寄存器
0x10	PTDAT	R/W	0x0000	端口数据寄存器
0x14	PTSET	W	0x0000	端口设置寄存器（只写）
0x18	PTCLR	W	0x0000	端口复位寄存器（只写）
0x1C	PTTOG	W	0x0000	端口翻转寄存器（只写）
0x20	PTOD	R/W	0xFFFF	端口 Open Drain 功能配置寄存器

GPIO 模块寄存器基地址： 0x40011500(大电流端口)；

偏移地址	名称	读写方式	复位值	功能描述
0x00	HDPORT	R/W	0x0000	大电流端口配置寄存器

7.4 特殊功能寄存器说明

IOCFG（写保护） （端口功能配置寄存器 1）		基地址： 0x40011000--0x40011400 偏移地址： 00H						
	Bit15	14	13	12	11	10	9	Bit8
Read:	PT[15:8]							
Write:	PT[15:8]							
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	PT[7:0]							
Write:	PT[7:0]							
Reset:	0	0	0	0	0	0	0	0

位	功能描述
PT[15:0]	端口 IO 功能配置位 0: 对应的端口配置为 GPIO 1: 对应的端口配置为功能 PIN

注：有些端口没有使用如 PA14, PA15, 对于这类端口相应的数据位如 IOCFG[15:14], 是不可读写的

AFCFG（写保护） （端口功能配置寄存器 2）		基地址： 0x40011000--0x40011400 偏移地址： 04H						
	Bit15	14	13	12	11	10	9	Bit8
Read:	PT[15:8]							
Write:	PT[15:8]							
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	PT[7:0]							
Write:	PT[7:0]							
Reset:	0	0	0	0	0	0	0	0

位	功能描述
PT[15:0]	端口复用功能配置位（此寄存器只在对应端口配置为功能 PIN 时才有效） 0: 复用功能 1 1: 复用功能 2

PTDIR (端口方向配置寄存器)			基地址: 0x40011000--0x40011400 偏移地址: 08H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	PT[15:8]							
Write:	PT[15:8]							
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	PT[7:0]							
Write:	PT[7:0]							
Reset:	0	0	0	0	0	0	0	0

位	功能描述
PT[15:0]	端口方向配置位（此寄存器只在对应端口配置为 GPIO 时才有效） 0: 输入 1: 输出

PTUP (端口上拉配置寄存器)			基地址: 0x40011000--0x40011400 偏移地址: 0CH					
	Bit15	14	13	12	11	10	9	Bit8
Read:	PT[15:8]							
Write:	PT[15:8]							
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	PT[7:0]							
Write:	PT[7:0]							
Reset:	0	0	0	0	0	0	0	0

位	功能描述
PT[15:0]	端口上拉配置位（此寄存器只在对应端口配置为数字输入时才有效） 0: 使能上拉 1: 禁止上拉（浮空）

PTDAT (端口数据寄存器)			基地址: 0x40011000--0x40011400 偏移地址: 10H					
--------------------	--	--	--	--	--	--	--	--

	Bit15	14	13	12	11	10	9	Bit8
Read:	PT[15:8]							
Write:	PT[15:8]							
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	PT[7:0]							
Write:	PT[7:0]							
Reset:	0	0	0	0	0	0	0	0

位	功能描述
PT[15:0]	端口数据位（此寄存器只在对应端口配置为 GPIO 时才有效） 当端口配置为输入时为读到的 IO 口状态 0: 读到的为低电平 1: 读到的为高电平 当端口配置为输出时 0: 输出低电平 1: 输出高电平

PTSET (端口设置寄存器)			基地址: 0x40011000--0x40011400 偏移地址: 14H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:	PT[15:8]							
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	X	X	X	X	X	X	X	X
Write:	PT[7:0]							
Reset:	0	0	0	0	0	0	0	0

注：本寄存器只可写入。

位	功能描述
PT[15:0]	端口设置位（此寄存器只在对应端口配置为 GPIO 且输出时才有效） 0: 写 0 无效 1: 写 1 将对应的端口输出高电平（同时更新 PTDAT 中对应的值）

PTCLR (端口复位寄存器)			基地址: 0x40011000--0x40011400 偏移地址: 18H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:	PT[15:8]							
Reset:	0	0	0	0	0	0	0	0

	Bit7	6	5	4	3	2	1	Bit0
Read:	X	X	X	X	X	X	X	X
Write:	PT[7:0]							
Reset:	0	0	0	0	0	0	0	0

注：本寄存器只可写入。

位	功能描述
PT[15:0]	端口复位位（此寄存器只在对应端口配置为 GPIO 且输出时才有效） 0：写 0 无效 1：写 1 将对应的端口输出低电平（同时更新 PTDAT 中对应的值）

PTTOG (端口翻转寄存器)			基地址： 0x40011000--0x40011400 偏移地址： 1CH					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:	PT[15:8]							
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	X	X	X	X	X	X	X	X
Write:	PT[7:0]							
Reset:	0	0	0	0	0	0	0	0

注：本寄存器只可写入。

位	功能描述
PT[15:0]	端口翻转位（此寄存器只在对应端口配置为 GPIO 且输出时才有效） 0：写 0 无效 1：写 1 将使对应的端口输出电平发生翻转（同时更新 PTDAT 中对应的值）

PTOD (端口开漏配置寄存器)			基地址： 0x40011000--0x40011400 偏移地址： 20H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	PT[15:8]							
Write:								
Reset:	1	1	1	1	1	1	1	1
	Bit7	6	5	4	3	2	1	Bit0
Read:	PT[7:0]							
Write:								
Reset:	1	1	1	1	1	1	1	1

位	功能描述
PT[15:0]	端口开漏配置位（此寄存器只在对应端口配置为数字输出时才有效） 0：开漏功能使能（开漏输出，输出高为浮空，输出低为低）

	1: 开漏功能无效（推挽输出，输出高为高，输出低为低）
--	-----------------------------

HDPORT (大电流端口配置寄存器)		基地址: 0x40011500 偏移地址: 00H						
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	X	X	X	X	PA8HD	PA7HD	PA6HD	PC0HD
Write:								
Reset:	0	0	0	0	0	0	0	0

注：该寄存器为单独的起始地址

位	功能描述
PA8HD, PA7HD, PA6HD, PC0HD	端口大电流驱动配置（分别对应 PA8, PA7, PA6, 和 PC0 端口） 0: 普通驱动能力 1: 超大电流驱动能力（20mA-30mA）

8 中断模块

8.1 中断向量说明

系统中断	中断号	中断使能	中断标志	功能描述
NMI	-			硬件强制切换低频 RC 中断
HardFault	-13			故障/异常触发中断
SVCall	-5			软件触发中断
PendSV	-2			软件触发中断
SysTick	-1			系统定时器周期中断
以上为内核自带				
PMU	0	PMUIE. LVDINIE	PMUIF. LVDINIF	LVDIN检测中断
		PMUIE. BORIE	PMUIF. BORIF	BOR检测中断
		PMUIE. VCCIE	PMUIF. VCCIF	VCC检测中断
EXTIO-6	2-8	EXTIE. RIE[6:0]	EXTIF. RIF[6:0]	外部输入引脚上升沿中断
		EXTIE. FIE[6:0]	EXTIF. FIF[6:0]	外部输入引脚下降沿中断
UART0-5 (UART3 和 UART4 有 7816 功能)	9-14	UARTCON. RXIE	UARTSTA. RXIF	UART 接收中断
		UARTCON. TXIE	UARTSTA. TXIF	UART 发送中断
		IS07816CON. PRDIE	IS07816STA. PRDIF	7816 溢出中断 (UART3, UART4)
		IS07816CON. RXIE	IS07816STA. RXIF	7816 接收中断 (UART3, UART4)
TMRO-3	15-18	IS07816CON. TXIE	IS07816STA. TXIF	7816 发送中断 (UART3, UART4)
		TMRIE. CMPIE	TMRIF. CMPIF	比较中断
		TMRIE. CAPIE	TMRIF. CAPIF	捕获中断
TBS	19	TMRIE. PRDIE	TMRIF. PRDIF	周期性溢出中断
		TBSIE. VCCIE	TBSIF. VCCIF	电源电压测量中断
		TBSIE. ADC1IE	TBSIF. ADC1IF	ADC 通道 1 测量中断
		TBSIE. ADC0IE	TBSIF. ADC0IF	ADC 通道 0 测量中断
		TBSIE. VBATIE	TBSIF. VBATIF	电池电压测量中断
RTC	20	TBSIE. TMPIE	TBSIF. TMPIF	温度检测中断
		RTCIE. ALMIE	RTCIF. ALMIF	RTC 闹铃中断
		RTCIE. RTC2IE	RTCIF. RTC2IF	RTC 定时器 2 中断
		RTCIE. RTC1IE	RTCIF. RTC1IF	RTC 定时器 1 中断
		RTCIE. MTHIE	RTCIF. MTHIF	RTC 月中断
		RTCIE. DAYIE	RTCIF. DAYIF	RTC 日中断
		RTCIE. HRIE	RTCIF. HRIF	RTC 小时中断
RTCIE. MINIE	RTCIF. MINIF	RTC 分钟中断		

		RTCIE. SECIE	RTCIF. SECIF	RTC 秒中断
I2C	21		I2CCON. SI	I2C 传输中断
SPI	22		SPISTA. SPIF	SPI 传输完成中断
			SPISTA. MODF	SPI 传输错误中断
WDT	23			看门狗溢出中断

注：只有 UART3 和 UART4 有 7816 功能，因此只有该两个通讯端口有 7816 溢出中断，7816 接收中断和 7816 发送中断

8.2 特殊功能寄存器列表

寄存器地址	名称	读写方式	复位值	功能描述
0xE000E100	ISER	R/W	0x00000000	中断使能配置寄存器
0xE000E180	ICER	R/W	0x00000000	中断禁止配置寄存器
0xE000E200	ISPR	R/W	0x00000000	中断标志置位寄存器
0xE000E280	ICPR	R/W	0x00000000	中断标志清零寄存器
0xE000E400-0xE000E41C	IPRO-IPR7	R/W	0x00000000	中断优先级寄存器

基地址：0x40011800

偏移地址	名称	读写方式	复位值	功能描述
0x00	EXTIE	R/W	0x0000	外部中断边沿配置寄存器
0x04	EXTIF	R/W	0x0000	外部中断标志寄存器
0x08	PINFLT	R/W	0x0000	引脚数字滤波器使能

8.3 特殊功能寄存器说明

ISER (中断使能配置寄存器)	寄存器地址：0xE000E100							
	Bit31…Bit0							
Read:	SETNA[31:0]							
Write:	SETNA[31:0]							
Reset:	0	0	0	…	0	0	0	0

中断使能寄存器，该寄存器写 1 置 1，使能中断，写 0 无效。

共 32 个控制位对应 32 个中断，每一位的对应关系见中断向量说明，如：

SETNA[0]对应 PMU

SETNA[2] 对应 INTO

SETNA[3] 对应 INT1

推荐使用 CortexM0 库函数中的 NVIC_EnableIRQ 来使能中断

ICER (中断禁止配置寄存器)		寄存器地址: 0xE000E180						
	Bit31...Bit0							
Read:	CLRENA[31:0]							
Write:								
Reset:	0	0	0	...	0	0	0	0

中断禁止寄存器，共 32 个控制位对应 32 个中断，该寄存器写 1 清 0，禁止中断，写 0 无效，该寄存器和 ISER 联动，如果将 ICER 的 bit0 置 1，则 ICER 和 ISER 的 bit0 都会被清 0。

每一位的对应关系见中断向量说明。

推荐使用 CortexM0 库函数中的 NVIC_DisableIRQ 来禁止中断

ISPR (中断标志置位寄存器)		寄存器地址: 0xE000E200						
	Bit31...Bit0							
Read:	SETPEND[31:0]							
Write:								
Reset:	0	0	0	...	0	0	0	0

中断标志置位寄存器，该寄存器写 1 置 1，写 0 无效，可通过查询该寄存器来查询内核中断标志。

共 32 个控制位对应 32 个中断，每一位的对应关系见中断向量说明。

推荐使用 CortexM0 库函数中的 NVIC_SetPendingIRQ 来置位中断标志

ICPR (中断标志清零寄存器)		寄存器地址: 0xE000E280						
	Bit31...Bit0							
Read:	CLRPEND[31:0]							
Write:								
Reset:	0	0	0	...	0	0	0	0

中断标志清零寄存器，该寄存器写 1 清 0，清除中断标志，写 0 无效，该寄存器和 ISPR 联动，如果将 ICPR 的 bit0 置 1，则 ICPR 和 ISPR 的 bit0 都会被清 0。

共 32 个控制位对应 32 个中断，每一位的对应关系见中断向量说明。

推荐使用 CortexM0 库函数中的 NVIC_ClearPendingIRQ 来清零中断标志

IPR0 --- IPR7 (中断优先级寄存器)		寄存器地址: 0xE000E400--0xE000E417						
-----------------------------	--	-------------------------------	--	--	--	--	--	--

	Bit31…Bit0							
Read:	Priority [31:0]							
Write:								
Reset:	0	0	0	…	0	0	0	0

地址	寄存器名	功能描述
0xE000E400	IPR0	中断优先级配置, Interrupt0 --- Interrupt3 Bit[31:30]: Interrupt3 优先级 Bit[23:22]: Interrupt2 优先级 Bit[15:14]: Interrupt1 优先级 Bit[7:6]: Interrupt0 优先级
0xE000E404	IPR1	中断优先级配置, Interrupt4 --- Interrupt7
0xE000E408	IPR2	中断优先级配置, Interrupt8 --- Interrupt11
0xE000E40C	IPR3	中断优先级配置, Interrupt12 --- Interrupt15
0xE000E410	IPR4	中断优先级配置, Interrupt16 --- Interrupt19
0xE000E414	IPR5	中断优先级配置, Interrupt20 --- Interrupt23
0xE000E418	IPR6	中断优先级配置, Interrupt24 --- Interrupt27
0xE000E41C	IPR7	中断优先级配置, Interrupt28 --- Interrupt31

推荐使用 CortexM0 库函数中的 NVIC_SetPriority 来设置中断优先级

EXTIE (外部中断边沿配置寄存器)		基地址: 0x40011800 偏移地址: 00H						
	Bit15	14	13	12	11	10	9	Bit8
Read:	RIE[6:0]							
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	FIE[6:0]							
Write:								
Reset:	0	0	0	0	0	0	0	0

位	功能描述
RIE[6:0]	INT 外部输入引脚上升沿中断使能 0: 禁止 1: 使能
FIE[6:0]	INT 外部输入引脚下降沿中断使能 0: 禁止 1: 使能

EXTIF (外部中断标志寄存器)			基地址: 0x40011800 偏移地址: 04H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	RIF[6:0]							
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	FIF[6:0]							
Write:								
Reset:	0	0	0	0	0	0	0	0

位	功能描述
RIF[6:0]	INT 外部输入引脚上升沿中断标志 0: 未产生中断 1: 产生中断
FIF[6:0]	INT 外部输入引脚下降沿中断标志 0: 未产生中断 1: 产生中断

PINFLT (外部引脚滤波器配置寄存器)			基地址: 0x40011800 偏移地址: 08H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	RXFLT[5:0]							
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	INTFLT[6:0]							
Write:								
Reset:	0	0	0	0	0	0	0	0

位	功能描述
RXFLT[5:0]	RX 外部输入引脚数字滤波功能使能 0: 禁止 1: 使能
INTFLT[6:0]	INT 外部输入引脚数字滤波功能使能 (在使用相应的中断功能时必须打开对应的数字滤波功能) 0: 禁止 1: 使能

注: 用户在使用 INT 外部中断引脚功能的时候, 必须要将 PINFLT 寄存器中的相应的引脚数字滤波功能也打开。

9 Reset 模块

9.1 复位优先级

芯片共有 8 种复位方式，可分三种复位优先级。

下表中的复位主要是指芯片中除了 RTC 模块之外的所有模块的复位。

RTC 模块为独立的，RTC 模块的复位只会被其独立的 VRTC 引脚电源的上电 POR 而复位。

序号	复位源	复位等级	不能复位的寄存器
1	上电复位 (POR)	一级	1, 复位状态寄存器 RSTSTA
2	低电压掉电复位 (LBOR)		
3	外部引脚 /RST 复位	二级	1, 复位状态寄存器 RSTSTA 2, PMU 模块的寄存器: PMUCON, VDETCFG, VDETPCFG
4	掉电复位 (BOR)		
5	看门狗复位 (WatchDog)	三级	1, 复位状态寄存器 RSTSTA 2, PMU 模块的寄存器: PMUCON, VDETCFG, VDETPCFG 3, GPIO 模块的寄存器: IOCFG, AFCFG, PTDIR, PTUP, PTDAT, PTOD 4, LCD 相关寄存器: LCDCLK, LCDCR, LCD_BUF[i] 5, CMU 相关寄存器: CLKCTRL0, CLKCTRL1, HRCDIV, HRCADJ
6	调试复位 (Debug Reset)		
7	唤醒复位 (WakeUp Reset)		

注 1: RSTSTA 的 POR 复位标志和 LBOR 复位标志之间可以互相清除

注 2: LRCADJ 会被 Watchdog 和 Debug Reset 复位

注 3: 软复位 (SoftReset) 属于 ARM Cortex M0 内核自带复位，不能复位所有寄存器

注 4: 唤醒复位还不能复位所有的中断标志寄存器

注 5: TBS 模块会被 VRTC 电压的 POR/LBOR 复位

9.2 复位说明

任何复位源产生复位后，CPU 的程序指针恢复到 0000H，绝大部分寄存器恢复到缺省值：

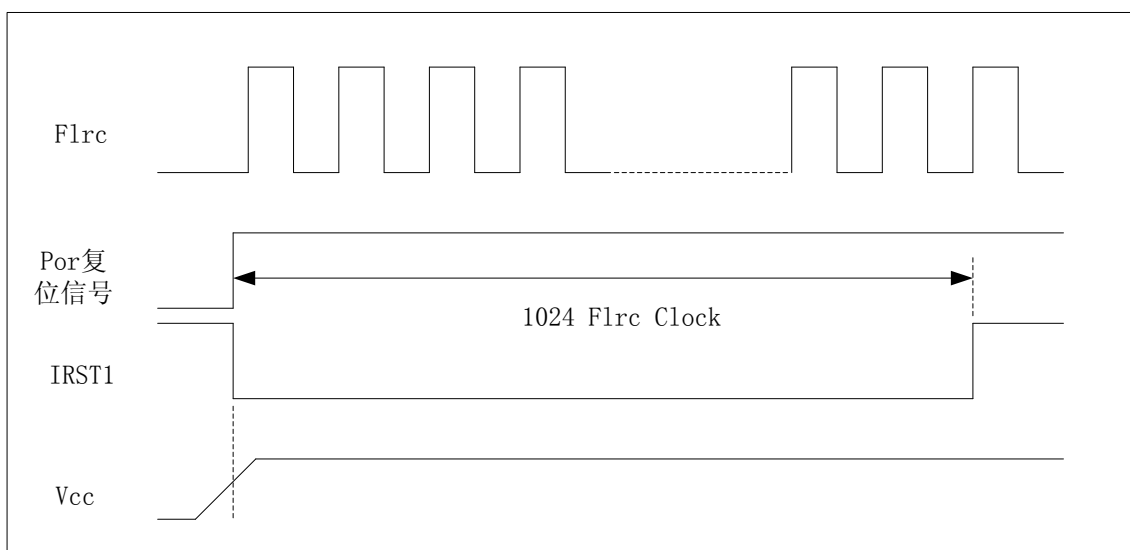
- 1) POR, LBOR 和 BOR 复位时，内部复位信号 IRST 将保持有效，并保持 1024 个 Flrc
- 2) 外部 RST, WDT Reset, SoftReset, Debug Reset, WakeUp Reset 复位时，内部 IRST 信号有效，并保持 64 个 Flrc。
- 3) 只有 VRTC 引脚的 POR 复位会对 RTC 模块复位。

9.2.1 上电复位

当电源第一次加到芯片上时，上电复位电路将会产生一个 POR 脉冲，指示发生上电。内部复位信号 IRST 保持为低电平，1024 个 Flrc 后，IRST 才会变为高电平。

上电复位 POR 产生时，下面的事件将会发生：

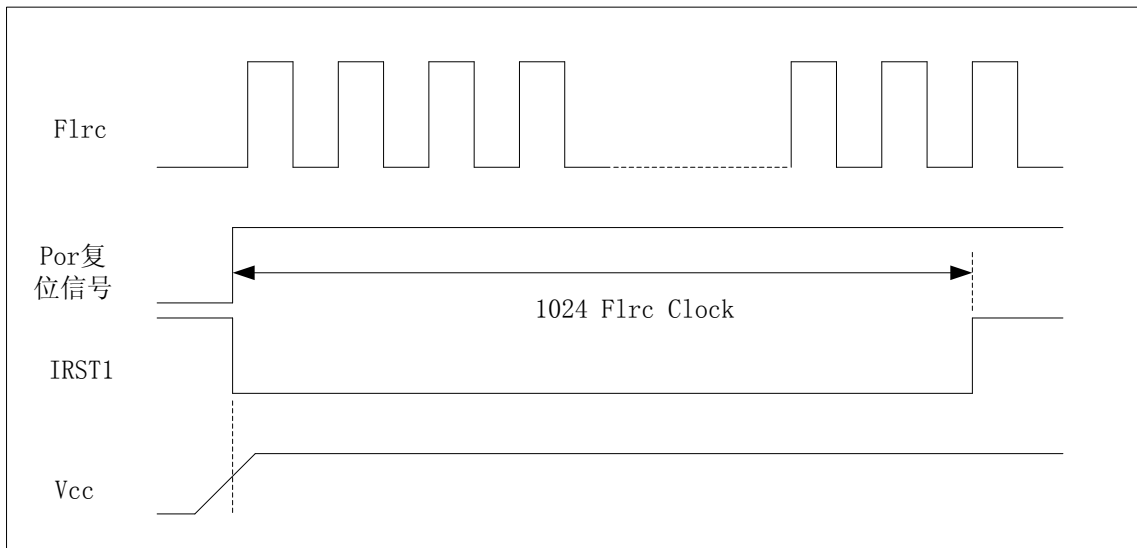
- 产生一个 POR 脉冲
- 第一次 POR 复位会将 RTC 模块复位（RTC 的复位只能由 VRTC 的电源的上电 POR 复位）
- 内部复位信号 IRST 有效
- 计数 1024 个 Flrc
- 复位状态寄存器 RSTSTA 的上电复位标志位 POR 被设置为 1，其他 RSTSTA 为被清为 0。
- CPU 从地址 0000H 执行程序



上电复位 POR 说明

9.2.2 低电压检测复位

低电压检测复位（LBOR）在掉电后重新上电的复位过程与上电复位（POR）相同。

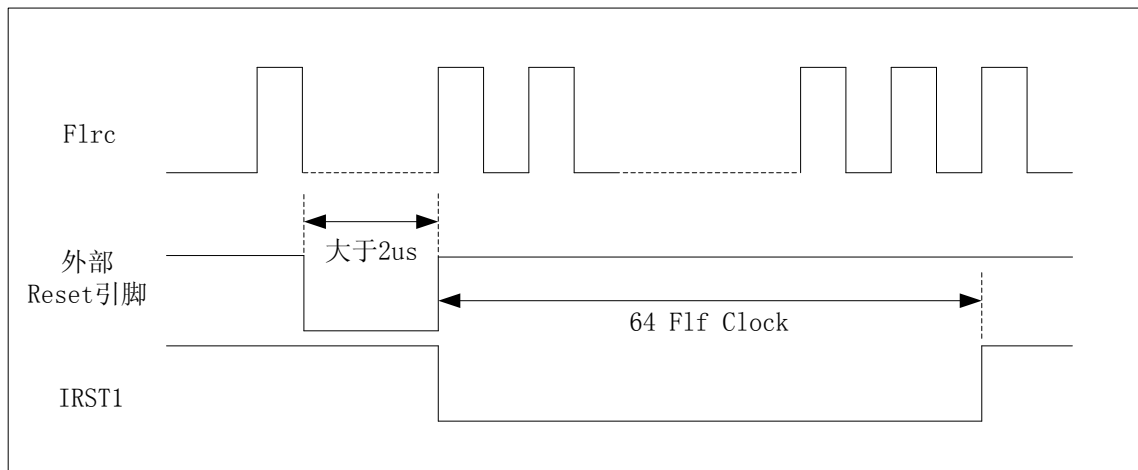


LBOR 复位说明

9.2.3 外部引脚复位

外部复位引脚/RST 出现比 2us 宽的低电平时，内部复位信号 IRST 有效，复位状态寄存器的复位标志位 RST 被设置为 1；内部复位信号 IRST 有效脉宽为 64 个 Flrc。

如果/RST 低电平脉宽比 2us 窄，系统不发生复位。



外部引脚复位说明

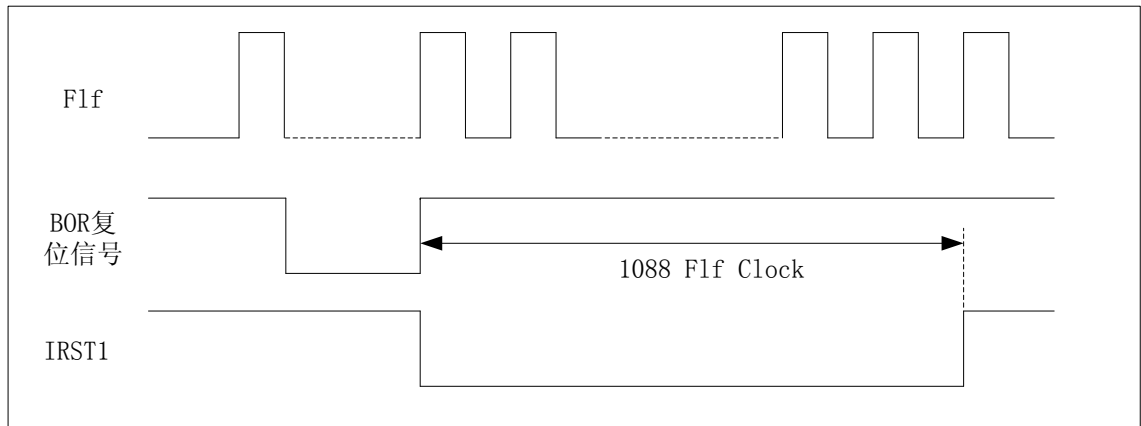
9.2.4 掉电复位

当掉电检测电路检测到电源电压低于电压 V_{bor} 时，BOR 输出低电平，内部复位信号 IRST 将变为低电平，复位状态寄存器 RSTSTA 的 BOR 标志位被置为 1。当掉电检测电路检测到电源电压高于电压 V_{bor} 时，BOR 输出高电平，IRST 在 1024 个 Flrc 时间之后变为高电平。

掉电复位 BOR 产生时，下面的事件将会发生：

- 产生一个 BOR 脉冲

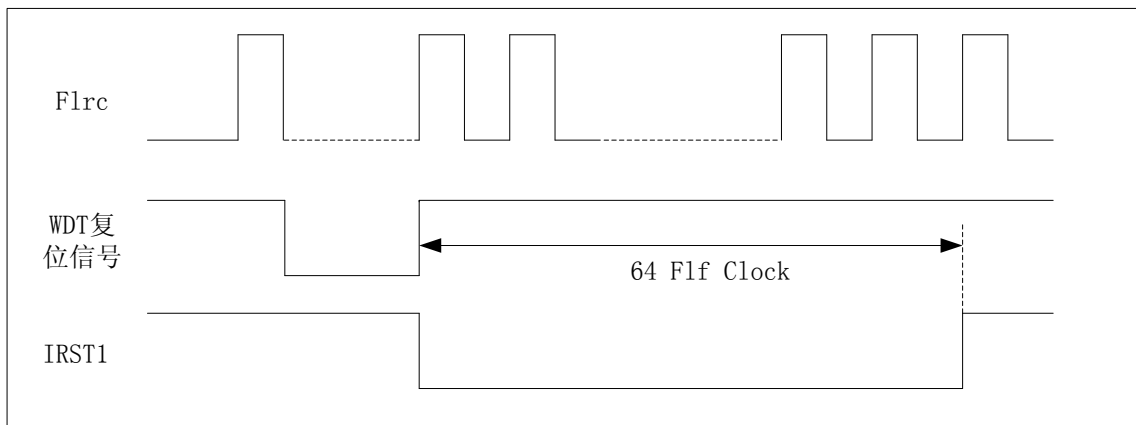
- 内部复位信号 IRST 有效
- 计数 1024 个 Flrc
- 复位状态寄存器 RSTSTA 的掉电复位标志位 BOR 被设置为 1，其他 RSTSTA 为被清为 0。
- CPU 从 0000H 开始执行程序



BOR 复位说明

9.2.5 看门狗复位

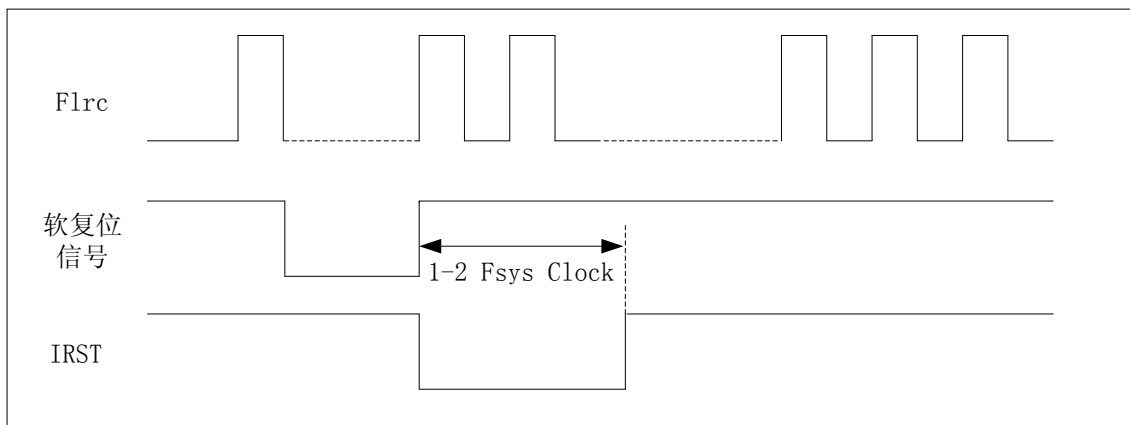
WatchDog Timer 溢出时将会产生导致内部复位 IRST 有效，复位状态寄存器的 WDT 复位标志位 WDT 被设置为 1。WDT 的复位脉宽为 64 个 Fosc。



WDT 复位

9.2.6 软复位

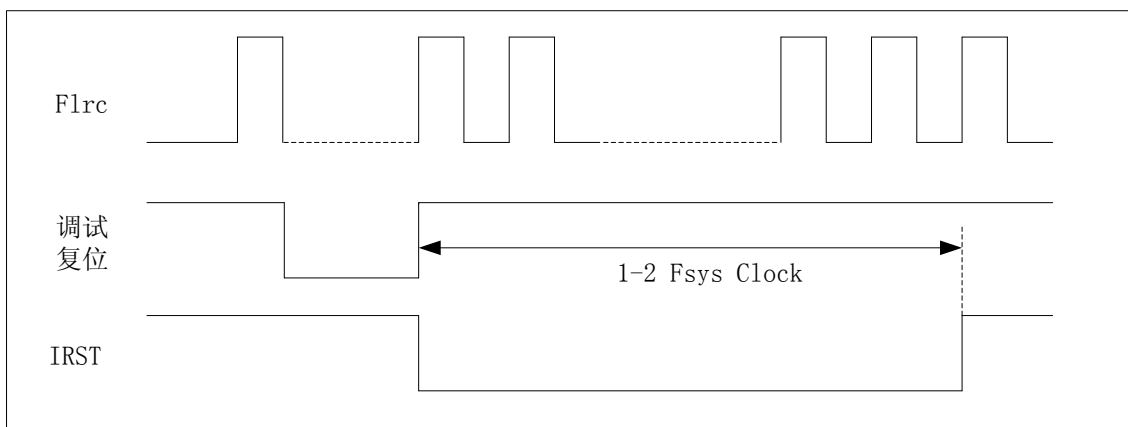
当向系统控制块的应用中断与控制状态寄存器寄存器 AIRCR 的 bit2 写入 1 时，则产生一个软复位。



软复位

9.2.7 调试复位

这种复位只在 JTAG 调试状态下才有可能产生。

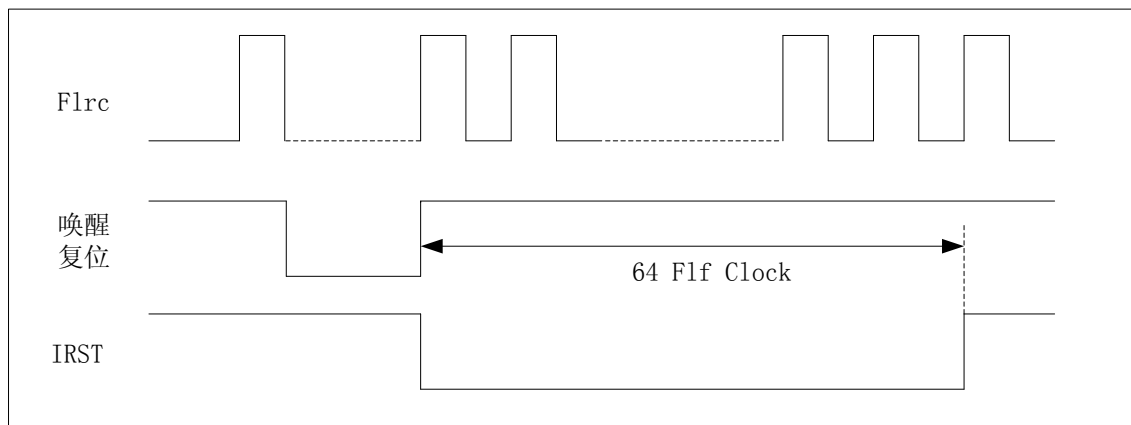


调试复位

9.2.8 唤醒复位

出现唤醒事件时，按照下面顺序执行：

- 内部复位信号 IRST 有效
- 复位状态寄存器 RSTSTA 的掉电复位标志位 WKR 被设置为 1
- 计数 64 个 Flrc 后，释放内部复位信号 IRST



唤醒复位

9.3 特殊功能寄存器列表

基地值: 0x4000F400 (与 PMU 模块相同)				
偏移地址	名称	读写方式	复位值	功能描述
0x30	RSTSTA	R/W	-----	复位标志寄存器

基地值: 0xE000ED00				
偏移地址	名称	读写方式	复位值	功能描述
0x0C	AIRCR	R/W	-----	应用中断与控制状态寄存器

9.4 特殊功能寄存器说明

RSTSTA (复位标志寄存器)			基地址: 0x4000F400 偏移地址: 30H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	Hold_Fl	Sleep_	X	X	X	X	X	BORRST
Write:	ag	Flag						
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	DebugRS	SoftRS	ExtRST	RESERVE	Wakeup	WDTRST	LBORRST	PORRST
Write:	T	T		D	RST			
Reset:	0	0	0	0	0	0	0	0

位	功能描述
---	------

Hold_flag	Hold 模式下中断唤醒标志位 0: 未发生 Hold 模式下中断唤醒标志位 1: 发生了 Hold 模式下中断唤醒标志位 写 0 清 0
Sleep_flag	Sleep 模式下中断唤醒标志位 0: 未发生 Sleep 模式下唤醒 1: 发生了 Sleep 模式下唤醒 写 0 清 0
BORRST	BOR 复位标志位 0: 未发生 BOR 复位 1: 发生了 BOR 复位 写 0 清 0
DebugRST	调试复位复位标志位 0: 未发生 Debug Reset 复位 1: 发生了 Debug Reset 复位 写 0 清 0
SoftRST	软复位复位标志位 0: 未发生 Soft Reset 复位 1: 发生了 Soft Reset 复位 写 0 清 0
ExtRST	外部 RST 复位标志位 0: 未发生 RST 复位 1: 发生了 RST 复位 写 0 清 0
RESERVED	该标志位对用户无意义
WakeupRST	唤醒复位复位标志位 0: 未发生 Wakeup Reset 复位 1: 发生了 Wakeup Reset 复位 写 0 清 0
WDTRST	Watch Dog 复位标志位 0: 未发生 WDT 复位 1: 发生了 WDT 复位 写 0 清 0
LBORRST	LBOR 复位标志位 0: 未发生 LBOR 复位 1: 发生了 LBOR 复位 写 0 清 0
PORRST	POR 复位标志位 0: 未发生 POR 复位 1: 发生了 POR 复位 写 0 清 0

AIRCR (应用中断与控制状态寄存器)			基地址: 0xE000ED00 偏移地址: 0CH					
	Bit31	30	29	28...11		10	9	Bit8
Read:	AIRCR [31:8]							
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:						SYSRESE	RESERVE	
Write:						TREQ	D	
Reset:	0	0	0	0	0	0	0	0

位	功能描述
SYSRESE TREQ	=1: 芯片发生软复位 =0: 无效

10 UART/7816 通讯模块

10.1 功能说明

UART 串行通信模块实现与外部设备的异步串行通信。

特点:

- 共六路UART
- UART3, UART4分别与两路7816接口复用, 通过MODESEL寄存器选择
- 波特率可软件设置
- 全双工通信口, 可配置为红外调制输出, 红外调制极性可选
- 发送支持1个停止位或2个停止位
- 数据位宽支持7或8位
- 硬件自动完成奇偶校验, 数据接收完成的同时判断并提示奇偶校验错误, 给出标志。
- 接收/发送中断使能分别独立

串口提供灵活的全双工异步通信的接收器/发送器, 通过寄存器 UARTCON 配置串口工作在不同的工作模式, 列举如下:

- 方式 1: 通过 TXD 发送或通过 RXD 接收 7 个数据位, 无奇偶校验, 波特率可变。
- 方式 2: 通过 TXD 发送或通过 RXD 接收 7 个数据位, 和 1 个奇偶校验位, 波特率可变。
- 方式 3: 通过 TXD 发送或通过 RXD 接收 8 个数据位, 无奇偶校验, 波特率可变。
- 方式 4: 通过 TXD 发送或通过 RXD 接收 8 个数据位, 和 1 个奇偶校验位, 波特率可变。

六路UART的输出TX0~TX5都可以调制成38K红外信号。调制信号的占空比可调, 最大波特率不超过2400bps。

六路 UART 的输入 RX0~RX5 也都可以配置作为外部中断的输入, 可以很方便的实现在 SLEEP 和 HOLD 模式下的外部通信唤醒功能。

芯片最多提供两路IS07816接口, 支持2个外部7816设备。

7816接口主要特点如下:

- 两路7816接口与UART3, UART4分别复用, 通过MODESEL寄存器选择
- 波特率设置与UART波特率设置相同, 常用波特率覆盖, 最高波特率115200
- 响应位长度支持1、1.5或2bit, 发送奇偶校验支持奇、偶和固定校验
- 支持收发数据状态查询, 硬件给出接收/发送数据正确性, 给出标志
- 接收/发送中断使能分别独立, 支持错误重收发功能和重收发次数设置

10.2 波特率计算

串口波特率由波特率生成器的值确定：

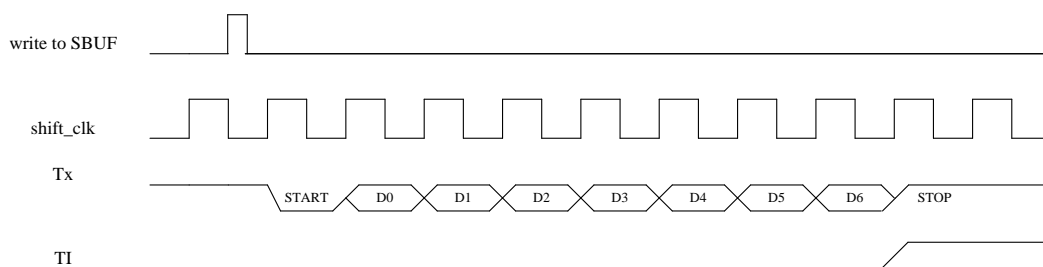
$$\text{波特率} = \frac{F_{\text{sys}}}{2 \times (\text{SREL} + 1)}$$

其中 SREL 是 16 位无符号数；F_{sys} 是系统时钟。

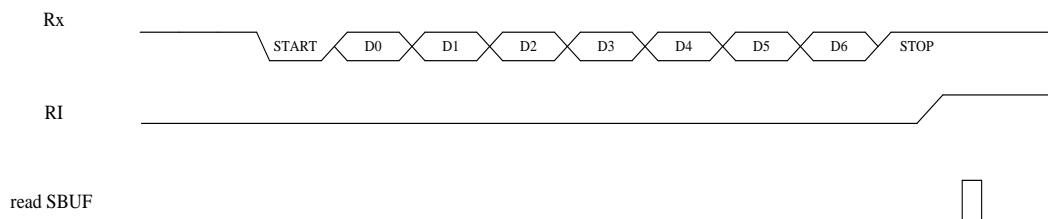
10.3 串口通讯模式说明

10.3.1 方式 1

方式 1 是一种标准的异步通信方式，每帧包含 9 或 10 位数据信息：1 位起始位 (0)，7 位数据位 (低位在前)，1 或 2 位停止位 (1)。在这种方式中，TXD 引脚为数据发送端，RXD 引脚为数据接收端，其波形如下图所示：



图示：方式 1 时串行发送数据信息

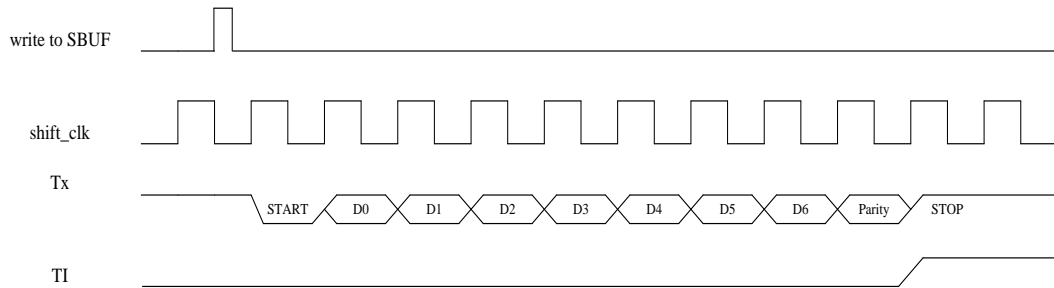


图示：方式 1 时串行接收数据信息

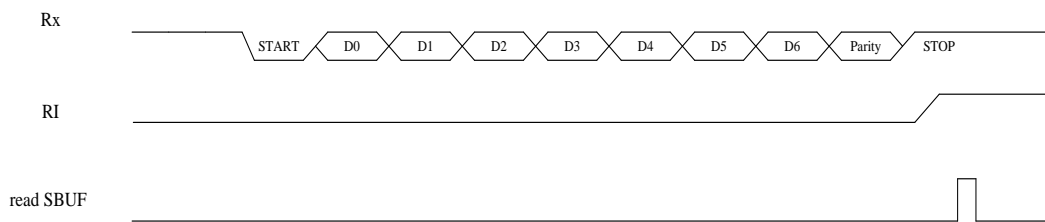
在方式 1 中，发送状态时，当一帧中最后一个数据发送完时，发送中断标志 TI 置“1”；接收状态时，接收完最后一个数据位时，接收中断标志 RI 置 1。

10.3.2 方式 2

方式 2 是每帧包含 10 或 11 位数据信息：1 位起始位 (0)，7 位数据位 (低位在前)，1 位奇偶校验数据位，1 或 2 位停止位 (1)。TXD 引脚为数据发送端，RXD 引脚为数据接收端，其波形如下图所示：



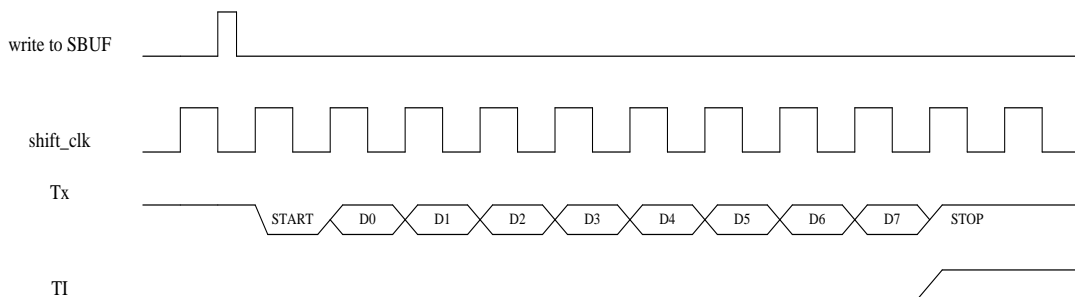
图示：方式 2 时串行发送数据信息



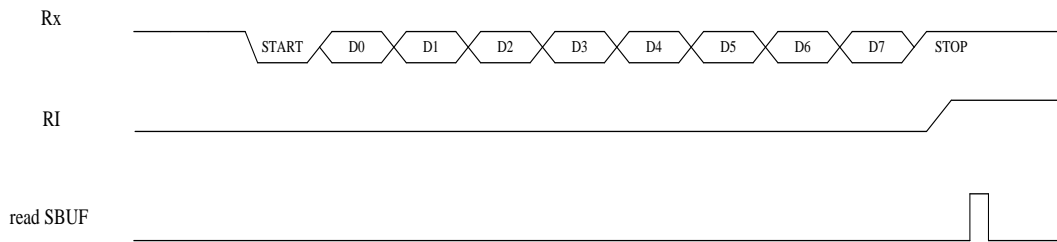
图示：方式 2 时串行接收数据信息

10.3.3 方式 3

方式 3 是一种标准的异步通信方式，每帧包含 10 或 11 位数据信息：1 位起始位 (0)，8 位数据位 (低位在前)，1 或 2 位停止位 (1)。在这种方式中，TXD 引脚为数据发送端，RXD 引脚为数据接收端，其波形如下图所示：



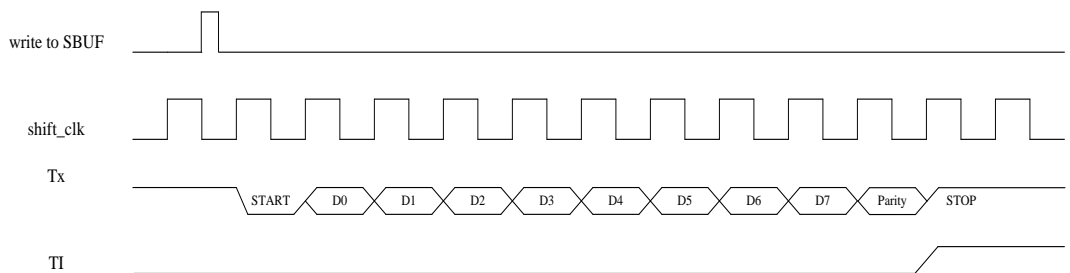
图示：方式 3 时串行发送数据信息



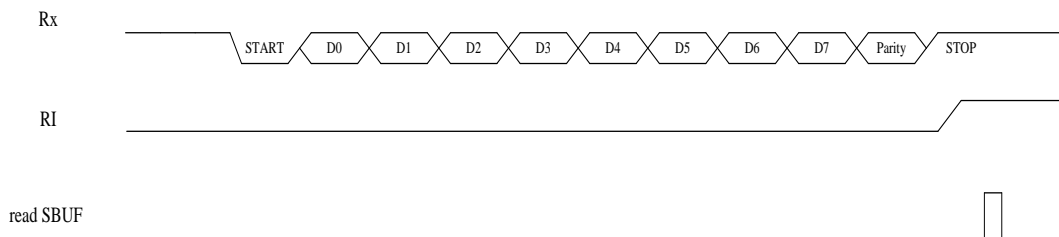
图示：方式 3 时串行接收数据信息

10.3.4 方式 4

方式 4 是使用第 9 位数据的通信方式，每帧包含 11 或 12 位数据信息：1 位起始位（0），8 位数据位（低位在前），1 个奇偶校验或自定义数据位，1 或 2 位停止位（1）。TXD 引脚为数据发送端，RXD 引脚为数据接收端，其波形如下图所示：



图示：方式 4 时串行发送数据信息



图示：方式 4 时串行接收数据信息

10.4 7816 接收和发送

10.4.1 7816 数据发送

对数据缓冲寄存器SBUF3/4进行写操作即可以启动一次发送数据流程，该流程包括几个步骤。

1. 发送起始位(0); (第 1ETU)
2. 发送 8bit 数据位; (第 2-9ETU)
3. 发送 1bit 校验位; (第 10ETU)
4. 读取接收到的 CKACK 信号; 如果 CKACK=0, TX_PAR 置为“1”, 如果 CKACK=1, TX_PAR 置为“0”; (第 11ETU)
5. 处于发送等待状态, 2 个 ETU;
6. 此时一个数据帧发送完成, SDIF=“1”, 如果 SDIE=1, 则此状态结束时, 产生发送中断。

如果 CKACK=1, 或禁止自动重发 (AUTOTXEN =0), 则 UART 接口回到 IDLE 状态。

如果 CKACK=0, 且使能自动重发 (AUTOTXEN =1), 则 UART 接口进入重发等待状态。

10.4.2 7816 数据接收

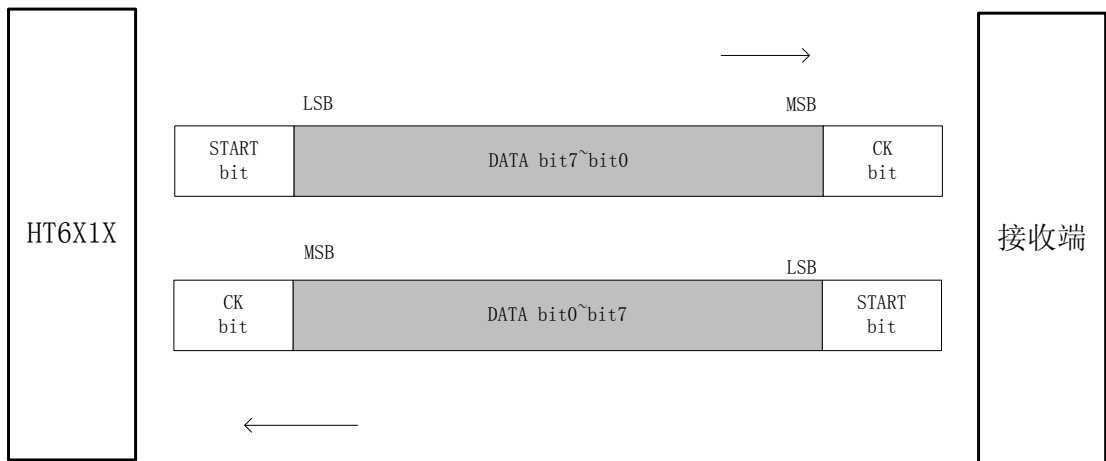
在IDLE状态下，如果在接收端口(I/O)上检测到下降沿，即启动一次接收数据流程。该流程包括几个步骤，每一步均需要一个或者几个ETU。

1. 接收起始位 (0); (第1ETU)
2. 接收 8bit 数据位; (第2-9ETU)
3. 接收 1bit 校验位; (第10ETU)
4. 向发送端发送 CKACK 信号。如果校验正确，或者禁止自动重收(AUTORXEN =0)，则发送 1，否则发送 0。(CKACK 的宽度，可以通过 ACKLEN[1:0]来配置)

校验位	AUTORXEN	7816IO
正确	“0” 禁止自动重收	“1”
正确	“1” 使能自动重收	“1”
错误	“0”	“0”
错误	“1”	“0”

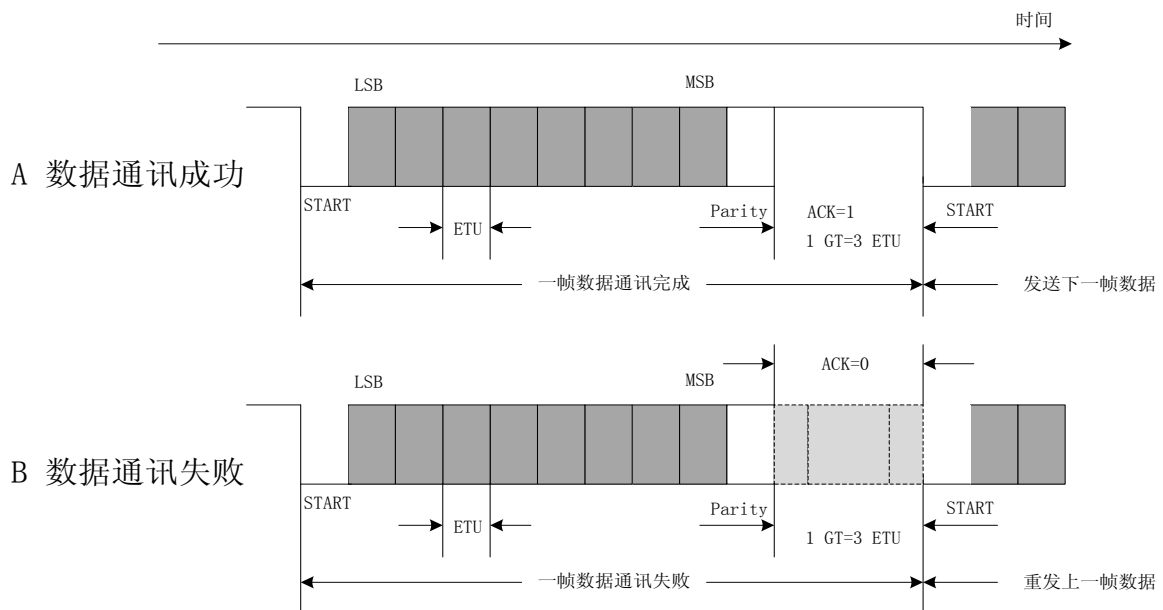
5. 此状态结束时，回到 IDLE 状态，产生接收中断。在中断中判断，如果校验正确，读取接收SBUF中的数据。(在接收的过程中，如果程序有对SBUF3/4写入的动作，该写入是无效的，需要等待)

10.4.3 7816 通讯示意图

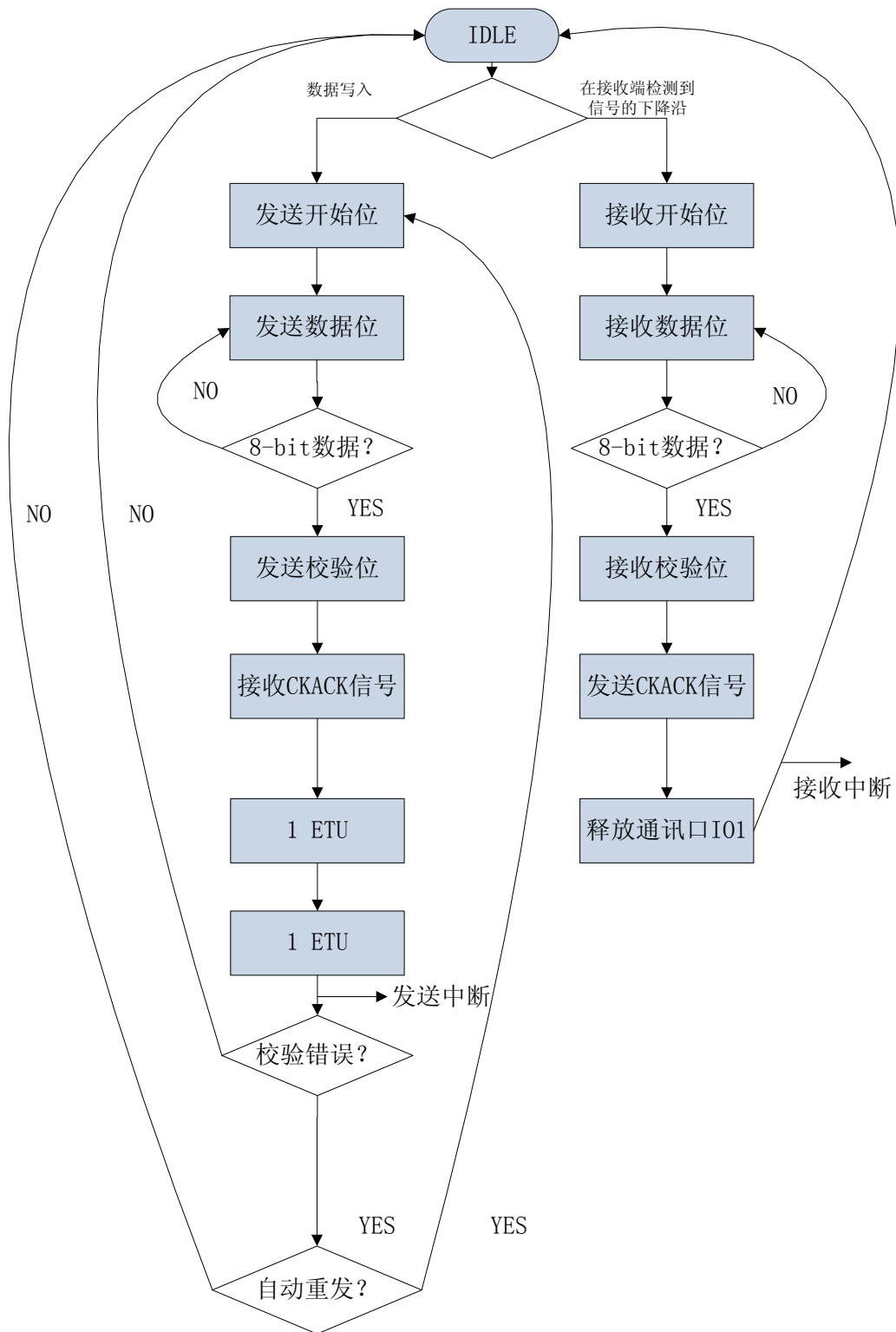


HT6X1X 和从机接收端通讯数据示意图

HT6X1X进行通信时，收发一个bit 的需要的的时间被定义为时间单位ETU (Elementary Time Unit)。发送端发送完一个数据帧后，接收端需要一定的时间对接收到的数据进行校验，然后再根据校验结果发送下一个数据帧或重发上一帧数据，即，连续发送两个数据帧之间的等待时间，该等待时间被定义为检测时间GT (Guarding Time)，一般， $1 GT = 3 ETU$ 。



HT6X1X 数据通讯发送示意图



10.5 特殊功能寄存器列表

UART模块寄存器基地址： 0x40005000 (UART0端口)； 0x40006000 (UART1端口)； 0x40007000 (UART2端口)； 0x40008000 (UART3端口)； 0x40009000 (UART4端口)； 0x40000000 (UART5端口)；				
偏移地址	名称	读写方式	复位值	功能描述
0x00	MODESEL	R/W	0x0000	串口功能选择寄存器
0x04	UARTCON	R/W	0x0000	UART 功能配置寄存器
0x08	ISO7816CON	R/W	0x0000	7816 功能配置寄存器
0x0C	SREL	R/W	0x0000	串口波特率发生寄存器
0x10	SBUF	R/W	0x0000	串口数据缓冲寄存器
0x14	UARTSTA	R/W	0x0000	UART 状态寄存器
0x18	ISO7816STA	R/W	0x0000	7816 状态寄存器
0x30	IRCON	R/W	0x0000	红外调制控制寄存器
0x34	IRDUTY	R/W	0x0000	红外调制脉宽调整寄存器

注：7816 的相关寄存器只对 UART3 与 UART4 的基地址有效

10.6 特殊功能寄存器说明

MODESEL (串口功能选择寄存器)			基地址： 0x40005000—0x40009000； 0x40000000 偏移地址： 00H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	X	X	X	X	X	X	X	Mode
Write:								
Reset:	0	0	0	0	0	0	0	0

位	功能描述
Mode	串口功能选择控制位： 0: UART 功能 1: 7816 功能

注：该寄存器设置 7816 功能只对 UART3 与 UART4 有作用

UARTCON (UART 功能配置寄存器)			基地址: 0x40005000—0x40009000; 0x40000000 偏移地址: 04H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	RESERVED	UNEG	STOPSEL
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	LENSEL	PARITYSEL[1:0]		PARITYEN	RXIE	TXIE	RXEN	TXEN
Write:								
Reset:	0	0	0	0	0	0	0	0

位	功能描述
RESERVED	该控制位用户不要修改，默认为 0
UNEG	UART 通讯中的正逻辑或者是负逻辑 0: 正逻辑 (默认) 1: 负逻辑
STOPSEL	UART 通讯停止位长度选择位 1: 2bit 0: 1bit
LENSEL	UART 通讯数据长度选择位 1: 7bit 0: 8bit
PARITYSEL	UART 奇偶校验选择位 11: 固定为 1 00: 固定为 0 01: 奇校验 10: 偶校验
PARITYEN	UART 奇偶校验使能位 1: 使能 0: 禁止
RXIE	UART 接收中断使能位 1: 使能 0: 禁止
TXIE	UART 发送中断使能位 1: 使能 0: 禁止
RXEN	UART 接收使能位 1: 使能 0: 禁止
TXEN	UART 发送使能位 1: 使能

	0: 禁止
--	-------

IS07816CON (7816 功能配置寄存器)			基地址: 0x40008000—0x40009000 偏移地址: 08H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	7816PARITY	AUTORXEN
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	AUTOTXEN	REPTR1	REPTRO	ACKLEN1	ACKLENO	PRDIE	RXIE	TXIE
Write:	N							
Reset:	0	0	0	0	0	0	0	0

位	功能描述
7816PARITY	奇偶校验选择位 0: 偶校验 1: 奇校验
AUTORXEN	自动重接收使能位 1: 使能 0: 禁止
AUTOTXEN	自动重发送使能位 1: 使能 0: 禁止
REPTR[1:0]	自动重收重发的次数上限 00: 0次 01: 1次 10: 2次 11: 3次
ACKLEN[1:0]	响应位的长度 00: 1bit 01: 1.5bit 10/11: 2bit
PRDIE	上溢中断使能位 1: 使能 0: 禁止
RXIE	接收中断使能位 1: 使能 0: 禁止
TXIE	发送中断使能位 1: 使能 0: 禁止

SREL (串口波特率发生寄存器)			基地址: 0x40005000—0x40009000; 0x40000000 偏移地址: 0CH					
	Bit15	14	13	12	11	10	9	Bit8
Read:	SREL[15:0]							
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	SREL[7:0]							
Write:								
Reset:	0	0	0	0	0	0	0	0

串口/7816波特率发生寄存器，是一个16位的波特率分频系数，其值可为0~65535之间的任一整数，最高波特率为115200。波特率计算公式：

$$\text{波特率} = \frac{F_{\text{sys}}}{2 \times (\text{SREL} + 1)}$$

SBUF (串口数据缓冲寄存器)			基地址: 0x40005000—0x40009000; 0x40000000 偏移地址: 10H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	SBUF[7:0]							
Write:								
Reset:	0	0	0	0	0	0	0	0

低8位有效，对寄存器SBUF写操作，则串口将开始向外传输发送缓存数据；对寄存器SBUF读操作，则串口将从串行接收缓存中读取数据。

UARTSTA (UART状态寄存器)			基地址: 0x40005000—0x40009000; 0x40000000 偏移地址: 14H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	X	X	X	X	X	PARITY	RXIF	TXIF
Write:								
Reset:	0	0	0	0	0	0	0	0

位	功能描述
PARITY	接收时奇偶校验的状态 1: 错误 0: 正确 写 0 清零, 写 1 无效。
RXIF	接收中断标志 1: 接收数据完成, 可从寄存器 SBUF 中读出 0: 接收数据还未完成 写 0 清零, 写 1 无效。
TXIF	发送中断标志 1: 发送完成 0: 发送未完成 写 0 清零, 写 1 无效。

ISO7816STA (7816 状态寄存器)			基地址: 0x40008000—0x40009000 偏移地址: 18H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	X	X	X	RXERRST	TXERRST	PRDIF	RXIF	TXIF
Write:				AT	AT			
Reset:	0	0	0	0	0	0	0	0

位	功能描述
RXERRSTAT	接收数据的状态 1: 错误 0: 正确 写 0 清零, 写 1 无效。
TXERRSTAT	发送数据的状态 1: 错误 0: 正确 写 0 清零, 写 1 无效。
PRDIF	接收上溢中断标志 1: 产生上溢; 0: 未产生上溢; 写 0 清零, 写 1 无效。
RXIF	接收中断标志 1: 接收数据完成, 可从寄存器 SBUF 中读出

	0: 接收数据还未完成 写 0 清零, 写 1 无效。
TXIF	发送中断标志 1: 发送完成 0: 发送未完成 写 0 清零, 写 1 无效。

IRCON (红外调制控制寄存器)			基地址: 0x40005000—0x40009000; 0x40000000 偏移地址: 30H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	X	X	X	X	X	X	IRLVL	IRTX
Write:								
Reset:	0	0	0	0	0	0	0	0

位	功能描述
IRLVL	红外调制输出极性选择 1: 负极性。 0: 正极性。
IRTX	红外调制功能使能控制 1: 使能 TX 输出的红外调制功能。 0: 关闭 TX 输出的红外调制功能。

注意: 只有 PLL_EN=1, PLL 打开的情况下, 写 IRTX=1 的红外调制使能功能才是有效的。(否则写这两位使能无效的, 因为红外调制没有时钟源)

IRDUTY (红外调制脉宽寄存器)			基地址: 0x40005000—0x40009000; 0x40000000 偏移地址: 34H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	X	X	X	X	X	X	IRDUTY[1:0]	
Write:								
Reset:	0	0	0	0	0	0	0	0

位	功能描述
---	------

IRDUTY[1:0]	调制波形占空比配置 00: 50% 01: 25% 10: 12.5% 11: 6.25%
-------------	--

推荐用户将红外的占空比设置为 50%

11 LCD 模块

11.1 概述

HT6015/HT6215 的 LCD 驱动单元最多可以支持 33 (Segment) * 8 (Common) 输出, HT6017 最多可以支持 22 (Segment) * 8 (Common) 输出。HT6019 最多可以支持 11SEG*8COM。主要特征如下:

- 软件可编程驱动方式。(具体要根据最终的 GPIO 引脚来定)
- HT6015/6215: 33SEG * 8COM, 35SEG * 6COM, 37SEG * 4COM
- HT6017: 26SEG * 4COM, 24SEG * 6COM, 22SEG * 8COM
- HT6019: 15SEG * 4COM, 13SEG * 6COM, 11SEG * 8COM
- 软件控制对比度可调
- LCD 驱动电压可选
- 1/3 Bias, 1/4 Bias 可选
- 1/4、1/6、1/8 Duty 可选

11.2 LCD 与 GPIO 口复用表

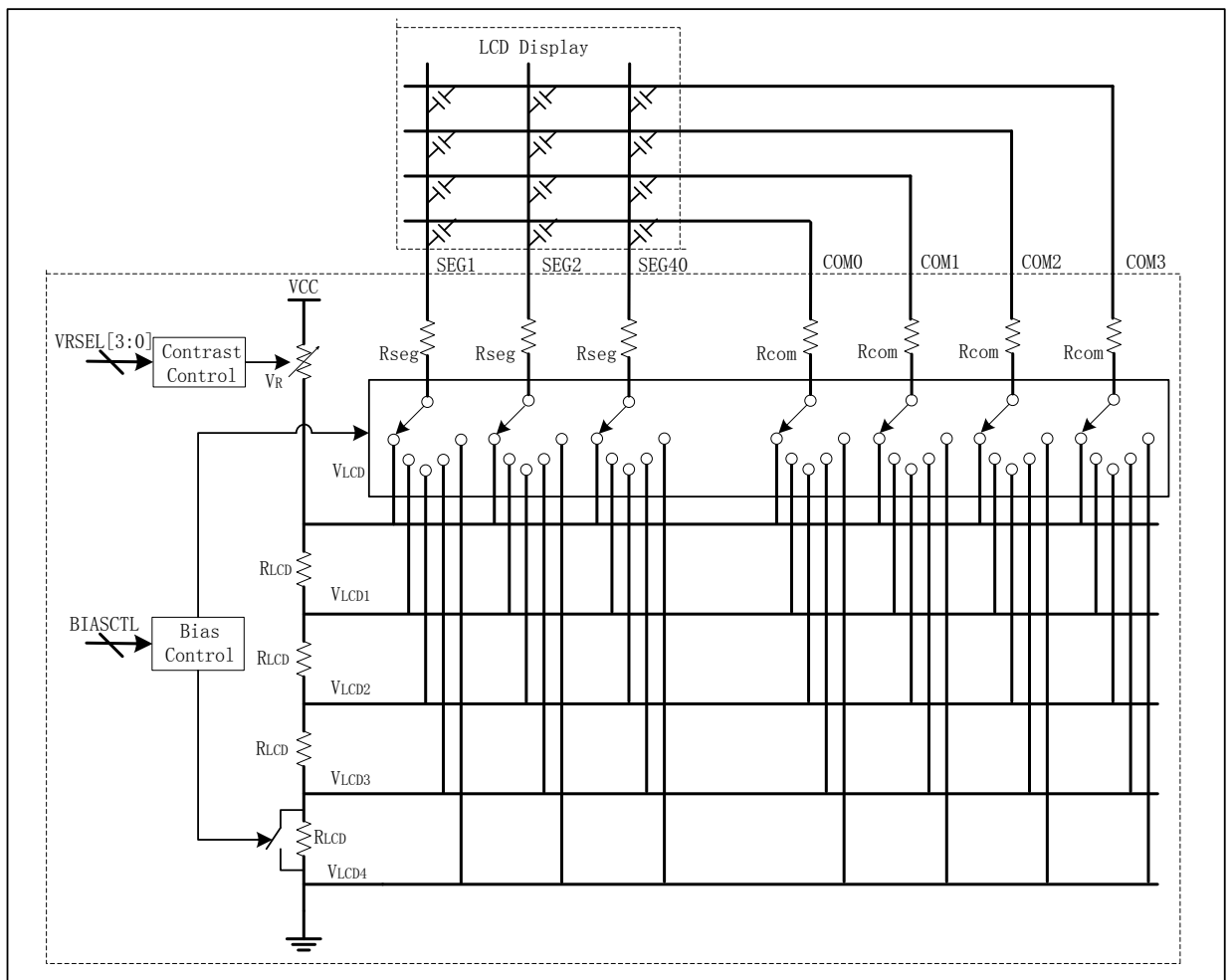
LCD 引脚定义	功能引脚定义	芯片引脚定义
COM0-COM3	PD. 8—PD. 11	PD. 8/COM0—PD. 11COM3
SEG0-SEG15	PB. 0—PB. 15	PB. 0/SEG0—PB. 15/SEG15
SEG16-SEG23	PD. 0—PD. 7	PD. 0/SEG16—PD. 7/SEG23
SEG24/COM4—SEG27/COM7	PD. 12—PD. 15	PD. 12/SEG24/COM4—PD. 15/SEG27/COM7
SEG28—SEG32	PA. 0—PA. 4	PA. 0/SEG28—PA. 4/SEG32
SEG33—SEG34	PA. 7—PA. 8	PA. 7/SEG33—PA. 8/SEG34
SEG35—SEG36	PA. 12—PA. 13	PA. 12/SEG35—PA. 13/SEG36

11.3 LCD 框图

LCD 驱动单元采用 1/3Bias 工作方式, LCD 的电源由 VLCD 提供, LCD 驱动电压 VLCD1、VLCD2、VLCD3 由内部的电阻网络生成。

LCD 电压来自 VLCD 引脚, 但是 $VLCD \leq VCC$ 。VLCD1、VLCD2 和 VLCD3 是 LCD 输出波形的内部偏置电压。

VLCD(Vbias)用于控制 LCD 对比度, 参考 LCD 对比度部分。



LCD 的显示数据放在寄存器 LCD_BUF 中，用于控制 LCD segment 的开关。当将某一段对应的 SEG 和 COM 都为 1 时，该段就会被点亮；否则不被点亮。

在不需要 LCD 显示时，LCD_EN (CLKCTRL0.1) 写为 0，可以关闭 LCD 单元。LCD 关闭后，所有的 SEG 和 COM 都输出高电平，内部电阻分压网络以及模拟电路被关闭，LCD 单元的时钟也被关闭。

11.4 输出波形

LCD 输出波形的 Duty，取决于需要的 COM 数，提供三种 Duty：

- ◆ DUTY[1:0]=00: 1/4 duty——COM0、COM1、COM2、COM3 被使用
- ◆ DUTY[1:0]=01: 1/6 duty——COM0 到 COM5 都被使用
- ◆ DUTY[1:0]=1x: 1/8 duty——COM0 到 COM7 都被使用

LCD 驱动电压：

LCD 电压来自 VLCD， $VLCD \leq VCC$ 。VLCD1、VLCD2 和 VLCD3 是 LCD 输出波形的内部偏置电压。

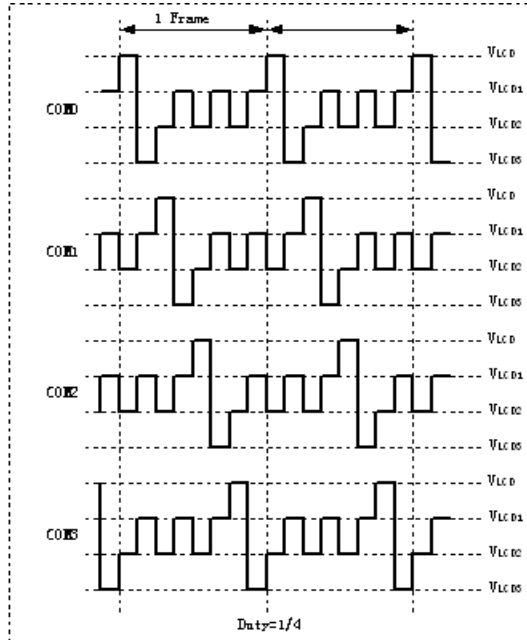
- $VLCD = VCC - V_{bias}$

Vbias 用于控制 LCD 对比度，参考 LCD 对比度部分。

COM 输出波形：

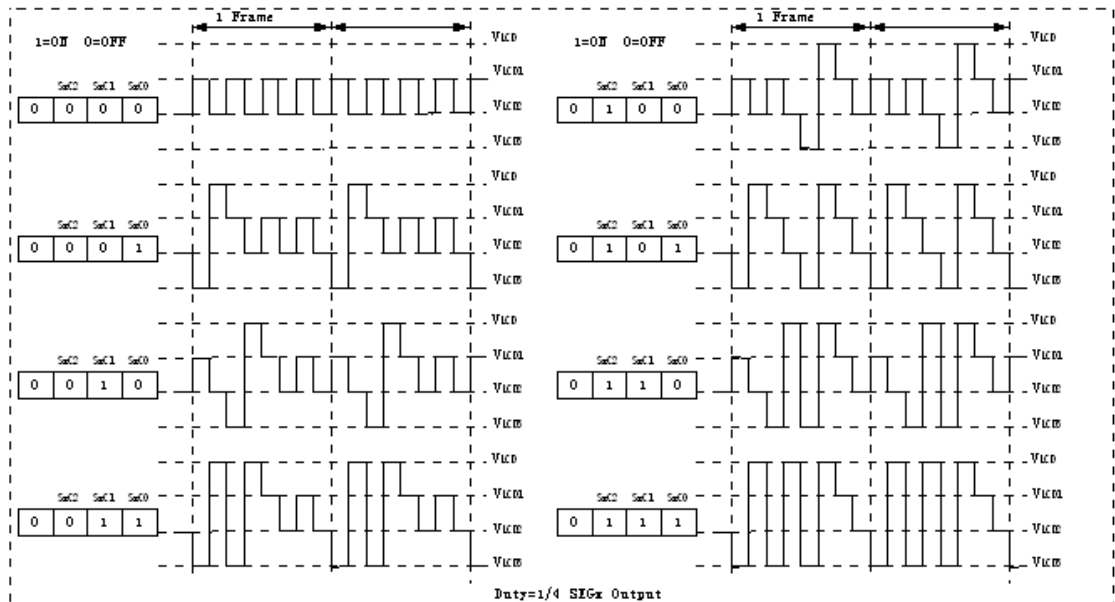
① 1/4 Duty 输出波形

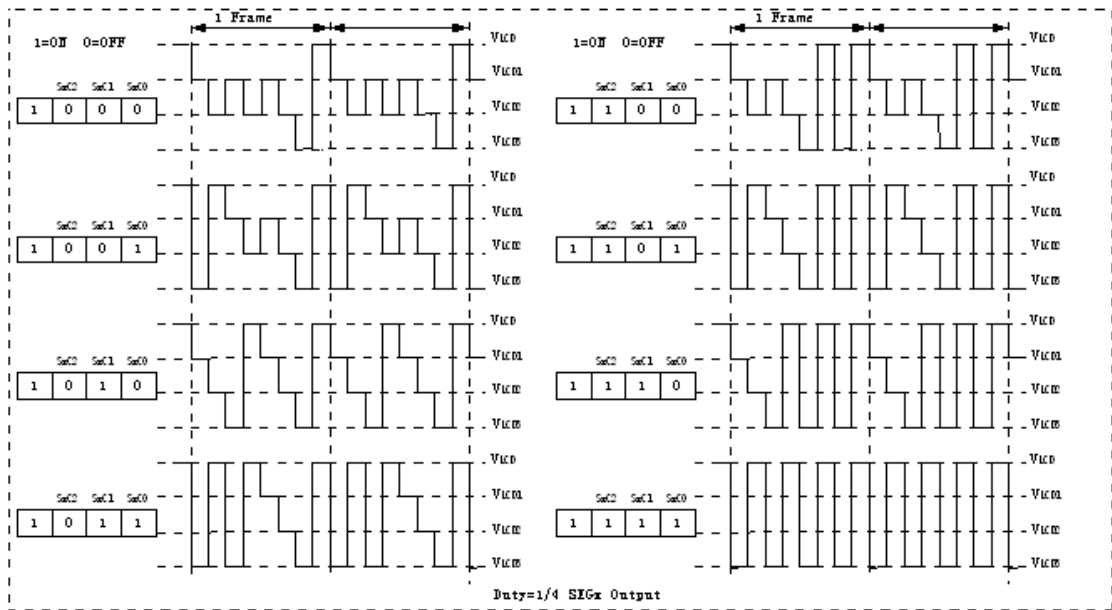
使用 COM0/1/2/3 都被使用。1 帧等于 4 个 LCD 波形时钟周期。



SEGMENT 输出波形：

① 1/4 Duty





11.5 LCD 显示操作

LCD 的显示数据寄存器写功能:

LCD 单元的显示输出是采用往 LCD_BUFF 内写入和对应得 SEG 输出的数据来输出显示的 LCD 段码。

37 Bytes 寄存器做为 LCD_BUFF, 操作方式与一般寄存器相同, 同时与 LCD 的对应关系如下:

地址 LCD_BUF[0]对应 SEG0 (COM7—COM0)

地址 LCD_BUF[1]对应 SEG1 (COM7—COM0)

地址 LCD_BUF[2]对应 SEG2 (COM7—COM0)

地址 LCD_BUF[32]对应 SEG32 (COM7—COM0)

11.6 特殊功能寄存器列表

基地址: 0x400D000				
偏移地址	名称	读写方式	复位值	功能描述
0x00	LCDCLK	R/W	0x0080	LCD 时钟频率选择寄存器
0x04	LCDCON	R/W	0x0089	LCD 驱动控制寄存器
0x10+i×4 (i=0~36)	LCD_BUF[i]	R/W	0x0000	LCD 显示数据寄存器

11.7 特殊功能寄存器说明

LCD Clock Register (LCDCLK LCD 时钟频率选择寄存器)			基地址: 0x4000D000 偏移地址: 00H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	BIASCTL	X	X	DUTY1	DUTY0	LCLK2	LCLK1	LCLK0
Write:								
Reset:	1	0	0	0	0	0	0	0

位	功能描述																
BIASCTL	偏压驱动选择位 1: 表示选择1/3 bias 偏压驱动 0: 表示选择1/4 bias 偏压驱动																
DUTY[2:0]	LCD的duty控制选择位 <table border="1" style="margin-left: 20px;"> <thead> <tr> <th>DUTY1</th> <th>DUTY0</th> <th>COMMON选择</th> <th>Duty</th> </tr> </thead> <tbody> <tr> <td>0</td> <td>0</td> <td>Com0~Com3</td> <td>1/4 duty</td> </tr> <tr> <td>0</td> <td>1</td> <td>Com0~Com5</td> <td>1/6 duty</td> </tr> <tr> <td>1</td> <td>X</td> <td>Com0~Com7</td> <td>1/8 duty</td> </tr> </tbody> </table>	DUTY1	DUTY0	COMMON选择	Duty	0	0	Com0~Com3	1/4 duty	0	1	Com0~Com5	1/6 duty	1	X	Com0~Com7	1/8 duty
DUTY1	DUTY0	COMMON选择	Duty														
0	0	Com0~Com3	1/4 duty														
0	1	Com0~Com5	1/6 duty														
1	X	Com0~Com7	1/8 duty														
LCLK[2:0]	LCD扫描频率选择位: LCD 单元的时钟来自低频时钟频率 F _{lf} , F _{lf} 经过分频之后作为 LCD 波形扫描频率 Flcd, Flcd 可以通过寄存器 LCLK[2:0]进行配置 (详见下表)。LCD 帧扫描频率 F _{frm} =Flcd*duty。如: 1/4 duty 时, 帧扫描频率 F _{frm} =Flcd/4。																

LCLK			Frame rate (Hz)		
LCLK2	LCLK1	LCLK0	1/4 duty	1/6 duty	1/8duty
1	0	0	128	85.3	64
0	0	0	64	42.7	32
0	0	1	32	21.3	16
0	1	0	16	10.7	8
0	1	1	8	5.3	4

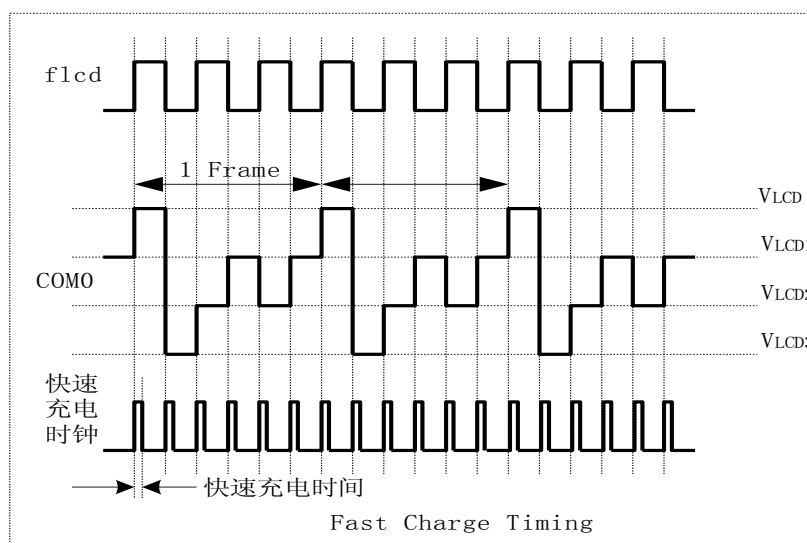
注: BIASCTL, DUTY[2:0]的设置参考液晶规格! LCLK[2:0]应设为 64Hz~100Hz。

LCD Control Register (LCDCON LCD 驱动控制寄存器)		基地址: 0x4000D000 偏移地址: 04H	
--	--	------------------------------	--

	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	FCSET1	FCSET0	FC	LC	VRSEL3	VRSEL2	VRSEL1	VRSEL0
Write:								
Reset:	1	0	0	0	1	0	0	1

位	功能描述		
FCSET[1:0]	快速充电时间选择位		
	FCSET1	FCSET0	快速充电时间
	0	0	1/8个F1cd周期
	0	1	1/16个F1cd周期
	1	0	1/32个F1cd周期
FC	快速充电模式选择位		
	和LC配合使用，用于确定LCD充电模式。		
	缺省状态下，LCD分压网络的电阻RLCD为37KΩ。根据LCD差异，可以选择RLCD=146KΩ，此时流过电阻网络的电流较小。		
	在选择RLCD=146KΩ时，设置控制位FC位1，可以选择快速充电模式，也就是说，每次LCD输出波形改变时，先选择RLCD=37KΩ进行快速充电，然后再切换到RLCD=146KΩ模式。快速充电时间可以通过FCSET[1:0]进行选择。		
LC	慢速充电模式选择位		
	和FC配合，用于确定LCD充电模式		
	FC	LC	LCD充电模式
	X	0	RLCD=37KΩ，大电流充电模式
	0	1	RLCD=146KΩ，小电流充电模式
1	1	短时间大电流，快速充电模式	

VRSEL[3:0]		LCD显示对比度设置位					
		VRSEL3	VRSEL2	VRSEL1	VRSEL0	1/3 bias 对比度 (% of VLCD)	1/4 bias 对比度 (% of VLCD)
0	0	0	0	0	99.83	99.86	
0	0	0	1	0	93.63	95.17	
0	0	1	0	0	88.13	90.83	
0	0	1	1	0	83.27	86.9	
0	1	0	0	0	78.87	83.27	
0	1	0	1	0	74.93	79.97	
0	1	1	0	0	71.37	76.67	
0	1	1	1	0	68.17	74.07	
1	0	0	0	0	65.13	71.37	
1	0	0	1	0	62.47	68.93	
1	0	1	0	0	59.97	66.63	
1	0	1	1	0	57.67	64.5	
1	1	0	0	0	55.53	62.47	
1	1	0	1	0	53.57	60.6	
1	1	1	0	0	51.7	58.8	
1	1	1	1	0	50	57.13	



12 WDT 模块

12.1 概述

只有处于 Sleep 或 Hold 模式下，看门狗才可以通过关闭 WDT_EN 控制位而被关闭。

Watchdog Timer 是一个特殊的定时器，其时钟为内部低频 RC 时钟，计时器计满预定时间则发出溢出脉冲，产生 WDT 复位信号或 WDT 中断信号；在溢出脉冲发生前将 Watchdog Timer 清零，则不会发出 WDT 复位。特点如下：

- 采用硬件狗设计
- SLEEP或者HOLD模式下WDT_EN开启/关闭可选
- SLEEP或者HOLD模式下可以通过WDT唤醒复位

12.2 工作模式

当正常模式时WDT均被使能；当调试模式时关闭WDT计数，并且将WDT_CNT进行清零。

在 Normal 模式下：

TEST	JTAGWDTEN	WDT 模块
0	0	关闭
1	X	开启（Sleep 或 Hold 模式下由 WDT_EN 控制位决定）

在 Sleep 或 Hold 模式下：

WDT_EN=0 (CLKCTRL0.11=0)，在 SLEEP 或 HOLD 模式下屏蔽掉 WDT 的 CLK，WDT 功能无效。

注意：当 WDT 被关闭时，需要同时对 WDT Counter 清零，确保 WDT 重新打开后，计时是从 0 开始进行。

WDT_EN 的控制位对应到 WDT 的功能控制位：

WDT_EN	WDT 功能在 SLEEP 和 HODE 模式下的状态
1	开启
0	关闭

12.3 特殊功能寄存器列表

WDT 模块寄存器基地值：0x40010000				
偏移地址	名称	读写方式	复位值	功能描述
0x00	WDTCFG	R/W	0x00	看门狗 WDT 配置寄存器

0x04	WDTCLR	R/W	0x0040	看门狗喂狗与时间配置寄存器
0x08	WDCNT	R	0x0000	看门狗计数寄存器（只读）

12.4 特殊功能寄存器说明

WDTCFG (WDT 配置寄存器)			基地址: 0x40010000 偏移地址: 00H					
	Bit7	6	5	4	3	2	1	Bit0
Read:	X	X	X	X	X	X	X	INT_RST
Write:								
Reset:	0	0	0	0	0	0	0	0

位	功能描述
INT_RST	设置 WDT 计数溢出后产生复位还是产生中断 0: 产生复位 1: 产生中断

WDTCLR (WDT 喂狗与时间配置寄存器)			基地址: 0x40010000 偏移地址: 04H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	0	0	0	0	0	0	0	0
Write:	CLR[7:0]							
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	SET[7:0]							
Write:								
Reset:	0	1	0	0	0	0	0	0

位	功能描述
CLR[7:0]	WDT 喂狗控制位: 当该 8bit 写入 0xAA, 则清狗, 清除 WDT 内部计数器 WDCNT, 写入其他值无效 该高 8bit 只能写入, 不能读取, 读出值永远为 0
SET[7:0]	WDT 溢出时间设置: $WDT \text{ 溢出时间} = 64ms * (1 + SET[7:0])$ SET[7:0] 为 8 位无符号数, 由上面公式可以得出, 最短的定时时间为 64ms, 最长为 16384ms。默认为 4160ms。该默认时间是按照 LRC 为 32KHz 计算的, 实际值应该按照实际的 LRC 频率值计算

WDTCNT (WDT 计数寄存器)			基地址: 0x40010000 偏移地址: 08H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	CNT[15:0]							
Write:	X	X	X	X	X	X	X	X
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	CNT[7:0]							
Write:	X	X	X	X	X	X	X	X
Reset:	0	0	0	0	0	0	0	0

位	功能描述
CNT[15:0]	WDT 计数寄存器: 指示当前 WDT 内部的计数值

13 定时器模块

13.1 定时器单元概述

H6015/6017/6215/6019 共有 4 路定时器。定时器 1、2、3、4 的时钟源即系统时钟 F_{sys} ，可根据 $SYSClk_SEL[2:0]$ 选择为：内部低频 RC 时钟 (F_{lrc})，内部高频 RC 时钟 (F_{hrc})，内部低频时钟 (F_{lf}) 和内部高频时钟 (F_{pl1})。

所有定时器单元相关寄存器的配置，都需要在 $CLKCTRL1$ 寄存器中使能相应的定时器模块后才能配置。

定时器主要包括以下功能：

1. 定时功能
2. PWM 功能
3. 捕获功能

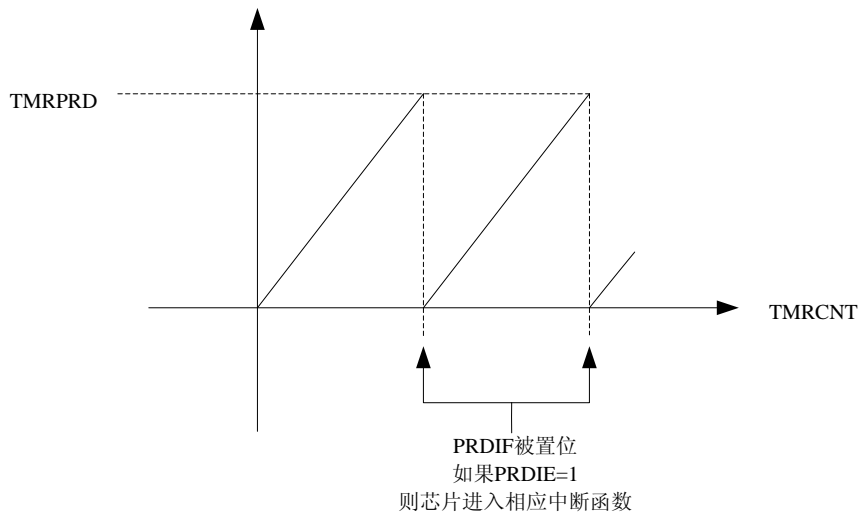
13.2 周期性定时功能

通用定时器的包括是一个 16 位计数器和周期寄存器。计数器的时钟由系统时钟 (F_{sys}) 通过定时器单元内的一个预分频器 ($TMRDIV$) 分频得到。当计数器寄存器 $TMRCNT$ 等于周期寄存器 ($TMRPRD$) 时会产生中断标志，如果使能相应的中断，则会触发定时器中断。

定时器的时钟源经选定后，可经预分频器 $TMRDIV$ 对定时器时钟源进行分频，当使能计数器后定时器的计数器 $TMRCNT$ 对预分频器后的时钟进行计数，当 $TMRCNT$ 的值与周期寄存器 $TMRPRD$ 的值相等时，产生周期中断标志，如果使能周期中断 ($TMRIE.0$)，则触发相应的周期中断函数。

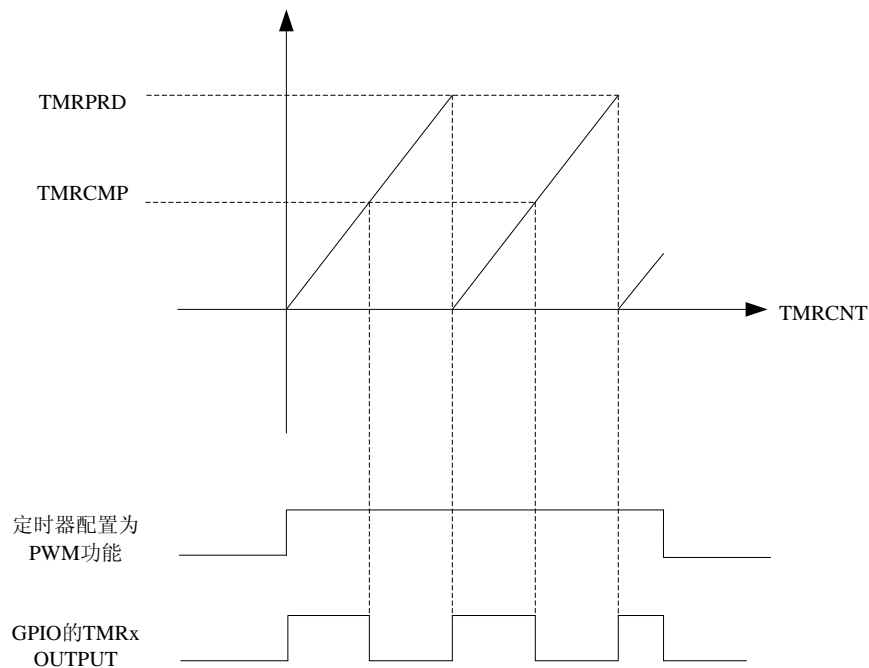
在周期中断标志产生后， $TMRCNT$ 的值自动清零，然后重新开始计数。

功能主要相关寄存器： $TMRCNT$ ， $TMRPRD$ 。

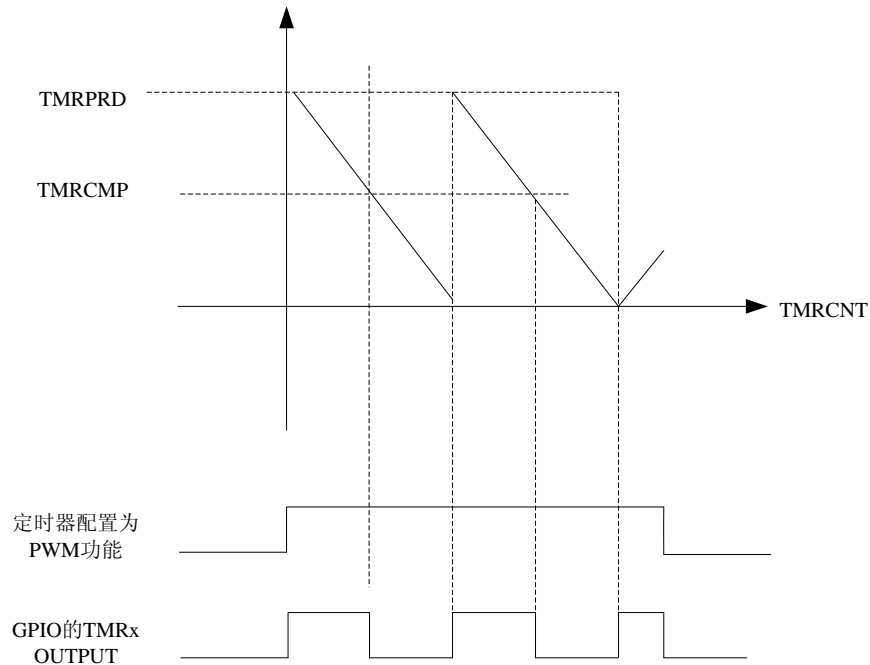


13.3 PWM 功能

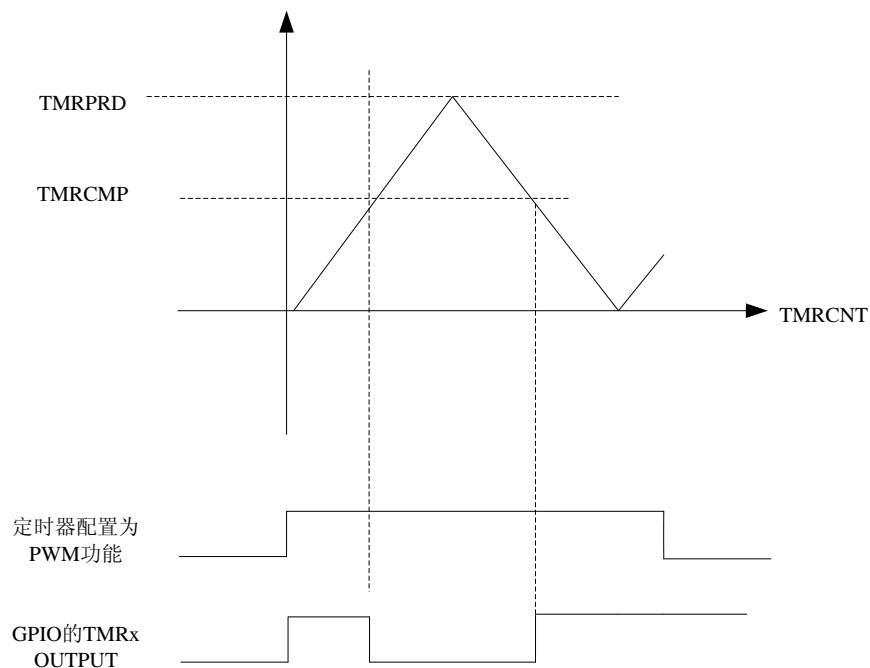
PWM 功能可通过寄存器 TMRCON.MODE[1..0]配置，同时需将对应的 GPIO 配置为 TMR 功能，配置成功后，相应的 GPIO 复用功能 TMR 引脚会输出波形。PWM 的周期和占空比可通过寄存器 TMRPRD, TMRCMP 进行配置。当使能了计数器 (CNTEN) 之后，计数器开始计数，当计数器 TMRCNT 的值等于比较寄存器 TMRCMP 的值时，PWM 输出管脚发生电平翻转，同时置位比较中断标志位。计数器继续计数，当计数器 TMRCNT 的值等于周期寄存器 TMRPRD 的值时，PWM 输出管脚再次发生电平翻转，同时置位周期中断标志位。PWM 输出波形如下图所示：



PWM 配置为向下计数方式时，当计数器 TMRcnt 从周期寄存器 TMRPRD 的值向下计数值等于比较寄存器 TMRCMP 的值时，PWM 输出管脚发生电平翻转。当计数器 TMRcnt 继续向下计数，计数值等于 0 时，PWM 输出管脚再次发生电平翻转。PWM 输出波形如下图所示：



PWM 配置为中央计数方式时，当计数器 TMRcnt 从 0 向上计数到周期寄存器的值或者从周期寄存器 TMRPRD 的值向下计数值等于比较寄存器 TMRCMP 的值时，PWM 输出管脚发生电平翻转。当计数器 TMRcnt 继续向下计数，计数值等于 0 时，PWM 输出管脚再次发生电平翻转。PWM 输出波形如下图所示：



假如系统时钟选择为 PLL 产生的 22M 时钟，Timer 预分频寄存器 TMRDIV 默认值为 0(不分频)，

定时器 0 选择了 PWM 模式，向上计数方式，初始电平为高电平。若要想 PWM 占空比（高电平比上周期）为 30%。则 $TMRCMP/TMRPRD=30\%$ 。根据需要的周期值来确定 TMRPRD 寄存器的值。如果 Timer 预分频寄存器 TMRDIV 默认值为 0(不分频)，TMRPRD 最大的周期时间为 $0xFFFF/(22M/(TMRDIV+1))=2.9789ms$

功能主要相关寄存器：TMRcnt, TMRcmp, TMRPRD。

13.4 捕获功能

13.4.1 输入捕获模式

在输入捕获模式下，假如设定上升沿检测，当 Timer0~Timer3 管脚上检测到上升沿，计数器的当前值被锁定到捕获寄存器中。当捕获事件发生时，相应的捕获中断标志 TMRIF.1 被置 1，如果使能中断 (TMRIE.1=1)，将产生中断。

捕获过程中，如果没有检测到沿，在 TMRcnt 计数值和 TMRPRD 相等时会产生周期中断标志，如使能了周期中断会进入中断服务程序，之后 TMRcnt 从零开始计数。

捕获检测可以选择上升沿，下降沿方式。

功能主要相关寄存器：TMRcap。

13.5 中断功能

13.5.1 定时周期中断

当计数器的值 TMRcnt 与周期寄存器的值 TMRPRD 相等时，如使能了周期中断 TMRIE.PRDIE=1，则发生周期中断，此中断在任何功能模式下都会产生。

13.5.2 捕获中断

当检测到外部输入信号相应沿时，如使能了捕获中断 TMRIE.CMPIE=1，则发生捕获中断。TMRcnt 的值被锁定到 TMRcap 中。

13.5.3 比较中断

当计数器的值 TMRcnt 与比较寄存器的值 TMRcmp 相匹配时，如使能了 PWM 比较中断

TMRIE.CMPIE=1，则发生比较中断。

当计数器的值 TMRCNT 与周期寄存器的值 TMRPRD 相等时，如使能了周期中断 TMRIE.PRDIIE=1，也会发生周期中断。

13.6 特殊功能寄存器列表

TMR 模块寄存器基地址： 0x40001000 (TMR0)； 0x40002000 (TMR1)； 0x40003000 (TMR2)； 0x40004000 (TMR3)；				
偏移地址	名称	读写方式	复位值	功能描述
0x00	TMRCON	R/W	0x0000	控制寄存器
0x04	TMRDIV	R/W	0x0000	预分频寄存器
0x08	TMRPRD	R/W	0x0000	周期寄存器
0x0C	TMRCAP	R/*W	0x0000	捕获数据寄存器
0x10	TMRCNT	R/*W	0x0000	计数器寄存器
0x14	TMRCMP	R/W	0x0000	比较器寄存器
0x18	TMRIE	R/W	0x0000	中断使能寄存器
0x1C	TMRIF	R/W	0x0000	中断标志寄存器

13.7 特殊功能寄存器说明

TMRCON (定时器控制寄存器)		基地址： 0x40001000—0x40004000 偏移地址： 00H						
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	RESERVED	PWMHL	PWMC[1:0]		CCMODE	MODE[1:0]		CNTEN
Write:								
Reset:	0	0	0	0	0	0	0	0

位	功能描述
---	------

RESERVED	用户需要把这个寄存器配置为 0
PWMHL	PWM 初始电平选择 (当定时器被配置为 PWM 功能): 0: 高电平 1: 低电平
PWMC[1:0]	PWM 工作模式选择 (当定时器被配置为 PWM 功能): 00: 向上计数 01: 向下计数 1X: 中央对齐
CCMODE	捕获电平沿选择 (当定时器被配置为捕获功能): 0: 上升沿 1: 下降沿
MODE[1:0]	Timer 功能选择: 00: 无意义 (用户不要配置为 00) 01: PWM 功能 (需将 GPIO 配置为第一复用功能) 10: 捕获功能 (需将 GPIO 配置为第二复用功能) 11: 周期定时功能
CNTEN	计数器使能位: 0: 关闭 1: 使能

TMRDIV (预分频寄存器)			基地址: 0x40001000--0x40004000 偏移地址: 04H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	TMRDIV[7:0]							
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	TMRDIV[7:0]							
Write:								
Reset:	0	0	0	0	0	0	0	0

位	功能描述
TMRDIV[15:0]	预分频的范围在 0-65535 之间 经预分频器后的频率等于输入频率的 $1/(TMRDIV[15:0] + 1)$

TMRPRD (周期寄存器)			基地址: 0x40001000--0x40004000 偏移地址: 08H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	TMRPRD[15:8]							
Write:								

Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	TMRPRD[7:0]							
Write:								
Reset:	0	0	0	0	0	0	0	0

位	功能描述
TMRPRD[15:0]	该寄存器是一个 16 的周期寄存器 计数的周期寄存器和 PWM 的周期寄存器都是该寄存器

TMRCAP (捕获数据寄存器)			基地址: 0x40001000--0x40004000 偏移地址: 0CH					
	Bit15	14	13	12	11	10	9	Bit8
Read:	TMRCAP[15:8]							
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	TMRCAP[7:0]							
Write:								
Reset:	0	0	0	0	0	0	0	0

位	功能描述
TMRCAP[15:0]	当发生捕获事件时, 当前计数器的值被存到该寄存器里

TMRCNT (计数寄存器)			基地址: 0x40001000--0x40004000 偏移地址: 10H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	TMRCNT[15:8]							
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	TMRCNT[7:0]							
Write:								
Reset:	0	0	0	0	0	0	0	0

位	功能描述
TMRCNT[15:0]	计数器当前的计数值

TMRCMP	基地址: 0x40001000--0x40004000
--------	-----------------------------

(比较寄存器)			偏移地址: 14H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	TMRCMP[15:8]							
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	TMRCMP[7:0]							
Write:								
Reset:	0	0	0	0	0	0	0	0

位	功能描述
TMRCMP[15:0]	Timer 做 PWM 功能的时候, 当计数器未达到 TMRPRD 周期设定之前, 而先达到 TMRCMP 的设定值的时候, TMRx 输出翻转

TMRIE (定时器中断使能寄存器)			基地址: 0x40001000--0x40004000 偏移地址: 18H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	X	X	X	X	X	CMPIE	CAPIE	PRDIE
Write:								
Reset:	0	0	0	0	0	0	0	0

位	功能描述
CMPIE	比较中断使能 0: 关闭 1: 使能
CAPIE	捕获中断使能 0: 关闭 1: 使能
PRDIE	定时周期中断使能 0: 关闭 1: 使能

TMRIF (定时器中断标志寄存器)			基地址: 0x40001000--0x40004000 偏移地址: 1CH					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X

Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	X	X	X	X	X	CMPIF	CAPIF	PRDIF
Write:								
Reset:	0	0	0	0	0	0	0	0

位	功能描述
CMPIF	比较中断标志 0: 未产生中断 1: 产生中断 (写 0 清 0)
CAPIF	捕获中断标志 0: 未产生中断 1: 产生中断 (写 0 清 0)
PRDIF	定时周期中断标志 0: 未产生中断 1: 产生中断 (写 0 清 0)

14 SPI 模块

14.1 概述

SPI 模块的芯片引脚为 PC. 7/SPI_CS、PC. 6/SPI_CLK、PC. 4/SPI_MOSI/RX5 和 PC. 5/SPI_MISO/TX5。

SPI 模块可以实现在 MCU 和外围设备（包含外部 MCU）之间的全双工同步串行通讯。这里提到的 MCU 或者外围设备必须包含 SPI 模块。包含下列特征：

- 全双工模式
- 三线同步传输
- 主机和从机模式
- 7 种主机波特率
- 从机时钟最高至 $F_{cpu}/4$
- 极性和相位可编程的串行时钟
- 写冲突处理机制
- 8 位数据传输，高字节在前，低字节在后
- 8 位从机选择接口，控制外部从机
- 与主机 CPU 的专用功能寄存器接口
- 无二义端口，标准的 SPI

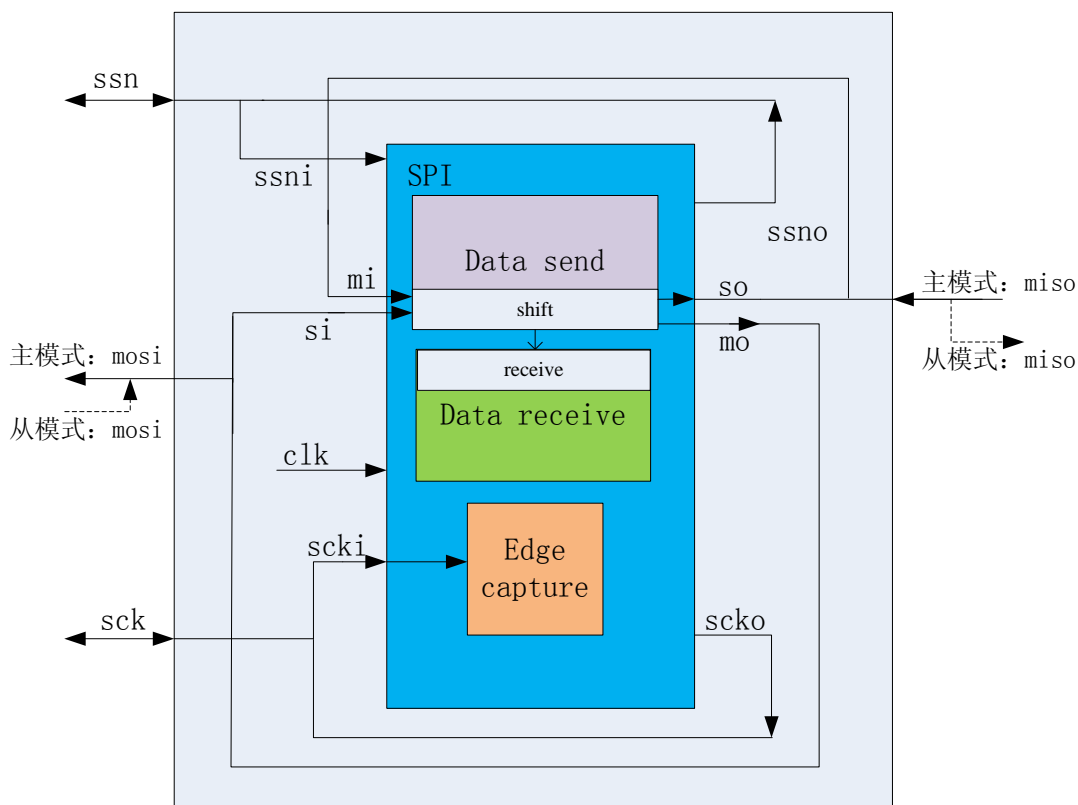
14.2 详细功能说明

串行外设接口 (SPI) 允许芯片与其他设备以半/全双工、同步、串行方式通信。此接口可以被配置成主模式，并为从设备提供通信时钟 (SCK)。

14.2.1 SPI 主要特征

- 3 线全双工同步传输
- 主模式或从模式操作
- 7 个主模式频率 (f_{cpu} 的 2/4/8/16/32/64/128 分频)
- 在输入引脚 SPI_CS 上的电平和下降沿侦测
- 可编程的时钟极性和相位
- 可触发中断的专用发送和接收标志

14.2.2 SPI 模块框图



14.2.3 SPI 接口传输格式

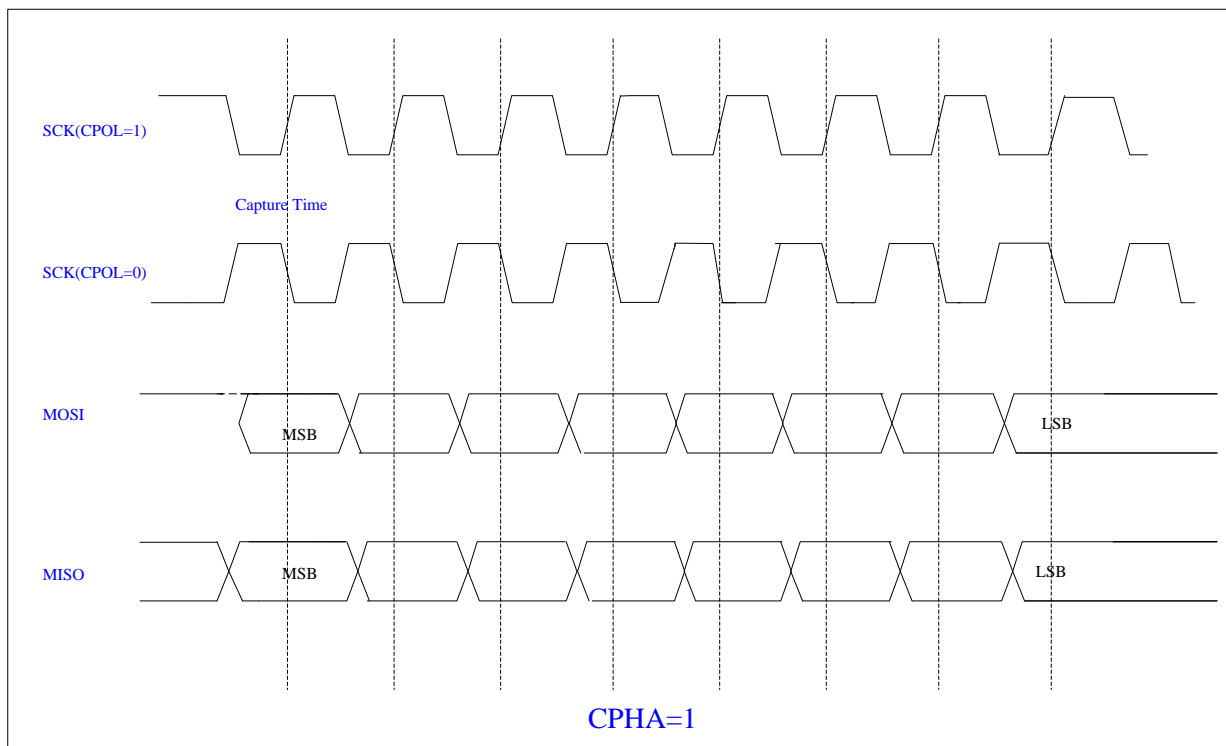
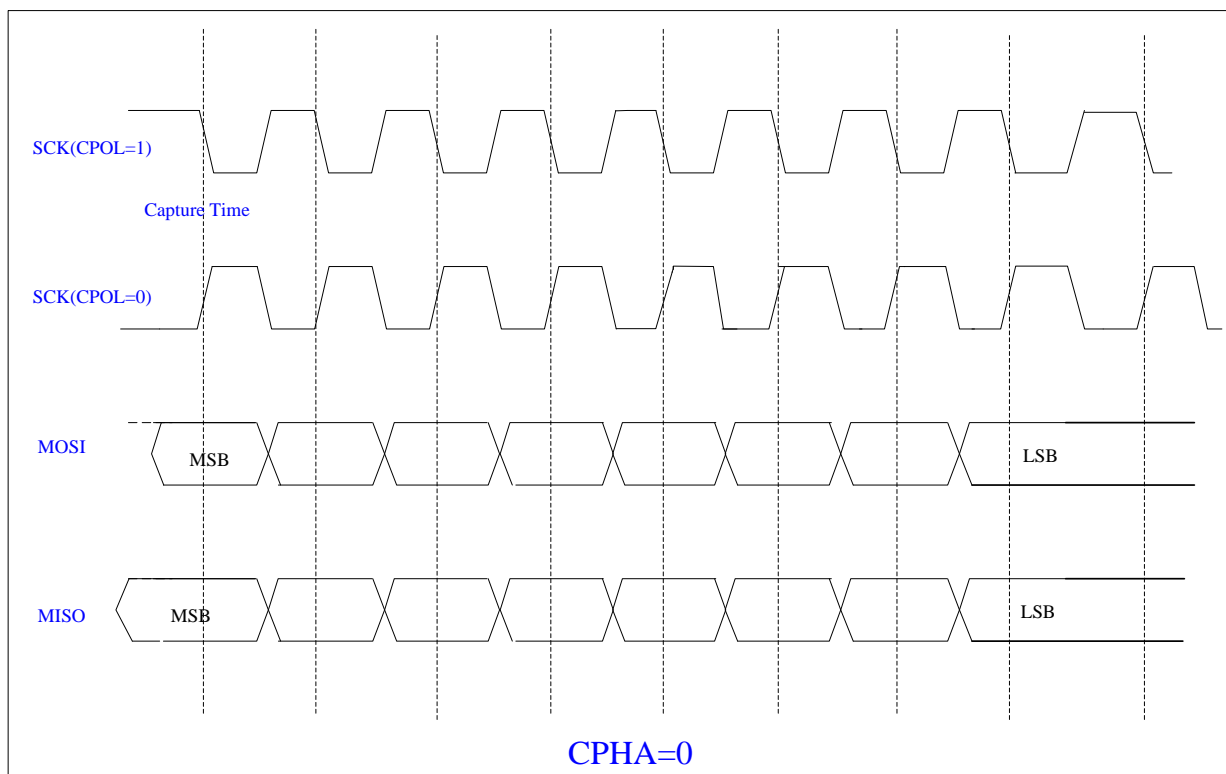
下图显示了数据传输的主要格式。根据 SPI 模块的设置，数据的每一位在主时钟（SCK）的上升沿（CPOL=0）或下降沿（CPOL=1）被传送。数据在主时钟（SCK）的下降沿（CPOL=0）或上升沿（CPOL=1）被接收。这适用于主模式或从模式的传输器/接收器，前提是 SCK 是传输过程中的主时钟。如果 CPHA 被置位，第一位（MSB）将在 SCK 的第一个动态沿时通过 MOSI/MISO 被发送。如果 CPHA 被清零，第一位（MSB）将在 SCK 的第一个动态沿之前半个周期被发送。

除此之外，输入数据在每一位传输一半时被取样，在这个时钟周期的相反的电平上，数据被移位到输出信号 MOSI 上。

14.2.4 主机模式传输格式

SPI 默认为主机模式。

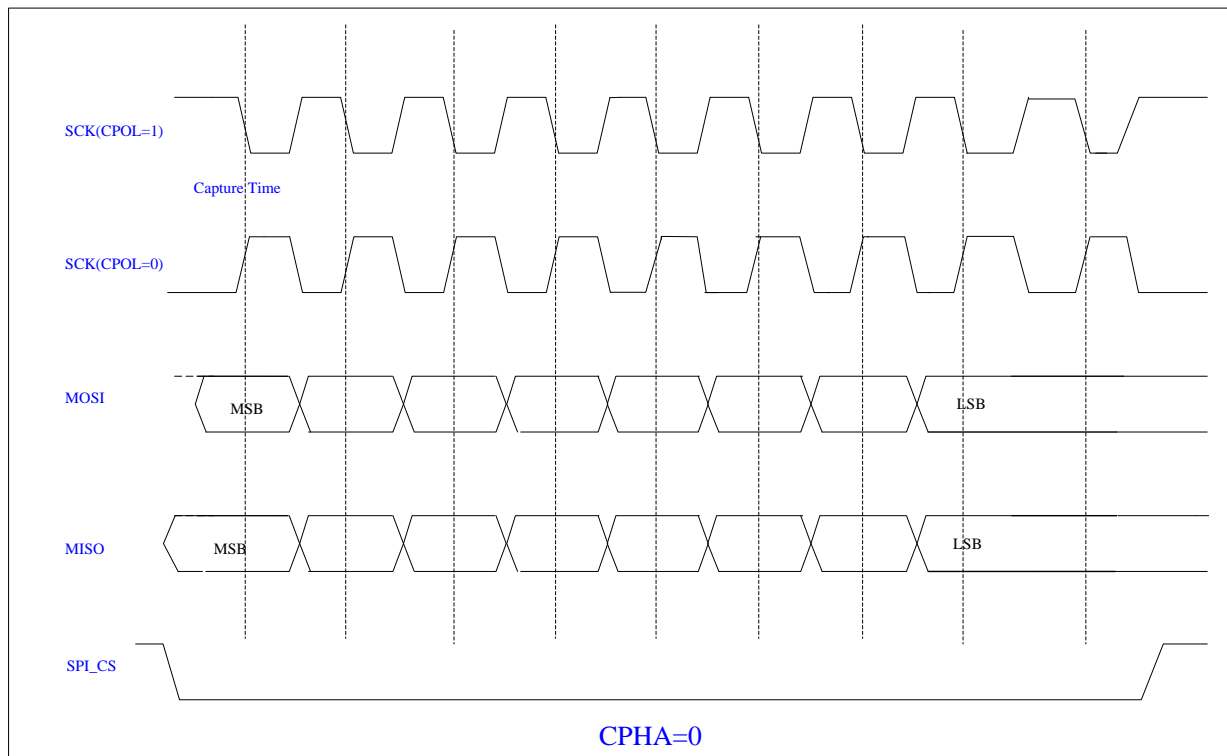
在主机模式中，SPI 等待程序向寄存器 SPIDAT 中写入数据。如果向 SPIDAT 的写入动作完成，传输就开始。在时钟 SCK 的发送沿，数据被移位到输出引脚 MOSI 上。同时，从从机传送过来的另一字节的数据被移位到主机的输入引脚 MISO 上。

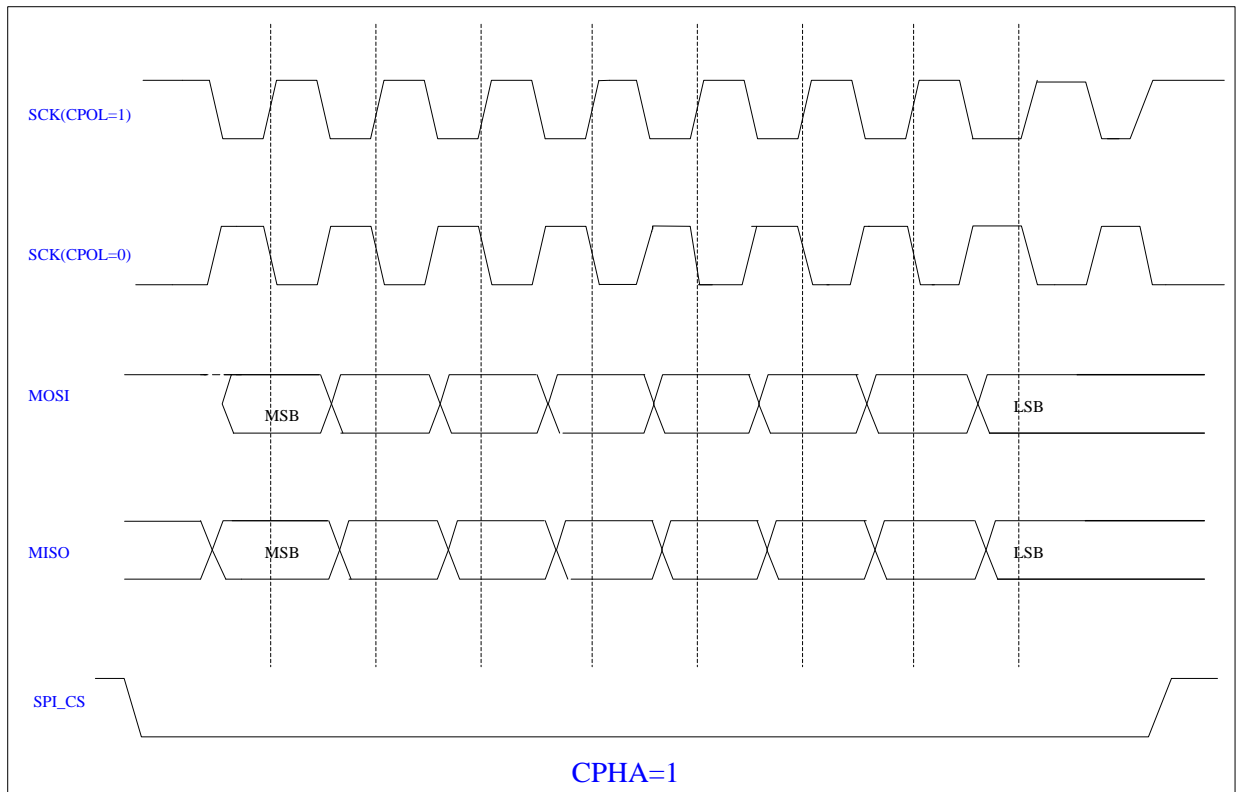


主机模式数据传输格式

14.2.5 从机模式传输格式

首先，需要写寄存器 SPICON 中的 MSTR=0，以配置 SPI 进入从机模式。另外配置 SPI_EN=1 以打开 SPI 模块使能。





从机模式数据传输格式

在从机模式中，SPI 等待输入信号 SPI_CS 的低电平，当抓到 SPI_CS 的下降沿，传输开始，直到传输完成，SPI_CS 都需要保持低电平状态。寄存器 SPCON 中 CPHA 的状态决定传输的开始位置，当 CPHA 被清零，从机必须在 SCK 信号的第一个下降沿之前开始传输；当 CPHA 被置位，从机会把 SCK 信号的第一个下降沿做为传输的开始标志。

14.2.6 中断功能

名称	SPI 中断标志描述
SPIF	当传输完成，该标志位被硬件置位
MODF	当 SPI_CS 的状态与主从模式设置有冲突

14.3 特殊功能寄存器列表

SPI 模块寄存器基地址: 0x4000B000				
偏移地址	名称	读写方式	复位值	功能描述
0x00	SPICON	R/W	0x0000	SPI 控制寄存器
0x04	SPISTA	R/W	0x0000	SPI 状态寄存器
0x08	SPIDAT	R/W	0x0000	SPI 数据寄存器
0x0C	SPISSN	R/W	0x00FF	SPI 从机选择寄存器

14.4 特殊功能寄存器说明

SPICON (控制寄存器)		基地址: 0x4000B000 偏移地址: 00H						
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	SSDIS	SPR[2:0]			CPHA	CPOL	MSTR	SPI_EN
Write:								
Reset:	0	0	0	0	0	0	0	0

位	功能描述																																				
SSDIS	SS控制位 0: 在主/从模式中打开SPI_CS输入 1: 在主/从模式中关闭 SPI_CS 输入, 该情况下不会产生 MODF 中断请求; 在从模式中, 若 CPHA=0, 则该位无效																																				
SPR[2:0]	SPI时钟速率控制位(主模式时用) <table border="1" style="width: 100%; border-collapse: collapse; text-align: center;"> <thead> <tr> <th colspan="3">SPR[2:0]</th> <th>SPI时钟速率</th> </tr> </thead> <tbody> <tr> <td>0</td> <td>0</td> <td>0</td> <td>Fsys/2</td> </tr> <tr> <td>0</td> <td>0</td> <td>1</td> <td>Fsys/4</td> </tr> <tr> <td>0</td> <td>1</td> <td>0</td> <td>Fsys/8</td> </tr> <tr> <td>0</td> <td>1</td> <td>1</td> <td>Fsys/16</td> </tr> <tr> <td>1</td> <td>0</td> <td>0</td> <td>Fsys/32</td> </tr> <tr> <td>1</td> <td>0</td> <td>1</td> <td>Fsys/64</td> </tr> <tr> <td>1</td> <td>1</td> <td>0</td> <td>Fsys/128</td> </tr> <tr> <td>1</td> <td>1</td> <td>1</td> <td>不产生主时钟</td> </tr> </tbody> </table>	SPR[2:0]			SPI时钟速率	0	0	0	Fsys/2	0	0	1	Fsys/4	0	1	0	Fsys/8	0	1	1	Fsys/16	1	0	0	Fsys/32	1	0	1	Fsys/64	1	1	0	Fsys/128	1	1	1	不产生主时钟
SPR[2:0]			SPI时钟速率																																		
0	0	0	Fsys/2																																		
0	0	1	Fsys/4																																		
0	1	0	Fsys/8																																		
0	1	1	Fsys/16																																		
1	0	0	Fsys/32																																		
1	0	1	Fsys/64																																		
1	1	0	Fsys/128																																		
1	1	1	不产生主时钟																																		

CPHA	时钟相位 0: 表示高位 (MSB) 将在SCK的第一个动态沿之前半个周期被发送 1: 表示高位 (MSB) 将在SCK的第一个动态沿通过被发送
CPOL	时钟极性 0: SCK在空闲状态时被设置为低电平 1: SCK在空闲状态时被设置为高电平
MSTR	SPI模式选择位 0: 从机模式 1: 主机模式
SPI_EN	SPI使能位 0: 关闭SPI模块 1: 打开 SPI 模块

SPISTA (状态寄存器)			基地址: 0x4000B000 偏移地址: 04H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	X	X	X	X	SPIF	WCOL	SSERR	MODF
Write:								
Reset:	0	0	0	0	0	0	0	0
位	功能描述							
SPIF	数据传输完成标志位 当传输完成时由硬件置位; 只能通过先读寄存器SPISTA, 然后读寄存器SPIDAT来清零;							
WCOL	写冲突标志位 当写SPIDAT冲突时由硬件置位; 必须通过先读寄存器SPISTA, 然后读寄存器SPIDAT来清零;							
SSERR	同步从机错误标志位 在接收完成前当SPI_CS输入有效时, 被硬件置位; 关闭SPI模块可清除该位 (设置SPI_EN=0);							
MODF	模式故障标志位 当SPI_CS引脚状态与设置的模式有冲突时, 硬件自动置位; 当SPI_CS引脚恢复合适的电平状态时, 硬件自动复位; 也可通过读寄存器SPISTA, 然后读寄存器SPIDAT, 然后该寄存器可被复位;							

SPIDAT (数据寄存器)			基地址: 0x4000B000 偏移地址: 08H					
	Bit15	14	13	12	11	10	9	Bit8

Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	SPIDAT[7:0]							
Write:	SPIDAT[7:0]							
Reset:	0	0	0	0	0	0	0	0

注：寄存器SPIDAT是数据寄存器的一个读/写缓冲。当向SPIDAT中写入数据，是直接写入移位寄存器中（没有传输缓冲）；从SPIDAT中读数据，返回的是接收缓冲中的数据，而非移位寄存器。

SPISSN (从机选择寄存器)			基地址: 0x4000B000 偏移地址: 0CH					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	X	X	X	X	X	X	X	SSN0
Write:								
Reset:	1	1	1	1	1	1	1	1

位	功能描述
SSN0	当芯片做 SPI 通讯的主机时,使用 SSN0 控制位可以控制芯片外部 SPI_CS 引脚的高低电平。 在使能 SPI 情况下 (且为主机), 写 1 拉高 CS, 写 0 拉低 CS

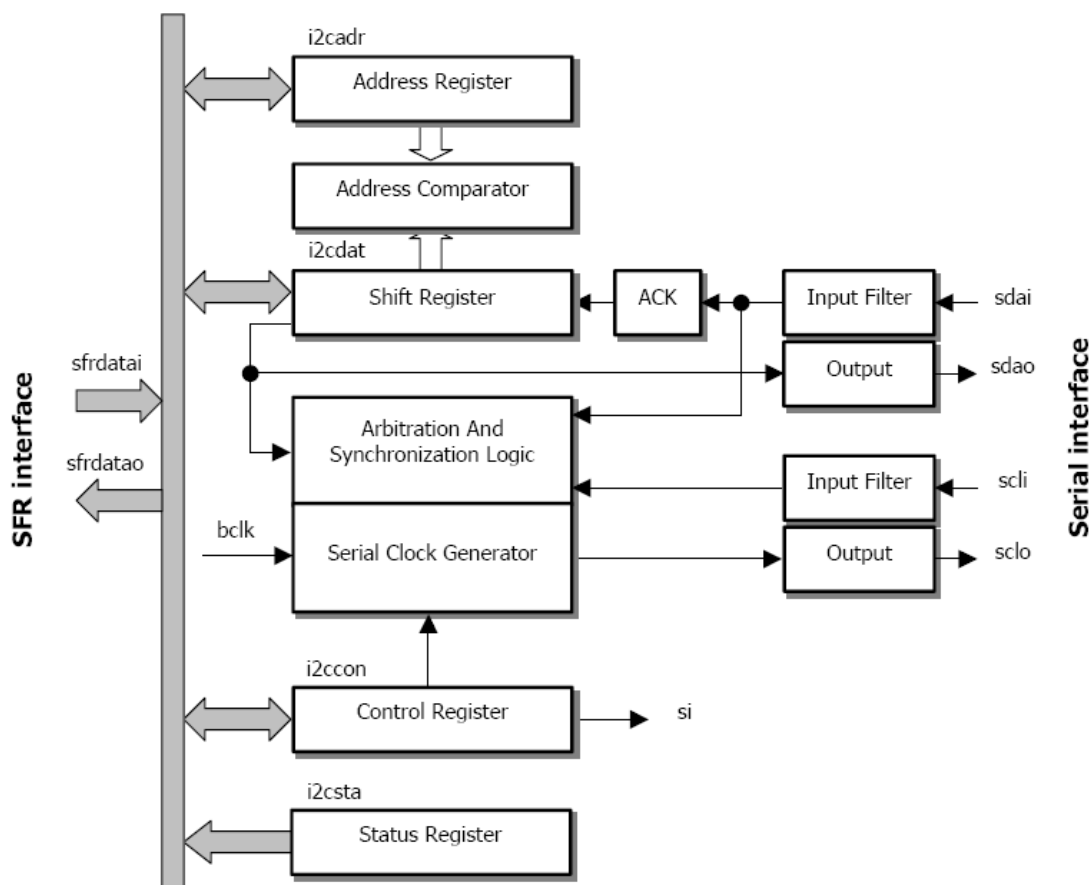
15 I2C 模块

15.1 概述

I2C 模块的芯片引脚为 PC. 13/SCL 和 PC. 14/SDA。

I2C 模块提供一个符合 Philips I2C 总线规范的串行接口，用两根线实现设备与总线之间的数据传输，通过状态寄存器 I2CSTA 反映了 I2C 总线控制器的实时状态。

15.2 框图



I2C 模块功能框图

15.3 功能描述

I2C 用两根线实现设备与总线之间的数据传输：串行时钟 SCL 和串行数据 SDA。每一个与总线相连的设备都有一个唯一的地址。I2C 是一个真正的多主机总线，它包含冲突检测和仲裁机制，以防止多个主机同时开始数据传输时的数据丢失。

15.3.1 操作模式

I2C 数据传输是以 8-bit 进行双向数据传输，标准模式下可达 100kbit/s 的传输速率，快速模式可达 400kbit/s 的速率。它可以下边四种模式工作：

- 主机发送模式：串行数据通过 SDA 输出，串行时钟通过 SCL 输出
- 主机接收模式：串行数据通过 SDA 输入，串行时钟通过 SCL 输出
- 从机接收模式：串行数据通过 SDA 输入，串行时钟通过 SCL 输入
- 从机发送模式：串行数据通过 SDA 输出，串行时钟通过 SCL 输入

15.3.2 串行时钟生成

当 I2C 处于主机模式时，可编程的时钟发生器提供 SCL 时钟；当 I2C 处于从机模式时，时钟发生器被关闭，接收来自主机的时钟。时钟发生器的输出频率可以由寄存器 I2CCON 中的位 CR[9:0] 控制，其中包含 I2CCON[0...1]，I2CCON[8...14]。

15.3.3 中断生成

IIC 产生中断时，寄存器 I2CCON 中的标志位 SI 会被置位。

15.4 特殊功能寄存器列表

微控制器与 I2C 组件的接口通过以下四个特殊功能寄存器来实现：

I2C 模块寄存器基地址：0x4000A000				
偏移地址	名称	读写方式	复位值	功能描述
00H	I2CDAT	R/W	0000H	I2C数据寄存器
04H	I2CADR	R/W	0000H	I2C地址寄存器
08H	I2CCON	R/W	4000H	I2C控制寄存器
0CH	I2CSTA	R/W	0000H	I2C状态寄存器

15.5 特殊功能寄存器说明

I2CDAT (I2C 数据寄存器)			基地址: 0x4000A000 偏移地址: 00H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	I2CDAT[7:0]							
Write:								
Reset:	0	0	0	0	0	0	0	0

寄存器I2CDAT是将要被传送到总线上的数据，或者是刚从总线上接收到的数据。寄存器I2CDAT没有设置影子寄存器，也没有双缓存，所以当I2C中断发生时，MCU需要及时从它读取数据，以免数据丢失。

I2CADR (地址寄存器)			基地址: 0x4000A000 偏移地址: 04H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	I2CADR[7:0]							
Write:								
Reset:	0	0	0	0	0	0	0	0

位	功能描述
I2CADR[7:1]	I2C从机地址 (7位)
I2CADR[0]	广播地址确认位 当此位置1时，广播地址可以被识别，否则不能被识别。

I2CCON (控制寄存器)			基地址: 0x4000A000 偏移地址: 08H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	CR[9:3]						
Write:								
Reset:	0	1	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	CR2	ENS1	STA	ST0	SI	AA	CR[1:0]	

Write:								
Reset:	0	0	0	0	0	0	0	0

位	功能描述
CR[9:0]	I2C时钟频率控制位 I2C CLOCK=F _{sys} /(CR[9:0]+1)/4
ENS1	I2C 使能位 1: 使能IIC模块; 0: 关闭IIC模块;
STA	开始标志位 1: 检查IIC总线的状态, 如果空闲则生成开始信号; 0: 不会生成开始信号;
STO	停止标志位 1: 当处于主机模式, 则向总线传输停止信号 0: 不向总线传输停止信号;
SI	中断标志位 当进入25种IIC状态之一时, SI由硬件置位, 唯一不置位的状态是“F8H”; 写0清0, 写1无影响。
AA	生成应答标志位 1: 应答在以下情况下被返回: 接收到自身作为从机的地址; gc被置位的情况下接收到地址呼叫; 主机接收模式下一个字节接收完成; 从机接收模式下一个字节接收完成; 0: 非应答在以下情况下被返回: 主机接收模式下一个字节接收完成; 从机接收模式下一个字节接收完成;

I2CSTA (状态寄存器)		基地址: 0x4000A000 偏移地址: 0CH						
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	I2CSTA[4:0]					X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0

位	功能描述
I2CSTA[4:0]	I2C状态码

寄存器 I2CSTA 反映 I2C 模块的实时状态。这个寄存器的低三位始终为 0。总共有 26 种可能的状态。当进入 25 种状态的其中一种时, 都会产生中断; 唯一一种不产生中断的情况是状态 F8H。在下表中, “SLA” 指从机地址, “R” 指与从机地址一起传送的读/写位是读, “W” 指与从机地址一起传

送的读/写位是写。

I2C 主机发送模式状态描述如下：

状态代码	I2C 状态	应用程序配置					I2C 硬件响应
		I2CDAT	I2CCON				
			sta	sto	si	aa	
08H	起始条件已被发送	加载 SLA+W	X	0	0	X	SLA+W 将被发送 ACK 将被接收
10H	重复起始条件已被发送	加载 SLA+W	X	0	0	X	同上
		或者 加载 SLA+R	X	0	0	X	SLA+R 将被发送 I2C 将转换为“主接收器”模式
18H	SLA+W 已被发送； ACK 已被接收	加载数据字节	0	0	0	X	数据字节将被发送； ACK 将被接收
		或无动作	1	0	0	X	重复起始条件将被发送
		或无动作	0	1	0	X	终止条件将被发送；sto 标志将被复位
		或无动作	1	1	0	X	起始条件被发送后将再发送一个终止条件；sto 标志将被复位
20H	SLA+W 已被发送； “not ACK”已被接收	加载数据字节	0	0	0	X	数据字节将被发送； ACK 将被接收
		或无动作	1	0	0	X	重复起始条件将被发送
		或无动作	0	1	0	X	终止条件将被发送；sto 标志将被复位
		或无动作	1	1	0	X	起始条件被发送后将再发送一个终止条件；sto 标志位将被复位
28H	I2CDAT 的数据字节已被发送； ACK 已被接收	加载数据字节	0	0	0	X	数据字节将被发送； 将发送 ACK 字节
		或无动作	1	0	0	X	重复起始条件将被发送。
		或无动作	0	1	0	X	终止条件将被发送；sto 标志将被复位
		或无动作	1	1	0	X	起始条件被发送后将再发送一个终止条件；sto 标志将被复位
30H	I2CDAT 的数据字节已被发送	数据字节	0	0	0	X	数据字节将被发送； ACK 将被接收
		或无动作	1	0	0	X	重复起始条件将被发送；
		或无动作	0	1	0	X	终止条件将被发送；sto 标志

		或无动作	1	1	0	X	志将被复位 起始条件被发送后将再发送一个终止条件；sto 标志将被复位
38H	SLA+R/W 或数据字节仲裁失败	无动作	0	0	0	X	I2C 总线将被释放；将进入“未寻址从机”状态；当总线空闲时将发送一个起始条件
		或无动作	1	0	0	X	

I2C 主机接收模式状态描述如下：

状态代码	I2C 状态	应用程序配置					I2C 硬件响应
		I2CDAT	I2CCON				
			sta	sto	si	aa	
08H	起始条件已被发送	加载 SLA+R	X	0	0	X	SLA+R 将被发送；ACK 将被接收
10H	重复起始条件已被发送	加载 SLA+R	X	0	0	X	同上 SLA+W 将被发送；I2C 将转换为“主接收”模式
		或者 加载 SLA+W	X	0	0	X	
38H	“not ACK”位仲裁失败	无动作	0	0	0	X	I2C 总线将被释放；I2C 将会进入“从机”模式 当总线空闲时将发送一个起始条件
		或者 无动作	1	0	0	X	
40H	SLA+R 已被发送；ACK 已被接收	无动作	0	0	0	0	数据字节将被接收；将返回“not ACK” 数据字节将被接收；将返回“not ACK”
		或者 无动作	0	0	0	1	
48H	SLA+R 已被发送；“not ACK”已被接收	无动作	1	0	0	X	重复起始条件将被发送 终止条件将被发送；sto 标志将被复位 起始条件被发送后将再发送一个终止条件；sto 标志将被复位
		或无动作	0	1	0	X	
		或无动作	1	1	0	X	
50H	数据字节已被接收；已返回 ACK	读取数据字节	0	0	0	0	数据字节将被接收；将返回“not ACK” 数据字节将被接收；将返回 ACK
		或者 读取数据字节	0	0	0	1	
58H	数据字节将被接收；已返回“not ACK”	读取数据字节	1	0	0	X	重复起始条件将被发送 终止条件将被发送；sto 标志将被复位
		或者 读取数据字节	0	1	0	X	

		或者 读取数据字节	1	1	0	X	志将被复位 起始条件被发送后将再发送一个终止条件；sto 标志将被复位
--	--	--------------	---	---	---	---	--

I2C 从机接收模式状态描述如下：

状态代码	I2C 状态	应用程序配置					I2C 硬件响应
		I2CDAT	I2CCON				
			sta	sto	si	aa	
60H	自身的 SLA+W 已被接收； 已返回 ACK	无动作	X	0	0	0	数据字节将被接收并返回“not ACK”
		或无动作	X	0	0	1	数据字节将被接收并返回 ACK
68H	主机 SLA+R/W 仲裁失败；自身的 SLA+W 已被接收，返回 ACK	无动作	X	0	0	0	数据字节将被接收并返回“not ACK”
		或无动作	X	0	0	1	数据字节将被接收并返回 ACK
70H	呼叫地址（00H）已被接收；已返回 ACK	无动作	X	0	0	0	数据字节将被接收并返回“not ACK”
		或无动作	X	0	0	1	数据字节将被接收并返回 ACK
78H	主机 SLA+R/W 仲裁失败；呼叫地址已被接收，返回 ACK	无动作	X	0	0	0	数据字节将被接收并返回“not ACK”
		或无动作	X	0	0	1	数据字节将被接收并返回 ACK
80H	预先写入自身 SLV 地址；DATA 字节已被接收；返回 ACK	读取数据字节	X	0	0	0	数据字节将被接收并返回“not ACK”
		或者 读取数据字节	X	0	0	1	数据字节将被接收并返回 ACK
88H	预先写入自身 SLA；DATA 字节已被接收；返回“not ACK”	读取数据字节	0	0	0	0	切换为“未寻址从机”模式；不识别自身从机地址或呼叫地址
		或者 读取数据字节	0	0	0	1	切换为“未寻址从机”模式；识别自身从机地址或呼叫地址
		或者 读取数据字节	1	0	0	0	切换为“未寻址从机”模式；不识别自身从机地址或呼叫地址；当总线空闲时将发送一个起始条件
		或者 读取数据字节	1	0	0	1	切换为“未寻址从机”模式；识别自身从机地址或呼叫地

							址；当总线空闲时将发送一个起始条件
90H	预先写入呼叫地址；DATA 字节已被接收；返回 ACK	读取数据字节	X	0	0	0	数据字节将被接收并返回“not ACK”
		或者 读取数据字节	X	0	0	1	数据字节将被接收并返回 ACK
98H	预先写入呼叫地址；DATA 字节已被接收；返回 ACK	读取数据字节	0	0	0	0	切换为“未寻址从机”模式；不识别自身从机地址或呼叫地址
		或者 读取数据字节	0	0	0	1	切换为“未寻址从机”模式；识别自身从机地址或呼叫地址
		或者 读取数据字节	1	0	0	0	切换为“未寻址从机”模式；不识别自身从机地址或呼叫地址；当总线空闲时将发送一个起始条件
		或者 读取数据字节	1	0	0	1	切换为“未寻址从机”模式；识别自身从机地址或呼叫地址；当总线空闲时将发送一个起始条件
A0H	终止条件或重复起始条件在被配置为 SLV/REC 或 SLV/TRX 时被接收	无动作	0	0	0	0	切换为“未寻址从机”模式；不识别自身从机地址或呼叫地址
		或者 无动作	0	0	0	1	切换为“未寻址从机”模式；识别自身从机地址或呼叫地址
		或者 无动作	1	0	0	0	切换为“未寻址从机”模式；不识别自身从机地址或呼叫地址；当总线空闲时将发送一个起始条件
		或者 无动作	1	0	0	1	切换为“未寻址从机”模式；识别自身从机地址或呼叫地址；当总线空闲时将发送一个起始条件

I2C 从机发送模式状态描述如下：

状态代码	I2C 状态	应用程序配置				I2C 硬件响应	
		I2CDAT	I2CCON				
			sta	sto	si		aa
A8H	自身 SLA+R 已被接收；返回 ACK	加载数据字节 或者	X	0	0	0	最后一个数据字节将被发送并接收 ACK

		加载数据字节	X	0	0	1	数据字节将被发送; ACK 将被接收
B0H	主机 SLA+R 仲裁失败; 自身 SLA+R 已被接收; 返回 ACK	加载数据字节	X	0	0	0	最后一个数据字节将被发送并接收 ACK
		加载数据字节	X	0	0	1	数据字节将被发送; ACK 将被接收
B8H	数据字节已被发送; ACK 已被接收	加载数据字节	X	0	0	0	最后一个数据字节将被发送并接收 ACK
		加载数据字节	X	0	0	1	数据字节将被发送; ACK 将被接收
C0H	数据字节已被发送; “not ACK” 已被接收	无动作 或者	0	0	0	0	切换为“未寻址从机”模式; 不识别自身从机地址或呼叫地址
		无动作 或者	0	0	0	1	切换为“未寻址从机”模式; 识别自身从机地址或呼叫地址
		无动作 或者	1	0	0	0	切换为“未寻址从机”模式; 不识别自身从机地址或呼叫地址; 当总线空闲时将发送一个起始条件
		无动作	1	0	0	1	切换为“未寻址从机”模式; 识别自身从机地址或呼叫地址; 当总线空闲时将发送一个起始条件
C8H	最后一个数据字节已被发送; ACK 已被接收	无动作 或者	0	0	0	0	切换为“未寻址从机”模式; 不识别自身从机地址或呼叫地址
		无动作 或者	0	0	0	1	切换为“未寻址从机”模式; 识别自身从机地址或呼叫地址
		无动作 或者	1	0	0	0	切换为“未寻址从机”模式; 不识别自身从机地址或呼叫地址; 当总线空闲时将发送一个起始条件
		无动作	1	0	0	1	切换为“未寻址从机”模式; 识别自身从机地址或呼叫地址; 当总线空闲时将发送一个起始条件

I2C 复合状态:

状态	I2C 状态	应用程序配置	I2C 硬件响应
----	--------	--------	----------

代码		I2CDAT	I2CCON				
			sta	sto	si	aa	
F8H	没有可利用信息的相关状态； si=0	无动作	无动作				等待或继续进行当前传递
00H	MST 或选择从机模式中的总线错误	无动作	0	1	0	X	只有在“主机”或“被寻址的从机”模式时 I2C 硬件才会被触发 在所有情况下，总线将被释放并且 I2C 将切换到“未寻址从机”模式。sto 标志将被复位

16 RTC 模块

16.1 概述

RTC 单元提供实时时钟、日历功能，自动闰年调整，支持闹钟和周期性中断。

RTC 模块在各种工作模式下都不会被关闭，在低功耗下仍然正常运行。

RTC 输出寄存器、RTC 时钟校正寄存器不会被复位，以保持 RTC 的准确性。

16.2 功能描述

- 提供时钟和日历功能：输出寄存器包含秒、分、时、日、月、年和星期
- 具有自动闰年闰月调整功能
- 1 个 RTC 闹铃中断功能
- 2 个定时器周期性中断功能
- 5 个时间中断功能（秒、分、时、日、月）
- 可输出频率为 1/2/8/16/32/64/128/524288Hz 的方波
- 可输出每秒补偿的校验脉冲
- 增加只读寄存器，用于保存校时的次数

16.3 时钟校正

RTC 模块读取 TPS 输出的温度值，根据 OSC 的温度特性，实时计算频率偏差 DF_i ，送至分频模块进行时钟校正。芯片内置了一个可修改系数的多项式补偿曲线。 DF_i 计算公式如下：

$$DF_i = DFA + DFB * (TMPDAT - Toff) + DFC * (TMPDAT - Toff)^2 + DFD * (TMPDAT - Toff)^3 + DFE * (TMPDAT - Toff)^4$$

DFA / DFB / DFC / DFD / DFE 为 0 次到 4 次项补偿系数， $TMPDAT$ 为温度传感器输出值， $Toff$ 为温度传感器偏置校正。

DF_i 每个 LSB 表示 0.06ppm。

16.4 时间和万年历

RTC 提供秒、分、时、日、月、年和星期输出寄存器。

通过 RTC 的输出寄存器，可以得到自动闰年校正的万年历功能，其范围从 2000 年 1 月 1 日到 2099

年 12 月 31 日。

16.5 中断功能

RTC 一共提供 8 种中断源，共用 MCU 的 IRQ-RTC 中断向量，向量号 20。RTC 的 8 种中断源由 RTCIE 控制其使能。

具体的中断产生条件和中断清除步骤如下：

ALMF: RTC 闹铃中断标志

当小时和分钟与设定的闹钟匹配时，产生 RTC 闹铃中断，ALMF 被置为 1。

对该位写 0 清标志。

RTC1F: RTC 定时器 1 中断标志

如设置 $RTCTMR1=X$ ，使能计数 RTC1EN 后，经过 $(X+1)*1S$ 后，该标志位置位 1。

对该位写 0 清标志。

RTC2F: RTC 定时器 2 中断标志

如设置 $RTCTMR2=X$ ，使能计数 RTC2EN 后，经过 $(X+1)*0.0625S$ 后，该标志位置位 1。

对该位写 0 清标志。

MTHF: 月中断

月计数器 MONTHR 加 1 时，产生一个月中断，MTHF 被置为 1。

对该位写 0 清标志。

DAYF: 日中断

日期计数器 DAYR 加 1 时，产生一个日中断，DAYF 被置为 1。

对该位写 0 清标志。

HRF: 小时中断

小时计数器 HOURR 加 1 时，产生一个小时中断，HRF 被置为 1。

对该位写 0 清标志。

MINF: 分钟中断

分钟计数器 MINR 加 1 时，产生一个分钟中断，MINF 被置为 1。

对该位写 0 清标志。

SECF: 秒中断

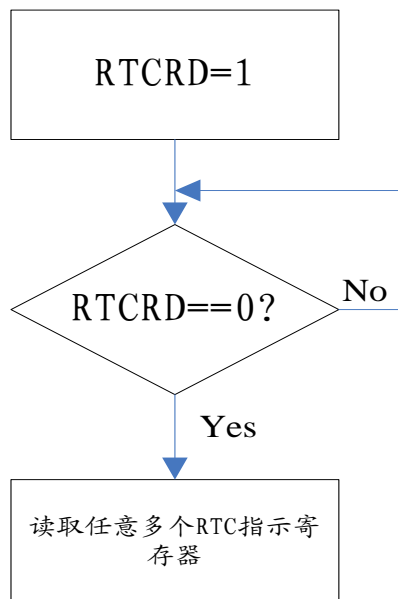
秒计数器 SECR 加 1 时，产生一个秒中断，SECF 被置为 1。

对该位写 0 清标志。

16.6 RTC 指示寄存器读写流程

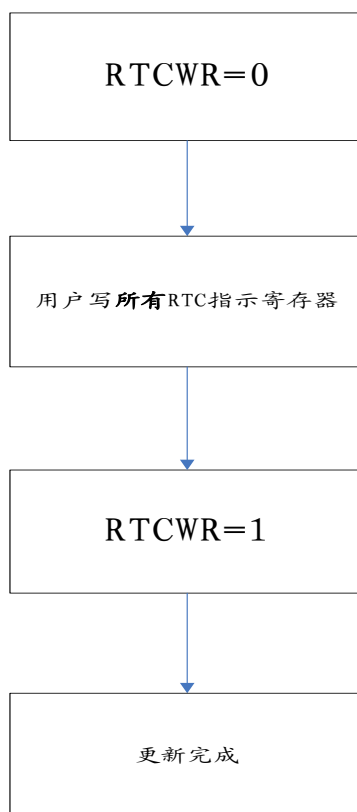
16.6.1 读取 RTC 指示寄存器流程

在用户需要读取 RTC 指示寄存器（SECR，MINR，HOURR，DAYR，MONTHR，YEARR，WEEKR）的时候，用户应该按照以下流程操作：



16.6.2 写入 RTC 指示寄存器流程

在用户需要更新 RTC 指示寄存器（SECR, MINR, HOURR, DAYR, MONTHR, YEARR, WEEKR）的时候，用户应该按照以下流程操作，请一次性写入所有 7 个 RTC 指示寄存器（UPDATE = RTCWR.0）：



16.7 校时记录

校时次数增加以一次 UPDATE 置 1 为准，无论怎么更新 RTC 寄存器，只要 UPDATE 置 1，则 RTCNT 加 1。

如果用户写入的值超过正常范围导致写失败（比如月寄存器写 13），那么只要 UPDATE 置 1，RTCNT 仍旧加 1。

16.8 特殊功能寄存器列表

RTC 模块寄存器基地址：0x4000C000				
偏移地址	名称	读写方式	复位值	功能描述
0x00	RTCCON	R/W	0x0000	RTC 控制寄存器
0x04	RTCIE	R/W	0x0000	RTC 中断使能寄存器
0x08	RTCIF	R/W	0x0000	RTC 中断标志寄存器
0x0C	ALMR	R/W	0x0000	闹钟寄存器
0x10	RTCTMR1	R/W	0x0000	RTC 定时器 1 计数设置
0x14	RTCTMR2	R/W	0x0000	RTC 定时器 2 计数设置
0x18	SECR	R/W	0x0000	秒寄存器（写保护）
0x1C	MINR	R/W	0x0000	分寄存器（写保护）
0x20	HOURLR	R/W	0x0000	时寄存器（写保护）
0x24	DAYR	R/W	0x0001	日寄存器（写保护）
0x28	MONTHR	R/W	0x0001	月寄存器（写保护）
0x2C	YEARR	R/W	0x0000	年寄存器（写保护）
0x30	WEEKR	R/W	0x0001	周寄存器（写保护）
0x34	RTCCNTH	R/W	0x0000	校时次数寄存器高 16 位
0x38	RTCCNTL	R/W	0x0000	校时次数寄存器低 16 位
0x3C	RTC RD	R/W	0x0000	RTC 读控制寄存器
0x40	RTC WR	R/W	0x0000	RTC 写控制寄存器
0x50	DFAH	R/W	XXXX	RTC 硬件补偿常数项系数高位
0x54	DFAL	R/W	XXXX	RTC 硬件补偿常数项系数低位
0x58	DFBH	R/W	XXXX	RTC 硬件补偿一次项系数高位
0x5C	DFBL	R/W	XXXX	RTC 硬件补偿一次项系数低位
0x60	DFCH	R/W	XXXX	RTC 硬件补偿二次项系数高位
0x64	DFCL	R/W	XXXX	RTC 硬件补偿二次项系数低位
0x68	DFDH	R/W	XXXX	RTC 硬件补偿三次项系数高位
0x6C	DFDL	R/W	XXXX	RTC 硬件补偿三次项系数低位
0x70	DFEH	R/W	XXXX	RTC 硬件补偿四次项系数高位

0x74	DFEL	R/W	XXXX	RTC 硬件补偿四次项系数低位
0x78	Toff	R/W	0x0000	温度偏置寄存器
0x7C	MCON01	R/W	0x6017	保持默认值
0x80	MCON23	R/W	0x2388	保持默认值
0x84	MCON45	R/W	0x2688	保持默认值
0x90	RTCSTFLAG	R/W	0x0000	RTC 模块复位标志寄存器
0x94	RTCSTSET	W	0x0000	RTC 写复位寄存器

16.9 特殊功能寄存器说明

RTCCON (RTC 控制寄存器)			基地址: 0x4000C000 偏移地址: 00H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	X	RTC2EN	RTC1EN	TOUT[3:0]				RESERVE
Write:								D
Reset:	0	0	0	0	0	0	0	0

位	功能描述
RTC2EN	RTC 定时器 2 使能位 RTC2EN=0: RTC 定时器 2 被关闭 RTC2EN=1: RTC 定时器 2 被使能, 溢出产生 RTC2IF 标志。
RTC1EN	RTC 定时器 1 使能位 RTC1EN=0: RTC 定时器 1 被关闭 RTC1EN=1: RTC 定时器 1 被使能, 溢出产生 RTC1IF 标志。
TOUT[3:0]	TOUT 输出频率说明见下表
RESERVED	该控制位默认值为 0 该控制位必须为 0, 用户可以软件中将该位写 0 或者不修改其默认值

TOUT[3:0]				TOUT	TOUT (PLL 使能)
0	0	0	0	0	0
0	0	0	1	1	1
0	0	1	0	32768Hz	32768Hz
0	0	1	1	未经高频补偿的 1Hz	高频补偿得到的 1Hz
0	1	0	0	未经高频补偿的 2Hz	高频补偿得到的 2Hz

0	1	0	1	未经高频补偿的 4Hz	高频补偿得到的 4Hz
0	1	1	0	未经高频补偿的 8Hz	高频补偿得到的 8Hz
0	1	1	1	未经高频补偿的 16Hz	高频补偿得到的 16Hz
1	0	0	0	未经高频补偿的 32Hz	高频补偿得到的 32Hz
1	0	0	1	未经高频补偿的 64Hz	高频补偿得到的 64Hz
1	0	1	0	未经高频补偿的 128Hz	高频补偿得到的 128Hz
1	0	1	1	Reserved	Reserved
1	1	X	X	Reserved	Reserved

RTCIE (RTC 中断使能寄存器)			基地址: 0x4000C000 偏移地址: 04H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	ALMIE	RTC2IE	RTC1IE	MTHIE	DAYIE	HRIE	MINIE	SECIE
Write:								
Reset:	0	0	0	0	0	0	0	0

位	功能描述
ALMIE	RTC 闹铃中断使能位 0: 关闭 1: 打开
RTC2IE	RTC 定时器 2 中断使能位 0: 关闭 1: 打开
RTC1IE	RTC 定时器 1 中断使能位 0: 关闭 1: 打开
MTHIE	RTC 月中断使能位 0: 关闭 1: 打开
DAYIE	RTC 日中断使能位 0: 关闭 1: 打开
HRIE	RTC 小时中断使能位 0: 关闭 1: 打开
MINIE	RTC 分钟中断使能位 0: 关闭

	1: 打开
SECIE	RTC 秒中断使能位 0: 关闭 1: 打开

RTCIF (RTC 中断标志寄存器)		基地址: 0x4000C000 偏移地址: 08H						
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	ALMIF	RTC2IF	RTC1IF	MTHIF	DAYIF	HRIF	MINIF	SECIF
Write:								
Reset:	0	0	0	0	0	0	0	0

位	功能描述
ALMIF	RTC 闹铃中断标志位 0: 未产生中断 1: 产生中断, 写 0 清 0
RTC2IF	RTC 定时器 2 中断标志位 0: 未产生中断 1: 产生中断, 写 0 清 0
RTC1IF	RTC 定时器 1 中断标志位 0: 未产生中断 1: 产生中断, 写 0 清 0
MTHIF	RTC 月中断标志位 0: 未产生中断 1: 产生中断, 写 0 清 0
DAYIF	RTC 日中断标志位 0: 未产生中断 1: 产生中断, 写 0 清 0
HRIF	RTC 小时中断标志位 0: 未产生中断 1: 产生中断, 写 0 清 0
MINIF	RTC 分钟中断标志位 0: 未产生中断 1: 产生中断, 写 0 清 0
SECIF	RTC 秒中断标志位 0: 未产生中断 1: 产生中断, 写 0 清 0

ALMR (闹钟寄存器)			基地址: 0x4000C000 偏移地址: 0CH					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	ALMH[5:0]				
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	X	X	ALMM[6:0]					
Write:								
Reset:	0	0	0	0	0	0	0	0

位	功能描述
ALMH[5:0]	RTC 闹铃中断小时设置, 允许写入 0-23 以外的数, 但是 RTC 闹铃中断将永远不会产生。
ALMM[6:0]	RTC 闹铃中断分钟设置, 允许写入 0-59 以外的数, 但是 RTC 闹铃中断将永远不会产生。 说明: 当小时和分钟寄存器与闹钟寄存器中的值相匹配时 (且秒寄存器为 0), 才会产生中断。

RTCTMR1 (RTC 定时器 1 寄存器)			基地址: 0x4000C000 偏移地址: 10H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	CNT[15:8]							
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	CNT[7:0]							
Write:								
Reset:	0	0	0	0	0	0	0	0

位	功能描述
CNT[15:0]	最小分格为 1s, 即最小可以每 1 秒产生一次中断, 最大可以每 65536 秒产生一次中断, 当计数溢出时, 置位 RTC1IF 标志。 CNT[15: 0]用来表示一个 16BIT 的二进制的无符号整数, 如果设置 CNT[15: 0]=00H, 表示 RTC 内部的秒表功能中断每经过 (00H+1)*1S =1*1S=1S 的计时周期后, 置位 RTC1IF 标志。 说明: 当定时器到达设定值时, 如果用户没有关闭定时器, 则定时器将从 0 开始重新计数。

RTCTMR2 (RTC 定时器 2 寄存器)			基地址: 0x4000C000 偏移地址: 14H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	CNT[15:8]							
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	CNT[7:0]							
Write:								
Reset:	0	0	0	0	0	0	0	0

位	功能描述
CNT[15:0]	最小分格为 0.0625s, 即最小可以每 0.0625s 秒产生一次中断, 最大可以每 4096 秒产生一次中断, 当计数溢出时, 置位 RTC2IF 标志。 CNT[15:0]用来表示一个 16BIT 的二进制的无符号整数, 如果设置 CNT[15:0] = 00H, 表示 RTC 内部的秒表功能中断每经过 (00H+1)*0.0625S = 1*0.0625S=0.0625S 的计时周期后, 置位 RTC2IF 标志。 说明: 当定时器溢出时, 如果用户没有关闭定时器, 则定时器将从 0 开始重新计数。

SECR (RTC 秒寄存器)			基地址: 0x4000C000 偏移地址: 18H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:	X	X	X	X	X	X	X	X
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	X	X	SEC[5:0]					
Write:	X	X						
Reset:	0	0	0	0	0	0	0	0

位	功能描述
SEC[5:0]	秒计数器: 可设范围: 0-59。写入 0-59 以外的任何数值, 对该寄存器没有影响。

MINR (RTC 分寄存器)			基地址: 0x4000C000 偏移地址: 1CH					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:	X	X	X	X	X	X	X	X

Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	X	X	MIN[5:0]					
Write:								
Reset:	0	0	0	0	0	0	0	0

位	功能描述
MIN[5:0]	分计数器： 可设范围：0-59。写入 0-59 以外的任何数值，对该寄存器没有影响。

HOURL (RTC 时寄存器)			基地址： 0x4000C000 偏移地址： 20H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	X	X	X	HOUR[4:0]				
Write:								
Reset:	0	0	0	0	0	0	0	0

位	功能描述
HOUR[4:0]	时计数器： 可设范围：0-23。写入 0-23 以外的任何数值，对该寄存器没有影响。

DAYR (RTC 日寄存器)			基地址： 0x4000C000 偏移地址： 24H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	X	X	X	DAY[4:0]				
Write:								
Reset:	0	0	0	0	0	0	0	1

位	功能描述
DAY[4:0]	日计数器： 可设范围：1-28/29/30/31。写入与年、月不匹配的任何数值，对该寄存器没有影响。

MONTHR (RTC 月寄存器)			基地址: 0x4000C000 偏移地址: 28H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	X	X	X	X	MONTH[3:0]			
Write:								
Reset:	0	0	0	0	0	0	0	1

位	功能描述
MONTH[3:0]	月计数器: 可设范围: 1-12。写入 1-12 以外的任何数值, 对该寄存器没有影响

YEARR (RTC 年寄存器)			基地址: 0x4000C000 偏移地址: 2CH					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	X	YEAR[6:0]						
Write:								
Reset:	0	0	0	0	0	0	0	0

位	功能描述
YEAR[6:0]	年计数器: 可设范围: 0-99。写入 0-99 以外的任何数值, 对该寄存器没有影响。

WEEKR (RTC 周寄存器)			基地址: 0x4000C000 偏移地址: 30H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	X	X	X	X	X	WEEK[2:0]		
Write:								
Reset:	0	0	0	0	0	0	0	0

位	功能描述
WEEK[2:0]	周计数器： 可设范围：1-7。写入 1-7 以外的任何数值，对该寄存器没有影响。

RTCCNTH (RTC 校时次数寄存器高 16 位)		基地址： 0x4000C000 偏移地址： 34H						
		Bit15…Bit0						
Read:	RTCCNTH[15:0]							
Write:	X							
Reset:	0	0	0	0	0	0	0	0

RTCCNTL (RTC 校时次数寄存器低 16 位)		基地址： 0x4000C000 偏移地址： 38H						
		Bit15…Bit0						
Read:	RTCCNTL[15:0]							
Write:	X							
Reset:	0	0	0	0	0	0	0	0

位	功能描述
RTCCNTH[15:0] RTCCNTL[15:0]	RTCCNTH 和 RTCCNTL 构成 32 位寄存器，用于记录校时次数。该寄存器只读。

RTCRD (RTC 读控制寄存器)			基地址： 0x4000C000 偏移地址： 3CH					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:	X	X	X	X	X	X	X	X
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	X	X	X	X	X	X	X	READFLA G
Write:	X	X	X	X	X	X	X	G
Reset:	0	0	0	0	0	0	0	0

位	功能描述
READFLAG	RTC 指示寄存器读控制位，具体使用参见“RTC 指示寄存器读写流程”

RTCWR (RTC 写控制寄存器)		基地址： 0x4000C000 偏移地址： 40H						
	Bit15	14	13	12	11	10	9	Bit8

Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	X	X	X	X	X	X	X	UPDATE
Write:								
Reset:	0	0	0	0	0	0	0	0

位	功能描述
UPDATE	RTC 指示寄存器写控制位，具体使用参见“RTC 指示寄存器读写流程”

Toff (温度偏置寄存器)			基地址: 0x4000C000 偏移地址: 78H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	Toff[15:8]							
Write:	Toff[15:8]							
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	Toff[7:0]							
Write:	Toff[7:0]							
Reset:	0	0	0	0	0	0	0	0

位	功能描述
Toff [15:0]	16 位有符号数，用户不需操作该寄存器

DFiH (常数项高 7 位)			基地址: 0x4000C000 偏移地址: 88H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	X	DFx[22:16]						
Write:		DFx[22:16]						
Reset:	0	0	0	0	0	0	0	0

DFiL (常数项低 7 位)			基地址: 0x4000C000 偏移地址: 8CH					
	Bit15	14	13	12	11	10	9	Bit8
Read:	DFx[15:8]							

Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	DFx[7:0]							
Write:								
Reset:	0	0	0	0	0	0	0	0

位	功能描述
DFx[22:0]	23 位寄存器，最高位为符号位。

RTCSTFLAG (RTC 模块复位标志寄存器)			基地址: 0x4000C000 偏移地址: 90H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	X	X	X	X	X	X	POR	SoftRST
Write:								
Reset:	0	0	0	0	0	0	0	0

位	功能描述
PORRST	PORRST 复位标志: 0: 未发生 POR 复位 1: 发生了 POR 复位 (写 0 清 0)
SoftRST	SoftRST 复位标志: 0: 未发生软复位 1: 发生了软复位 (写 0 清 0)

RTCSTSET (RTC 写复位寄存器)			基地址: 0x4000C000 偏移地址: 94H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0

位	功能描述
Bit[15:0]	当向此寄存器写入 0xA555，再写入 0x5555 时，RTC 与 TBS 模块发生复位，发生复位后，RTCSTFLAG 寄存器中 SoftReset 会置 1。 除了 RTC 计时寄存器、校时次数寄存器以及 DFXH/DFXL (X=A, B, C, D, E, i), Toff, MCON01, MCON23, MCON45, 其他所有 RTC 寄存器和 TBS 寄存器都会复位。

17 TBS 模块

17.1 概述

芯片可以对温度和 4 路 ADC (VCC, VBAT, ADCIN0, ADCIN1) 进行定量的测量, 并将测量的结果保存在相应的寄存器中。用户可以根据测量的结果将当前的温度和电池电量在 LCD 上显示或者对 RTC 等模块进行补偿。

17.2 功能描述

TBS主要包括两部分功能:

- 测量 IC 基底的温度
- 测试 4 路 ADC 电压 (VCC, VBAT, ADCIN0, ADCIN1)

VBAT 检测内部有分压电阻 30K, VCC 检测内部有分压电阻 42K, ADCIN0 和 ADCIN1 检测内部没有分压电阻

17.3 特殊功能寄存器列表

TBS 模块寄存器基地址: 0x4000E000				
偏移地址	名称	读写方式	复位值	功能描述
00H	TBSCON	R/W	0x6541	TBS设置寄存器
04H	TBSIE	R/W	0x0000	TBS中断使能寄存器
08H	TBSIF	R/W	0x0000	TBS中断标志寄存器
0CH	TMPDAT	R	0x0000	温度测量输出寄存器
10H	VBATDAT	R	0x0000	电池电压测量输出寄存器
14H	ADCODAT	R	0x0000	ADC通道0测量输出寄存器
18H	ADC1DAT	R	0x0000	ADC通道1测量输出寄存器
1CH	VBATCMP	R/W	0x0000	电池电压比较寄存器
20H	TBSPRD	R/W	0x0000	TBS打开频率设置寄存器
24H	RESERVED	R/W	0x0200	该寄存器值用户不要修改
28H	VCCDAT	R	0x0000	电源电压测量输出值

17.4 特殊功能寄存器说明

TBSCON (TBS 设置寄存器)			基地址: 0x4000E000 偏移地址: 00H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	RESERVED	RESERVED	RESERVE D	RESERVE D	RESERVED		Filter[1:0]	
Write:								
Reset:	0	1	1	0	0	1	0	1
	Bit7	6	5	4	3	2	1	Bit0
Read:	RESERVED		RESERVE D	VCCEn	ADC1En	ADC0En	VBATEn	TMPEn
Write:								
Reset:	0	1	0	0	0	0	0	1

位	功能描述
RESERVED	保留寄存器，用户不要修改该寄存器的值，或者是直接写入其复位值
Filter[1:0]	ADC 输出滤波控制位（平均次数，只针对温度测量）： 00: 1 次 01: 2 次 10: 4 次 11: 8 次
VCCEn	VCC 电压测量功能控制位 0: 关闭 1: 使能
ADC1En	ADC 通道 1 测量功能控制位： 0: 关闭 1: 使能 注：如使用该功能，用户需在 GPIO 模块将对应 PIN 配置为 ADCIN1 才行
ADC0En	ADC 通道 0 测量功能控制位： 0: 关闭 1: 使能 注：如使用该功能，用户需在 GPIO 模块将对应 PIN 配置为 ADCIN0 才行
VBATEn	电池电压测量功能控制位： 0: 关闭 1: 使能
TMPEn	温度测量功能控制位： 0: 关闭 1: 使能

TBSIE	基地址: 0x4000E000
-------	-----------------

(TBS 中断使能寄存器)			偏移地址: 04H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	X	X	VCCIE	VBATCMPIE	ADC1IE	ADC0IE	VBATIE	TMPIE
Write:								
Reset:	0	0	0	0	0	0	0	0

位	功能描述
VCCIE	电源电压测量中断使能位 0: 关闭 1: 打开
VBATCMPIE	VBATCMPIE: VBATDAT 小于 VDRCMP 时产生中断 VBATCMPIE = 0: 中断关闭 VBATCMPIE = 1: 中断打开 当 VBATDAT 低于 VDRCMP 时将产生中断, 此功能只在使能了电池电压测量 (VBATEn) 才有效
ADC1IE	ADC 通道 1 测量中断使能位 0: 关闭 1: 打开
ADC0IE	ADC 通道 0 测量中断使能位 0: 关闭 1: 打开
VBATIE	电池电压测量中断使能位 0: 关闭 1: 打开
TMPIE	温度测量中断使能位 0: 关闭 1: 打开

TBSIF (TBS 中断标志寄存器)			基地址: 0x4000E000 偏移地址: 08H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	X	X	X
Write:								
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	X	X	VCCIF	VBATCMPIF	ADC1IF	ADC0IF	VBATIF	TMPIF
Write:								

Reset:	0	0	0	0	0	0	0	0
--------	---	---	---	---	---	---	---	---

位	功能描述
VCCIF	电源电压测量中断标志位 0: 未产生中断 1: 产生中断
VBATCMPIF	VBATCMPIF: VBATDAT 小于 VDRCMP 时产生的中断标志 VBATCMPIF = 0: 未产生中断 VBATCMPIF = 1: 产生中断
ADC1IF	ADC 通道 1 测量中断标志位 0: 未产生中断 1: 产生中断
ADC0IF	ADC 通道 0 测量中断标志位 0: 未产生中断 1: 产生中断
VBATIF	电池电压测量中断标志位 0: 未产生中断 1: 产生中断
TMPIF	温度测量中断标志位 0: 未产生中断 1: 产生中断

TMPDAT (温度测量输出寄存器)		基地址: 0x4000E000 偏移地址: 0CH						
		Bit15...Bit0						
Read:	DAT[15:0]							
Write:	X	X	X	X	X	X	X	X
Reset:	0	0	0	0	0	0	0	0

位	功能描述
DAT[15:0]	温度测量输出寄存器, 16 位有符号数

温度计算公式:

$$\text{温度 } Tr = 12.9852 - \text{TMPDAT} * 0.0028$$

其中: Tr 为实际的温度 (°C)

VBATDAT (电池电压测量输出寄存器)		基地址: 0x4000E000 偏移地址: 10H						
		Bit15...Bit0						
Read:	DAT[15:0]							
Write:	X	X	X	X	X	X	X	X

Reset:	0	0	0	0	0	0	0	0
--------	---	---	---	---	---	---	---	---

位	功能描述
DAT[15:0]	电池电压 VBAT 测量输出寄存器，16 位有符号数。

电池电压计算公式：

$$V_{bat} = 0.0653 * V_{BATDAT} + 2148;$$

其中：V_{bat}为实际电池电压（mV）

ADCODAT (ADC 通道 0 测量输出寄存器)		基地址： 0x4000E000 偏移地址： 14H						
		Bit15...Bit0						
Read:	DAT[15:0]							
Write:	X	X	X	X	X	X	X	X
Reset:	0	0	0	0	0	0	0	0

位	功能描述
DAT[15:0]	ADC 通道 0 测量输出寄存器，16 位有符号数。

ADC 通道 0 测量电压计算公式：

$$V_{adc0} = 0.0128 * ADCODAT + 419.4941;$$

其中：V_{adc0}为实际ADC测量电压（mV）

ADC1DAT (ADC 通道 1 测量输出寄存器)		基地址： 0x4000E000 偏移地址： 18H						
		Bit15...Bit0						
Read:	DAT[15:0]							
Write:	X	X	X	X	X	X	X	X
Reset:	0	0	0	0	0	0	0	0

位	功能描述
DAT[15:0]	ADC 通道 1 测量输出寄存器，16 位有符号数

ADC 通道 1 测量电压公式同 ADC 通道 0。

VBATCMP (VBAT 比较寄存器)		基地址： 0x4000E000 偏移地址： 1CH						
		Bit15...Bit0						
Read:	DAT[15:0]							
Write:	DAT[15:0]							
Reset:	0	0	0	0	0	0	0	0

位	功能描述
---	------

DAT[15:0]	VBAT 比较寄存器，16 位有符号数。 注：当 VBATDAT 低于 VBATCMP 时将产生中断，此功能只在使能了电池电压测量 (VBATEn) 时才有效
-----------	--

TBSPRD (TBS 测试寄存器)			基地址: 0x4000E000 偏移地址: 20H					
	Bit15	14	13	12	11	10	9	Bit8
Read:	X	X	X	X	X	VCCPRD[1:0]		ADC1PRD
Write:								[1]
Reset:	0	0	0	0	0	0	0	0
	Bit7	6	5	4	3	2	1	Bit0
Read:	ADC1PRD[ADCOPRD[1:0]		VBATPRD[1:0]		TMPPRD[2:0]		
Write:	0]							
Reset:	0	0	0	0	0	0	0	0

位	功能描述			
VCCPRD[1:0]	电源电压测量周期设置: 00: 1 秒 01: 2 秒 10: 8 秒 11: 16 秒			
ADC1PRD[1:0]	ADC 通道 1 测量周期设置: 00: 1 秒 01: 2 秒 10: 8 秒 11: 16 秒			
ADCOPRD[1:0]	ADC 通道 0 测量周期设置: 00: 1 秒 01: 2 秒 10: 8 秒 11: 16 秒			
VBATPRD[1:0]	电池电压测量周期设置: 00: 1 秒 01: 2 秒 10: 8 秒 11: 16 秒			
TMPPRD[2:0]	温度测量周期设置: Tps 打开频率如下表所示: <table border="1" style="width: 100%; margin-top: 10px;"> <tr> <td>TMPPRD [2:0]</td> <td>TBS (HT601X) 打开周期 (s)</td> <td>TBS (HT611X) 打开周期 (s)</td> </tr> </table>	TMPPRD [2:0]	TBS (HT601X) 打开周期 (s)	TBS (HT611X) 打开周期 (s)
TMPPRD [2:0]	TBS (HT601X) 打开周期 (s)	TBS (HT611X) 打开周期 (s)		

	000	1/2	8
	001	1	4
	010	2	2
	011	4	1
	100	8	1/2
	101	16	1/8
	110	32	1/32
	111	64	1/128

注：推荐正常模式下，TMPPRD 打开频率都为最快。低功耗模式下，HT611X 建议 4s 或者 8s 打开一次，HT601X 建议 8s 及以上打开一次。

VCCDAT (电源电压测量输出寄存器)		基地址： 0x4000E000 偏移地址： 28H						
		Bit15…Bit0						
Read:	DAT[15:0]							
Write:	X	X	X	X	X	X	X	X
Reset:	0	0	0	0	0	0	0	0

位	功能描述
DAT[15:0]	电源电压测量输出寄存器，16 位有符号数

VCC 电压计算公式：

$$V_{cc} = 0.0896 * VCCDAT + 2942;$$

其中：V_{cc}为实际VCC电压（mV）

18 Cortex-M0 内核简要说明

18.1. 概述

Cortex-M0 处理器基于一个高集成度、低功耗的 32 位处理器内核，采用一个 3 级流水线冯·诺伊曼结构（Von Neumann architecture）。通过简单、功能强大的指令集以及全面优化的设计（提供包括一个单周期乘法器在内的高端处理硬件），Cortex-M0 处理器可实现极高的能效。

Cortex-M0 处理器采用 ARMv6-M 结构，基于 16 位的 Thumb 指令集，并包含 Thumb-2 技术。提供了一个现代 32 位结构所希望的出色性能，代码密度比其他 8 位和 16 位微控制器都要高。

18.2. 系统定时器 SysTick

推荐用户用 CMSIS 接口函数 SysTick_Config(uint32_t ticks)去配置系统定时器。

比如 Fcpu 为 22MHz，如果将 SysTick 配置为 100mS 周期中断，则只需按照如下方式调用函数即可：
SysTick_Config (22000000/10);

注意：由于 SysTick 计数器只有 24 位，用户需保证 ticks 不能超过 0xFFFFFF。

18.3. 中断优先级说明

Cortex-M0 处理器紧密集成了一个可配置的嵌套向量中断处理器（NVIC），提供业界领先的中断性能。NVIC 具有以下功能：

- 包含一个不可屏蔽的中断（NMI），优先级固定为-2，为最高
- 包含一个异常处理中断（HardFault），优先级固定为-1，仅低于 NMI
- 其余中断可以配置 4 个优先级，但优先级都低于以上两个中断

4 个可配置中断优先级为 0x0, 0x1, 0x2, 0x3，其中 0x0 优先级最高，0x3 优先级最低。

推荐用户用 CMSIS 接口函数 NVIC_SetPriority(IRQn_Type IRQn, uint32_t priority)去配置中断优先级。比如配置 DMA 中断优先级为 0（最高），则可以按照如下方式调用函数即可：

NVIC_SetPriority (DMA_IRQn, 0x0);

注：DMA_IRQn 为 DMA 中断的中断号。更多中断号参见 8.1 中断向量说明

18.4. CMSIS 函数说明

以下表格罗列了部分 CMSIS 函数，方便用户配置中断等相关功能。建议用户统一使用 CMSIS 函数去配置内核寄存器，不要直接去操作内核寄存器。

CMSIS 函数	函数说明
__enable_irq()	使能全局中断
__disable_irq()	关闭全局中断 (注: NMI 和 HardFault 不会被屏蔽)
void NVIC_EnableIRQ(IRQn_Type IRQn)	使能中断号为 IRQn 的中断 (注: 需满足 $IRQn \geq 0$, 对 $IRQn < 0$ 的中断, 没有中断使能位)
void NVIC_DisableIRQ(IRQn_Type IRQn)	屏蔽中断号为 IRQn 的中断 (注: 需满足 $IRQn \geq 0$, 对 $IRQn < 0$ 的中断, 没有中断使能位)
uint32_t NVIC_GetPendingIRQ(IRQn_Type IRQn)	获取中断号为 IRQn 中断的挂起状态
void NVIC_SetPendingIRQ(IRQn_Type IRQn)	设置中断号为 IRQn 中断的挂起状态 (注: 如果对应的中断已经使能, 则调用此函数会触发芯片进入相应的中断处理程序)
void NVIC_ClearPendingIRQ(IRQn_Type IRQn)	清除中断号为 IRQn 中断的挂起状态 (注: 进入相应中断处理程序后, 中断挂起状态会被自动清除)
void NVIC_SetPriority(IRQn_Type IRQn, uint32_t priority)	设置中断号为 IRQn 中断的优先级 (注: NMI 和 HardFault 不可设置优先级, 优先级设置范围为 0x0—0x3)
uint32_t NVIC_GetPriority(IRQn_Type IRQn)	获取中断号为 IRQn 的中断优先级
void NVIC_SystemReset(void)	系统软复位
uint32_t SysTick_Config(uint32_t ticks)	系统定时器配置 (注: ticks 不能超过 0xFFFFF)

注: 中断号 IRQn 详细见 8.1 中断向量说明

19 电气规格

19.1 DC 参数

符号	参数说明	测试条件	最小	典型	最大	单位
VCC	输入电源	输入电源引脚上的电压	2.2	5	5.5	V
Vih	高电平输入电压	Reset 引脚, TEST 引脚	0.8VCC			V
Vih	高电平输入电压	PC9,PC10,PE0,PE3,PE6	0.6VCC			V
Vih	高电平输入电压	除了电源和地, 除了 Reset, TEST, PC9,PC10,PE0,PE3,	0.7VCC			V

		PE6 之外的所有引脚				
Vih	低电平输入电压	除了电源和地之外的所有引脚			0.2VCC	V
Ioh	高电平输出电流 VCC=5V I/O 口上电压 Vio 降低到 0.9VCC	测试引脚为: PA[6:8], PC.0	10			mA
		测试引脚为: PC[5:11], PD[4:7], PE[1]	5.5			mA
		测试引脚为: PA[0:5], PA[9:13], PB[0:15], PC[0:4], PC[12:14], PD[0:3], PD[8:15], PE[0], PE[2:8]	9			mA
Iol	低电平输出电流 VCC=5V I/O 口上电压 Vio 升高到 0.1VCC	测试引脚为: PA[6:8], PC.0	20			mA
		测试引脚为: PC[5:11], PD[4:7], PE[1]	10			
		测试引脚为: PA[0:5], PA[9:13], PB[0:15], PC[0:4], PC[12:14], PD[0:3], PD[8:15], PE[0], PE[2:8]	9			
Ioh	高电平输出电流 VCC=5V I/O 口上电压 Vio 降低到 0.8VCC	测试引脚为: PC[5:11], PD[4:7], PE[1]	10			mA
		测试引脚为: PA[0:5], PA[9:13], PB[0:15], PC[0:4], PC[12:14], PD[0:3], PD[8:15], PE[0], PE[2:8]	14.5			
Iol	低电平输出电流 I/O 口上电压 Vio 升高到 0.2VCC	测试引脚为: PC[5:11], PD[4:7], PE[1]	17.5			mA
		测试引脚为: PA[0:5], PA[9:13], PB[0:15], PC[0:4], PC[12:14], PD[0:3], PD[8:15], PE[0], PE[2:8]	16.5			
Ioh	高电平输出电流 VCC=5V I/O 口上电压 Vio 降低到 0.7VCC	测试引脚为: PC[5:11], PD[4:7], PE[1]	9			mA
		测试引脚为: PA[0:5], PA[9:13], PB[0:15], PC[0:4], PC[12:14], PD[0:3], PD[8:15], PE[0], PE[2:8]	13.5			
Iol	低电平输出电流 I/O 口上电压 Vio 升高到 0.3VCC	测试引脚为: PC[5:11], PD[4:7], PE[1]	23			mA
		测试引脚为: PA[0:5], PA[9:13], PB[0:15], PC[0:4], PC[12:14], PD[0:3], PD[8:15], PE[0], PE[2:8]	22			

		14], PD[0:3],PD[8:15],PE[0],PE[2:8]				
--	--	-------------------------------------	--	--	--	--

19.2 极限参数

符号	参数说明	测试条件	最小	最大	单位
VCC	输入电源	输入电源引脚上的电压	2.2	5.5	V
Vi	输入电压	所有的数字引脚	0	5.5	V
Via	ADC 输入极限电压	测试 ADC 引脚输入电压, 高于此电压可能会导致该引脚损坏	0	1.5	V
Vib	VBAT 输入极限电压	测试 VBAT 引脚输入电压, 高于此电压可能会导致该引脚损坏	0	4	V
Idd	输入电流	VCC 电源引脚		50	mA
Iss	地上电流	所有 GND 引脚		50	mA
Tstg	存储温度	芯片的极限存储温度	-65	+150	°C
Vesd	静态 ESD (HBM)	芯片所有的引脚	-8000	+8000	V

19.3 功耗参数

测试条件说明	最小	典型	最大	单位
测试条件: 以下功耗参数均为在 5V 供电下测试得到				
芯片处于 Hold 模式下最低功耗 (具体功耗值会根据用户在 Hold 模式下打开不同的数字模块而不同)		3.3		uA
芯片处于 Sleep 模式下功耗		2.7		uA
芯片在低频 32768Hz 下运行, 并开启 LCD 模块时的功耗		45		uA
高频 RC 下运行, 高频 RC 配置为 8M, CLKOUT 关闭		1.62		mA
高频 RC 下运行, 高频 RC 配置为 4M, CLKOUT 关闭		1.16		mA
高频 RC 下运行, 高频 RC 配置为 2M, CLKOUT 关闭		0.925		mA
高频 RC 下运行, 高频 RC 配置为 1M, CLKOUT 关闭		0.806		mA
高频 RC 下运行, 高频 RC 配置为 500K, CLKOUT 关闭		0.747		mA
高频 RC 下运行, 高频 RC 配置为 125K, CLKOUT 关闭		0.7		mA
PLL 时钟下运行, CPU 运行 PLL 时钟 22M, 所有数字模块打开		4.64		mA
PLL 时钟下运行, CPU 运行 PLL 时钟 11M, 所有数字模块打开		3.37		mA
PLL 时钟下运行, CPU 运行 PLL 时钟 5.5M, 所有数字模块打开		2.71		mA
PLL 时钟下运行, CPU 运行 PLL 时钟 2.75M, 所有数字模块打开		2.38		mA

PLL 时钟下运行, CPU 运行 PLL 时钟 1.375M, 所有数字模块打开		2.21		mA
---	--	------	--	----

测试条件说明	最小	典型	最大	单位
测试条件: 以下功耗参数均为在 5V 供电下测试得到				
高频 RC 模块功耗 (HRC)		95		uA
低频 RC 模块功耗 (LRC)		1		uA
PLL 模块功耗		240		uA
RTC 模块功耗 (含 TBS 补偿)		1.2		uA
LCD 模块功耗 (快速充电模式)		8		uA
BOR 模块功耗		7		uA
LVDIN 模块		6		uA
VCC=3.6V 下测试, 芯片在低频 32768Hz 下运行, 并开启 LCD 模块时的功耗		45		uA
VCC=3.6V 下测试, hold 模式下打开 LCD 模块的功耗		12		uA

19.4 外部 ADC 参数

符号	参数说明	测试条件	最小	典型	最大	单位
Via	ADC 输入电压		0		800	mV
Fc	ADC 转换频率	VCC=5V	1/16		1	Hz
Res	分辨率	VCC=5V		0.012		mv/LSB

19.5 VBAT 测试参数

符号	参数说明	测试条件	最小	典型	最大	单位
Via	VBAT 输入电压		1		4	V
Fc	ADC 转换频率	VCC=5V	1/16		1	Hz
Res	分辨率	VCC=5V		0.066		mv/LSB

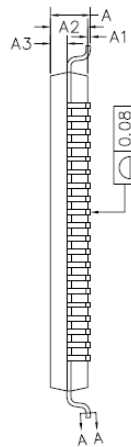
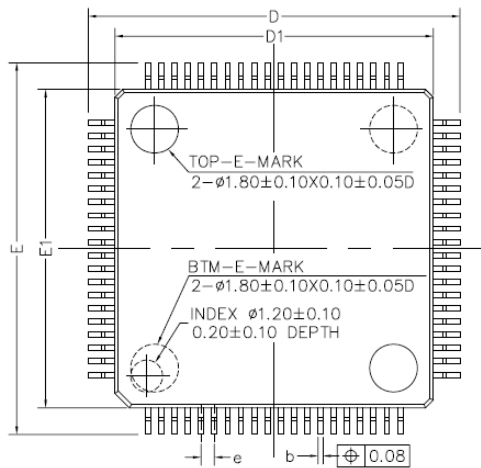
19.6 VCC 测试参数

符号	参数说明	测试条件	最小	典型	最大	单位
----	------	------	----	----	----	----

Via	VCC 输入电压		2.2		5.5	V
Fc	ADC 转换频率		1/16		1	Hz
Res	分辨率			0.09		mv/LSB

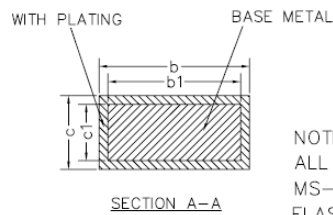
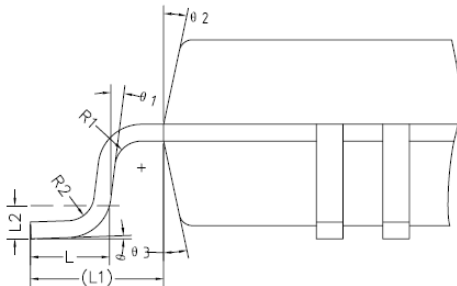
20 封装

HT6015/HT6215: LQFP80



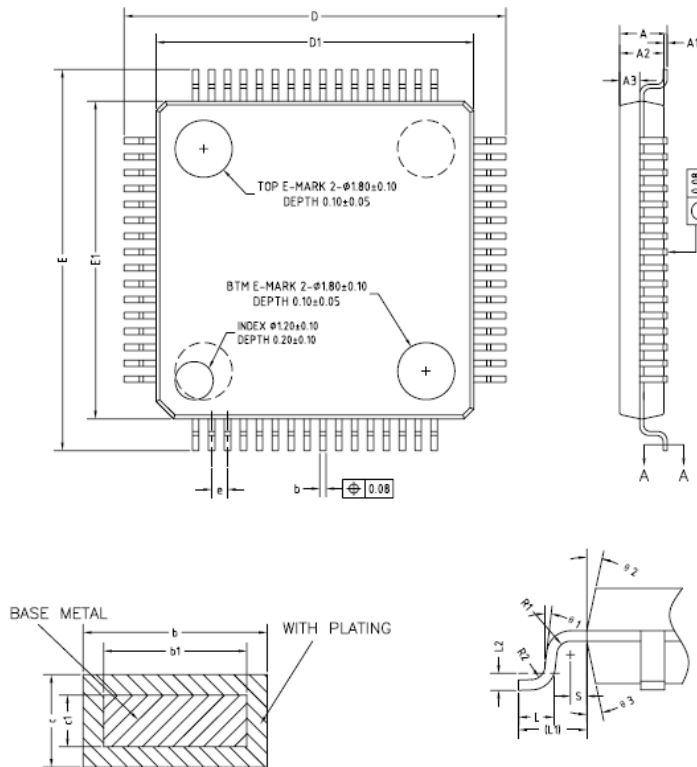
COMMON DIMENSIONS
(UNITS OF MEASURE=MILLIMETER)

SYMBOL	MIN	NOM	MAX
A	—	—	1.60
A1	0.05	—	0.15
A2	1.35	1.40	1.45
A3	0.59	0.64	0.69
b	0.18	—	0.27
b1	0.17	0.20	0.23
c	0.13	—	0.18
c1	0.12	0.127	0.134
D	13.80	14.00	14.20
D1	11.90	12.00	12.10
E	13.80	14.00	14.20
E1	11.90	12.00	12.10
e	0.40	0.50	0.60
L	0.45	0.60	0.75
L1	1.00REF		
L2	0.25BSC		
R1	0.08	—	—
R2	0.08	—	0.20
θ	0°	3.5°	7°
θ 1	0°	—	—
θ 2	11°	12°	13°
θ 3	11°	12°	13°



NOTES:
ALL DIMENSIONS REFER TO JEDEC STANDARD
MS-026 BDD DO NOT INCLUDE MOLD
FLASH OR PROTRUSIONS.

HT6017: LQFP64

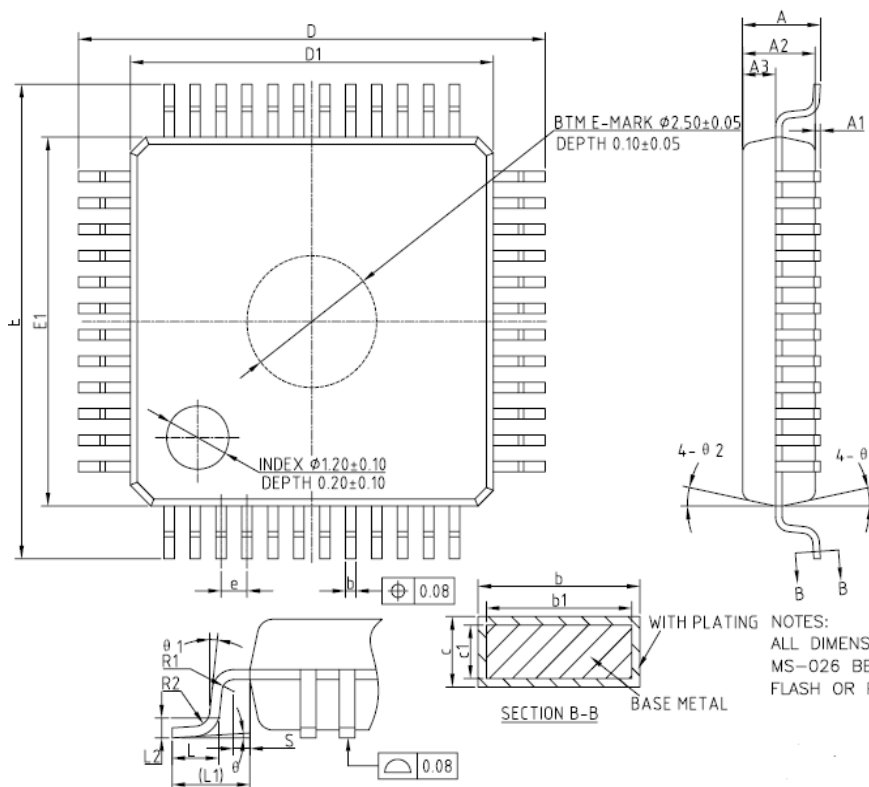


COMMON DIMENSIONS
(UNITS OF MEASURE=MILLIMETER)

SYMBOL	MIN	NOM	MAX
A	—	—	1.60
A1	0.05	—	0.15
A2	1.35	1.40	1.45
A3	0.59	0.64	0.69
b	0.18	—	0.27
b1	0.17	0.20	0.23
c	0.13	—	0.18
c1	0.12	0.127	0.134
D	11.80	12.00	12.20
D1	9.90	10.00	10.10
E	11.80	12.00	12.20
E1	9.90	10.00	10.10
e	0.50BSC		
L	0.45	0.60	0.75
L1	1.00REF		
L2	0.25BSC		
R1	0.08	—	—
R2	0.08	—	0.20
S	0.20	—	—
θ	0°	3.5°	7°
θ 1	0°	—	—
θ 2	11°	12°	13°
θ 3	11°	12°	13°

NOTES:
ALL DIMENSIONS MEET JEDEC STANDARD MS-026 BCD DO NOT INCLUDE MOLD FLASH OR PROTRUSIONS.

HT6019:LQFP48



COMMON DIMENSIONS
(UNITS OF MEASURE=MILLIMETER)

SYMBOL	MIN	NOM	MAX
A	—	—	1.60
A1	0.05	—	0.15
A2	1.35	1.40	1.45
A3	0.59	0.64	0.69
b	0.18	—	0.27
b1	0.17	0.20	0.23
c	0.13	—	0.18
c1	0.12	0.127	0.134
D	8.80	9.00	9.20
D1	6.90	7.00	7.10
E	8.80	9.00	9.20
E1	6.90	7.00	7.10
e	0.50BSC		
L	0.45	0.60	0.75
L1	1.00REF		
L2	0.25BSC		
R1	0.08	—	—
R2	0.08	—	0.20
S	0.20	—	—
θ	0°	3.5°	7°
θ 1	0°	—	—
θ 2	11°	12°	13°
θ 3	11°	12°	13°

NOTES:
ALL DIMENSIONS REFER TO JEDEC STANDARD MS-026 BBC DO NOT INCLUDE MOLD FLASH OR PROTRUSIONS.