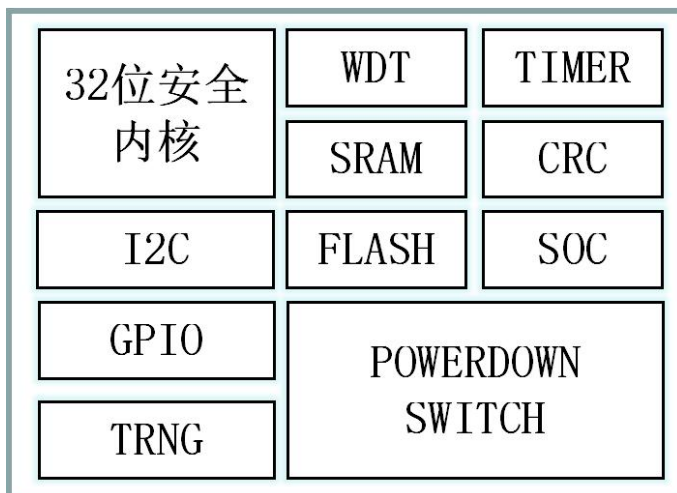


LCS6810规格书

LCS6810加密芯片采用32位cpu，拥有64KB FLASH存储和4KB SRAM，支持IIC接口，低功耗0.1uA，内置DES/3DES/AES算法，适用于工业安防、消费电子等低功耗场景。

框架图



产品特点

32位cpu 25MHz;

IIC接口、IS07816从接口x 1;

具备低功耗0.1uA;

应用领域

车用电子、智能眼镜、车载诊断设备、游戏手柄、医疗耗材、移动互联、智能网关、打印耗材、工业控制、智能门锁、智能楼宇、工业喷码、人脸识别、工业相机、智慧家居等主控、音视频产品、医疗美容器械、游戏设备等。

基本参数

型号	LCS6810
程序空间	64K Byte
NVM数据	4K Byte

标准算法	DES/3DES/AES/SHA256
唯一硬件ID	64位
接口	I ² C、7816
可控GPIO	5个
低功耗模式	0.1uA
工作电压	3.0V ~ 5.5V
工作温度	-40 °C ~ +85°C
ESD	4KV
封装	Sop

封装

Sop8

技术支持

LCS6810开发套件

开发测试板

烧录板