



# AiP1624

## 3 线串口共阴极 11 段 7 位或 14 段 4 位 LED 驱动控制专用电路

### 产品说明书

说明书发行履历:

版本	发行时间	新制/修订内容
2013-01-A1	2013-01	新制
2018-11-A2	2018-11	修改封装形式及封装尺寸图
2019-01-A3	2019-01	新增SSOP24(0.635)的封装尺寸图
2019-07-A4	2019-07	更新模板及增加订购信息



## 1、概述

AiP1624 是一款 3 线串口共阴极 11 段 7 位或 14 段 4 位的 LED 驱动控制专用电路，内部集成有 MCU 数字接口、数据锁存器、上电复位等电路，广泛适用于各种 LED 面板场合。

其主要特点如下：

- 显示模式软件可调
- 三线串行接口 (CLK, STB, DIN)
- 内置显示 RAM
- 内置 RC 振荡
- 采用功率 CMOS 工艺
- 封装形式: SOP24/SSOP24(0.635)/DIP24
- 显示辉度软件可调

### 应用领域:

LED显示面板场合，例如微波炉，电磁炉，热水器等家电产品。

### 订购信息:

#### 管装:

产品型号	封装形式	打印标识	管装数	盒装管	盒装数	箱装盒	箱装数	备注说明
AiP1624SA.TB	SOP24	AiP1624	30 PCS/管	80 管/盒	2400 PCS/盒	10 盒/箱	24000 PCS/箱	塑封体尺寸: 15.4mm×7.5mm 引脚间距: 1.27mm
AiP1624VB.TB	SSOP24	AiP1624	60 PCS/管	160 管/盒	9600 PCS/盒	10 盒/箱	96000 PCS/箱	塑封体尺寸: 8.7mm×3.9mm 引脚间距: 0.635mm

#### 编带:

产品型号	封装形式	打印标识	编带盘装数	编带盒装数	箱装数	备注说明
AiP1624SA.TR	SOP24	AiP1624	1000 PCS/盘	1000 PCS/盒	8000 PCS/箱	塑封体尺寸: 15.4mm×7.5mm 引脚间距: 1.27mm
AiP1624VB.TR	SSOP24	AiP1624	2500 PCS/盘	5000 PCS/盒	40000 PCS/箱	塑封体尺寸: 8.7mm×3.9mm 引脚间距: 0.635mm

注：如实物与订购信息不一致，请以实物为准。



## 2、引脚排列图及引脚说明

## 2.1、引脚排列图

1	DIN	GRID1	24
2	CLK	GRID2	23
3	STB	GND	22
4	VDD	GRID3	21
5	SEG1	GRID4	20
6	SEG2	GND	19
7	SEG3	SEG14/GRID5	18
8	SEG4	SEG13/GRID6	17
9	SEG5	SEG12/GRID7	16
10	SEG6	SEG11	15
11	SEG7	SEG10	14
12	SEG8	SEG9	13

## 2.2、引脚说明

引脚	符号	I/O	功能
1	DIN	I	数据口
2	CLK	I	时钟口
3	STB	I	片选口
4	VDD	—	电源
5	SEG1	O	段输出/按键扫描输出, P 管开漏输出
6	SEG2	O	段输出/按键扫描输出, P 管开漏输出
7	SEG3	O	段输出/按键扫描输出, P 管开漏输出
8	SEG4	O	段输出/按键扫描输出, P 管开漏输出
9	SEG5	O	段输出/按键扫描输出, P 管开漏输出
10	SEG6	O	段输出/按键扫描输出, P 管开漏输出
11	SEG7	O	段输出/按键扫描输出, P 管开漏输出
12	SEG8	O	段输出/按键扫描输出, P 管开漏输出
13	SEG9	O	段输出/按键扫描输出, P 管开漏输出
14	SEG10	O	段输出/按键扫描输出, P 管开漏输出
15	SEG11	O	段输出, P 管开漏输出
16	SEG12/GRID7	O	段/位复用输出, P/N 管开漏输出
17	SEG13/GRID6	O	段/位复用输出, P/N 管开漏输出
18	SEG14/GRID5	O	段/位复用输出, P/N 管开漏输出



19	GND	—	地
20	GRID4	O	位输出, N 管开漏输出
21	GRID3	O	位输出, N 管开漏输出
22	GND	—	地
23	GRID2	O	位输出, N 管开漏输出
24	GRID1	O	位输出, N 管开漏输出

### 3、电特性

#### 3.1、极限参数

(除非有特殊说明, 否则  $T_{amb}=25^{\circ}\text{C}$ ,  $GND=0\text{V}$ )

参数名称	符号	条件	额定值	单位	
电源电压	VDD	—	-0.5~+7.0	V	
逻辑输入电压	VIN	—	-0.5~VDD+0.5	V	
输出高电平驱动 (SEG)	I <sub>O1</sub>	—	-50	mA	
输出低电平驱动 (GRID)	I <sub>O2</sub>	—	+150	mA	
工作温度	T <sub>amb</sub>	—	-40~+85	°C	
储存温度	T <sub>stg</sub>	—	-65~+150	°C	
焊接温度	T <sub>L</sub>	10 秒	DIP	245	°C
			SOP	250	

#### 3.2、推荐使用条件

参数名称	符号	最小	典型	最大	单位
逻辑电源电压	VDD	3	5	5.5	V
输入高电平电压	V <sub>IH</sub>	0.7VDD	—	VDD	V
输入低电平电压	V <sub>IL</sub>	0	—	0.2VDD	V

#### 3.3、电气特性

##### 3.3.1、直流参数

(除非有特殊说明, 否则  $VDD=5\text{V}$ ,  $GND=0\text{V}$ )

参数	符号	测试条件	最小	典型	最大	单位
输出高电平驱动	I <sub>OH1</sub>	V <sub>O</sub> =VDD-2V, SEGn	-20	-25	-40	mA
	I <sub>OH2</sub>	V <sub>O</sub> =VDD-3V, SEGn	-20	-30	-50	mA
输出低电平驱动	I <sub>OL1</sub>	V <sub>O</sub> =0.3V, GRIDn	80	100	—	mA
高电平输出电流容许量	I <sub>TOLSG</sub>	V <sub>O</sub> =VDD-3V, SEGn	—	—	5	%
输入高电平电压	V <sub>IH</sub>	CLK、DIN、STB	0.7VDD	—	—	V
输入低电平电压	V <sub>IL</sub>	CLK、DIN、STB	—	—	0.2VDD	V
滞后电压	V <sub>H</sub>	CLK、DIN、STB	—	0.35	—	V



输入漏电流	$I_I$	VIN=VDD/GND	—	—	±1	uA
静态电流	$I_{DD}$	无负载, VIN=VDD	140	160	180	uA

### 3.3.2、交流参数 1

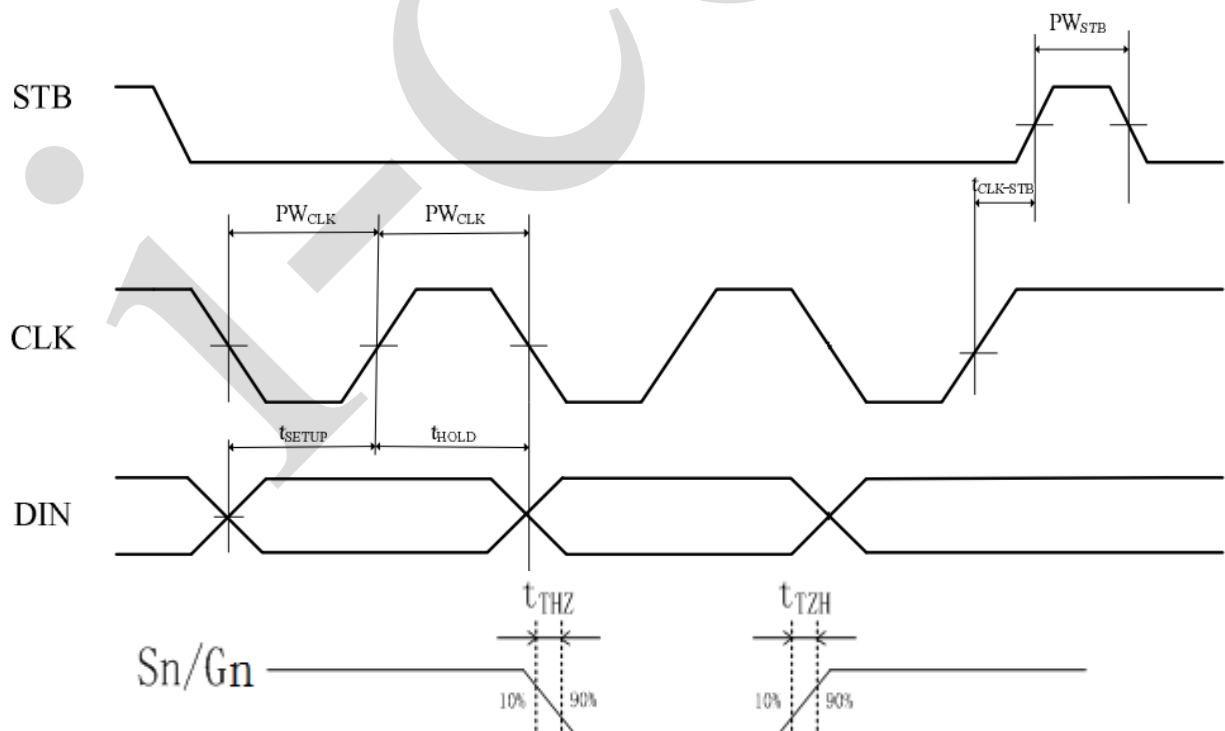
(除非有特殊说明, 否则 VDD=4.5~5.5V, GND=0V)

参数	符号	测试条件	最小	典型	最大	单位	
振荡频率	$f_{OSC}$	—	—	400	—	kHz	
上升时间	$t_{TZH1}$	$C_L=300pF$	SEGN	—	—	2	us
	$t_{TZH}$		GRIDn	—	—	0.5	us
下降时间	$t_{THZ}$	$C_L=300pF$ , SEGN, GRIDn	—	—	120	us	
最大时钟频率	$f_{max}$	占空比 50%	1	—	—	MHz	

### 3.3.3、交流参数 2

(除非有特殊说明, 否则 VDD=4.5~5.5V, GND=0V)

参数	符号	测试条件	最小	典型	最大	单位
时钟脉冲宽度	$PW_{CLK}$	—	400	—	—	ns
选通脉冲宽度	$PW_{STB}$	—	1	—	—	us
数据建立时间	$t_{SETUP}$	—	100	—	—	ns
数据保持时间	$t_{HOLD}$	—	100	—	—	ns
CLK→STB 时间	$t_{CLK-STB}$	CLK↑→STB↑	1	—	—	us





## 4、功能介绍

### 4.1、显示寄存器地址

该寄存器存储通过串行接口从外部器件传送到 AiP1624 的数据，地址分配如下：

SEG1	SEG2	SEG3	SEG4	SEG5	SEG6	SEG7	SEG8	SEG9	SEG10	SEG11	SEG12	SEG13	SEG14	X	X	
xxHL(低四位)				xxHU(高四位)				xxHL(低四位)				xxHU(高四位)				
B0	B1	B2	B3	B4	B5	B6	B7	B0	B1	B2	B3	B4	B5	B6	B7	
00HL				00HU				01HL				01HU				GRID1
02HL				02HU				03HL				03HU				GRID2
04HL				04HU				05HL				05HU				GRID3
06HL				06HU				07HL				07HU				GRID4
08HL				08HU				09HL				09HU				GRID5
0AHL				0AHU				0BHL				0BHU				GRID6
0CHL				0CHU				0DHL				0DHU				GRID7

**注意：在上电完之后，必须先对 RAM 进行数据写入，然后再开显示。**

### 4.2、指令介绍

每次 STB 端口由高变低后，从 DIN 端口送入电路的第一个字节作为指令输入，第二个字节起作为数据输入。指令中的高两位用来区分不同的指令。

B7	B6	指令
0	0	显示模式设置
0	1	数据命令设置
1	0	显示控制命令设置
1	1	地址命令设置

如果在指令或数据传输时 STB 被置为高电平，串行通讯被初始化，并且正在传送的指令或数据无效（之前传送的指令或数据保持有效）。

#### 4.2.1、显示模式设置

该指令用来设置选择驱动段和位的个数。当指令执行时，显示被强制关闭。要重新显示，显示开/关指令“ON”必须被执行，但当相同模式被设置时，则上述情况并不发生。

MSB						LSB		显示模式
B7	B6	B5	B4	B3	B2	B1	B0	
0	0	无关项，写 0				0	0	4 位 14 段
0	0					0	1	5 位 13 段
0	0					1	0	6 位 12 段
0	0					1	1	7 位 11 段



#### 4.2.2、数据设置

该指令用来设置数据写和读, B1 和 B0 不允许设置成 01 或 11。

**MSB****LSB**

B7	B6	B5	B4	B3	B2	B1	B0	功能	说明
0	1	无关项 写 0		—	—	0	0	读写模式设置	写数据到显示寄存器
0	1			—	0	—	—	地址模式设置	地址自加模式
0	1			—	1	—	—		固定地址模式
0	1			0	—	—	—	测试模式设置	普通模式
0	1			1	—	—	—		测试模式(内部使用)

#### 4.2.3、地址设定

该指令用来设置显示寄存器的地址。如果地址设定比 0DH 高, 则数据被忽略, 直到有效地址被设定。上电时, 地址默认设为 00H。

**MSB****LSB**

B7	B6	B5	B4	B3	B2	B1	B0	显示地址	
1	1	无关项 写 0		0	0	0	0	00H	
1	1			0	0	0	1	01H	
1	1			0	0	1	0	02H	
1	1			0	0	1	1	03H	
1	1			0	1	0	0	04H	
1	1			0	1	0	1	05H	
1	1			0	1	1	0	06H	
1	1			0	1	1	1	07H	
1	1			1	0	0	0	08H	
1	1			1	0	0	1	09H	
1	1			1	0	1	0	0AH	
1	1			1	0	1	1	0BH	
1	1			1	1	0	0	0CH	
1	1			1	1	1	0	1	0DH



#### 4.2.4、显示控制

该指令用来设置显示的开关以及显示亮度的调节。本电路共有 8 级亮度可供调节。

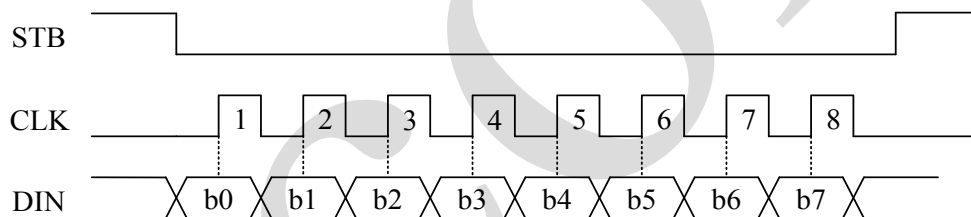
MSB

LSB

B7	B6	B5	B4	B3	B2	B1	B0	功能	说明
1	0	无相关项 写 0		—	0	0	0	显示亮度设置	设置脉冲宽度为 1/16
1	0			—	0	0	1		设置脉冲宽度为 2/16
1	0			—	0	1	0		设置脉冲宽度为 4/16
1	0			—	0	1	1		设置脉冲宽度为 10/16
1	0			—	1	0	0		设置脉冲宽度为 11/16
1	0			—	1	0	1		设置脉冲宽度为 12/16
1	0			—	1	1	0		设置脉冲宽度为 13/16
1	0			—	1	1	1		设置脉冲宽度为 14/16
1	0					0	—	—	显示开关设置
1	0			1	—	—	显示开		

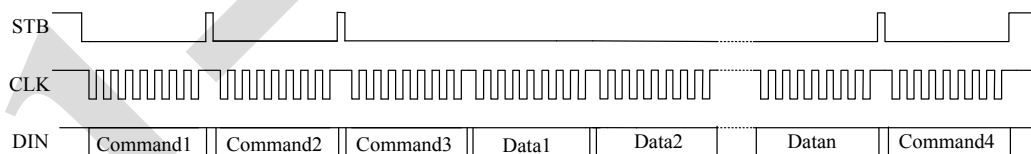
#### 4.3、串行数据传输格式

每写 1 个 bit 都在时钟的上升沿操作。



#### 4.4、应用时串行数据的传输

##### 4.4.1、地址增加模式通信时序



Command1: 设置显示模式

Command2: 设置数据指令

Command3: 设置显示地址

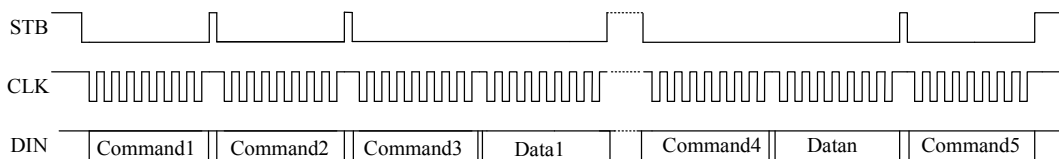
Data1~Data4: 传输显示数据

Command4: 显示控制指令





#### 4.4.2、固定地址模式通信时序



Command1: 设置显示模式

Command2: 设置数据指令

Command3: 设置显示地址 1

Data1: 向 Command3 地址内写入的显示数据

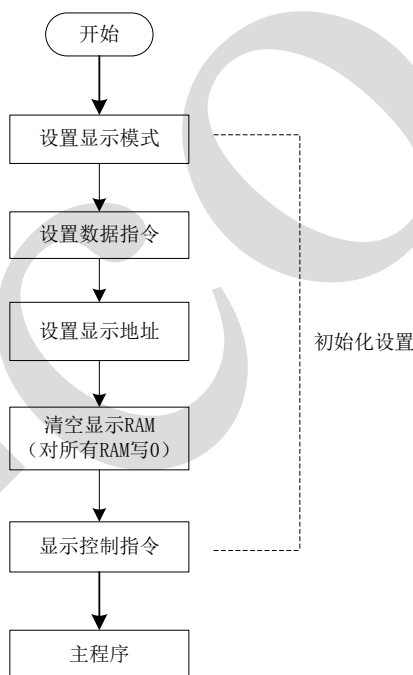
⋮

Command4: 设置显示地址 N

Datan: 向 Command4 地址内写入的显示数据

Command5: 显示控制指令

#### 4.5、初始化流程图

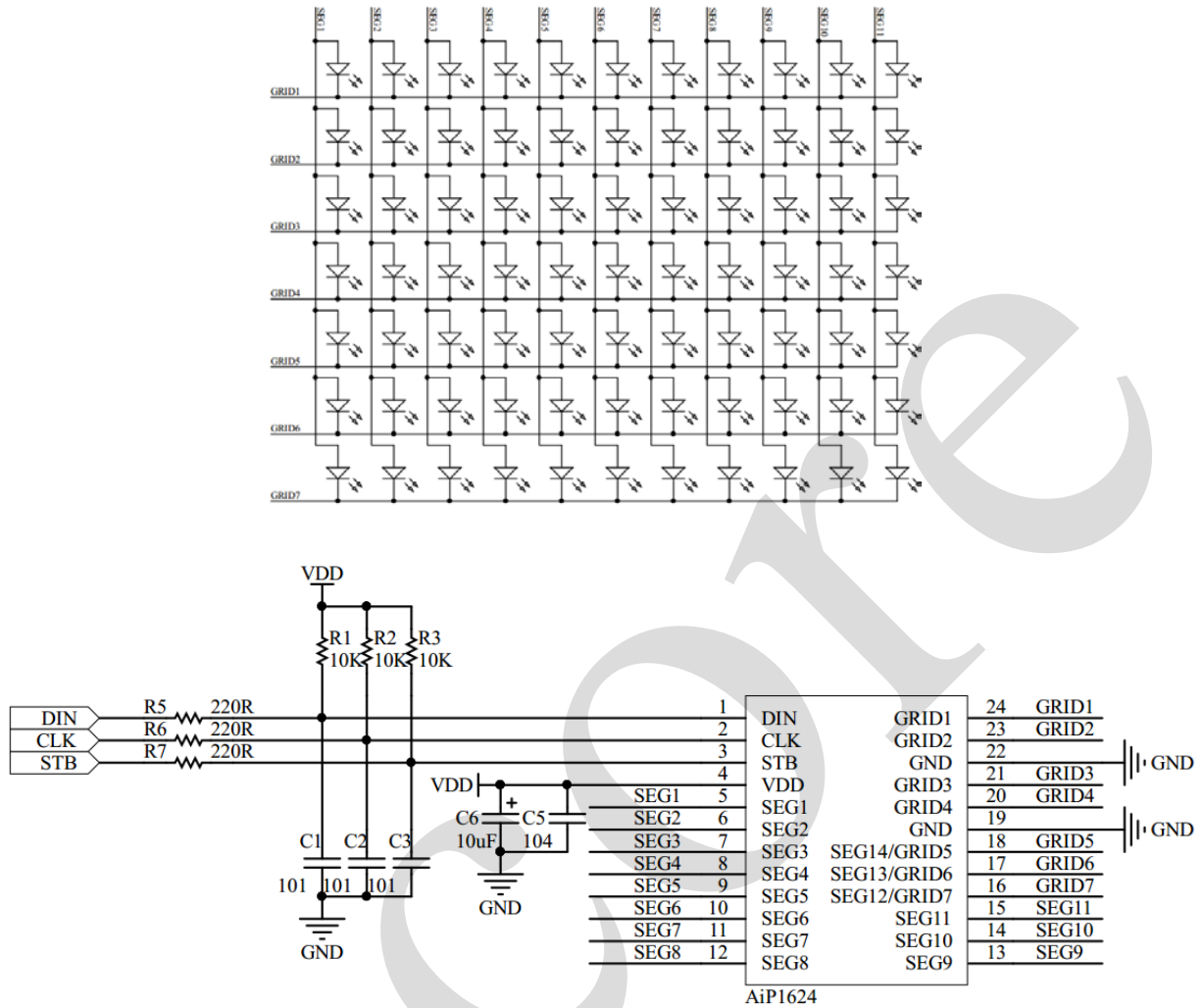


注:

- 1、显示模式设置用来选择驱动显示屏的段位数，需根据用户实际的硬件连接来选择，一般只在初始化部分设置。
- 2、数据指令用来选择是对 RAM 区写显示数据（分为固定地址和地址自加两种）。
- 3、IC 在上电时显示 RAM 内容不固定，为了防止用户先开显示时出现乱显。建议先对 RAM 进行清空后再开启显示。



### 5、典型应用线路图



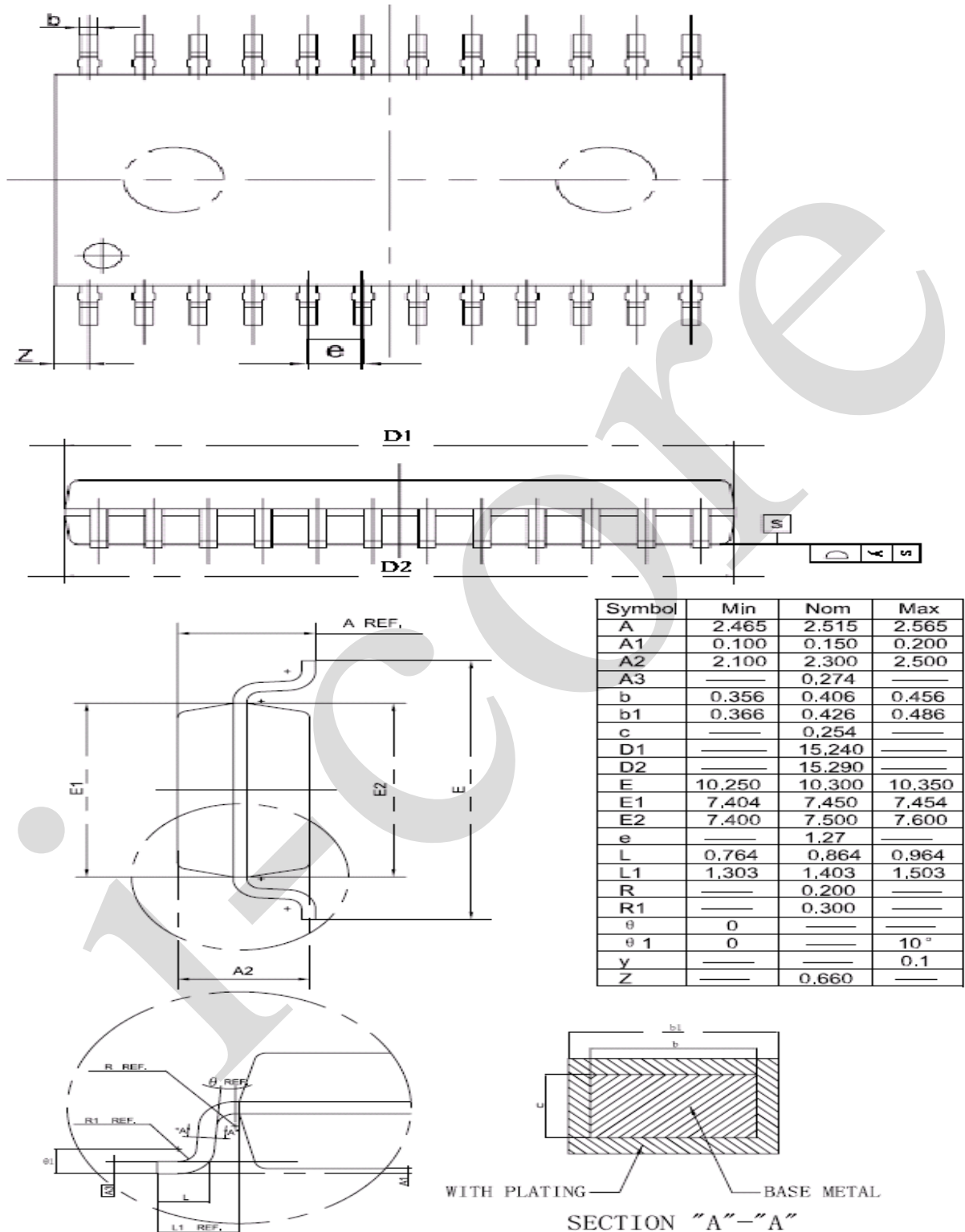
注:

- 1、VDD 与 GND 之间的滤波电容应靠近 AiP1624，以加强滤波效果。
- 2、为了提高电路的抗干扰能力，通讯端口建议按照上图连接，具体的参数值可根据实际需要调整。



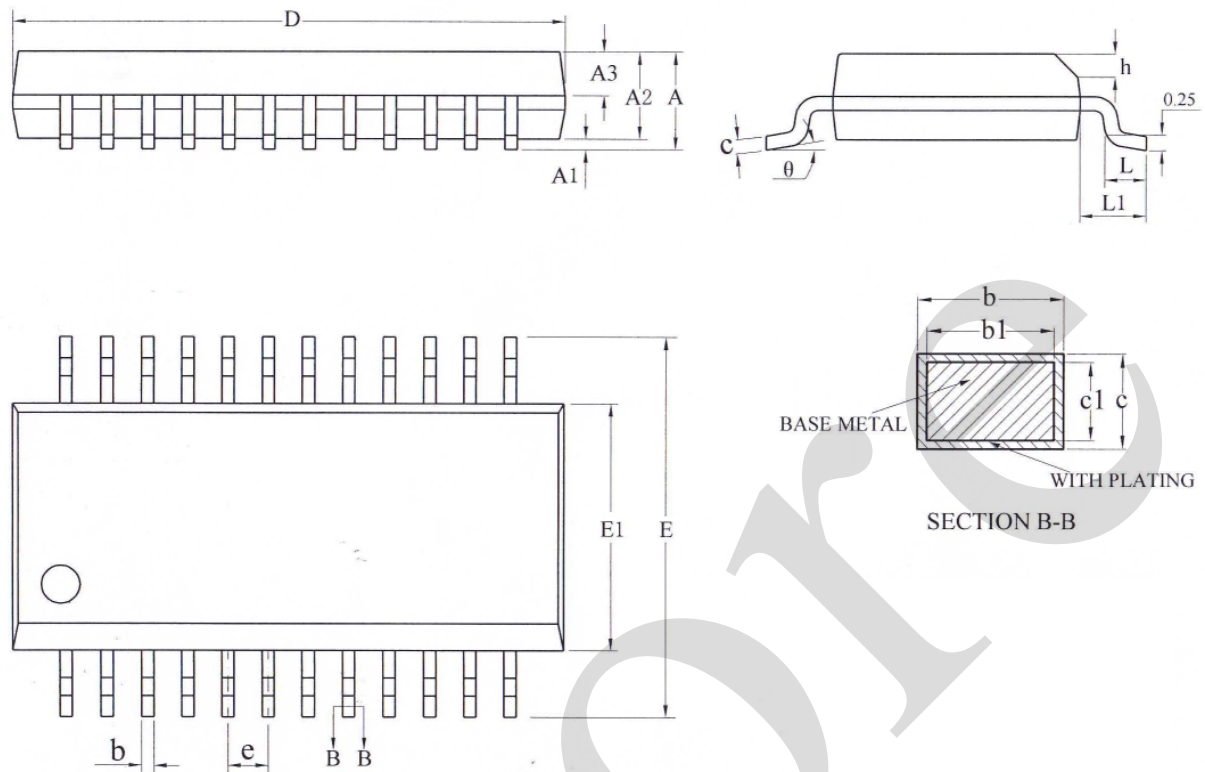
## 6、封装尺寸与外形图

### 6.1、SOP24 外形图与封装尺寸





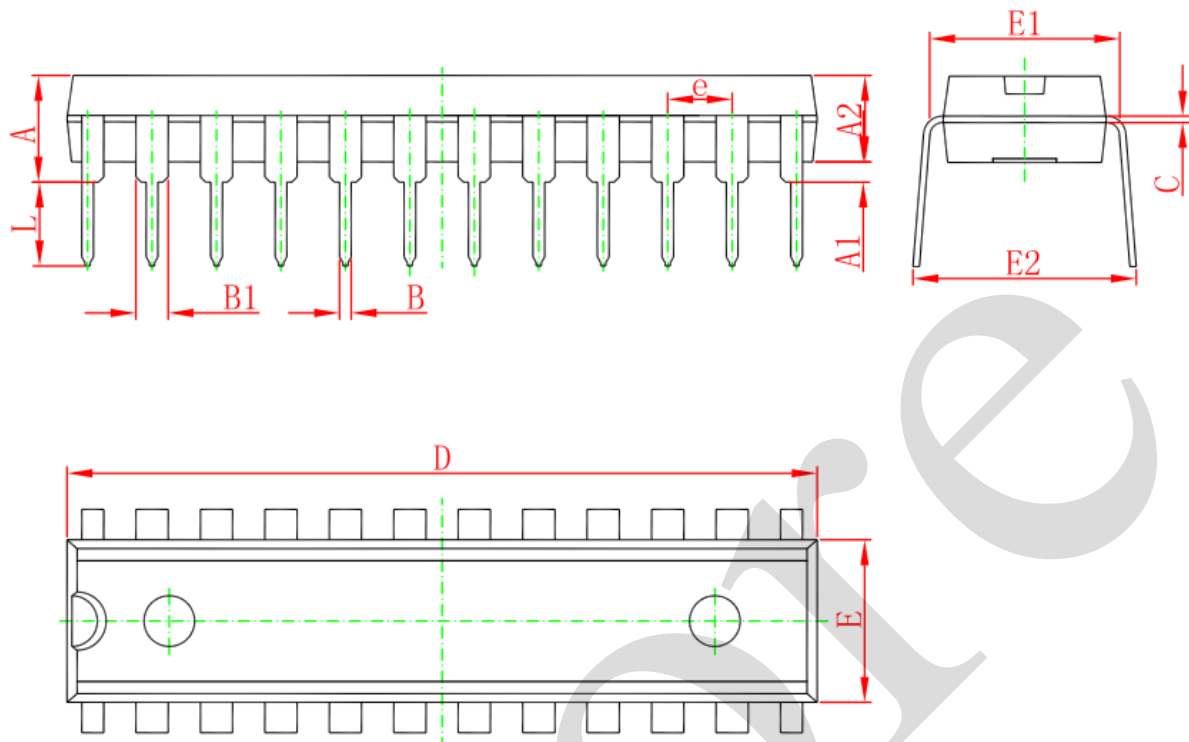
6.2、SSOP24(0.635)外形图与封装尺寸



SYMBOL	MILLIMETER		
	MIN	NOM	MAX
A	—	—	1.75
A1	0.10	0.15	0.25
A2	1.30	1.40	1.50
A3	0.60	0.65	0.70
b	0.23	—	0.31
b1	0.22	0.25	0.28
c	0.20	—	0.24
c1	0.19	0.20	0.21
D	8.55	8.65	8.75
E	5.80	6.00	6.20
E1	3.80	3.90	4.00
e	0.635BSC		
h	0.30	—	0.50
L	0.50	—	0.80
L1	1.05REF		
θ	0	—	8°



6.3、DIP24 外形图与封装尺寸



Symbol	Dimensions In Millimeters		Dimensions In Inches	
	Min	Max	Min	Max
A	3.710	4.310	0.146	0.170
A1	0.510		0.020	
A2	3.200	3.600	0.126	0.142
B	0.380	0.570	0.015	0.022
B1	1.270 (BSC)		0.050 (BSC)	
C	0.204	0.360	0.008	0.014
D	29.250	29.850	1.152	1.175
E	6.200	6.600	0.244	0.260
E1	7.320	7.920	0.288	0.312
e	2.540 (BSC)		0.100 (BSC)	
L	3.000	3.600	0.118	0.142
E2	8.400	9.000	0.331	0.354



## 7、声明及注意事项

### 7.1、产品中有毒有害物质或元素的名称及含量

部件名称	有毒有害物质或元素									
	铅 (Pb)	汞 (Hg)	镉 (Cd)	六价铬 (Cr (VI))	多溴联苯 (PBBs)	多溴联苯醚 (PDBEs)	邻苯二甲酸二丁酯 (DBP)	邻苯二甲酸丁苄酯 (BBP)	邻苯二甲酸二(2-乙基己基)酯 (DEHP)	邻苯二甲酸二异丁酯 (DIBP)
引线框	○	○	○	○	○	○	○	○	○	○
塑封树脂	○	○	○	○	○	○	○	○	○	○
芯片	○	○	○	○	○	○	○	○	○	○
内引线	○	○	○	○	○	○	○	○	○	○
装片胶	○	○	○	○	○	○	○	○	○	○
说明	○: 表示该有毒有害物质或元素的含量在 SJ/T11363-2006 标准的检出限以下。 ×: 表示该有毒有害物质或元素的含量超出 SJ/T11363-2006 标准的限量要求。									

### 7.2、注意

在使用本产品之前建议仔细阅读本资料;

本资料中的信息如有变化, 恕不另行通知;

本资料仅供参考, 本公司不承担任何由此而引起的任何损失;

本公司也不承担任何在使用过程中引起的侵犯第三方专利或其它权利的责任。