



# ML810

## 硬件设计指导手册

Rev. 1.5  
2020/4/8

标题		ML810 硬件设计指导手册			
版本		1.5			
日期		2020/4/8			
文档目录		ML810_HWG_R1.5			
状态		受控			
拟制	林生地	审核	李锦坤 苏军叁	批准	吴德青

### 修订记录

版本	日期	修订原因
1.0	2018/8/2	初版
1.1	2019/03/18	更新部分 IO 定义、功耗、PCB LAYOUT 封装尺寸图
1.2	2019/04/18	模组背面实物图删除一个半月焊盘; 串口支持波特率增加到 921600bps; 增加生产焊接部分内容; 增加关机说明; 更新速率描述内容
1.3	2019/11/13	1、删除串口波特率支持 4800bps 描述; 2、增加型号说明; 3、修改 SIM 卡热插拔描述, 支持 SIM 卡热插拔 4、LTE TDD 上行速率描述修改为 30Mbps 5、引脚说明兼容 ML810-A 和 ML810-C
1.4	2020/01/02	1、焊接部分增加烘烤等内容 2、型号说明部分增加 ML810-D 描述
1.5	2020/04/08	1、删除语音通话相关内容

### 版权和许可声明

版权所有 © 2018-2020 厦门骏俊物联科技股份有限公司, 保留所有权利。

未经书面许可, 任何人不得以任何方式或形式对本文档内的任何部分进行复制、摘录、备份、修改、传播、翻译成其它语言、将其全部或部分用于商业用途。

### 免责声明

本文档依据现有信息制作, 其内容如有更改, 恕不另行通知。本公司在编写该文档时已努力使其内容准确可靠, 但不对本文档中的遗漏、不准确或编排错误导致的损失和损害承担任何责任。

# 目录

目录	2
1 序	6
1.1 相关文档	6
1.2 缩写	6
2 产品概述	8
2.1 主要规格	8
2.2 型号说明	10
3 应用接口	11
3.1 功能框图	11
3.2 电源设计	12
3.3 开关机	13
3.4 复位	14
3.5 (U)SIM 接口	14
3.6 USB 接口	16
3.7 UART 接口	17
3.8 PCM 和 I2C 接口	18
3.9 ADC 接口	20
3.10 网络状态指示	20
3.11 STATUS	21
3.12 RI 信号	22
3.13 USB_BOOT 接口	22
4 天线接口	23
4.1 射频参考电路	23
4.2 天线要求	24
4.3 射频指标	24
5 电气特性	26
5.1 引脚功能	26
5.2 工作模式	36
5.3 睡眠模式	37
5.4 飞行模式	37
5.5 限值	38
5.6 工作温度	38
5.7 工作电流	38
5.8 ESD 特性	39
6 机械特性	40

---

6.1	模块结构尺寸 .....	40
6.2	推荐封装 .....	41
6.3	模块俯视及底视图.....	42
6.4	生产焊接 .....	43
6.5	包材 .....	44
7	联系我们 .....	44
8	附录 .....	44
8.1	附录 A GPRS 编码方案 .....	44
8.2	附录 B GPRS 多时隙.....	45
8.3	附录 C DEGE 调制和编码方式.....	45

## 表格索引

表 1 缩写对照 .....	6
表 2 关键特性 .....	8
表 3 型号说明 .....	10
表 4 供电管脚 .....	12
表 5 PWRKEY 管脚 .....	13
表 6 复位管脚 .....	14
表 7 (U)SIM 接口管脚描述 .....	14
表 8 USB 接口管脚描述 .....	16
表 9 主串口管脚描述 .....	17
表 10 调试串口管脚描述 .....	17
表 11 串口逻辑电平 .....	17
表 12 PCM 和 I2C 管脚描述 .....	18
表 13 ADC 管脚描述 .....	20
表 14 网络状态指示管脚描述 .....	20
表 15 网络状态指示管脚的工作状态 .....	20
表 16 STATUS 管脚描述 .....	21
表 17 RI 指示方式 .....	22
表 18 USB_BOOT 管脚描述 .....	22
表 19 射频天线管脚描述 .....	23
表 20 天线要求 .....	24
表 21 工作频率 .....	24
表 22 发射功率 .....	24
表 23 接收灵敏度 .....	25
表 24 I/O 参数定义 .....	28
表 25 管脚功能描述 .....	28
表 26 工作模式 .....	36
表 27 模块极限工作电压范围 .....	38
表 28 工作温度 .....	38
表 29 功耗 .....	38
表 30 ESD 性能参数 .....	39
表 31 GPRS 不同编码方案 .....	44
表 32 GPRS 不同等级的多时隙分配表 .....	45
表 33 EDGE 调制和解码方式 .....	45

## 图片索引

图 1 模块接口 .....	11
图 2 星型结构供电 .....	12
图 3 开机驱动电路 .....	13
图 4 按键开机电路 .....	13
图 5 (U)SIM 卡参考电路 .....	15
图 6 USB 接口参考电路 .....	16
图 7 UART 接口参考电路 .....	18
图 8 短帧模式时序图 .....	19
图 9 PCM 和 I2C 接口参考电路 .....	19
图 10 网络状态指示灯参考电路 .....	21
图 11 STATUS 参考电路 .....	21
图 12 USB_BOOT 参考设计电路 .....	22
图 13 天线接口 .....	23
图 14 ML810-A 系列管脚正视图 .....	26
图 15 ML810-C 系列管脚正视图 .....	27
图 16 串口睡眠应用 .....	37
图 17 模块顶部及侧视尺寸图 .....	40
图 18 模块底部尺寸图 .....	40
图 19 推荐封装俯视图 .....	41
图 20 模块俯视图 .....	42
图 21 模块底视图 .....	42
图 22 回流焊炉温曲线 .....	43
图 23 模块托盘 .....	44

# 1 序

本文档详细描述了 ML810 模块的规格、功能，提供了应用设计参考建议，可以帮助您迅速了解模块的接口、电气和机械特性，在短时间内开发出基于 ML810 模块的应用产品。

## 1.1 相关文档

- (1) GSM 02.07: Digital cellular telecommunications system (Phase 2+); Mobile Stations (MS) features
- (2) 3GPP TS 04.08: Digital cellular telecommunications system (Phase 2+); Mobile radio interface layer 3 specification
- (3) 3GPP TS 05.08: Digital cellular telecommunications system (Phase 2+); Radio subsystem link control
- (4) 3GPP TS 07.05: Digital cellular telecommunications system (Phase 2+); Use of Data Terminal Equipment - Data Circuit terminating; Equipment (DTE - DCE) interface for Short Message Service (SMS) and Cell Broadcast Service (CBS)
- (5) 3GPP TS 07.07: Digital cellular telecommunications system (Phase 2+); AT Command set for GSM Mobile Equipment (ME)
- (6) 3GPP TS 11.11: Digital cellular telecommunications system (Phase 2+); Specification of the Subscriber Identity Module - Mobile Equipment (SIM-ME) Interface
- (7) ITU-T Recommendation V.24: List of definitions for interchange circuits between data terminal equipment (DTE) and data circuit-terminating equipment (DCE)
- (8) ITU-T Recommendation V.250: Serial asynchronous automatic dialling and control
- (9) ITU-T Recommendation V.251: Procedure for DTE-controlled call negotiation

## 1.2 缩写

**表 1 缩写对照**

缩写	全称	中文
AMR	Adaptive Multi-Rate	自适应多速率（语音编码）
ADC	Analog to Digital Converter	模数转换
ASC	Asynchronous Serial Communication interface	异步串行通信接口
CSD	Circuit Switch Data	电路交换数据
CTS	Clear To Send	允许发送
DCD	Data Carrier Detect	数据载波检测
DCE	Data Communications Equipment	数据通信设备

DRX	Discontinues Reception	非连续接收
DSR	Data Set Ready	数据设备就绪
DTE	Data Terminal Equipment	数据终端设备
DTR	Data Terminal Ready	数据终端就绪
EFR	Enhanced Full Rate	增强型全速率 (语音编码)
EMC	Electro Magnetic Compatibility	电磁兼容性
EMI	Electro Magnetic Interference	电磁干扰
ESD	Electro-Static Discharge	静电放电
FR	Full Rate	全速率语音编码
GPIO	General Purpose Input Output	通用输入/输出
GPRS	General Packet Radio Service	通用分组无线业务
GPS	Global Positioning System	全球定位系统
GSM	Global System for Mobile communication	全球移动通讯系统
HR	Half Rate	半速率 (语音编码)
MIDI	Musical Instrument Digital Interface	乐器数字接口
MODEM	Modulator Demodulator	调制解调器
MTBF	Mean Time Between Failures	平均故障间隔时间
PCM	Pulse Code Modulation	脉冲编码调制
PF	Paging Frame	寻呼帧
PMU	Power Management Unit	电源管理单元
RAM	Random Access Memory	随机存储器
RF	Radio Frequency	射频
RI	Ring Indicator	振铃指示
ROM	Read Only Memory	只读存储器
RTS	Request To Send	请求发送
Rx	Receive	接收
SIM	Subscriber Identified Module	用户标识模块
SMT	Surface Mount Technology	表面贴装技术
SSC	Synchronous Serial Communication interface	同步串行通信接口
SPI	Serial Peripheral Interface	串行外设接口
TTL	Transistor-Transistor Logic	逻辑门电路
Tx	Transmit	发送
UART	Universal Asynchronous Receiver Transmitter	通用异步收发装置



## 2 产品概述

ML810 模块是采用 LCC+LGA 封装的无线通信模块, 支持 GSM /WCDMA/LTE TDD/LTE FDD 制式, 可广泛应用于各种产品和设备, 为之提供数据服务, 如笔记本电脑、车载终端和电力设备等等。

### 2.1 主要规格

**表 2 关键特性**

参数	说明
物理特征	尺寸: 32 mm × 29 mm × 2.6mm 重量: 约 5.2g 封装: 共 144 个管脚, 其中 80 个为 LCC 管脚, 64 个为 LGA 管脚
供电	VBAT 供电电压范围: 3.3V ~ 4.3V 典型供电电压: 3.8V
频段	LTE FDD B1/B3/B5/B8 LTE TDD B38/39/40/41 WCDMA B1/B8 GSM B3/B8
发射功率	GSM900: 33dBm±2dB (Power Class 4) DCS1800: 30dBm±2dB (Power Class 1) EDGE 900MHz: 27dBm±3dB (Power Class E2) EDGE 1800MHz: 26dBm±3dB (Power Class E2) UMTS: 24dBm+1/-3dB (Power Class 3) LTE: 23dBm±2dB (Power Class 3)
LTE 特性	最大支持 3GPP R9 non-CA Cat.4 支持 1.4MHz~20MHz 射频带宽 下行支持 MIMO LTE-FDD: 最大下行速率 150Mbps, 最大上行速率 50Mbps LTE-TDD: 最大下行速率 130Mbps, 最大上行速率 30Mbps
UMTS 特性	支持 3GPP R7 HSPA+ 支持 QPSK, 16-QAM 调制 CAT6: Max 5.76Mbps (UL), CAT14: Max 21Mbps (DL) UMTS Max 384Kbps (DL) Max 384Kbps (UL)
GSM 特性	GSM/GPRS/EDGE 最大支持 3GPP R99 EDGE: 支持 EDGE 多时隙等级 12 支持 GMSK 和 8-PSK

	最大下行速率 236.8Kbps, 最大上行速率 236.8Kbps GPRS: 支持 GPRS 多时隙等级 12 最大下行速率 85.6Kbps, 最大上行速率 85.6Kbps
网络协议特性	支持 TCP/UDP/PPP/FTP/HTTP/NTP/PING 协议 支持 PAP (Password Authentication Protocol) 和 CHAP (Challenge Handshake Authentication Protocol)、IPv4、IPv6
短消息 (SMS)	Text 和 PDU 模式 点对点 MO 和 MT 短消息小区广播 短消息存储: 默认存储在模块
音频特性	支持 1 路数字音频接口: PCM 接口
PCM 接口	用于音频使用, 需要外接 Codec 芯片
(U)SIM 接口	支持 USIM/SIM 卡: 1.8V 和 3V 支持(U)SIM 卡热插拔检测
UART 接口	支持 2 路 UART 接口: 主 UART 接口和调试 UART 接口 主 UART 接口: 5 线 UART 接口 用于 AT 命令传送和数据传输 波特率最大为 921600bps, 默认为 115200bps 调试 UART 接口: 2 线 UART 接口 用于日志输出 波特率为 115200bps
USB 接口	兼容 USB 2.0 特性(只支持从模式), 数据传输速率最大到 480Mbps 用于 AT 命令通信、数据传输、软件调试和固件升级
ADC 接口	支持 2 路 12-bits ADC, 电压输入范围: 0V~1.3V
天线接口	主天线、分集天线; 50Ω 特征阻抗
分集接收	支持 LTE 分集接收
网络指示	NET_MODE 和 NET_STATUS 两个管脚指示网络状态
温度范围	正常工作温度: -35°C ~ +75°C 扩展工作温度: -40°C ~ +85°C
RoHS	所有器件完全符合 EU RoHS 标准

## 2.2 型号说明

**表 3 型号说明**

	<b>ML810-A</b>	<b>ML810-C</b>	<b>ML810-J0</b>	<b>ML810-D</b>
LTE FDD	B1/B3/B8	B1/B3/B5/B8	B1/B3/B5/B8	B1/B3/B5/B8
LTE TDD	B38/B39/B40/B41	B38/B39/B40/B41	B38/B39/B40/B41	B38/B39/B40/B41
接收分集	支持 (可选)	支持 (可选)	不支持	支持 (可选)
WCDMA	支持 (可选) : B1/B8	支持 (可选) : B1/B8	支持 (可选) : B1/B8	支持 (可选) : B1/B8
GSM	B3/B8	B3/B8	B3/B8	不支持

<b>ML810-H</b>	
LTE FDD	B1/B3/B5/B8
LTE TDD	B38/B39/B40/B41
接收分集	支持 (可选)
WCDMA	支持 (可选) : B1/B8
GSM	B3/B8

### 3 应用接口

#### 3.1 功能框图

模块主要包括以下功能组件与接口:

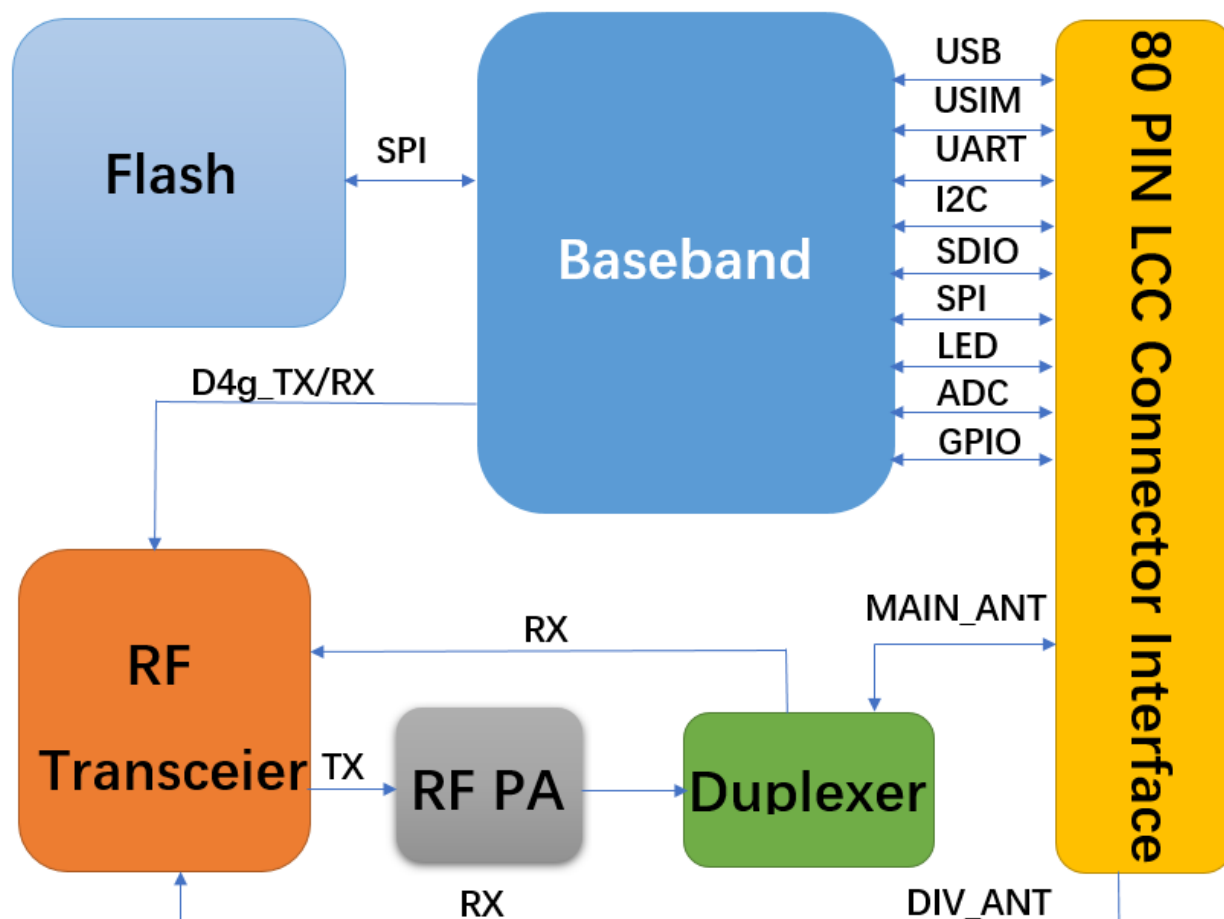


图 1 模块接口

## 3.2 电源设计

表 4 供电管脚

管脚名称	管脚号	I/O	描述	DC 特性	备注
VBAT_RF	63, 64	PI	模块射频电源	V <sub>max</sub> =4.3V V <sub>min</sub> =3.3V V <sub>norm</sub> =3.8V	电源必须能够提供 2.0A 的电流
VBAT_BB	65, 66	PI	模块基带电源	V <sub>max</sub> =4.3V V <sub>min</sub> =3.3V V <sub>norm</sub> =3.8V	电源必须能够提供 1.0A 的电流

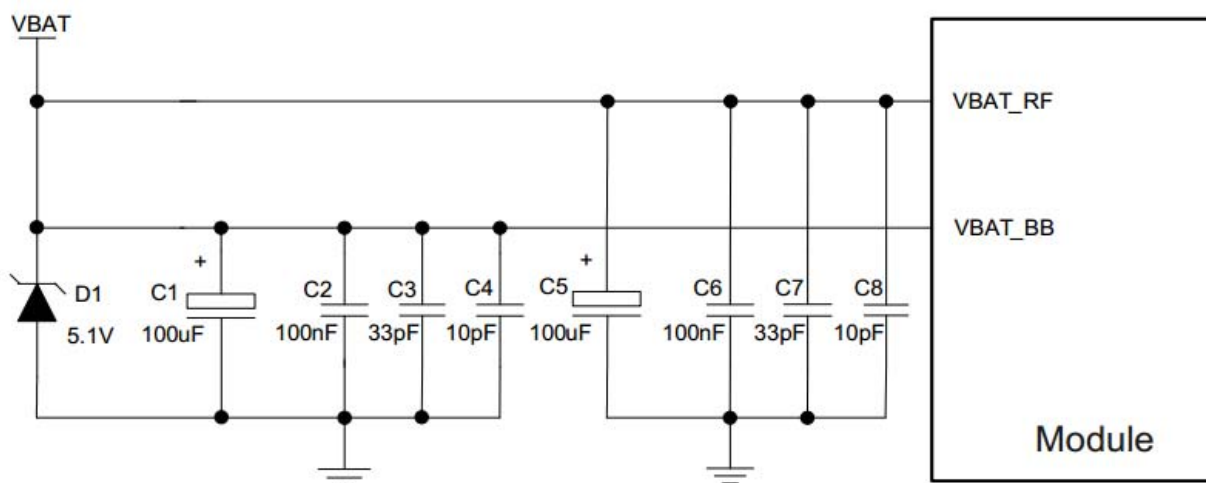


图 2 星型结构供电

ML810 模块的供电范围为 3.3V~4.3V，典型值为 3.8V，在数据传输或者通话时，瞬间大功率发射会形成高达 2A 的电流峰值，从而导致 VBAT 大的纹波出现，如瞬间压降造成 VBAT 供电电压过低，模块将会关机。为保证模块能正常工作，要求电源供电必须具备足够的供电能力，需要确保输入电压不低于 3.3V。

为了减少电压跌落，需要使用低 ESR 的 100uF 滤波电容，并分别给 VBAT\_BB 和 VBAT\_RF 管脚增加 3 个陶瓷电容（100nF，33pF，10pF），且电容需靠近 VBAT 管脚放置。外部供电电源连接模块时，VBAT\_BB 和 VBAT\_RF 需要采用星型走线。VBAT\_BB 走线宽度不应小于 1mm，VBAT\_RF 走线宽度不应小于 2mm。原则上，VBAT 走线越长，线宽越宽。

为了保证电源稳定，建议在电源前端加 5.1V、功率 0.5W 以上的齐纳二极管。

AT+CBC 命令可以用来监测、查询当前 VBAT\_BB 的电压。如需了解更多详情，请参考 AT 文档。

### 3.3 开关机

表 5 PWRKEY 管脚

管脚名称	管脚号	I/O	描述	DC 特性	备注
PWRKEY	25	DI	模块开机/关机	$V_{IHmax}=3.8V$ $V_{IHmin}=1.5V$ $V_{ILmax}=0.5V$	该 PIN 脚输出 3.8V

#### 开机流程:

VBAT 上电后, PWRKEY 管脚可以用来启动模块, 输入超过 100ms 的低电平脉冲时可触发模块开机, 推荐 200ms, **如使用 USB 接口通讯需等待 6s 再操作 PWRKEY**。高电平电压典型值为 1.8V。在 STATUS 管脚 (需要外部上拉) 输出低电平之后, 可以释放 PWRKEY 管脚。推荐使用如下两图参考电路来控制 PWRKEY 管脚:

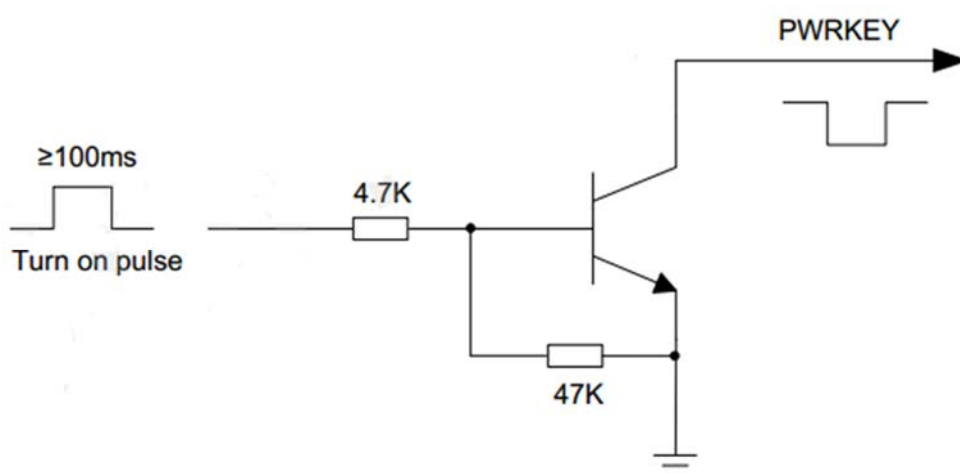


图 3 开机驱动电路

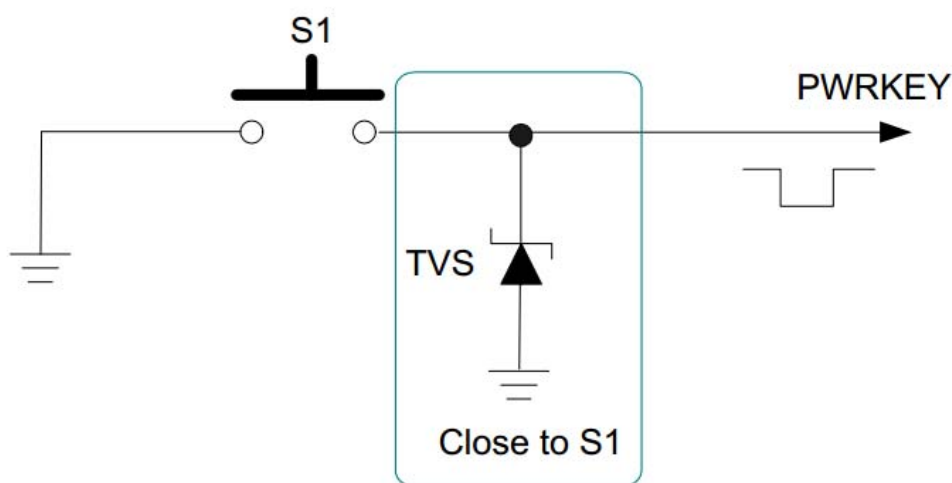


图 4 按键开机电路

在拉低 PWRKEY 管脚之前, 需保证 VBAT 电压稳定。建议从 VBAT 上电到拉低 PWRKEY 管脚之间的时间间隔不少于 50ms。如不需要控制模块开关机, 可以直接将 PWRKEY 管脚使用 10k 电阻下拉到地, 模块上电可自动开机。

### 关机流程:

在模块正常工作状态下发送 AT 命令 AT+QPOWD 时可使模块关机。

备注:

- 当模块正常工作时, 不要立即切断模块电源。必须发送 AT 命令 AT+QPOWD 关机或者发送 AT+CFUN=0 后, 再断开电源, 以避免损坏模块内部的 Flash 数据, 否则会有变砖风险。
- 使用 AT 命令或 API 关机时, 确保在关机命令执行后 PWRKEY 一直处于高电平状态, 否则模块完成关机后, 会自动再次开机。

## 3.4 复位

表 6 复位管脚

管脚名称	管脚号	I/O	描述	DC 特性	备注
RESET_N	24	DI	复位模块	V <sub>IHmax</sub> =1.8V V <sub>IHmin</sub> =1.44V V <sub>ILmax</sub> =0.36V	

使用 RESET\_N 管脚, 在模块正常工作状态下拉低管脚 150~460ms 后可使模块复位。

RESET\_N 信号对干扰比较敏感, 因此建议在模块接口板上的走线应尽可能的短, 且需包地处理。

参考电路同上 (开机电路)。

备注:

- 复位功能建议仅仅在使用 AT 命令或 API 接口进行关机均失败后才使用。
- 确保 PWRKEY 和 RESET\_N 引脚没有大负载电容。

## 3.5 (U)SIM 接口

(U)SIM 接口符合 ETSI 和 IMT-2000 SIM 卡规范, 支持 1.8V 和 3.0V (U)SIM 卡。

表 7 (U)SIM 接口管脚描述

管脚名称	管脚号	I/O	描述	备注
USIM_DETECT	15	DI	(U)SIM 卡拔插检测	需加上拉电阻至 VDD_EXT
USIM_VDD	16	PO	(U)SIM 卡供电电源	支持 1.8V 和 3.0V (U)SIM 卡
USIM_DATA	17	IO	(U)SIM 卡数据信号	需加上拉电阻至 USIM_VDD

USIM_CLK	18	DO	(U)SIM 卡时钟信号
USIM_RST	19	DO	(U)SIM 卡复位信号
USIM_GND	12		(U)SIM 卡专用地

在(U)SIM 接口的电路设计中, 为了确保(U)SIM 卡的良好性能和可靠性, 在电路设计中建议遵循以下原则:

- (U)SIM 卡座尽量靠近模块摆放, 保证(U)SIM 卡信号线布线长度不超过 150mm。
- (U)SIM 卡信号线布线远离 RF 线和 VBAT 电源线。
- 为防止 USIM\_CLK 信号与 USIM\_DATA 信号相互串扰, 两者布线不能太靠近, 并且在两条走线之间需增加地屏蔽。
- USIM\_DATA 上的上拉电阻有利于增加(U)SIM 卡的抗干扰能力, 并建议放置在靠近卡座位置。
- USIM\_DETECT 管脚支持(U)SIM 卡热拔插检测, 需加上拉电阻至 VDD\_EXT; 如果无需使用(U)SIM 卡检测功能, 请保持 USIM\_DETECT 管脚悬空。
- 在 USIM\_DATA, USIM\_CLK 和 USIM\_RST 线路上各串一个 22Ω 的电阻, 用以抑制杂散 EMI, 增强 ESD 防护。
- 为提高抗静电能力, 在 USIM\_VDD, USIM\_DATA, USIM\_CLK 和 USIM\_RST 线路上加 ESD 防护二极管 (结电容不大于 50pF), 或者压敏电阻; 各线路上再并联 33pF 电容用于滤除 GSM900 干扰。(U)SIM 卡的外围器件应尽量靠近(U)SIM 卡座摆放。
- (U)SIM 卡座的地与模块的 USIM\_GND 之间的布线要短而粗; 若客户 PCB 的 GND 很完整, USIM\_GND 也可以直接接到 PCB 的 GND。

(U)SIM 接口参考电路如下:

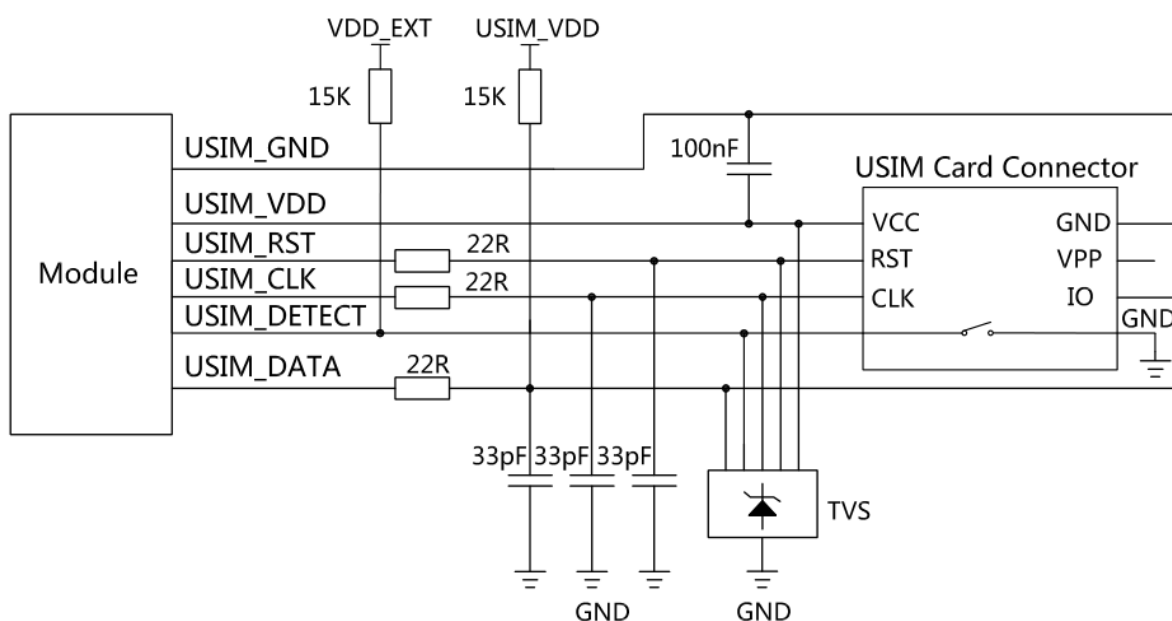


图 5 (U)SIM 卡参考电路



## 3.6 USB 接口

ML810 模块的 USB 接口符合 USB2.0 规范，支持高速(480Mbps)，全速(12Mbps) 模式。

USB 接口主要应用于 AT 命令、数据传输、软件调试和固件升级。

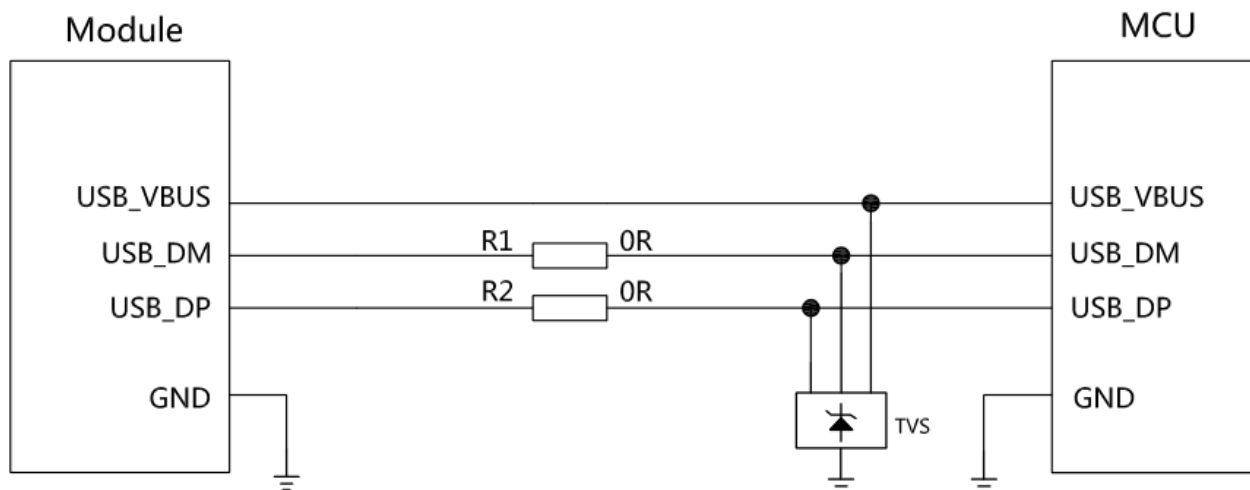
**表 8 USB 接口管脚描述**

管脚名称	管脚号	I/O	描述	备注
USB_DP	75	IO	USB 差分数据信号+	需 90Ω差分阻抗
USB_DM	76	IO	USB 差分数据信号-	需 90Ω差分阻抗
USB_VBUS	77	PI	USB 电源，用于 USB 检测	典型值 5.0V
GND	78		地	

在 USB 接口的电路设计中，为了确保 USB 的性能，在电路设计中建议遵循以下原则：

- 为降低 USB 高速数据传输时的信号干扰，在 USB\_DM 和 USB\_DP 线路上串接 R1 和 R2，R1 和 R2 均推荐使用 0Ω。
- USB\_DP 和 USB\_DM 走线需要做 90Ω的阻抗控制，不要在晶振、振荡器、磁性装置和 RF 信号下面走 USB 线，建议走内层差分走线且上下左右包地。
- 为提高抗静电能力，在 USB\_DP 和 USB\_DM 线路上加 ESD 防护二极管（结电容不大于 3pF），ESD 器件尽量靠近 USB 接口放置。

USB 接口参考电路如下：



**图 6 USB 接口参考电路**

备注：

- 建议预留 USB 接口或 USB 测试点，用于后续模块固件升级。
- USB\_VBUS 只用于 USB 检测，不支持充电功能。

### 3.7 UART 接口

ML810 模块有两个串口：主串口和调试串口。下面描述了这两个串口的主要特性。

- 主串口支持 9600bps, 19200bps, 38400bps, 57600bps, 115200bps, 230400bps, 460800bps, 921600bps 波特率, 默认波特率为 115200bps, 用于数据传输和 AT 命令传送。
- 调试串口支持 115200bps 波特率, 用于 log 打印。

**表 9 主串口管脚描述**

管脚名称	管脚号	I/O	描述	备注
RI	68	DO	模块输出振铃提示	1.8V 电源域; 不用则悬空
DCD	69	DO	模块输出载波检测	1.8V 电源域; 不用则悬空
*RTS (开发中)	70	DI	请求发送	1.8V 电源域; 不用则悬空
*CTS (开发中)	71	DO	允许发送	1.8V 电源域; 不用则悬空
DTR	72	DI	DTE 准备就绪	1.8V 电源域; 不用则悬空
TXD	73	DO	模块发送数据	1.8V 电源域
RXD	74	DI	模块接收数据	1.8V 电源域

**表 10 调试串口管脚描述**

管脚名称	管脚号	I/O	描述	备注
DBG_RXD	13	DI	模块接收数据	1.8V 电源域; 不用则悬空
DBG_TXD	14	DO	模块发送数据	1.8V 电源域; 不用则悬空

**表 11 串口逻辑电平**

参数	最小值	最大值	单位
V <sub>IL</sub>	-0.3	0.6	V
V <sub>IH</sub>	1.2	2.0	V
V <sub>OL</sub>	0	0.45	V
V <sub>OH</sub>	1.35	1.8	V

ML810 模块的串口电平为 1.8V。若客户主机系统电平为 3.3V, 则需在模块和主机的串口连接中增加电平转换器, 推荐使用 TI 公司的 TXS0108EPWR。下图为使用电平转换芯片的参考电路设计:

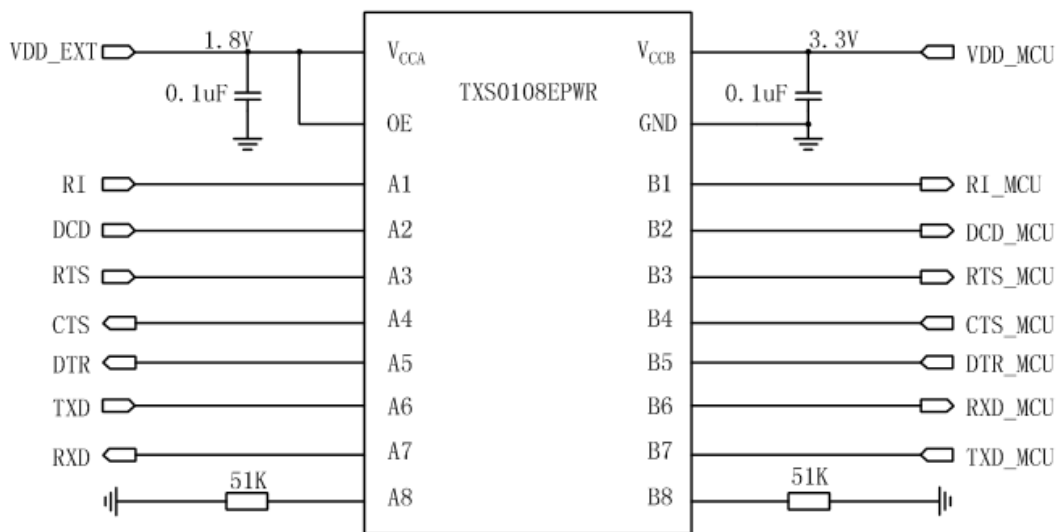


图 7 UART 接口参考电路

备注:

TXS0108EPWR 要求  $V_{CCA}$  必须小于等于  $V_{CCB}$

### 3.8 PCM 和 I2C 接口

PCM 和 I2C 接口的管脚定义如下表所示:

表 12 PCM 和 I2C 管脚描述

管脚名称	管脚号	I/O	描述	备注
PCM_IN	28	DI	PCM 数据输入	1.8V 电源域; 不用则悬空
PCM_OUT	29	DO	PCM 数据输出	1.8V 电源域; 不用则悬空
PCM_SYNC	30	IO	PCM 数据同步信号	1.8V 电源域; 不用则悬空
PCM_CLK	31	IO	PCM 时钟	1.8V 电源域; 不用则悬空
I2C_SCL	45	OD	I2C 时钟	需外部 1.8V 上拉; 不用则悬空
I2C_SDA	46	OD	I2C 数据	需外部 1.8V 上拉; 不用则悬空

ML810 模块提供一路 PCM 接口, 支持 16 位线性编码格式, 支持短帧模式: 模块可做主设备或者从设备, 二者选一

数据在 PCM\_CLK 下降沿采样, 上升沿发送。PCM\_CLK 支持 512kHz 语音时钟。

下图为短帧模式时序图(PCM\_SYNC=8kHz, PCM\_CLK=2048kHz)

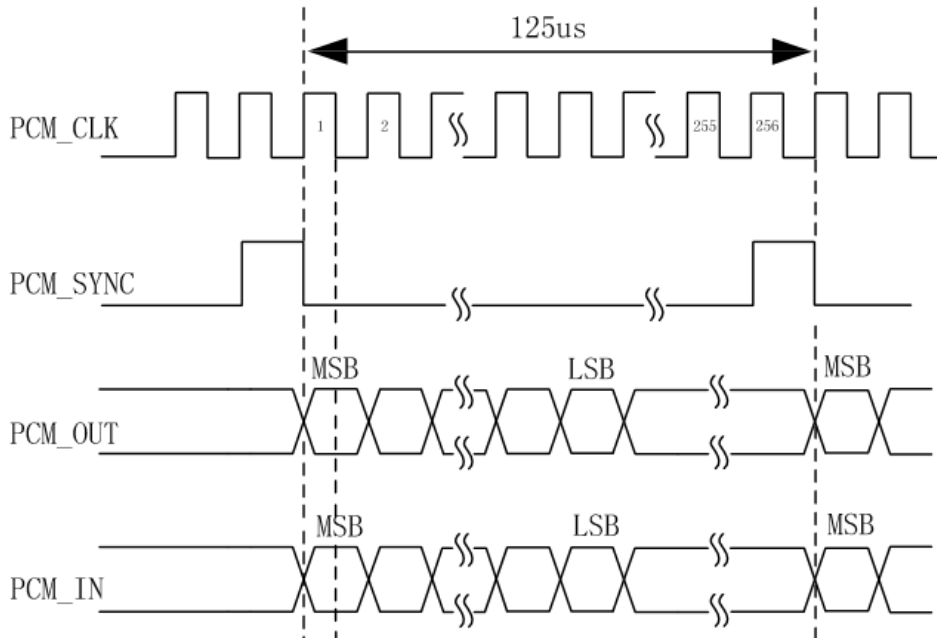


图 8 短帧模式时序图

Codec 芯片推荐使用 REALTEK 公司的 ALC5616。下图为带外部 Codec 芯片的 PCM 接口的参考设计:

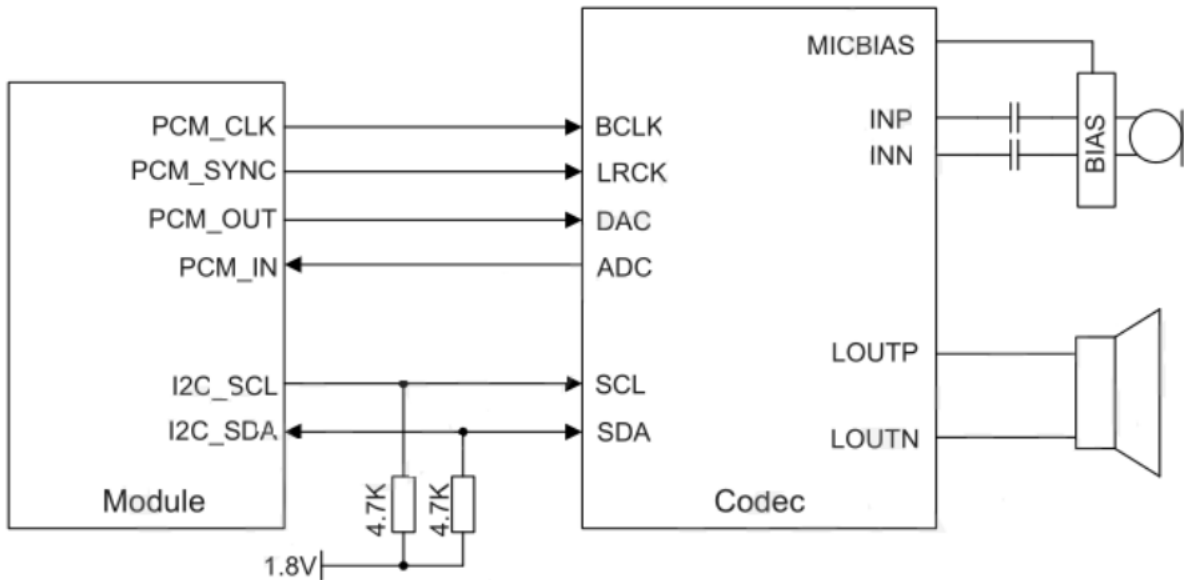


图 9 PCM 和 I2C 接口参考电路

### 3.9 ADC 接口

ML810 模块提供两路 ADC 接口：电压范围为 0V~1.3V，分辨率为 12bits。通过 AT 命令能够读取 ADC0/ADC1 管脚电压，可以实现外部温度等采样监控。具体 AT 命令详见 AT 手册。

ADC 接口输入的是模拟信号，容易受到外界干扰，在布线时需要包地处理。

**表 13 ADC 管脚描述**

管脚名称	管脚号	I/O	描述	备注
ADC1	48	AI	通用模数转换接口 1	不用则悬空
ADC0	49	AI	通用模数转换接口 0	不用则悬空

备注：

- ADC 接口不能输入超过 1.3V 电压；
- 建议 ADC 引脚采用分压电路输入。

### 3.10 网络状态指示

网络指示信号管脚 NET\_MODE 和 NET\_STATUS 可用于驱动网络状态指示灯。不同模式的状态指示灯闪烁指示不同的网络状态。

**表 14 网络状态指示管脚描述**

管脚名称	管脚号	I/O	描述	备注
NET_MODE	5	DO	指示模块的网络注册状态	1.8V 电源域；不用则悬空
NET_STATUS	6	DO	指示模块的网络运行状态	1.8V 电源域；不用则悬空

**表 15 网络状态指示管脚的工作状态**

管脚名称	管脚工作状态	所指示的网络状态
NET_MODE	高电平	注册 LTE 网络状态
	低电平	其他
NET_STATUS	慢闪 (200ms 高/1800ms 低)	找网状态
	慢闪 (1800ms 高/200ms 低)	待机状态
	快闪 (125ms 高/125ms 低)	数据传输模式
	高电平	通话中

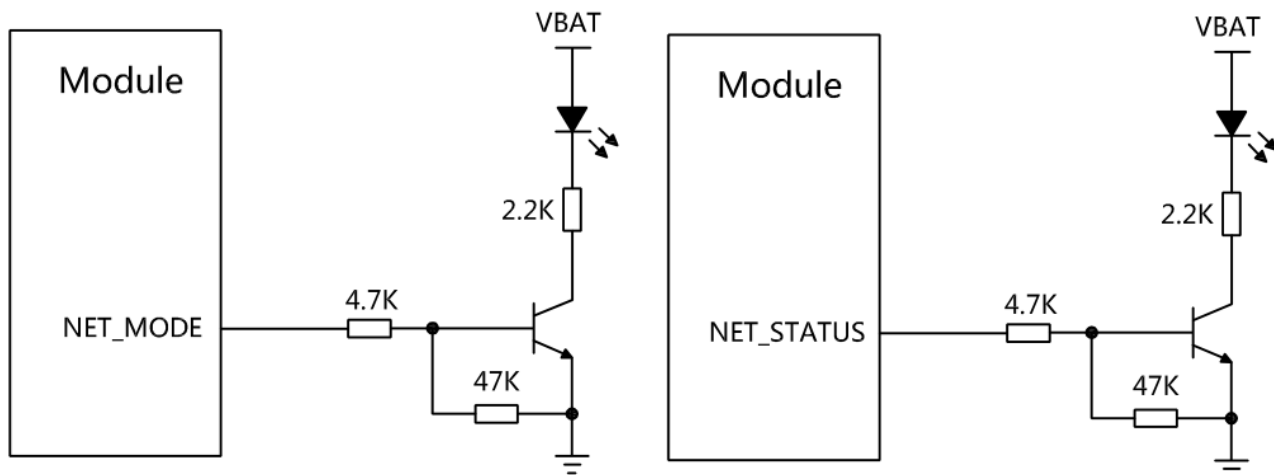


图 10 网络状态指示灯参考电路

### 3.11 STATUS

STATUS 管脚用于指示模块的工作状态，为开漏输出。当模块正常开机，将输出低电平。可将此管脚连接至设备带上拉的 GPIO 或 LED 指示灯。

表 16 STATUS 管脚描述

管脚名称	管脚号	I/O	描述	备注
STATUS	67	OD	指示模块的工作状态	需要外部上拉；不用则悬空

下图为两种不同的 STATUS 参考电路设计，可根据应用需求选择其中任何一种。

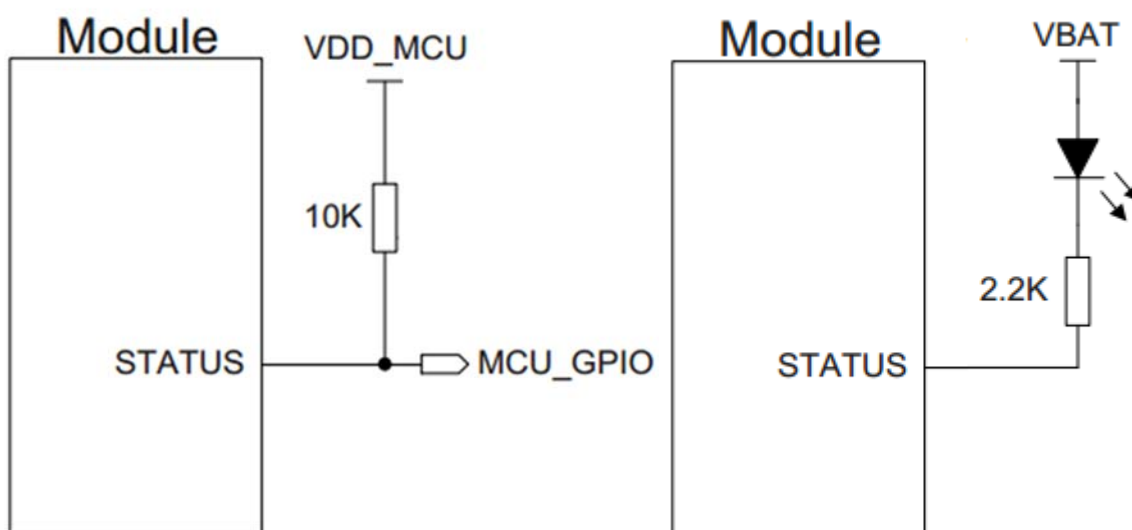


图 11 STATUS 参考电路

## 3.12 RI 信号

客户可以用 AT+QCFG="risignalttype","physical" 命令来配置 RI 指示动作。不管通过哪个口上报 URC 信息，物理 RI 都会有指示作用。

RI 作为指示信号可以有多种方式，默认的指示方式如下：

**表 17 RI 指示方式**

状态	RI 信号
Idle	高电平
URC	新的 URC 返回时 RI 会有 120ms 的低电平

备注：

- 通过 AT+QURCCFG 命令，可将主串口、USB AT 端口或 USB 调制端口设置为 URC 输出串口。默认为 USB AT 端口。
- RI 的指示方式可以用 AT+QCFG="urc/ri/ring" 来配置。

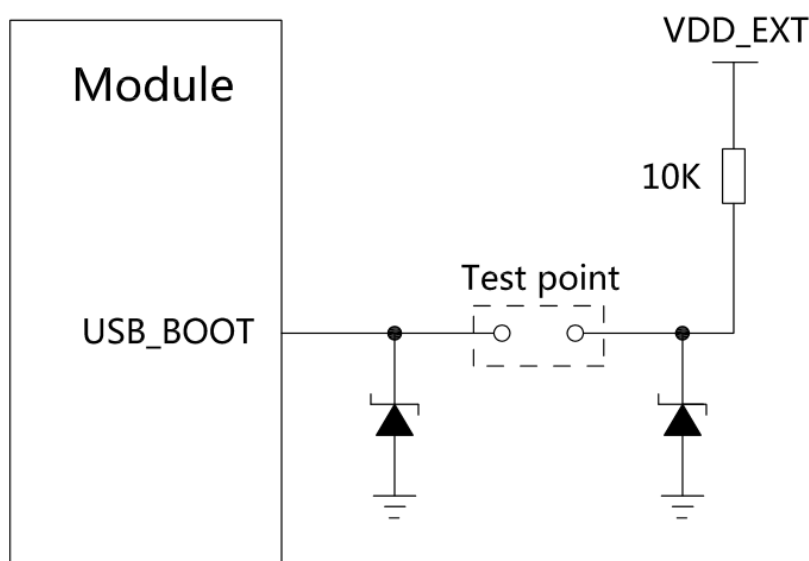
## 3.13 USB\_BOOT 接口

在模块开机前将 USB\_BOOT 和 VDD\_EXT 短接，再开机时模块将进入紧急下载模式。在此模式下，模块可通过 USB 接口进行软件升级。

**表 18 USB\_BOOT 管脚描述**

管脚名称	管脚号	I/O	描述	备注
USB_BOOT	22	DI	紧急下载模式控制	1.8V 电源域；高电平有效；建议预留测试点

USB\_BOOT 接口参考设计如下：



**图 12 USB\_BOOT 参考设计电路**

## 4 天线接口

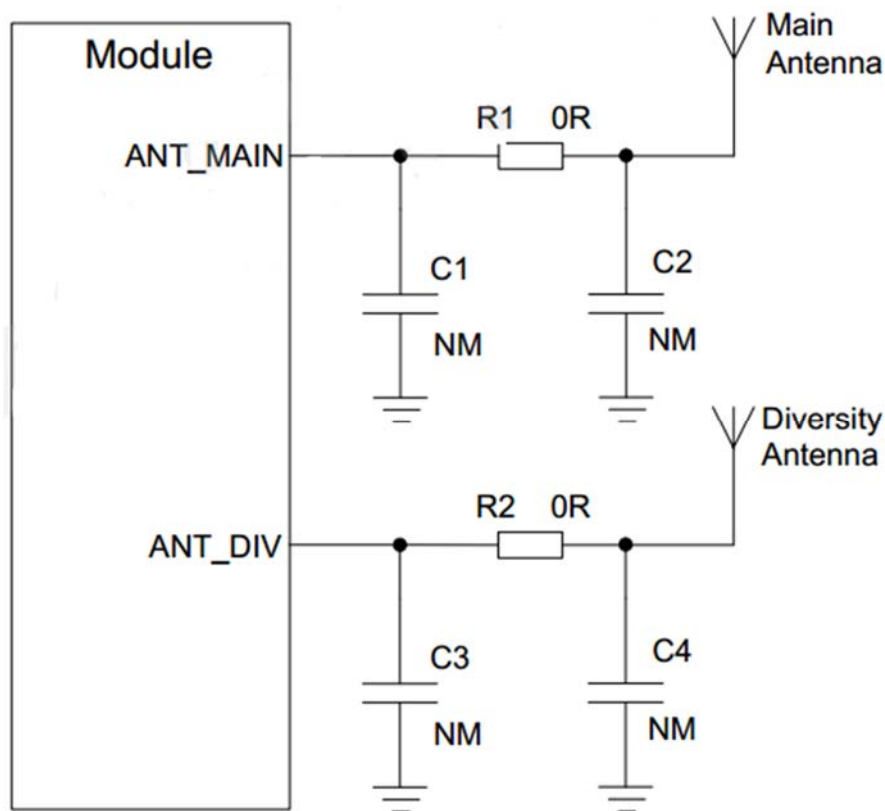
ML810 模块天线接口包含一个主天线和一个分集天线。丰富的天线接口可以提高模块无线接入性能。天线接口阻抗值要求达到 50 欧姆。

**表 19 射频天线管脚描述**

管脚名称	管脚号	I/O	描述	备注
ANT_MAIN	55	IO	主集天线	50Ω阻抗
ANT_DIV	39	AI	分集天线	50Ω阻抗

### 4.1 射频参考电路

ANT\_MAIN 和 ANT\_DIV 天线连接参考设计电路如下图所示:



**图 13 天线接口**



## 4.2 天线要求

主天线和分集天线的要求如下表所示:

**表 20 天线要求**

类型	要求
GSM/WCDMA/LTE	VSWR: < 2
	增益(dBi): 1
	最大输入功率(W): 50
	输入阻抗( $\Omega$ ): 50
	极化类型: 垂直方向
	线缆插入损耗: < 1dB (GSM900, WCDMA B8, LTE B5/B8)
	线缆插入损耗: < 1.5dB (GSM1800, WCDMA B1/B8, LTE B1/B3/B39)
线缆插入损耗: < 2dB (LTE B38/B40/B41)	

## 4.3 射频指标

**表 21 工作频率**

频段	上行频率	下行频率	双工方式
GSM900	880MHz – 915MHz	925MHz – 960MHz	GSM
GSM1800	1710MHz– 1785MHz	1805MHz – 1880MHz	GSM
WCDMA B1	1920MHz –1980MHz	2110MHz – 2170MHz	WCDMA
WCDMA B8	880MHz – 915MHz	925MHz – 960MHz	WCDMA
LTE B1	1920MHz –1980MHz	2110MHz – 2170MHz	FDD
LTE B3	1710MHz– 1785MHz	1805MHz – 1880MHz	FDD
LTE B5	824MHz – 849MHz	869MHz – 894MHz	FDD
LTE B8	880 MHz–915 MHz	925 MHz–960 MHz	FDD
LTE B38	2570MHz– 2620MHz	2570MHz– 2620MHz	TDD
LTE B39	1880MHz– 1920MHz	1880MHz– 1920MHz	TDD
LTE B40	2300MHz– 2400MHz	2300MHz– 2400MHz	TDD
LTE B41	2555MHz– 2655MHz	2555MHz– 2655MHz	TDD

**表 22 发射功率**

频段	最大值	最小值
GSM900	33dBm $\pm$ 2dB	5dBm $\pm$ 5dB
DCS1800	30dBm $\pm$ 2dB	0dBm $\pm$ 5dB
GSM900 (8-PSK)	27dBm $\pm$ 3dB	5dBm $\pm$ 5dB
DCS1800 (8-PSK)	26dBm $\pm$ 3dB	0dBm $\pm$ 5dB

WCDMA B1/B8	24dBm+1/-3dB	<-50dBm
LTE FDD B1/B3/B5/B8	23dBm±2.7dB	<-44dBm
LTE TDD B38/B39/B40/B41	23dBm±2.7dB	<-44dBm

**表 23 接收灵敏度**

频段	接收灵敏度	3GPP 协议要求
GSM900	<-108.5dBm	<-104dBm
DCS1800	<-108dBm	<-104dBm
WCDMA B1	<-109.5dBm	<-106.7dBm
WCDMA B8	<-110dBm	<-103.7dBm
LTE-FDD B1 (10M)	<-99dBm	<-96.3dBm
LTE-FDD B3 (10M)	<-99dBm	<-93.3dBm
LTE-FDD B5 (10M)	<-97dBm	<-94.3dBm
LTE-FDD B8 (10M)	<-98dBm	<-93.3dBm
LTE-TDD B38 (10M)	<-99dBm	<-96.3dBm
LTE-TDD B39 (10M)	<-99dBm	<-96.3dBm
LTE-TDD B40 (10M)	<-99dBm	<-96.3dBm
LTE-TDD B41 (10M)	<-98dBm	<-94.3dBm

## 5 电气特性

### 5.1 引脚功能

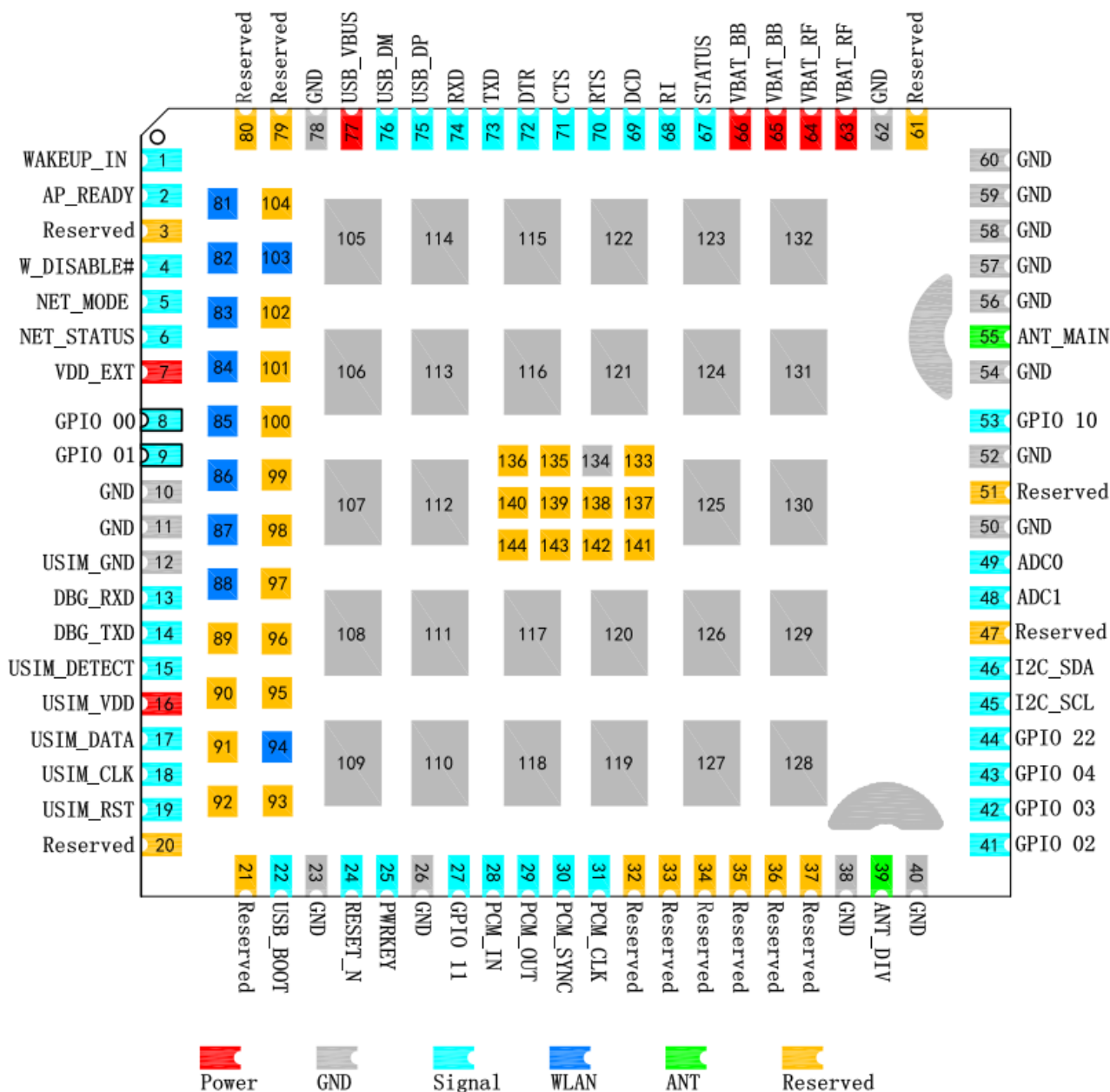


图 14 ML810-A 系列管脚正视图

备注:

- 1: 所有 Reserved 和不用管脚需悬空。
- 2: WLAN 功能正在开发中

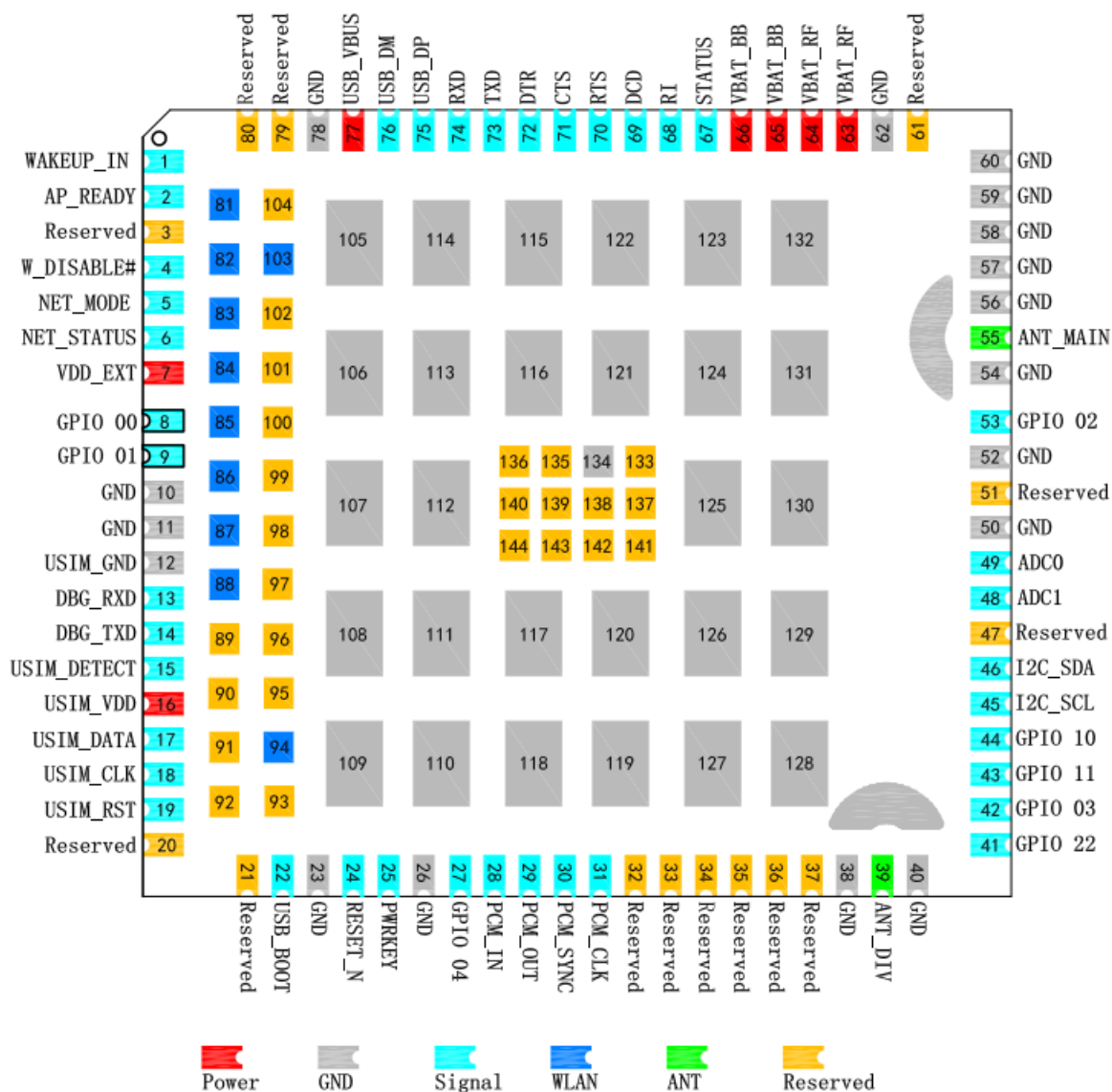


图 15 ML810-C 系列管脚正视图

备注:

- 1: 所有 Reserved 和不用的管脚需悬空。
- 2: WLAN 功能正在开发中

**表 24 I/O 参数定义**

序号	类型	描述
1	IO	双向端口
2	DI	数字输入
3	DO	数字输出
4	PI	电源输入
5	PO	电源输出
6	AI	模拟输入
7	AO	模拟输出
8	OD	漏极开路

**表 25 管脚功能描述**

管脚号	ML810-A 管脚名称	ML810-C 管脚名称	I/O	功能描述	DC 特性	备注
1	WAKEUP_IN	WAKEUP_IN	D I	睡眠模式控制	$V_{ILmin} = -0.3V$ $V_{ILmax} = 0.6V$ $V_{IHmin} = 1.2V$ $V_{IHmax} = 2.0V$	1.8V 电源域; 低电平唤醒模块; 不用则悬空; <b>模块开机成功前禁止上拉到高电平</b>
2	AP_READY	AP_READY	D I	应用处理器睡眠状态检测	$V_{ILmin} = -0.3V$ $V_{ILmax} = 0.6V$ $V_{IHmin} = 1.2V$ $V_{IHmax} = 2.0V$	1.8V 电源域; 不用则悬空
3	Reserved	Reserved		保留; 保持悬空		
4	W_DISABLE#	W_DISABLE#	D I	飞行模式	$V_{ILmin} = -0.3V$ $V_{ILmax} = 0.6V$ $V_{IHmin} = 1.2V$ $V_{IHmax} = 2.0V$	1.8V 电源域; 默认上拉; 低电平可使模块进入飞行模式; 不用则悬空
5	NET_MODE	NET_MODE	D O	指示模块的网络注册状态	$V_{OHmin} = 1.35V$ $V_{OLmax} = 0.45V$	1.8V 电源域; 不用则悬空 <b>模块开机成功前禁止上拉到高电平</b>
6	NET_STATUS	NET_STATUS	D O	指示模块的网络运行状态	$V_{OHmin} = 1.35V$ $V_{OLmax} = 0.45V$	1.8V 电源域; 不用则悬空
7	VDD_EXT	VDD_EXT	P O	输出 1.8V	$V_{norm} = 1.8V$ $I_{omax} = 50mA$	可为外部 GPIO 提供上拉; 不用则悬空。 建议预留测试点

8	GPIO00	GPIO00	I O	GPIO 口	$V_{ILmin} = -0.3V$ $V_{ILmax} = 0.6V$ $V_{IHmin} = 1.2V$ $V_{IHmax} = 2.0V$	1.8V 电源域; 不用则悬空。
9	GPIO01	GPIO01	I O	GPIO 口	$V_{ILmin} = -0.3V$ $V_{ILmax} = 0.6V$ $V_{IHmin} = 1.2V$ $V_{IHmax} = 2.0V$	1.8V 电源域; 不用则悬空。
10	Ground	Ground		地		
11	Ground	Ground		地		
12	USIM_GND	USIM_GND		(U)SIM 卡 专用地		连接(U)SIM 卡座的地管脚
13	DBG_RXD	DBG_RXD	D I	模块接收数 据	$V_{OLmax} = 0.45V$ $V_{OHmin} = 1.35V$	1.8V 电源域; 不用则悬空
14	DBG_TXD	DBG_TXD	D O	模块发送数 据	$V_{ILmin} = -0.3V$ $V_{ILmax} = 0.6V$ $V_{IHmin} = 1.2V$ $V_{IHmax} = 2.0V$	1.8V 电源域; 不用则悬空
15	USIM_DETECT	USIM_DETECT	D I	(U)SIM 卡 检测	$V_{ILmin} = 0.3V$ $V_{ILmax} = 0.6V$ $V_{IHmin} = 1.2V$ $V_{IHmax} = 2.0V$	1.8V 电源域; 不用则悬空
16	USIM_VDD	USIM_VDD	P O	(U)SIM 卡 供电电压	<b>1.8V(U)SIM:</b> $V_{max} = 1.9V$ $V_{min} = 1.7V$  <b>3.0V(U)SIM:</b> $V_{max} = 3.05V$ $V_{min} = 2.7V$ $I_{omax} = 50mA$	模块自动识别 1.8V 或 3.0V (U)SIM 卡
17	USIM_DATA	USIM_DATA	I O	(U)SIM 卡 数据信号	<b>1.8V(U)SIM:</b> $V_{ILmax} = 0.6V$ $V_{IHmin} = 1.2V$ $V_{OLmax} = 0.45V$ $V_{OHmin} = 1.35V$  <b>3.0V(U)SIM:</b> $V_{ILmax} = 1.0V$	

				$V_{IHmin}=1.95V$ $V_{OLmax}=0.45V$ $V_{OHmin}=2.55V$	
18	USIM_CLK	USIM_CLK	D O	(U)SIM 卡 时钟信号	<b>1.8V(U)SIM:</b> $V_{OLmax}=0.45V$ $V_{OHmin}=1.35V$  <b>3.0V(U)SIM:</b> $V_{OLmax}=0.45V$ $V_{OHmin}=2.55V$
19	USIM_RST	USIM_RST	D O	(U)SIM 卡 复位信号	<b>1.8V(U)SIM:</b> $V_{OLmax}=0.45V$ $V_{OHmin}=1.35V$  <b>3.0V(U)SIM:</b> $V_{OLmax}=0.45V$ $V_{OHmin}=2.55V$
20	Reserved	Reserved		保留; 保持 悬空	
21	Reserved	Reserved		保留; 保持 悬空	
22	USB_BOOT	USB_BOOT	D I	紧急下载模 式控制	$V_{ILmin}=-0.3V$ $V_{ILmax}=0.6V$ $V_{IHmin}=1.2V$ $V_{IHmax}=2.0V$
23	Ground	Ground		地	1.8V 电源域; 高电平有效; <b>模块开机成功前禁止上拉到高电平</b> ; 建议预留测试点
24	RESET_N	RESET_N	D I	复位模块	$V_{IHmax}=2.1V$ $V_{IHmin}=1.3V$ $V_{ILmax}=0.5V$
25	PWRKEY	PWRKEY	D I	模块开机/ 关机	$V_{IHmax}=2.1V$ $V_{IHmin}=1.3V$ $V_{ILmax}=0.5V$
26	Ground	Ground		地	<b>该 PIN 脚输出电压域为 VBAT_BB, 使用时要特别注意</b>
27	GPIO11	GPIO04	I O	GPIO 口	$V_{ILmin}=-0.3V$ $V_{ILmax}=0.6V$ $V_{IHmin}=1.2V$ $V_{IHmax}=2.0V$
28	PCM_IN	PCM_IN	D I	PCM 数据 输入	$V_{ILmin}=-0.3V$ $V_{ILmax}=0.6V$

					$V_{IHmin}=1.2V$ $V_{IHmax}=2.0V$	
29	PCM_OUT	PCM_OUT	D O	PCM 数据 输出	$V_{OLmax}=0.45V$ $V_{OHmin}=1.35V$	1.8V 电源域; 不用则悬空
30	PCM_SYNC	PCM_SYNC	I O	PCM 数据 同步信号	$V_{OLmax}=0.45V$ $V_{OHmin}=1.35V$ $V_{ILmin}=-0.3V$ $V_{ILmax}=0.6V$ $V_{IHmin}=1.2V$ $V_{IHmax}=2.0V$	1.8V 电源域; 不用则悬空
31	PCM_CLK	PCM_CLK	I O	PCM 时钟	$V_{OLmax}=0.45V$ $V_{OHmin}=1.35V$ $V_{ILmin}=-0.3V$ $V_{ILmax}=0.6V$ $V_{IHmin}=1.2V$ $V_{IHmax}=2.0V$	1.8V 电源域; 不用则悬空 <b>模块开机成功前禁止上拉到高电平</b>
32	SDC2_DATA_3 (开发中)	SDC2_DATA_3 (开发中)	I O	SDIO 数据 口 D3	$V_{ILmin}=-0.3V$ $V_{ILmax}=0.6V$ $V_{IHmin}=1.2V$ $V_{IHmax}=2.0V$	1.8V 电源域; 不用则悬空
33	SDC2_DATA_2 (开发中)	SDC2_DATA_2 (开发中)	I O	SDIO 数据 口 D2	$V_{ILmin}=-0.3V$ $V_{ILmax}=0.6V$ $V_{IHmin}=1.2V$ $V_{IHmax}=2.0V$	1.8V 电源域; 不用则悬空
34	SDC2_DATA_1 (开发中)	SDC2_DATA_1 (开发中)	I O	SDIO 数据 口 D1	$V_{ILmin}=-0.3V$ $V_{ILmax}=0.6V$ $V_{IHmin}=1.2V$ $V_{IHmax}=2.0V$	1.8V 电源域; 不用则悬空
35	SDC2_DATA_0 (开发中)	SDC2_DATA_0 (开发中)	I O	SDIO 数据 口 D0	$V_{ILmin}=-0.3V$ $V_{ILmax}=0.6V$ $V_{IHmin}=1.2V$ $V_{IHmax}=2.0V$	1.8V 电源域; 不用则悬空
36	SDC2_DATA_CLK (开发中)	SDC2_DATA_CLK (开发中)	I O	SDIO 时钟	$V_{ILmin}=-0.3V$ $V_{ILmax}=0.6V$ $V_{IHmin}=1.2V$ $V_{IHmax}=2.0V$	1.8V 电源域; 不用则悬空
37	SDC2_DATA_CMD (开发中)	SDC2_DATA_CMD (开发中)	D O	SDIO 命令	$V_{ILmin}=-0.3V$ $V_{ILmax}=0.6V$	1.8V 电源域; 不用则悬空



					$V_{IHmin}=1.2V$ $V_{IHmax}=2.0V$	
38	Ground	Ground	地			
39	ANT_DIV	ANT_DIV	AI	分集接收天线接口	50Ω特性阻抗	不用则悬空
40	Ground	Ground	地			
41	GPIO02	GPIO22	I O	GPIO 口	$V_{ILmin}=-0.3V$ $V_{ILmax}=0.6V$ $V_{IHmin}=1.2V$ $V_{IHmax}=2.0V$	1.8V 电源域; 不用则悬空
42	GPIO03	GPIO03	I O	GPIO 口	$V_{ILmin}=-0.3V$ $V_{ILmax}=0.6V$ $V_{IHmin}=1.2V$ $V_{IHmax}=2.0V$	1.8V 电源域; 不用则悬空
43	GPIO04	GPIO11	I O	GPIO 口	$V_{ILmin}=-0.3V$ $V_{ILmax}=0.6V$ $V_{IHmin}=1.2V$ $V_{IHmax}=2.0V$	1.8V 电源域; 不用则悬空
44	GPIO22	GPIO10	I O	GPIO 口	$V_{ILmin}=-0.3V$ $V_{ILmax}=0.6V$ $V_{IHmin}=1.2V$ $V_{IHmax}=2.0V$	1.8V 电源域; 不用则悬空
45	I2C_SCL	I2C_SCL	O D	I2C 时钟		需外部 1.8V 上拉; 不用则悬空
46	I2C_SDA	I2C_SDA	O D	I2C 时钟		需外部 1.8V 上拉; 不用则悬空
47	Reserved	Reserved		保留; 保持悬空		
48	ADC1	ADC1	AI	通用模数转换接口 1	电压范围: 0V ~ 1.3V	不用则悬空
49	ADC0	ADC0	AI	通用模数转换接口 0	电压范围: 0V ~ 1.3V	不用则悬空
50	Ground	Ground	地			
51	Reserved	Reserved		保留; 保持悬空		
52	Ground	Ground	地			
53	GPIO10	GPIO02	I O	GPIO 口	$V_{ILmin}=-0.3V$ $V_{ILmax}=0.6V$ $V_{IHmin}=1.2V$ $V_{IHmax}=2.0V$	1.8V 电源域; 不用则悬空

54	Ground	Ground	地		
55	ANT_MAIN	ANT_MAIN	I O	主天线接口	50Ω特性阻抗
56	Ground	Ground	地		
57	Ground	Ground	地		
58	Ground	Ground	地		
59	Ground	Ground	地		
60	Ground	Ground	地		
61	Reserved	Reserved		保留; 保持悬空	
62	Ground	Ground	地		
63	VBAT_RF	VBAT_RF	PI	模块射频电源	Vmax=4.3V Vmin=3.3V Vnorm=3.8V 电源必须能够提供 2.0A 的电流
64	VBAT_RF	VBAT_RF	PI	模块射频电源	Vmax=4.3V Vmin=3.3V Vnorm=3.8V 电源必须能够提供 2.0A 的电流
65	VBAT_BB	VBAT_BB	PI	模块基带电源	Vmax=4.3V Vmin=3.3V Vnorm=3.8V 电源必须能够提供 1.0A 的电流
66	VBAT_BB	VBAT_BB	PI	模块基带电源	Vmax=4.3V Vmin=3.3V Vnorm=3.8V 电源必须能够提供 1.0A 的电流
67	STATUS	STATUS	O D	指示模块的工作状态	驱动电流应小于 0.9mA 需要外部上拉; 不用则悬空
68	RI	RI	D O	模块输出振荡提示	VOLmax=0.45V VOHmin=1.35V 1.8V 电源域; 不用则悬空
69	DCD	DCD	D O	模块输出载波检测	VOLmax=0.45V VOHmin=1.35V 1.8V 电源域; 不用则悬空
70	*RTS (开发中)	*RTS (开发中)	D I	请求发送	VILmin=-0.3V VILmax=0.6V VIHmin=1.2V VIHmax=2.0V 1.8V 电源域; 不用则悬空
71	*CTS (开发中)	*CTS (开发中)	D O	允许发送	VOLmax=0.45V VOHmin=1.35V 1.8V 电源域; 不用则悬空
72	DTR	DTR	D I	DTE 就绪, 睡眠模式控制	VILmin=-0.3V VILmax=0.6V VIHmin=1.2V 1.8V 电源域; 默认上拉, 低电平唤醒模块; 不用则悬空

					$V_{IHmax}=2.0V$	
73	TXD	TXD	D O	模块发送数 据	$V_{OLmax}=0.45V$ $V_{OHmin}=1.35V$	1.8V 电源域; 不用则悬空
74	RXD	RXD	D I	模块接收数 据	$V_{ILmin}=-0.3V$ $V_{ILmax}=0.6V$ $V_{IHmin}=1.2V$ $V_{IHmax}=2.0V$	1.8V 电源域; 不用则悬空
75	USB_DP	USB_DP	I O	USB 差分 数据正信号	符合 USB 2.0 规范	要求 90Ω 差分阻抗
76	USB_DM	USB_DM	I O	USB 差分 数据负信号	符合 USB 2.0 规范	要求 90Ω 差分阻抗
77	USB_VBUS	USB_VBUS	PI	USB 电 源, 用于 USB 检测	$V_{max}=5.25V$ $V_{min}=3.0V$ $V_{norm}=5.0V$	
78	Ground	Ground		地		
79	Reserved	Reserved		保留; 保持 悬空		
80	Reserved	Reserved		保留; 保持 悬空		
81	SDC1_DATA3	SDC1_DATA3	I O	WLAN SDIO 总线 DATA3	$V_{OLmax}=0.45V$ $V_{OHmin}=1.35V$ $V_{ILmin}=-0.3V$ $V_{ILmax}=0.6V$ $V_{IHmin}=1.2V$ $V_{IHmax}=2.0V$	1.8V 电源域; 不用则悬空
82	SDC1_DATA2	SDC1_DATA2	I O	WLAN SDIO 总线 DATA2	$V_{OLmax}=0.45V$ $V_{OHmin}=1.35V$ $V_{ILmin}=-0.3V$ $V_{ILmax}=0.6V$ $V_{IHmin}=1.2V$ $V_{IHmax}=2.0V$	1.8V 电源域; 不用则悬空
83	SDC1_DATA1	SDC1_DATA1	I O	WLAN SDIO 总线 DATA1	$V_{OLmax}=0.45V$ $V_{OHmin}=1.35V$ $V_{ILmin}=-0.3V$ $V_{ILmax}=0.6V$ $V_{IHmin}=1.2V$ $V_{IHmax}=2.0V$	1.8V 电源域; 不用则悬空
84	SDC1_DATA0	SDC1_DATA0	I O	WLAN SDIO 总线 DATA0	$V_{OLmax}=0.45V$ $V_{OHmin}=1.35V$	1.8V 电源域; 不用则悬空

					$V_{ILmin} = -0.3V$ $V_{ILmax} = 0.6V$ $V_{IHmin} = 1.2V$ $V_{IHmax} = 2.0V$	
85	SDC1_CLK	SDC1_CLK	D O	WLAN SDIO 总线 时钟	$V_{OLmax} = 0.45V$ $V_{OHmin} = 1.35V$	1.8V 电源域; 不用则悬空
86	SDC1_CMD	SDC1_CMD	D O	WLAN SDIO 总线 命令	$V_{OLmax} = 0.45V$ $V_{OHmin} = 1.35V$	1.8V 电源域; 不用则悬空
87	WAKE_ON_WI RELESS	WAKE_ON_W IRELESS	D I	WLAN 唤 醒模块	$V_{ILmin} = -0.3V$ $V_{ILmax} = 0.6V$ $V_{IHmin} = 1.2V$ $V_{IHmax} = 2.0V$	1.8V 电源域; 不用则悬空
88	WLAN_EN	WLAN_EN	D O	WLAN 使 能	$V_{OLmax} = 0.45V$ $V_{OHmin} = 1.35V$	1.8V 电源域; 高电平有效 <b>模块开机成功前禁止上拉到高电平</b> ; 不用则悬空
89	Reserved	Reserved		保留; 保持 悬空		
90	Reserved	Reserved		保留; 保持 悬空		
91	Reserved	Reserved		保留; 保持 悬空		
92	Reserved	Reserved		保留; 保持 悬空		
93	Reserved	Reserved		保留; 保持 悬空		
94	WLAN_3V_EN	WLAN_3V_EN	D O	WLAN 电 源使能	$V_{OLmax} = 0.45V$ $V_{OHmin} = 1.35V$	1.8V 电源域; 高电平有效 不用则悬空
95	Reserved	Reserved		保留; 保持 悬空		
96	Reserved	Reserved		保留; 保持 悬空		
97	Reserved	Reserved		保留; 保持 悬空		
98	Reserved	Reserved		保留; 保持 悬空		
99	Reserved	Reserved		保留; 保持 悬空		
100	Reserved	Reserved		保留; 保持 悬空		

101	Reserved	Reserved		保留; 保持悬空	
102	Reserved	Reserved		保留; 保持悬空	
103	WLAN_SLP_CLK	WLAN_SLP_CLK	D O	WLAN 睡眠时钟	不用则悬空
104	Reserved	Reserved		保留; 保持悬空	
105~132	Ground	Ground		地	
133	Reserved	Reserved		保留; 保持悬空	
134	Ground	Ground		地	
135	Reserved	Reserved		保留; 保持悬空	
136	Reserved	Reserved		保留; 保持悬空	
137	Reserved	Reserved		保留; 保持悬空	
138	Reserved	Reserved		保留; 保持悬空	
139	Reserved	Reserved		保留; 保持悬空	
140	Reserved	Reserved		保留; 保持悬空	
141	Reserved	Reserved		保留; 保持悬空	
142	Reserved	Reserved		保留; 保持悬空	
143	Reserved	Reserved		保留; 保持悬空	
144	Reserved	Reserved		保留; 保持悬空	

## 5.2 工作模式

**表 26 工作模式**

参数	描述
正常工作模式	Idle 系统处于工作空闲状态。模块注册上网络, 能够接收和发送数据。
	Talk/Data 网络连接正常工作。模块功耗取决于网络设置和数据传输速率。
最少功能模式	VBAT 持续供电, 使用 AT+CFUN=0 命令使模块进入最少功能模式。此时模块的射频收发处于关闭状态。使用 AT+CFUN=1 模块重新打开收发注册网络到正常功能模式。

飞行模式	AT+CFUN=4 命令可以将模块设置成飞行模式。此模式下射频不工作。
睡眠模式	此模式下，模块的功耗将会降到非常低，但模块仍然可以接收寻呼、短信、电话和 TCP/UDP 数据。
关机模式	在此模式下，PMU 停止给基带和射频的电源供电，软件停止工作，串口不通。

### 5.3 睡眠模式

当主机和 ML810 模块通过串口连接，可通过如下步骤使模块进入睡眠模式：

- 用 AT+QOSCLK=1 命令使能睡眠功能
- 拉高 DTR 管脚

参考电路如下：

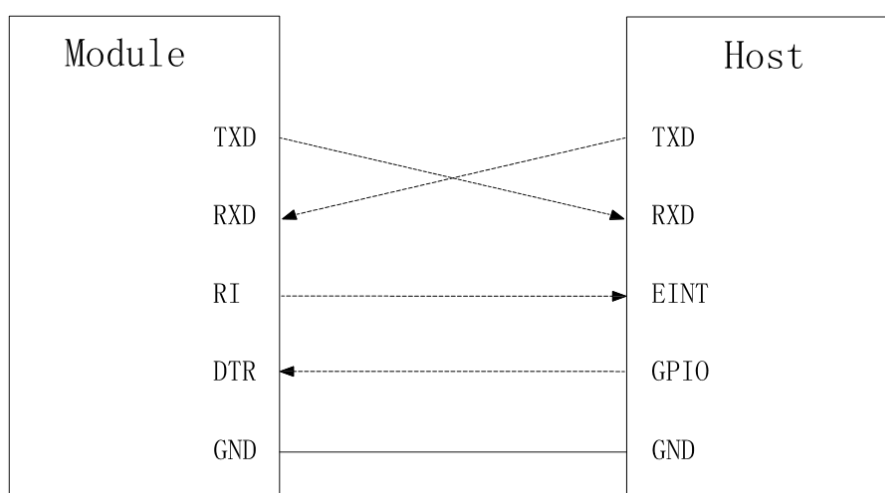


图 16 串口睡眠应用

- 拉低 DTR 管脚即可唤醒模块
- 当 ML810 模块有 URC 需要上报时，RI 信号将会唤醒主机。RI 动作细节请参考 3.12RI 信号。

### 5.4 飞行模式

当模块进入飞行模式时，射频功能不可使用，而且所有与射频相关的 AT 命令不可访问。可通过软件方式发送 AT+CFUN=<fun>命令来设置，<fun>参数可选择 0，1 或 4。

- AT+CFUN=0 最少功能模式（关闭 RF 和(U)SIM 卡）
- AT+CFUN=1 全功能模式（默认）
- AT+CFUN=4 飞行模式（关闭 RF 功能）

## 5.5 限值

**注意:** 下列限值在任何情况下都不可触及, 无论是暂时或个别达到, 否则可能导致模组的永久损坏!

**表 27 模块极限工作电压范围**

参数	描述	最小	典型	最大	单位
VBAT_BB 和 VBAT_RF	实际输入电压必须在该范围之内	3.3	3.8	4.3	V
USB_VBUS	USB 检测	3.0	5.0	5.25	V
GPIO	数字 IO 的电平	-0.3	1.8	2.0	V
ADC	模数转换接口	0		1.3	V

## 5.6 工作温度

模块推荐在-35~+75°C环境下工作。建议应用端在环境恶劣条件下考虑温控措施。同时提供模块的扩展工作温度范围, 此温度条件下, 可能某些 RF 指标会超标。

**表 28 工作温度**

参数	最小	典型	最大	单位
正常工作温度	-35	+25	+75	°C
扩展工作温度	-40		+85	°C

## 5.7 工作电流

**表 29 功耗**

参数	描述	条件	功率	典型值	单位	
I <sub>VBAT</sub>	关机模式	模块关机		30	uA	
	数据传输	睡眠模式	系统挂起		3	mA
			WCDMA B1	23dBm	599	mA
			WCDMA B8	23dBm	499	mA
			LTE-FDD B1	23dBm	615	mA
			LTE-FDD B3	23dBm	650	mA
			LTE-FDD B5	23dBm	629	mA
			LTE-FDD B8	23dBm	580	mA
			LTE-TDD B38	23dBm	450	mA
			LTE-TDD B39	23dBm	325	mA
			LTE-TDD B40	23dBm	400	mA
			LTE-TDD B41	23dBm	425	mA

## 5.8 ESD 特性

在模块应用中，由于人体静电、微电子间带电摩擦等产生的静电，通过各种途径放电给模块，可能会对模块造成一定的损坏，因此 ESD 防护应该受到重视。下表为模块管脚的 ESD 耐受电压情况：

**表 30 ESD 性能参数**

测试点	接触放电	空气放电	单位
VBAT	±5	±10	kV
ANT	±4	±8	kV
其他接口	±0.5	±1	kV



## 6 机械特性

### 6.1 模块结构尺寸

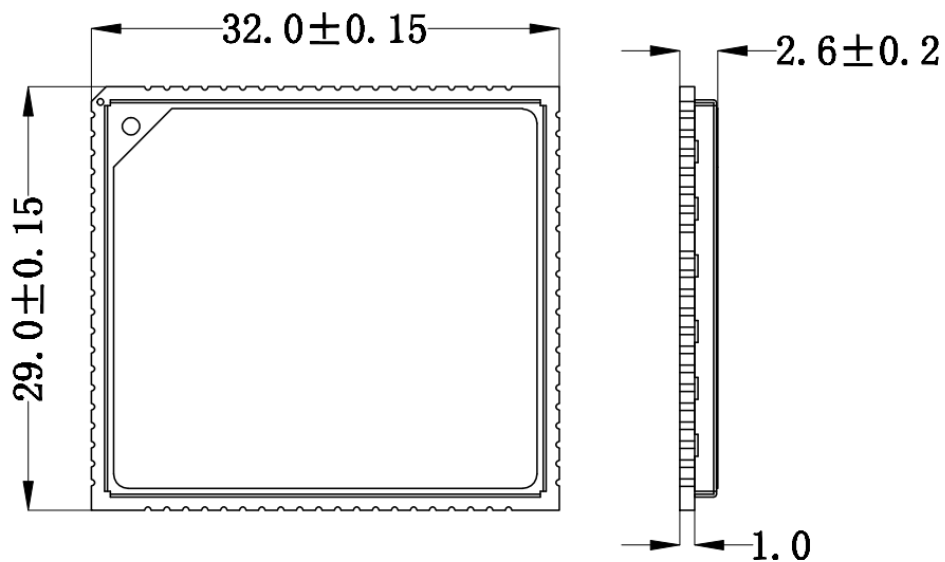


图 17 模块顶部及侧视尺寸图

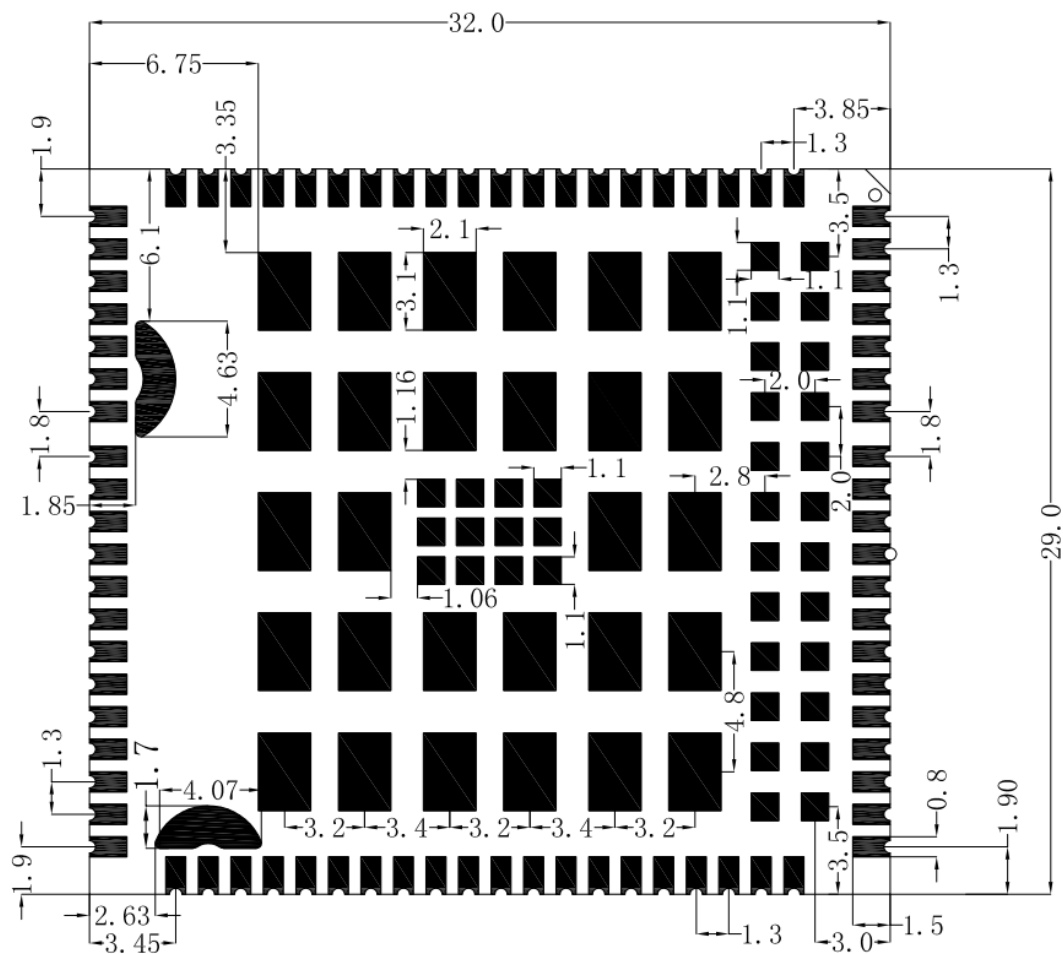


图 18 模块底部尺寸图

## 6.2 推荐封装

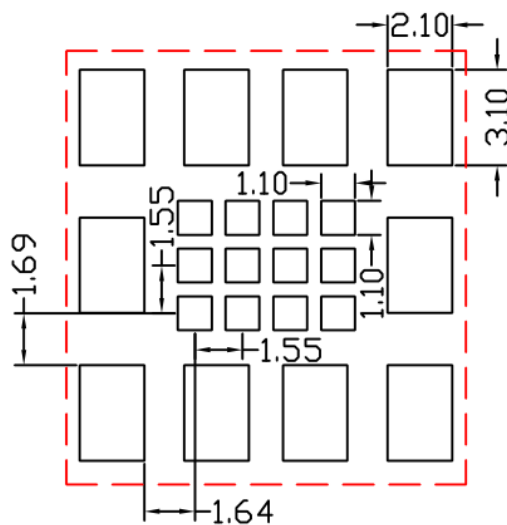
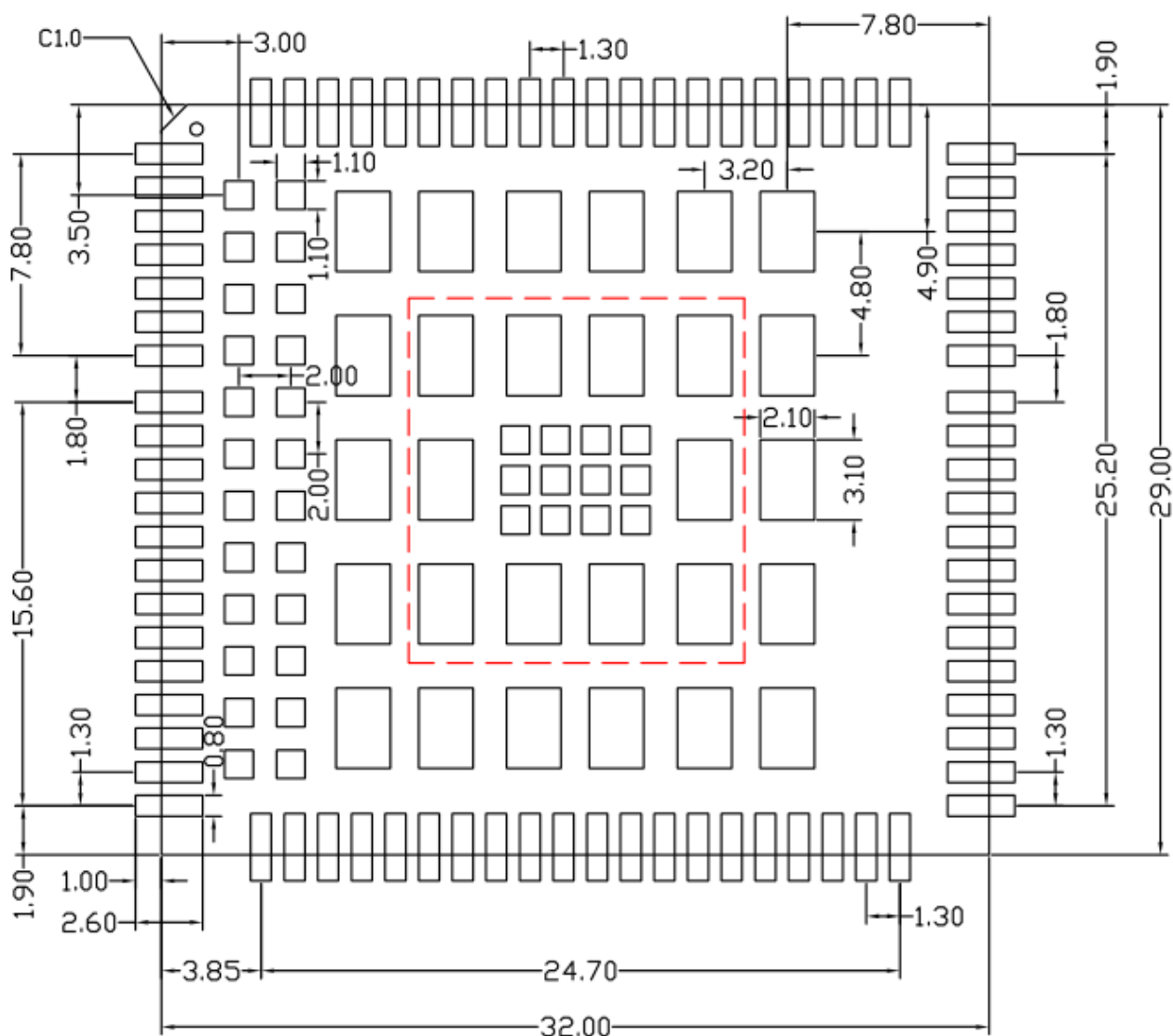


图 19 推荐封装俯视图

## 6.3 模块俯视及底视图



图 20 模块俯视图

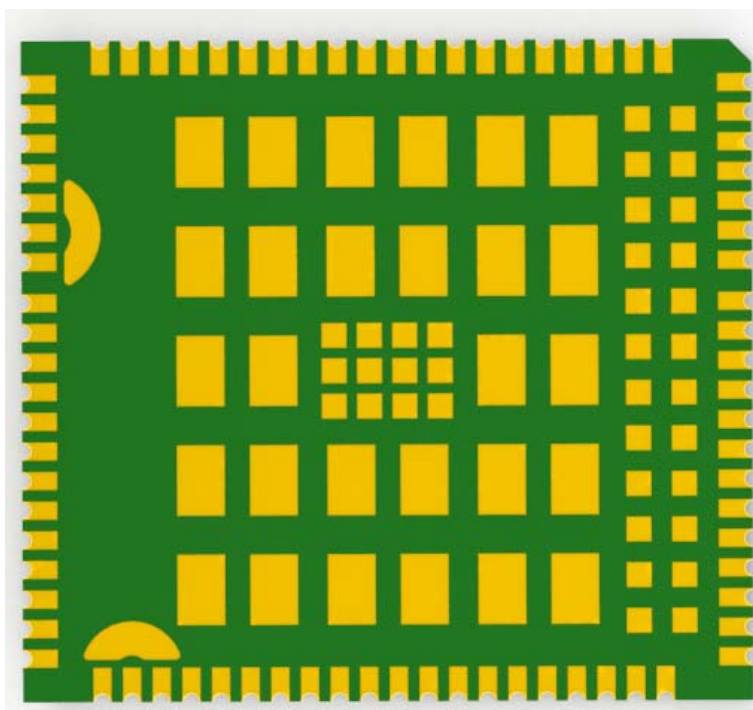


图 21 模块底视图

## 6.4 生产焊接

建议模块焊盘部分钢网开口：模组 LCC 焊盘宽度内缩 0.15mm，长度外扩 1mm，干涉部分相互避开；底部 LGA 焊盘，按 PCB 焊盘 60%开口；开阶梯钢网，厚度 0.2mm。

模块在二次过炉使用前都必须烘烤。烘烤参数如下：

温度	烘烤条件	烘烤时间	备注
125±5℃	湿度≤60%RH	8 小时	烘烤累计时间小于96小时
45±5℃	湿度≤5%RH	192 小时	

如果客户使用模块的主板是双面板，则建议模块板放在第二次贴片，另第一次贴片时客户的主板最好在网带上过炉，第二次贴片也尽量放在网带上过炉，如果因特殊原因不能放在网带上过炉，也要考虑使用治具在轨道过炉或垫一个平的耐高温平直模板托住 PCBA 过炉，防止过炉时 PCB 板的变形导致模块板与主板焊接虚焊。推荐炉温曲线如下图所示：

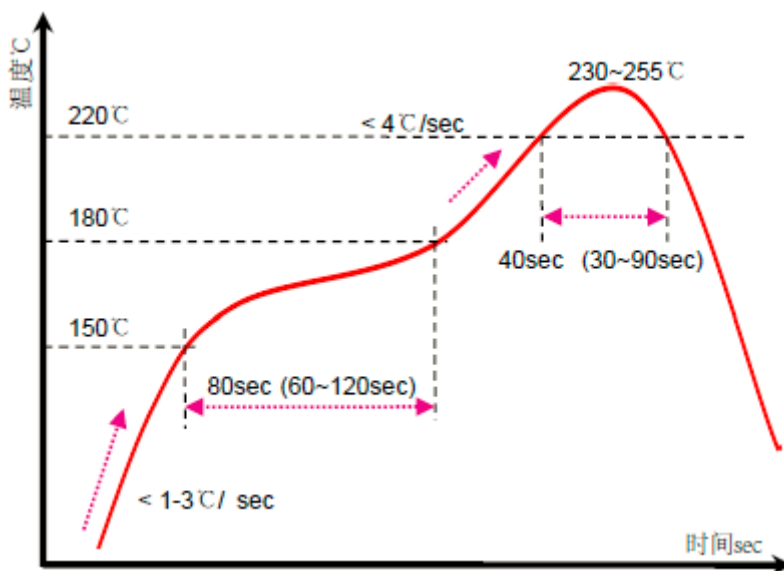


图 22 回流焊炉温曲线

## 6.5 包材

吸塑托盘为黑色防静电 PS 片材，规格如下：

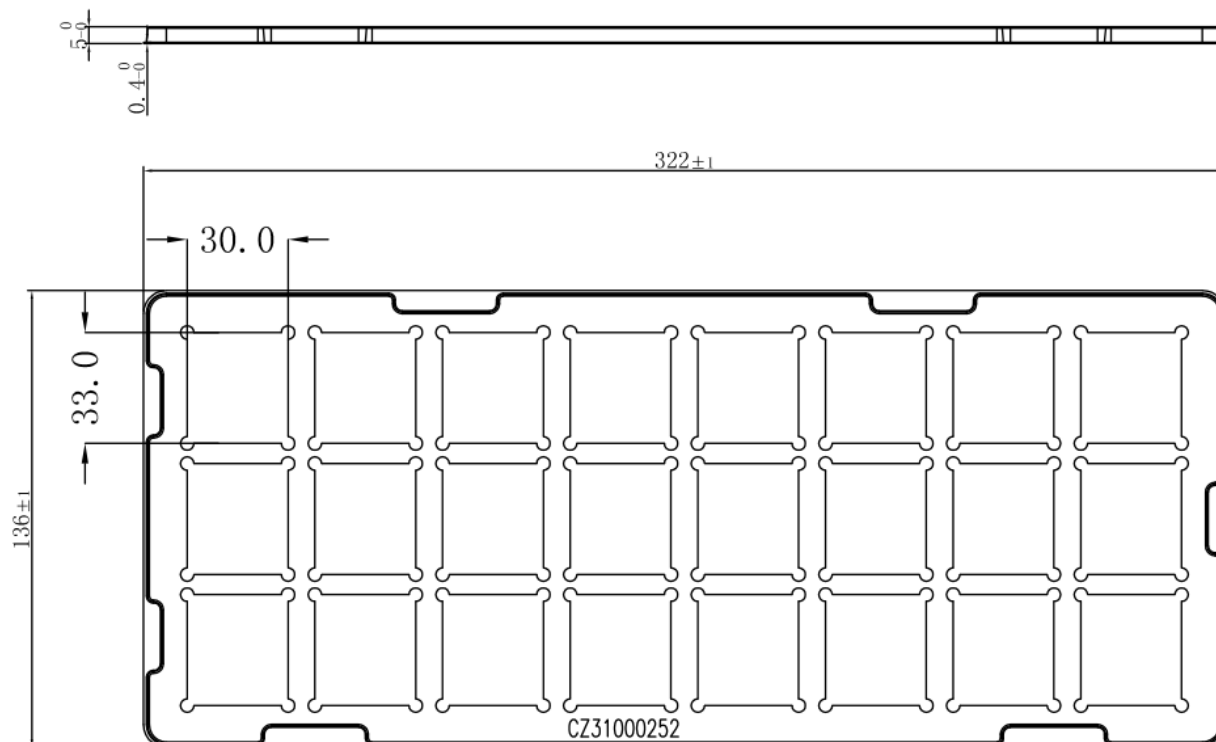


图 23 模块托盘

## 7 联系我们

厦门骏俊物联科技股份有限公司

电话: +86-592-5950030

传真: +86-592-5950028

主页: [www.cheerzing.com](http://www.cheerzing.com)

地址: 厦门市思明区观音山国际商务营运中心 7 号楼 8 层

## 8 附录

### 8.1 附录 A GPRS 编码方案

表 31 GPRS 不同编码方案

方式	CS-1	CS-2	CS-3	CS-4
码速	1/2	2/3	3/4	1
USF	3	3	3	3
Pre-coded USF	3	6	6	12

Radio Block excl.USF and BCS	181	268	312	428
BCS	40	16	16	16
Tail	4	4	4	-
Coded Bits	456	588	676	456
Punctured Bits	0	132	220	-
数据速率 Kb/s	9.05	13.4	15.6	21.4

## 8.2 附录 B GPRS 多时隙

表 32 GPRS 不同等级的多时隙分配表

Multislot Class	Downlink Slots	Uplink Slots	Active Slots
1	1	1	2
2	2	1	3
3	2	2	3
4	3	1	4
5	2	2	4
6	3	2	4
7	3	3	4
8	4	1	5
9	3	2	5
10	4	2	5
11	4	3	5
12	4	4	5

备注:

Active slots 表示 GPRS 设备上行、下行通讯可以同时使用的总时隙数。

## 8.3 附录 C DEGE 调制和编码方式

表 33 EDGE 调制和解码方式

Coding Scheme	Modulation	Coding Family	1 Timeslot	2 Timeslot	4 Timeslot
CS-1	GMSK	/	9.05kbps	18.1kbps	36.2kbps
CS-2	GMSK	/	13.4kbps	26.8kbps	53.6kbps
CS-3	GMSK	/	15.6kbps	31.2kbps	62.4kbps

CS-4	GMSK	/	21.4kbps	42.8kbps	85.6kbps
MCS-1	GMSK	C	8.8kbps	17.6kbps	35.2kbps
MCS-2	GMSK	B	11.2kbps	22.4kbps	44.8kbps
MCS-3	GMSK	A	14.8kbps	29.6kbps	59.2kbps
MCS-4	GMSK	C	17.6kbps	35.2kbps	70.4kbps
MCS-5	8-PSK	B	22.4kbps	44.8kbps	89.6kbps
MCS-6	8-PSK	A	29.6kbps	59.2kbps	118.4kbps
MCS-7	8-PSK	B	44.8kbps	89.6kbps	179.2kbps
MCS-8	8-PSK	A	54.4kbps	108.8kbps	217.6kbps
MCS-9	8-PSK	A	59.2kbps	118.4kbps	236.8kbps